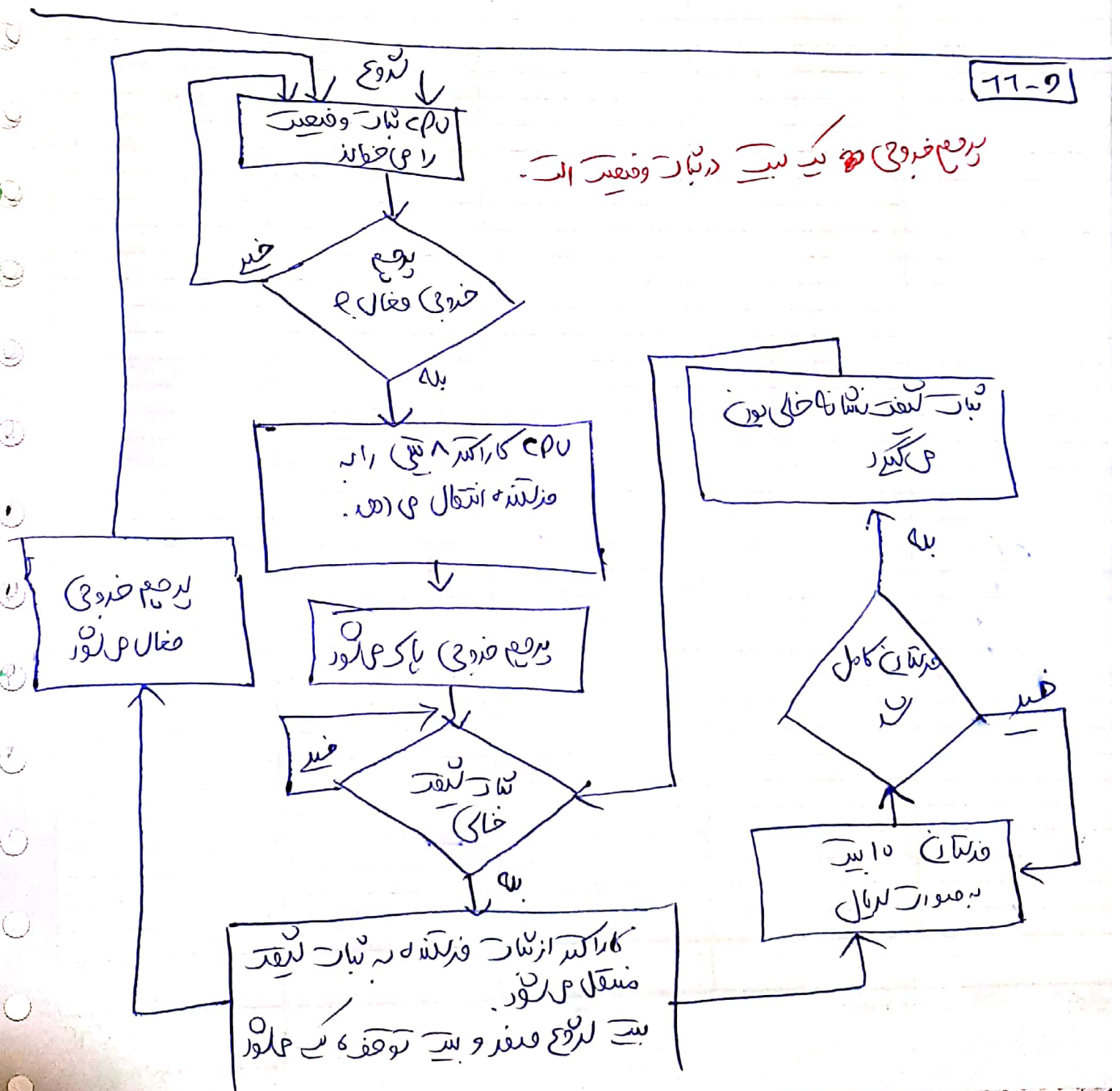


interface portA portB controlReg statusReg 17-2

#1	7000 0000	1000 0001	7000 0010	7000 0011
#2	0700 0000	0700 0001	0700 0010	0700 0011
#3	0010 0000	0070 0001	0010 0010	0070 0011
#4	0007 0000	0007 0001	0007 0010	0007 0011
#5	0000 7000	0000 7001	0000 7010	0000 7011
#6	0000 0700	0000 0701	0000 0710	0000 0711



17-73

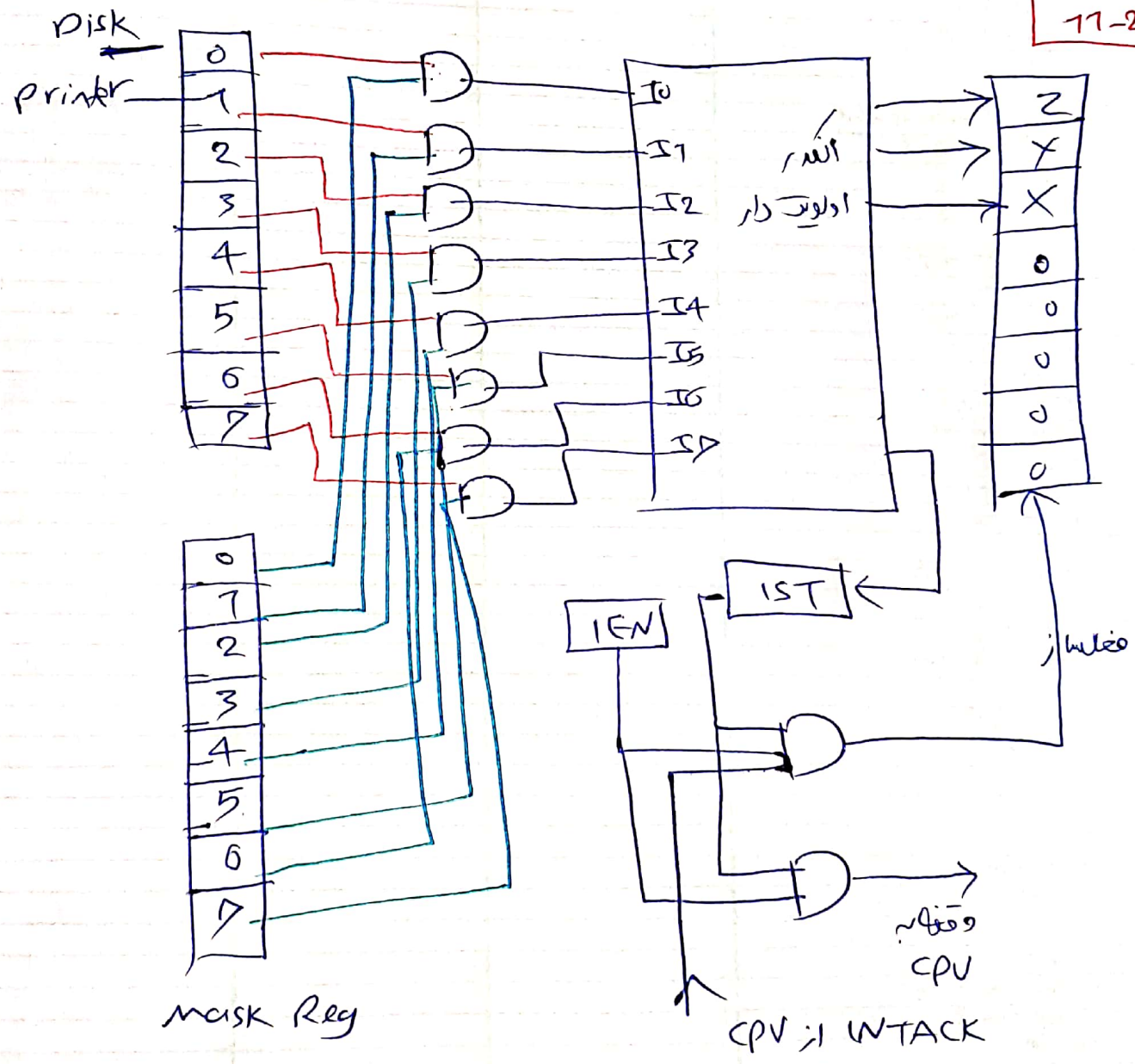
اختلاف بایت و وورد بایت / $\frac{K \text{ bytes}}{m-n} = \frac{12}{5} \text{ K bytes}$

زمان پرتخ باقی $\frac{K}{m-n} = \frac{12}{5} \text{ s}$

زمان خالی پرتخ باقی $\frac{K}{n-m} = \frac{12}{8-m}$

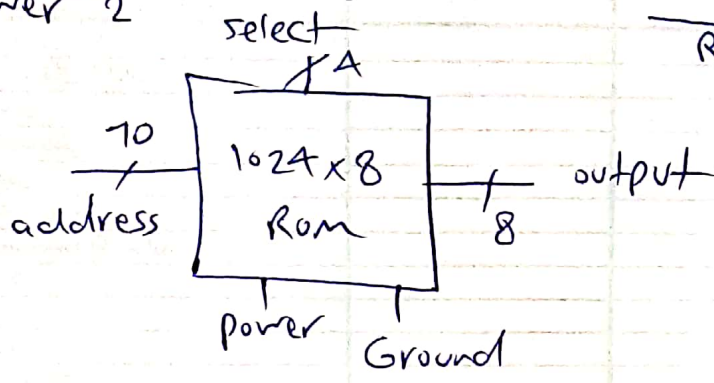
زمانی که باقی نیاز است که اختلاف بایت و وورد بایت باشد ← خیر نیازی نیست

17-23



$1024 = 2^{10}$ ← 10 حرفه ادرسی
 1024×8 ← 8 حرفه خروجی
 4 خط انتخاب و power 2

72-31

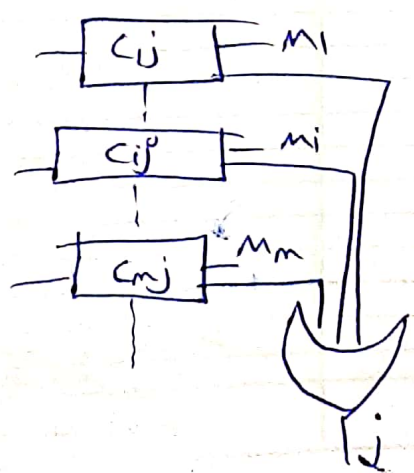
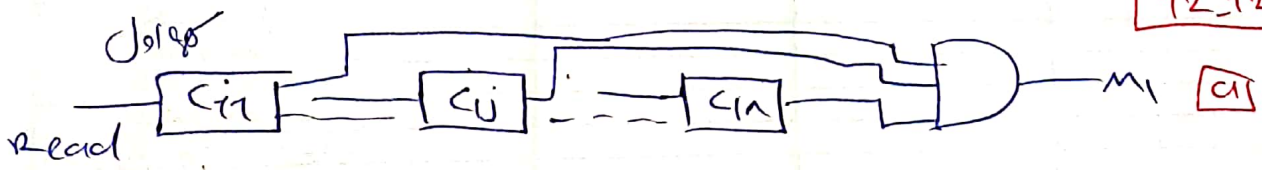


RAM $\frac{2048}{256} = 8$ $2048 = 2^{11}$
 Rom $\frac{4096}{1024} = \frac{2^{12}}{2^{10}} = 2^2 = 4$ $256 = 2^8$
 Interface $4 \times 4 = 16$ register $16 = 2^4$

72-5

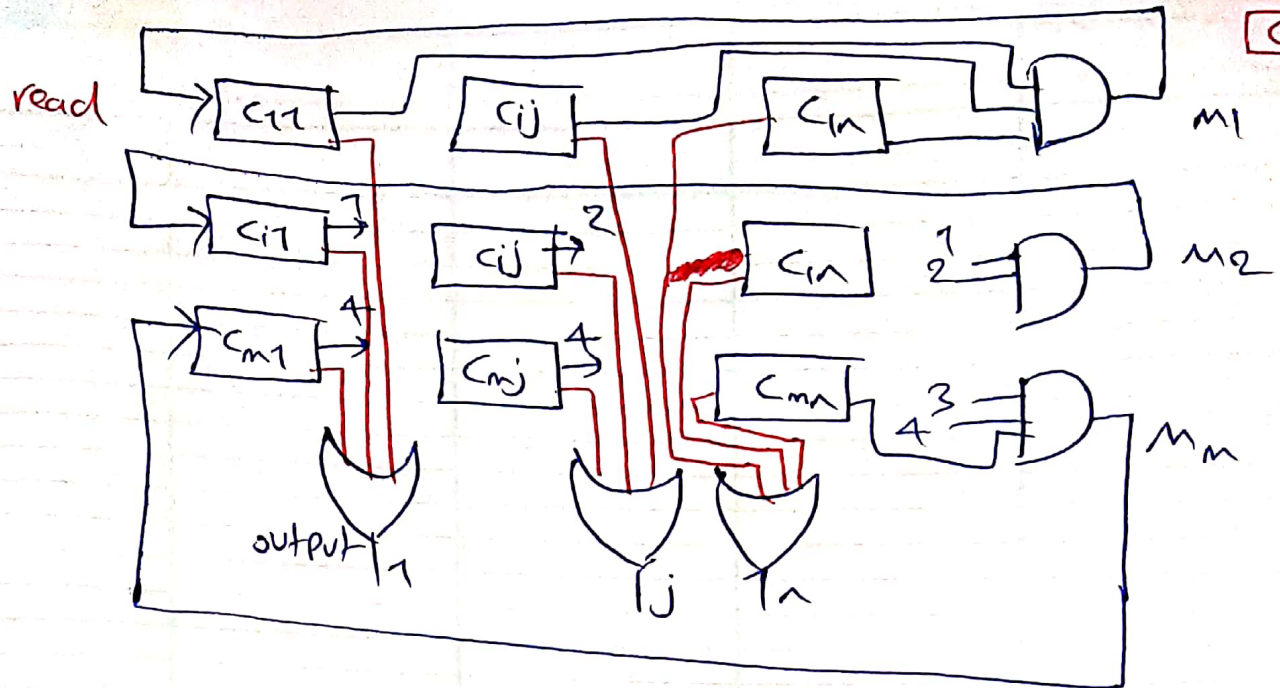
نوع و آدرس	آدرس	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1
RAM	0000 - 07FF	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0
Rom	4000 - 4FFF	0	1	0	0	0	0	0	0	0	0	0	0	0	0	0
Interface	8000 - 80FF	1	0	0	0	0	0	0	0	0	0	0	0	0	0	0

72-12



میکروسافت

b



4 2 0 1 2 6 7 4 0 1 0 2 3 5 7

12-21

	pages in main memo	FIFO	Pages in memo	LRU
4 2 0 1	0 1 2 4	4 2 0 1	0 1 2 4	4 2 0 1
2	0 1 2 4	4 2 0 1	0 1 2 4	4 0 1 2
6	0 1 2 6	2 0 1 6	0 1 2 6	0 1 2 6
7	0 1 2 6	2 0 1 6	0 1 2 6	0 2 6 1
4	0 1 4 6	0 1 6 4	7 2 4 6	2 6 7 4
0	0 1 4 6	0 1 6 4	0 1 4 6	6 7 4 0
1	0 1 4 6	0 1 6 4	0 1 4 6	6 4 0 1
0	0 1 4 6	0 1 6 4	0 1 4 6	6 4 1 0
2	7 2 4 6	7 6 4 2	0 1 2 4	4 7 0 2
3	2 3 4 6	6 4 2 3	0 1 2 3	1 0 2 3
5	2 3 4 5	4 2 3 5	0 2 3 5	0 2 3 5
7	2 3 5 7	2 3 5 7	2 3 5 7	2 3 5 7