به نام خدا

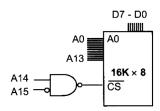


دانشگاه صنعتی اصفهان

ریز پر دازنده- تمرین های سری اول موعد تحویل: سه شنبه ۴ آبان ۱۴۰۰

۱. هر کدام از تراشه های حافظه زیر با چند **پایه** آدرس طراحی می شوند؟

- a) $64K \times 8 SRAM$
- b) $64K \times 8 DRAM$
- سازمان (چینش سلولهای حافظه) و ظرفیت هر کدام از حافظه های ROM زیر را که با تعداد پایه های آدرس و داده مشخص شده اند، تعیین کنید.
- a) 14 address, 8 data
- b) 16 address, 4 data
- c) 12 address, 16 data
 - ۳. محدوده آدرس برای طراحی حافظه ای که در شکل زیر نمایش داده شده است را مشخص کنید.



۴. با استفاده از ماژولهای 1M imes 4 imes 512k imes 4 چگونه می توان یک حافظه 1M imes 4 ساخت؟

موفق باشيد