الجامعة : ديالى الكلية : الهندسة

القسم: الحاسوب والبرامجيات

المرحلة: الثالثه

اسم المحاضر الثلاثي: هدى محمد صالح

اللقب العلمي: مدرس مساعد

المؤهل العلمي : ماجستير مكان العمل : قسم الحاسبات



جمهورية العراق وزارة التعليم العالي والبحث العلمي جهاز الاشراف والتقويم العلمي

#### استمارة انجاز الخطة التدريسية للمادة

			3	هدی محمد صالح	الاسم
	البريد الالكتروني				
				نظم تشغيل	اسم المادة
					مقرر الفصل
معرفه وتميز	مكين الطالب من	ادة نظم التشغيل، تد	بادئ الاساسية لم	تعريف الطالب باله	اهداف المادة
امستحصله من	ل نظام والفائده اا	ه مساوئ ومحاسن ک	عن غيره، ومعرفا	خصائص کل نظام	
				عمله.	
ر، جدوله عمل	كليه نظام التشغيل	، نظام الحاسبه ، هي	، بأنواعها، هيكليه	دراسة نظم التشغيل	التفاصيل الاساسية للمادة
	.(	وله وهيكليه الملفات	جدوله الذاكره ، جد	المعالج المركزي،.	
Operating System Concepts ,^ Edition, By S. Galivn ,Gagne/ ۲۰۱۳.					الكتب المنهجية
Operating System Strecture, Ved. By Stalin. Open Soruce System, 4 ed .					المصادر الخارجية
الامتحان النهائي	المشروع	الفصل الدراسي	نصف السنة	القصل الدراسي	
		الثاني		الاول	تقديرات الفصل
% ኘ٠	_	% 1.	% Y•	% ۱۰	
					معلومات اضافية

الجامعة : ديالى الكلية : الهندسة

القسم: الحاسوب والبرامجيات

المرحلة: الثالثة

اسم المحاضر الثلاثي : هدى محمد صالح

اللقب العلمي: مدرس مساعد المؤهل العلمي: ماجستير

اعمومل العمل : قسم الحاسبات



جمهورية العراق وزارة التعليم العالي والبحث العلمي جهاز الاشراف والتقويم العلمي

### استمارة الخطة التدريسية للمادة

الملاحظات	المادة العلمية	المادة النظرية	التاريخ	الاسبوع
		Introduction:	Y • 1 £/1 •/• T	١
		1.1 Simple Batch Systems	Y • 1 £/1 •/1 W	۲
		Y.Y Multi programmed Batch		٣
		Systems, Time-Sharing Systems	Y . 1 £/1 ./Y .	
		1. Personal Computer Systems,		£
		Parallel System	T . 1 £/1 ./TV	
		۱.٤ Distributed Systems, Real -	· · ·	٥
		Time Systems	۲٠١٤/١١/٠٣	
		1.0 Cluster systems ,Hand held	· · ·	٦
		systems	Y . 1 £/1 1/1 .	
		Computer System Structures:	· · ·	٧
		Computer - System Operation, I/O		
		Structure, \ I/O Interrupts		
		Y.Y.Y DMA Structure		
			Y • 1 £/1 1/1 V	
		Y.\ Storage Structure		٨
		Y.". Main Memory		
		7. Storage Hierarchy		
		7.2.1 Cashing		
		7.5.7 Coherency Consistency		
			T . 1 £/1 1/T £	
		Hardware Protection	Y • 1 £/1 Y/• 1	٩
		7.°. Dual Mode Operation	Y • 1 £/1 Y/• A	١.
		Y.o.Y I/O Protection	Y • 1 £/1 Y/1 0	11
		7.1 System Components, Process		١٢
		Management		
		". \. \ Main - Memory Management		
		".\." File- Management		
		In magainem	Y • 1 £/1 Y/Y Y	
		7.1 Operating System Services	7.11/17/79	١٣

T.Y System Calls		
T.T. Process and Job Control		
Holiday	7.10/.1/.0	١٤
		10
 عطلة نصف السنة		١٦
f.\ Process Concept, The Process,		١٧
Trocess Concept, The Process,		
Process State, Process Control		
Block	1 \/ . \ \ / \ \ . \ @	
٤.٢ Process Scheduling	7	۱۸
٤.۲.۱ Scheduling Queues	. ٣/. ٣/٢ . ١ 0	۱۹
٤.٢.٢ Schedulers	1./.7/7.10	۲.
٤.٢.٣ Context Switch	17/.7/7.10	71
٤.٣ Operation on		7 7
Processes	7 2 / . 7 / 7 . 1 0	
٤.٣.١ Process Creation	W1/.W/Y.10	7 7
۶.۳.۲ Process Termination	. ٧/ . ٤/٢ . ١ ٥	7 £
\ Basic Concepts	1 2/ . 2/ 7 . 10	70
o. 1.1 CPU- I/O Burst Cycle	۲۱/۰٤/۲۰۱٥	77
o. 1. Y CPU Scheduler	۲۸/۰٤/۲۰۱٥	**
o. \.\" Preemptive Scheduling	.0/.0/7.10	۲۸
۰.۱.٤ Dispatcher	17/.0/7.10	79
o. Y Scheduling Criteria,		٣.
Scheduling Algorithms	19/.0/7.10	
<b>Dead Locks:</b> System model, Dead		٣١
lock Characterization, Methods for		
Handling Dead Locks	<b>۲</b> ٦/. 0/ <b>۲</b> . 10	
7.1 Dead Lock Prevention		٣٢
7.º Dead Lock Avoidance		
7.7 Dead Lock Detection		
	. ४/. ٦/४ . ١ 0	

توقيع الاستاذ: توقيع العميد:

Republic of Iraq

The Ministry of Higher Education

& Scientific Research



University: Diyala College: Engineering

**Department:** Computer and S/W

Stage: Trd class

Lecturer name: Huda M. Saleh Academic Status: Asst. Lecturer

**Qualification: MSc.** 

Place of work: Computer Dept.

## Flow up the implementation of course syllabus

<b>Course Instructor</b>	Huda Mohammed Saleh				
E_mail	Hoopoer · · A · @hotmail.com				
Title	<b>Operating S</b>	ystem			
<b>Course Coordinator</b>					
Course Objective	Introduce students to the basic principles of Operating System				
Course Description	Study the different of Operating system type, Operating system Structure, Computer System Structure, CPU Scheduling, Memory management, File Management, as well as the study of Open Source System.				
Textbook	Operating System Concepts , A Edition, By S. Galivn , Gagne/				
	Operating System Strecture, Yed. By Stalin.				
	Open Soruce System, 4 ed.				
Course Assessment	First Term	Mid-Year	Ynd Term	Project	Final Exam
	1 • %	۲۰%	1 · %		٦٠%
<b>General Notes</b>					

#### Republic of Iraq

The Ministry of Higher Education & Scientific Research



University: Diyala College: Engineering

**Department:** Computer and S/W

**Stage: Fourth Class** 

Lecturer name: Huda M. Saleh Academic Status: Asst.Lecturer

**Qualification: MSc.** 

Place of work: Computer Dept.

# **Course Weekly Outline**

week	Date	<b>Topics Covered</b>	Lab. Experiment Assignments	Notes
١	Y • 1 £/1 •/• 7	<b>Introduction</b> :		
۲		1.7 Simple Batch		
	۲۰۱٤/۱۰/۱۳	Systems		
٣		Y.Y Multi		
		programmed Batch		
		Systems, Time-		
	۲۰۱٤/۱۰/۲۰	Sharing Systems		
£		1.A Personal		
		Computer Systems,		
	7.12/1./77	Parallel System		
٥		1.9 Distributed		
		Systems, Real -		
	۲۰۱٤/۱۱/۰۳	Time Systems		
٦		1.1. Cluster systems		
	۲۰۱٤/۱۱/۱۰	,Hand held systems		
٧		<b>Computer System</b>		
		<b>Structures:</b> Computer -		
		System Operation, I/O		
		Structure, \ I/O		
		Interrupts		
		7.7.7 DMA Structure		
	Y . 1 £/1 1/1 V			
٨		7.1 Storage Structure		
		۲.۳.۱ Main Memory		
		۲.٤ Storage Hierarchy		
	7.1 £/1 1/7 £	۲.٤.۱ Cashing		

		۲.٤.۲ Coherency		
		Consistency		
		Consistency		
٩	Y • 1 £/1 Y/• 1	Hardware Protection		
١.		Y.o.1 Dual Mode		
	7.15/17/	Operation		
11	7.12/17/10	Y.O.Y I/O Protection		
1 4		System Components,		
		Process Management		
		7.1.7 Main - Memory		
		Management		
		Management		
	7.12/17/77	Management		
	1 • 1 • 1 • 1 1 1 1	۳.۳ Operating System		
۱۳		Services		
		۳.٤ System Calls		
		7.7.1 Process and Job		
		Control		
	7.15/17/79			
١٤	7.10/.1/.0	Holiday		
10				
17				
		Half-Year Brea	nk	<u>l</u>
1 7		f.\ Process Concept, The		
, ,		Process, Process State,		
		Process Control Block		
	17/.7/7.10	Flocess Collifor Block		
۱۸	7 2 / . 7 / 7 . 1 0	٤.٢ Process Scheduling		
19		٤.٢.١ Scheduling		
	. 4/. 4/7 . 10	Queues		
۲.	1./.٣/٢.10	٤.٢.٢ Schedulers		
۲۱	17/.4/7.10	٤.٢.٣ Context Switch		
4 4		٤.٤ Operation on		
	7 5 / . 7 / 7 . 1 0	Processes		
۲۳	W1/.W/Y.10	٤.٣.١ Process Creation		
7 £		£.٣.٢ Process		
	٠٧/٠٤/٢٠١٥	Termination		
70	1 2/ . 2/ 7 . 10	\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \		
77		o. 1.1 CPU- I/O		
	71/. 2/7.10	Burst Cycle		
	•	· ·	•	•

* *		o.1.7 CPU	
	Y	Scheduler	
۲۸		o.1. Preemptive	
	.0/.0/7.10	Scheduling	
۲۹	17/.0/7.10	۰.۱.٤ Dispatcher	
٣.		o. Y Scheduling Criteria,	
	19/.0/7.10	Scheduling Algorithms	
٣١		<b>Dead Locks:</b> System	
		model, Dead lock	
		Characterization, Methods	
	Y7/.0/Y.10	for Handling Dead Locks	
77		7.1 Dead Lock Prevention	
		7.º Dead Lock Avoidance	
		7.7 Dead Lock Detection	
	. 7/. 7/7 . 10		