**Câu** 1:Các thành phần chức năng chính của máy tính là?

A.Hệ thống nhớ,CPU,đĩa cứng,kết nối hệ thống

B.RAM,ROM,đĩa cứng,CPU,kết nối hệ thống

C.Bộ nhớ chính,CPU,Bộ phận nhập/xuất thông tin,kết nối hệ thống(hệ thống bus)

D.Hệ thống nhớ,CPU,kết nối hệ thống,thiết bị ngoại vi

**Câu** 2:Quá trình vi xử lý thực hiện một lệnh được gọi là?

A.Chu kỳ truy xuất

B.Chu kỳ thực thi

C.Chu kỳ lệnh

D.Chu kỳ ngắt

**Câu** 3:Hệ đếm không có vị trí là hệ đếm?

A.Giá trị các chữ số phụ thuộc vào vị trí của nó

B.Giá trị của chữ số không phụ thuộc vào vị trí của nó

C.Vị trí của hệ đếm thay đổi

D.Vị trí của hệ đếm không thay đổi

**Câu** 4:Trong lịch sử phát triển của máy tính,phát biểu nào sau đây sai?

A.Thế hệ thứ nhất dùng đèn điện tử chân không

B.Thế hệ thứ hai dùng vi mạch

C. Thế hệ thứ ba dùng vi mạch

D. Thế hệ thứ tư dùng vi mạch

**Câu** 5:Máy tính điện tử số đa năng đầu tiên trên thế giới sử dụng hệ đếm nào?

A.Nhị phân

B.Thập phân

C.Thập lục phân

D.Không sử dụng hệ đếm

**Câu** 6:Thanh ghi IR của máy tính là?

A.Thanh ghi chứa địa chỉ của lệnh

B.Thanh ghi đệm về lệnh

C.Thanh ghi chứa lệnh

D.Thanh ghi chứa địa chỉ của lệnh sắp thực hiện

**Câu** 7:Bus là gì?

A.Bus là tập hợp các đường truyền tín hiệu điện (để vận chuyển thông tin) nối các module trong máy tính

B.Bus là tập hợp các đường địa chỉ để nối các module trong máy tính

C.Bus là tập hợp các đường dữ liệu để nối các module trong máy tính

D.Bus là tập hợp các đường điều khiển để nối các module trong máy tính

**Câu** 8:Biểu diễn số nhị phân A như sau:.Trong số A,trọng số của chữ số đầu tiên sau dấu phẩy(dấu phẩy là dấu ngăn cách phần nguyên và phần lẻ)?

A.

B.

C.

D.

**Câu** 9:Nhóm tín hiệu nào của CPU dùng để chọn cổng vào/ra dữ liệu?

A.Bus địa chỉ

B.Bus dữ liệu

C.Các đường trạng thái

D.Các đường ra điều khiển

**Câu** 10:Độ rộng bus dữ liệu ảnh hưởng đến yếu tố nào?

A.Hiệu suất hệ thống

B.Dung lượng bộ nhớ tối đa hệ thống có thể quản lý được

C.Khả năng điều khiển của hệ thống

D.Không đáp án nào đúng

**Câu** 11:Đối với hệ thống máy tính,có thể có các đơn vị truyền như sau?

A.Từ nhớ,đường nhớ

B.Từ nhớ,tập hợp nhớ

C.Bit,byte

D.Từ nhớ,khối nhớ

**Câu** 12:Đối với bộ nhớ truy cập ngẫu nhiên,thời gian truy cập được xác định như sau?

A.Là thời gian cần để thực hiện một thao tác đọc hoặc ghi

B.Là thời gian cần để định vị đầu đọc/ghi vào vị trí mong muốn

C.Là thời gian để giải mã địa chỉ

D.Là thời gian để đọc hoặc ghi dữ liệu

**Câu** 13:So với bộ nhớ RAM,bộ nhớ cache không có đặc điểm nào sau đây?

A.Tốc độ đọc/ghi nhanh hơn

B.Thời gian truyền dữ liệu đến vi xử lý nhanh hơn

C.Dung lượng lớn hơn

D.Không có đáp án nào trong các đáp án trên

**Câu** 14:Trong kiến trúc bộ nhớ Cache,thuật toán thay thế không được sử dụng với phương pháp ánh xạ nào?

A.Ánh xạ trực tiếp

B.Không đáp án nào đúng

C.Ánh xạ kết hợp

D.Ánh xạ tập kết hợp

**Câu** 15:Phát biểu nào sau đây đúng khi đề cập đến kỹ thuật ánh xạ trực tiếp trong Cache?

A.Mỗi block được ánh xạ vào một line xác định

B.Mỗi block được ánh xạ vào một line bất kỳ

C.Mỗi block được ánh xạ vào một line bất kỳ trong một tập xác định

D.Mỗi block được ánh xạ vào một line xác định trong một tập line xác định

**Câu** 16:Chất nền của đĩa từ được làm từ vật liệu?

A.Nhôm,hợp kim nhôm hoặc thuỷ tinh

B.Kim loại

C.Vật liệu từ tĩnh

D.Vật liệu dẫn điện

**Câu** 17:Thông tin nào không có trong trường ID của sector?

A.Head

B.Track

C.Sector

D.Data

**Câu** 18:Phát biểu nào sau đây sai khi nói về đĩa từ?

A.Dữ liệu trên đĩa được tổ chức thành tập hợp các vòng tròn gọi là track

B.Các track liền kề nhau được ngăn cách nhau bằng khe trống

C.Dữ liệu trên các track được chia thành các Cylinder

D.Dữ liệu được truyền ra khỏi đĩa/vào đĩa theo từng sector

**Câu** 19:Vấn đề nào của ổ cứng SSD cần được khắc phục?

A.Hiệu năng giảm dần theo thời gian

B.Dung lượng tăng dần theo thời gian

C.Tốc độ đọc ghi chậm

D.Toả nhiệt lượng lớn

**Câu** 20:Miền giá trị của từ mã n bit biểu diễn số nguyên không dấu?

A.0🡪

B.0🡪

C.0🡪

D.0🡪

**Câu** 21:Đối với bộ nhớ RAM,phát biểu nào sau đây sai?

A.Là nơi lưu trữ mọi thông tin tạm thời

B.Có hai loại RAM

C.Là bộ nhớ đọc/ghi tuỳ ý

D.Là loại bộ nhớ không khả biến

**Câu** 22:Loại bộ nhớ Rom nào dưới đây cho phép xoá bằng tia cực tím?

A.Flash Memory

B.EPROM

C.EEPROM

D.ROM

**Câu** 23:Hai phương pháp để xử lý nhiều ngắt là?

A.Tắt ngắt và xác định ngắt ưu tiên

B.Tắt ngắt và xử lý ngắt song song

C.Tắt ngắt và xử lý ngắt tuần tự

D.Xác định ngắt ưu tiên và xử lý ngắt song song

**Câu** 24:Tốc độ CPU được đo bằng:

A.Gbits/s

B.Hz

C.

D.MIPS

**Câu** 25:Chức năng của bus điều khiển?

A.Vận chuyển các tín hiệu điều khiển

B.Vận chuyển địa chỉ để xác định ngăn nhớ hay cổng vào ra

C.Vận chuyển dữ liệu giữa CPU,modun nhớ,modun vào ra

D.Vận chuyển lệnh từ bộ nhớ đến CPU

**Câu** 26:Hai giai đoạn cơ bản trong một chu trình thực hiện lệnh của CPU?

A.Truy xuất lệnh và thực thi lệnh

B.Truy xuất lệnh và đọc dữ liệu

C.Truy xuất lệnh và cắt kết quả

D.Đọc dữ liệu vào thực thi lệnh

**Câu** 27:Trong một hệ thống đĩa có 14 track trong một cylinder.Xác định số tấm(platter) của hệ thống(công nghệ đĩa hai mặt)?

A.2

B.12

C.7

D.6

**Câu** 28:Các sector liền kề trong một track của đĩa được phân cách bởi…

A.Lỗ(pit)

B.Sector

C.Đầu đọc/ghi

D.Rãnh(gap)

**Câu** 29:Trong hệ thống bộ nhớ máy tính,bộ nhớ nào là bộ nhớ trong?

A.RAM

B.Băng từ

C.Đĩa từ

D.CD

**Câu** 30:Phương pháp truy cập nào được áp dụng đối với bộ nhớ ROM?

A.Truy cập ngẫu nhiên

B.Truy cập tuần tự

C.Truy cập trực tiếp

D.Truy cập kết hợp

**Câu** 31:Cho máy tính có dung lượng BNC 256MB,Cache 64KB,Line 8 byte,kích thước ngăn nhớ 1 byte,Set 2line.Tronng trường hợp ánh xạ kết hợp tập hợp,địa chỉ của bộ nhớ chính được chia thành các trường Tag,Set,Word với độ dài tương ứng?

A.13+12+3

B.12+13+3

C.13+14+3

D.14+13+3

**Câu** 32:Với một từ cần lưu trữ trong bộ nhớ có kích thước 64b,số lượng bit mã Hamming SEC là?

A.5

B.6

C.8

D.7

**Câu** 33:Ba tham số hiệu năng của bộ nhớ là?

A.Thời gian truy cập,chu kỳ bộ nhớ,tốc độ truyền tải

B.Thời gian đọc,thời gian ghi,thời gian giải mã địa chỉ

C.Thời gian đọc,thời gian ghi,lượng dữ liệu được truyền

D.Dung lượng bộ nhớ,thời gian truy cập,thời gian đọc/ghi

**Câu** 34:Bộ nhớ chính gồm từ nhớ(word),mỗi từ nhớ có kích thước 2 byte.Dung lượng bộ nhớ?

A.4GB

B.8GB

C.1024KB

D.512KB

**Câu** 35:Thành phần nhỏ nhất cấu tạo nên bộ nhớ bán dẫn?

A.Ô nhớ(memory cell)

B.Từ nhớ

C.Khối nhớ

D.Ngăn nhớ

**Câu** 36:Các số sắp xếp theo giá trị giảm dần?

A.

B.

C.

D.

**Câu** 37:Đối với bộ nhớ chính đơn vị truyền được xác định bằng?

A.Số lượng đường điện đi vào và ra khởi module nhớ

B.Số bit biểu diễn một số nguyên và bằng kích thước lệnh

C.Byte

D.Bộ nhớ

**Câu** 38: Cho máy tính có dung lượng BNC 256MB,Cache 64KB,Line 8 byte,kích thước ngăn nhớ 1 byte.Tronng trường hợp ánh xạ kết hợp,địa chỉ được chia thành các trường với độ dài tương ứng?

A.25+3

B.12+13+3

C.12+13+6

D.15+3

**Câu** 39:Phát biểu nào sai đây sai khi nói về hệ thống phân cấp?

A.Mức thanh ghi là mức trao đổi nhanh nhất

B.Bộ nhớ đệm trao đổi nhanh hơn bộ nhớ chính

C.Mức thanh ghi là mức trao đổi chậm nhất

D.Đĩa từ trao đổi chậm hơn bộ nhớ chính

**Câu** 40:Kết quả chuyển đổi số thập lục phân B42.10 sang số thập phân tương ứng?

A.2626.0625

B.274.0625

C.2882.0625

D.2656.0625

**Câu** 41:Đối với bộ nhớ bán dẫn,phát biểu nào sau đây sai?

A.Thành phần nhỏ nhất cấu tạo nên bộ nhớ bán dẫn là từ nhớ

B.Một ô nhớ (memory cell) ở một trong hai trạng thái biểu diễn cho bit 0 hoặc 1

C.Mỗi ô nhớ có đường select để chọn ra ô nhớ để đọc hoặc ghi

D.Mỗi ô nhớ có đường điều khiển để chỉ thị thao tác đọc hoặc ghi

**Câu** 42:Loại RAM được sử dụng để làm bộ nhớ Cache?

A.SRAM

B.DRAM

C.SRAM và DRAM

D.SSRAM

**Câu** 43:Trong một hệ thống đĩa từ có 6 track trong một cylinder.Xác định số đầu đọc ghi cần thiết để đọc ghi dữ liệu?

A.1

B.12

C.6

D.10

**Câu** 44:Trong một thao tác đọc hoặc ghi đĩa từ,phát biểu nào sau đây sai?

A.Đầu đọc/ghi quay tròn để đọc đĩa

B.Đầu đọc/ghi tiếp xúc với bề mặt đĩa,tấm platter quay tròn

C.Đầu đọc/ghi cách bề mặt đĩa một khoảng nhỏ

D.Đầu đọc/ghi được gắn trên một cánh tay có thể chuyển động ra hoặc vào

**Câu** 45:Phương pháp truy cập nào được áp dụng với bộ nhớ RAM?

A.Truy cập tuần tự

B.Truy cập kết hợp

C.Truy cập ngẫu nhiên

D.Truy cập trực tiếp

**Câu** 46:Chức năng của bus địa chỉ?

A.Vận chuyển các tín hiệu điều khiển

B.Vận chuyển địa chỉ để xác định ngăn nhớ hay cổng vào/ra

C.Vận chuyển địa chỉ để xác định modun nhớ hay cổng vào/ra

D.Vận chuyển dữ liệu giữa CPU,modun nhớ,modun vào/ra với nhau

**Câu** 47:Phát biểu nào sau đây là đúng khi nói về hệ thống nhớ phân cấp?

A.Từ bộ nhớ chính đến bộ nhớ ngoài,tốc độ nhanh dần

B.Từ bộ nhớ ngoài đến thanh ghi,dung lượng giảm dần

C.Từ bộ nhớ trong đến bộ nhớ ngoài dung lượng giảm dần

D.Từ thanh ghi đến bộ nhớ đệm tốc độ tăng dần

**Câu** 48:Bộ nhớ HDD là bộ nhớ?

A.Sử dụng công nghệ từ

B.Sử dụng công nghệ quang từ

C.Sử dụng công nghệ bán dẫn

D.Sử dụng công nghệ quang

**Câu** 49:Đặc điểm nào không phải ưu điểm của bộ nhớ SSD so với HDD?

A.Tốc độ nhanh

B.Dung lượng lớn

C.Chạy êm và toả ra ít nhiệt năng

D.Chịu va đập tốt hơn

**Câu** 50:Trường nào để xác định khối có đang được ánh xạ lên cache hay không?

A.Word

B.Hit

C.Tag

D.Line

**Câu** 51:Trong kỹ thuật ánh xạ trực tiếp của bộ nhớ cache,địa chỉ được phân tách ra thành các trường?

A.Tag+Line+Word

B.Tag+Word

C.Tag+Set+Word

D.Tag+Line

**Câu** 52:Các tham số hiệu năng của ổ đĩa?

A.Thời gian tìm kiếm,trễ quay và thời gian truyền

B.Thời gian tìm kiếm,thời gian đọc và thời gian ghi

C.Trễ quay,thời gian đọc và thời gian ghi

D.Thời gian tìm kiếm,thời gian di chuyển đầu,thời gian đọc/ghi

**Câu** 53:Theo luật Moore,số lượng transistor sẽ tăng gấp đôi sau mỗi:

A.22 tháng

B.24 tháng

C.18 tháng

D.16 tháng

**Câu** 54:Công nghệ chính của máy tính thế hệ thứ 6 là gì?

A.Transistor

B.Mạch tích hợp

C.Mạch tích hợp cỡ lớn

D.Mạch tích hợp cỡ siêu lớn

**Câu** 55:Dữ liệu truyền trên bus như thế nào?

A.Truyền lần lượt từng bit trên đường truyền

B.Truyền song song nhiều bit trên các đường riêng

C.Truyền dạng gói tin

D.Truyền dạng khối

**Câu** 56:Tại sao lại cần phải có trọng tài bus?

A.Cần phải có trọng tài bus để tránh hiện tượng thắt nút cổ chai

B.Cần phải có trọng tài bus để phân luồng dữ liệu trên bus

C.Cần phải có trọng tài bus để tránh sự tranh chấp khi mà cùng một thời điểm có nhiều thiết bị yêu cầu làm chủ bus

D.Cần phải có trọng tài bus để điều khiển truy nhập vào bộ nhớ hay I/O

**Câu** 57:Thanh ghi PC là?

A.Thanh ghi chứa lệnh

B.Thanh ghi chứa lệnh sắp thực hiện

C.Thanh ghi chứa địa chỉ sắp thực hiện

D.Thanh ghi dữ liệu

**Câu** 58:Thao tác giải mã lệnh nằm ở chu kỳ nào?

A.Chu kỳ truy xuất

B.Chu kỳ thực thi

C.Chu kỳ giải mã

D.Chu kỳ mã hoá lệnh

**Câu** 59:Độ rộng bus địa chỉ quyết định?

A.Hiệu suất hệ thống

B.Dung lượng bộ nhớ tối đa hệ thống có thể quản lý được

C.Khả năng điều khiển của hệ thống

D.Không có đáp án đúng

**Câu** 60:Phương pháp truy cập nào được áp dụng đối với đĩa từ?

A.Truy cập tuần tự

B.Truy cập kết hợp

C.Truy cập trực tiếp

D.Truy cập ngẫu nhiên

**Câu** 61:Hiệu suất của bộ nhớ Cache đạt được nhờ khai thác?

A.Tốc độ đường truyền

B.Công nghệ bộ nhớ

C.Tối ưu hoá bộ nhớ

D.Tích cục bộ của chương trình máy tính

**Câu** 62:Tổ chức bộ nhớ RAM,các chân ký hiệu A là chân tiếp nhận tín hiệu gì?

A.Tín hiệu địa chỉ

B.Tín hiệu dữ liệu

C.Tín hiệu điều khiển

D.Tín hiệu ngắt

**Câu** 63:Chip bộ nhớ có các chân sau:

A.Các chân địa chỉ,các chân dữ liệu,chân chọn chip CS,chân điều khiển đọc,chân điều khiển ghi,các chân cấp nguồn

B.Các chân địa chỉ,các chân dữ liệu,chân điều khiển đọc,chân điều khiển ghi,các chân cấp nguồn

C.Các chân địa chỉ,các chân dữ liệu,chân điều khiển đọc,chân điều khiển ghi

D.Các chân địa chỉ,các chân dữ liệu,chân chọn chip CS,chân điều khiển đọc,chân điều khiển ghi

**Câu** 64:Đối với bộ nhớ ROM,phát biểu nào sau đây là sai?

A.ROM là nơi lưu trữ thông tin cố định

B.ROM là bộ nhớ chỉ đọc

C.ROM là loại bộ nhớ khả biến

D.Có 4 loại ROM

**Câu** 65:Kết quả mở rộng chiều dài bit cho từ mã dấu-độ lớn sau: 1001 0110 thành 16 bit?

A.1111 1111 1001 0110

B.0000 0000 1001 0110

C.1000 0000 1001 0110

D.1000 0000 0001 0110

**Câu** 66:Chức năng của CPU?

A.Xử lý dữ liệu và điều khiển hoạt động của máy tính

B.Điều khiển ghi các thông tin từ CPU vào bộ nhớ chính

C.Điều khiển vận chuyển thông tin giữa các thành phần máy tính

D.Điều khiển trao đổi thông tin giữa máy tính với môi trường bên ngoài

**Câu** 67:Dải biểu diễn số nguyên dấu-độ lớn,8 bit trong máy tính là?

A.-127🡪+127

B.-128🡪+127

C.0🡪256

D.-128🡪+128

**Câu** 68:Giá trị biểu diễn trong phần mũ của các dạng biểu diễn chấm động?

A.Số mũ thực tế

B.Số mũ lệch

C.Số mũ thực tế + số mũ lệch

D.Số mũ thực tế - độ lệch

**Câu** 69:Thực hiện phép toán giữa hai số bù 2: 10001111 + 11110000?

A.11111111

B.10111111

C.01111111

D.Tràn

**Câu** 70:Số được biểu diễn dưới dạng mã bù 2,8b là “1100 1000” giá trị của số đó là?

A.Không tồn tại

B.-56

C.56

D.200

**Câu** 71:Chế độ định địa chỉ nào không cần truy xuất bộ nhớ để lấy toán hạng?

A.Tức thì

B.Thanh ghi

C.Tức thì và thanh ghi

D.Trực tiếp

**Câu** 72:So với tập lệnh một địa chỉ,tập lệnh ba địa chỉ có đặc điểm?

A.Chương trình ngắn hơn

B.Vi xử lý đơn giản hơn

C.Thời gian thực hiện chương trình dài hơn

D.Thường có một thanh ghi ngầm định

**Câu** 73:Trong CPU,khối thực hiện chức năng biên dịch các câu lệnh và đưa ra các tín hiệu điều khiển thi hành lệnh đó là?

A.CU

B.Internal Bus

C.ALU

D.CPU

**Câu** 74:Hệ thống bus truyền chung địa chỉ và dữ liệu trên cùng một nhóm đường được gọi là?

A.Bus chuyên dụng

B.Bus dùng chung

C.Bus ghép kênh

D.Bus phân chia

**Câu** 75:Quá trình truyền dữ liệu trên bus hệ thống theo xung nhịp đồng hồ được gọi là?

A.Truyền đồng bộ

B.Truyền không đồng bộ

C.Truyền đồng hồ

D.Truyền xung

**Câu** 76:Bốn nhóm lệnh máy cơ bản?

A.Các lệnh số học,các lệnh logic,di chuyển dữ liệu,điều khiển

B.Các lệnh số học,các lệnh logic,trao đổi dữ liệu,điều khiển

C.Xử lý dữ liệu,lưu trữ dữ liệu,di chuyển dữ liệu,điều khiển

D.Xử lý dữ liệu,lưu trữ dữ liệu,di chuyển dữ liệu,trao đổi dữ liệu

**Câu** 77:Đầu đọc/ghi của đĩa có đặc điểm nào sau đây?

A.Tiếp xúc trực tiếp với bề mặt đĩa

B.Cách bề mặt đĩa càng xa càng tốt

C.Càng gần bề mặt đĩa càng tốt

D.Không có đáp án nào

**Câu** 78:Các track liền kề nhau trên bề mặt đĩa từ được ngăn cách nhau bằng?

A.Sector

B.Gap

C.Inter-sector gap

D.Cylinder

**Câu** 79:Tham số nào không phải tham số hiệu năng của ổ cứng HDD?

A.Tốc độ ghi bộ đệm

B.Thời gian tìm kiếm

C.Trễ quay

D.Thời gian truyền

**Câu** 80:Với một từ cần lưu trữ trong bộ nhớ có kích thước 64 bit,số lượng bit mã SEC-DED là?)

A.6

B.7

C.8

D.9

**Câu** 81:Ưu điểm của DRAM so với SRAM?

A.Tốc độ cao hơn

B.Giá thành rẻ

C.Không cần “làm tươi” sau một khoảng thời gian

D.Không có đáp án nào đúng

**Câu** 82:Trong tổ chức bộ nhớ ROM/RAM,tại sao phải giảm số chân địa chỉ bằng ghép kênh?

A.Giảm kích thước chip nhớ

B.Làm cho hiệu năng truy cập bộ nhớ nhanh hơn

C.Giảm số đường bus

D.Giảm dung lượng bộ nhớ

**Câu** 83:Dữ liệu trên đĩa được tổ chức thành một tập hợp các vành tròn gọi là?

A.Sector

B.Track

C.Gap

D.Cylinder

**Câu** 84:Ổ cứng trạng thái rắn(SSD) được chế tạo bằng?

A.Vật liệu từ tính

B.Chất bán dẫn

C.Vật liệu từ tính hoặc chất bán dẫn

D.Vật liệu từ tính và chất bán dẫn

**Câu** 85:Các tham số hiệu suất của đĩa từ gồm có?

A.Dung lượng bộ nhớ,thời gian truy cập

B.Tốc độ truyền,dung lượng bộ nhớ

C.Thời gian tìm kiếm,trễ quay,thời gian truyền

D.Không có đáp án nào đúng

**Câu** 86:Giao thức bus(bus protocol) là gì?

A.Giao thức bus là các quy tắc để tránh sự tranh chấp bus

B.Giao thức bus là các quy tắc để điều khiển luồng dữ liệu trên bus

C.Giao thức bus là các quy tắc để điều khiển truy cập trên bus

D.Giao thức bus là tập hợp các quy tắc làm việc mà tất cả các module kết nối với bus đều phải tuân theo

**Câu** 87:Thanh ghi PC tăng lên một đơn vị để?

A.Chứa địa chỉ lệnh tiếp theo sẽ được thực hiện

B.Tăng bộ đếm lệnh

C.Tăng số bit PC

D.Tăng số lệnh của chương trình được thực hiện

**Câu** 88:Đường kết nối dùng để truyền dữ liệu giữa các module hệ thống được gọi là?

A.Bus địa chỉ

B.Bus hệ thống

C.Bus điều khiển

D.Bus dữ liệu

**Câu** 89:Bộ nhớ DDR-SDRAM hoạt động theo cơ chế?

A.Đồng bộ với đồng hồ hệ thống

B.Không đồng bộ với đồng hồ hệ thống

C.Truyền 1 lần mỗi chu kỳ đồng hồ

D.Không đáp án nào ở trên

**Câu** 90:Chọn câu trả lời để điền vào chỗ trống: “Hệ thống nhớ máy tính phải có chức năng lưu trữ dữ liệu…”

A.Ngắn hạn

B.Lâu dài

C.Ngắn hạn và lâu dài

D.Cố định

**Câu** 91:Chức năng của máy tính?

A.Xử lý dữ liệu,lưu trữ dữ liệu,vận chuyển dữ liệu,điều khiển

B.Xử lý dữ liệu,điều khiển,bộ phận nhập xuất

C.Không có đáp án

D.Lưu trữ dữ liệu,bộ nhớ chính,điều khiển nhập xuất,bus hệ thống

**Câu** 92:Thành phần của máy tính?

A.Bộ xử lý trung tâm,bộ nhớ chính,bộ phận nhập/xuất,bus hệ thống

B.Xử lý dữ liệu,bộ nhớ chính,bộ xử lý trung tâm

C.Bus hệ thống,bộ xử lý trung tâm,bộ nhớ chính,bus dữ liệu

D.Không có đáp án đúng

**Câu** 93:Quá trình phát triển máy tính trải qua mấy giai đoạn?

A.4

B.3

C.6

D.2

**Câu** 94:Máy tính thế hệ đầu tiên?

A.Transistor

B.Vi mạch-mạch tích hợp(mạch tổ hợp)

C.Ống chân không

D.Mạch tích hợp cỡ lớn

**Câu** 95:Máy tính thế hệ thứ 6?

A.Ống chân không

B.Mạch tính hợp cỡ rất lớn

C.Mạch tích hợp cỡ siêu lớn

D.Mạch tích hợp cỡ lớn

**Câu** 96:Thanh ghi IR là gì?

A.Chứa địa chỉ lệnh tiếp theo

B.Chứa lệnh đang được thực thi

C.Chứa địa chỉ trong bộ nhớ cho lần đọc/ghi tiếp theo

D.Dữ liệu được ghi vào bộ nhớ hoặc nhận dữ liệu từ bộ nhớ

**Câu** 97:Thanh ghi AC(ACC) là gì?

A.Điều khiển dữ liệu

B.Vận chuyển dữ liệu

C.Lưu trữ dữ liệu tạm thời

D.Không có đáp án nào

**Câu** 98:Phương pháp phân xử bus được chia thành?

A.Tập trung và phân tán

B.Chuyên dùng và tập trung

C.Ghép kênh và phân tán

D.Không có đáp án nào

**Câu** 99:Kỹ thuật ghi nào thực hiện việc ghi dữ liệu lên bộ nhớ Cache trước và chỉ ghi và bộ nhớ RAM nếu khối đó bị xoá khỏi Cache?

A.Writethough

B.Writeback

C.Writedouble

D.Writeboth

**Câu** 100:Thời gian truy cập là ?

A.Khoảng thời gian thực hiện được một chu kỳ lệnh

B.Khoảng thời gian thực hiện một thao tác đọc/ghi

C.Không có đáp án

D.Khoảng thời gian thực hiện được một lệnh

**Câu** 101:PP truy cập nào được áp dụng với bộ nhớ Cache?

A.Truy cập tuần tự

B.Truy cập ngẫu nhiên

C.Truy cập trực tiếp

D.Truy cập kết hợp

**Câu** 102:Công nghệ sản xuất bộ nhớ bán dẫn?

A.Thanh ghi,cache,ram/rom,ssd

B.Thanh ghi,đĩa từ,ram/rom

C.HDD,thanh ghi,ssd,ram/rom

D.Không có đáp án

**Câu** 103:Cache logic(cache ảo) sử dụng địa chỉ?

A.Địa chỉ vật lý

B.Địa chỉ ảo

C.Không có đáp án

D.Địa chỉ trực tiếp

**Câu** 104:Có mấy thuật toán thay thế?

A.3 thuật toán thay thế:LRU,FIFO,LIFO

B.4 thuật toán thay thế:LRU,FIFO,LFU,ngẫu nhiên

C.2 thuật toán thay thế:LIFO,FIFO

D.Không có đáp án

**Câu** 105:Loại công nghệ RAM ứng dụng trong bộ nhớ Cache?

A.SRAM

B.DRAM

C.SDRAM

D.SSRAM

**Câu** 106:Công nghệ ROM nào xoá/ghi 1 lần duy nhất?

A.Flash Memory

B.PROM

C.EPROM

D.EEPROM

**Câu** 107:Công nghệ ROM nào xoá được bằng điện?

A.EPROM

B.EEPROM

C.ROM

D.Flash Memory

**Câu** 108:Công thức tính số bit của từ mã K Hamming SEC (với m là số bit)?

A.

B.+1

C.Không có đáp án

**Câu** 109:Ưu điểm nào không có ở DRAM?

A.Mạch đơn giản,kích thước nhỏ

B.Dung lượng cao,mạch làm tươi

C.Tốc độ đọc ghi chậm,giá thành rẻ

D.Tốc độ cao,giá thành cao

**Câu** 110:Công nghệ DRAM hoạt động theo cơ chế?

A.Cơ chế đồng bộ

B.Cơ chế không đồng bộ

C.Cơ chế đồng bộ với đồng hồ

D.Không có đáp án