

bu örnekte variable nesnesi ile signal nesnesinin karşılaştırılması amaçlıdır.örnek sinyal nesnesidir.sinyal nesnesi geçikmeli olarak bilgiyi depolar. sinyal nesnesi process sonunda degerini değiştirmektedir.variable gibi hızlı deger değiştiremezler.buda sonucun yanlış çıkmasına veya yansımalarına neden olur.

örnekte her adımda girişte verilen sinyalin degerine göre bit '1'oldugu için

1. adımda sinyal veri nesnesinin degerini process sonunda almasından dolayı ,in\_giriş en anlamlı biti ile r\_nand\_sonuc sinyali VE işlemini sonucu tersi, tekrar r\_and\_sonuc sinyaline atanmaktadır. ve bu deger '1' olmaktadır. r\_out\_sonuc sinyalini buradan out\_cıkış portuna atnamaktadır.

1 and 0 => 0 not => 1

2. adım benzer şekilde

0 and 1 => 0 not=> 1

3. adım benzer şekilde

1 and 1 => 1 not=> 0