

bu projede vhdl dili ile toplama operatörleri(topalam,cıkarma,ekleme) konusu işlenmiş olup uygulaması gerçekleştirilmiş ve simule edilmiştir.

dogrulaması:

$(0101 + 0010) \Rightarrow 0111$

$(0101 - 0010) \Rightarrow 0011$

$(0101 \& 0010) \Rightarrow 01010010$