| bu projede vhdl dili ile reset girişli bir counter uygulaması gerçeklenmiş ve simule edilmiştir. | |
|--|--|
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |
| | |