

bu örnek projede case sözdizimi pekiştirme amaçlıdır.

case sözdizimi her when ifadesine bağlı sabit değerlerin case sözdiziminde tanımlanmış ifade değerine eşit olması durumunda ,o sabit degere ilişkin söz dizimleri gerçekleştirilmektedir.

örnekte case sözdizimi process içerisinde kullanılmıştır.

case sözdiziminde kullanılacak olan sabit değer ifadeleri t\_MATH\_ISLEM tipinde tanımlanmış olan TOPLA ve CIKAR İFADELERİDİR. r\_MATH\_ISLEM sinyaide t\_MATH\_ISLEM tipinde sinyal olarak tanımlanmıştır.case r\_MATH\_ISLEM is söz dizimi ile r\_MATH\_ISLEM sinyalinin TOPLA değerine eşit olması durumunda out\_cıkış çıkış portuna in\_giriş\_1 ve im\_giriş\_2 giriş port değerinin toplamı atanmaktadır. r\_MATH\_ISLEM sinyalinin CIKAR değerine eşit olması durumunda out\_cıkış çıkış portuna in\_giriş\_1 ve in\_giriş\_2 giriş port değerinin farkı atanmaktadır.degilse out\_cıkış değerinin tüm bitlerine '0' atanmaktadır.