bu projede pekiştirme amaçlı ,eş zamanlı olmayan yükselen kenar tetiklemeli D iki durumlusu (D FLİP FLOP) kullanılmıştır.

bir önceki örnekte anlatılan "yükselen kenar tetiklemeli d flip flop iki

durumlusu "örneginden farklı olarak tasarıma eş zamanlı olmayan reset girişi eklenmiştir.

eş zamanlı olmayan yükselen kenar tetiklemeli D iki durumlusunda ,saat darbesinin yükselen kenarına baglı olarak çıkış degeri güncelleme yapmaktadır.reset olduğunda girişler ne olursa olsun cıkışlar '0'degerini

almaktadır.

D iki durumlusuna ait mantık devresi dogrulu tablosu aşagıda verilmiştir.görülecegi üzere saat darbesinin

yükselen kenarında in_giriş giriş port degeri out_cıkış çıkış portuna atanmaktadır.giriş portunun degili ise out_cıkış' ortuna atanmaktadır.

saat kenarının yükselen kenarı mevcut olnadıgında ise giriş degeri ne olursa olsun çıkış degeri eski degerini korumaktadır.in_reset '1'oldugında

ise in_giriş ne olursa olsun out_ cıkış '0' degerini almaktadır.

benzetim sonuclarımız bunu dogrulamaktadır.

in_reset saat darbesi in_giriş out_cıkış out_cıkış'

0 cıkan kenar 0 0 1

0 cıkan kenar 1 1 0

- 0 cıkan kenar yok x out_cıkış out_cıkış
- 1 cıkan kenar 0 0 1
- 1 cıkan kenar 1 0 0
- 1 cıkan kenar yok x 0 out_cıkış