

bu projede process konusu (sıralı atama) pekiştirilmiş ve kodları simule edilmiştir.process duyarlılık listesindeki elemanlardan herhangi biri değişime uğradığında process aktif hale gelmektedir.

buradaki örnekte in_giriş1 ve in_giriş_2 and'lenmiş ve sonucu in_giriş_3 ile or'lanmış ve out_cıkışa verilmiştir.

in_giriş_1 in_giriş_2 in_giriş_3 out_cıkış

0 1 1 = 1

1 0 0 = 0

1 1 0 = 1

0 1 0 = 0

1 0 1 = 1