

bu projede vhdl dili ile bit veri tipi ile yari toplayici konusu işlenmiş olup uygulaması gerçekleştirilmiş ve simule edilmiştir.

doğrulaması

$1 \text{ xor } 0 \Rightarrow 1$

$1 \text{ and } 0 \Rightarrow 0$