

bu projede pekiştirme amaçlı ,eş zamanlı resetli yükselen kenar tetiklemeli D iki durumlusu ( D FLİP FLOP ) kullanılmıştır.

eş zamanlı resetli yükselen kenar tetiklemeli D iki durumlusunda ,saat darbesinin yükselen kenarına bağlı olarak çıkış değeri güncelleme yapmaktadır.yükselen kenar ve reset olduğunda girişler ne olursa olsun çıkışlar '0'degerini almaktadır.

eş zamanlı olmayan resetişleminden farklı olarak reset girişi etkinleşse bile ,çıkışın sıfırlanması için saat darbesinin yükselen kenarı beklenmektedir.

D iki durumlusuna ait mantık devresi doğrulu tablosu aşağıda verilmiştir.

görüreceği üzere saat darbesinin yükselen kenarında in\_giriş giriş port değeri out\_cıkış çıkış portuna atanmaktadır.giriş portunun degili ise out\_cıkış' ortuna atanmaktadır.

saat kenarının yükselen kenarı mevcut olduğunda ise giriş değeri ne olursa olsun çıkış değeri eski değerini korumaktadır.in\_clock ve in\_reset '1'oldüğında ise in\_giriş ne olursa olsun out\_cıkış '0' değerini almaktadır.

benzetim sonuçlarımız bunu doğrulamaktadır.

in\_rst saat darbesi in\_giriş out\_cıkış out\_cıkış'

0	cıkan kenar	0	0	1
---	-------------	---	---	---

0	cıkan kenar	1	1	0
---	-------------	---	---	---

0 cıkan kenar yok x out\_cıkış out\_cıkış'

1 cıkan kenar 0 0 1

1 cıkan kenar 1 1 0

1 cıkan kenar yok x 0 out\_cıkış