

bu projede vhdl dili ile mantıksal operatörler konusu işlenmiş olup uygulaması gerçekleştirilmiş ve simüle edilmiştir.

doğrulaması:

$(0 \text{ and } 1) \Rightarrow 0$

$(0 \text{ or } 1) \Rightarrow 1$

$(0 \text{ nand } 1) \Rightarrow 1$

$(0 \text{ nor } 1) \Rightarrow 0$

$(0 \text{ xor } 1) \Rightarrow 1$

$(0 \text{ xnor } 1) \Rightarrow 0$