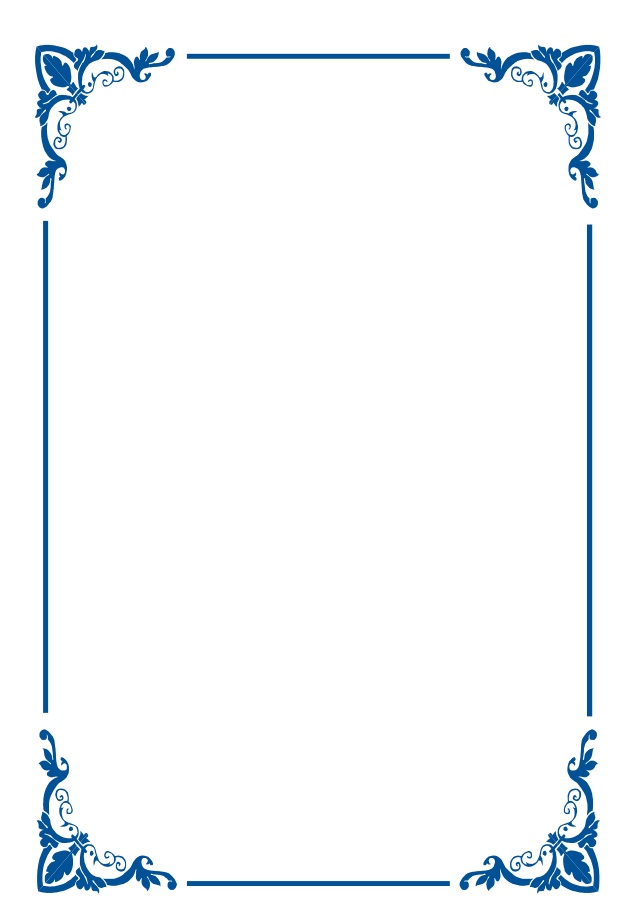
|  |  |  |
| --- | --- | --- |
| **DTU-182-17** | **BỘ MÃ HÓA ĐƯỜNG CONG ELLIPTIC 256 BIT SỬ DỤNG FPGA** | **2019** |

**ĐẠI HỌC QUỐC GIA THÀNH PHỐ HỒ CHÍ MINH**

**TRƯỜNG ĐẠI HỌC BÁCH KHOA**

**KHOA ĐIỆN – ĐIỆN TỬ**

**BỘ MÔN ĐIỆN TỬ**

---------------o0o---------------

****

**LUẬN VĂN TỐT NGHIỆP ĐẠI HỌC**

**BỘ MÃ HÓA ĐƯỜNG CONG ELLIPTIC**

**256 BIT SỬ DỤNG FPGA**

**GVHD: Ts. Trần Hoàng Linh**

**SVTH: Nguyễn Tuấn Hùng 1511359**

**Vương Đình Hưng 1511422**

**TP Hồ Chí Minh, Tháng 6 năm 2019**

**TP. HỒ CHÍ MINH, THÁNG 06, NĂM 2019**