ストア命令とたしざん，ひきざんの制御信号　　12 8 木
(r, adr)　(r, adr)

○STR

1. MAR ← MDR + GRB
(MDR→A, GRB→B) → ALU(A+B) → C → MAR
1. busA ← MDR_latch
2. GRBout
3. ALU(001)
4. MAR_latch

2. MDR ← GRA　/ GRA → A → ALU(A) → C → MDR
1. GRAout
2. ALU(101)
3. MDR_latch

3. mem(MAR) ← MDR　/ MDR → (MAR → メモリのアドレス;)
1. write　　→ メモリのデータ

○SUBadr

1. MAR ← MDR + GRB
(MDR→A, GRB→B) → ALU(A+B) → C → MAR
1. busA ← MDR_latch
2. GRBout
3. ALU(001)
4. MAR_latch

2. MDR ← mem(MAR)
1. read
2. MDR_latch
3. MDR s_mdi

3. GRA ← GRA - MDR
1. GRAout
2. busB ← MDR_latch
3. ALU(010) → ここが ALU(001) になると ADDadr
4 GRAlatch　うつす

○ SUBR

1. GRA ← GRA − GRB
   1. GRAout
   2. GRBout
   3. ALU(010) ←== ALU(001) にするとADDr
   4. GRA latch