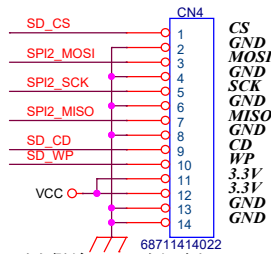
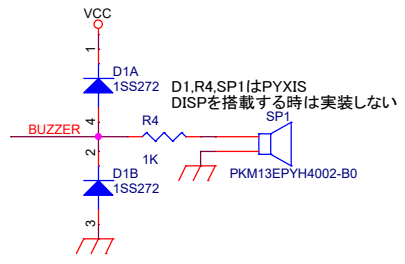
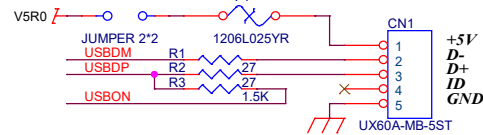


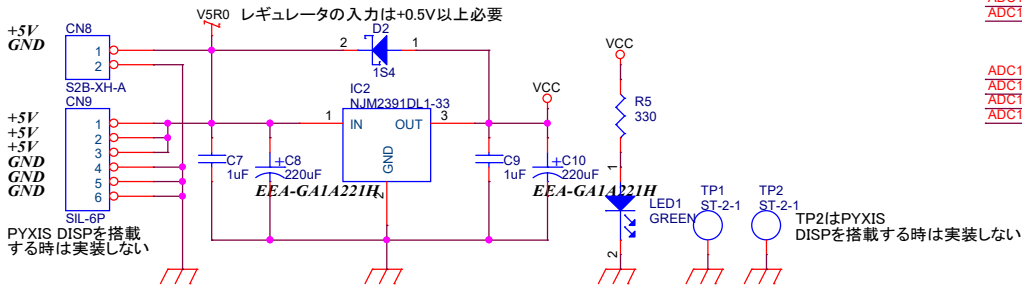
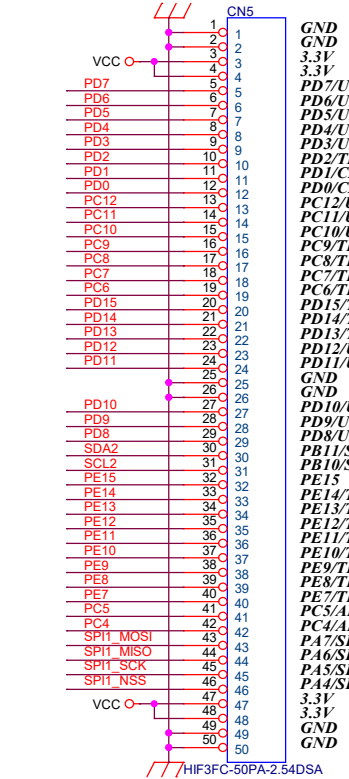
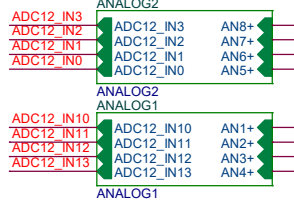
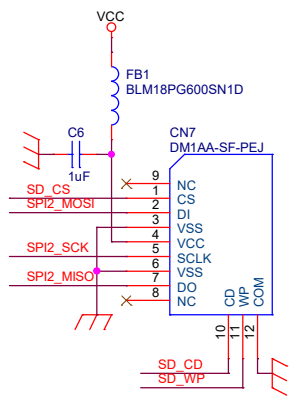
コンデンサは最低0.1μFなので、温度変化に注意する。

JP1はPYXIS DISPを搭載する時は実装しない

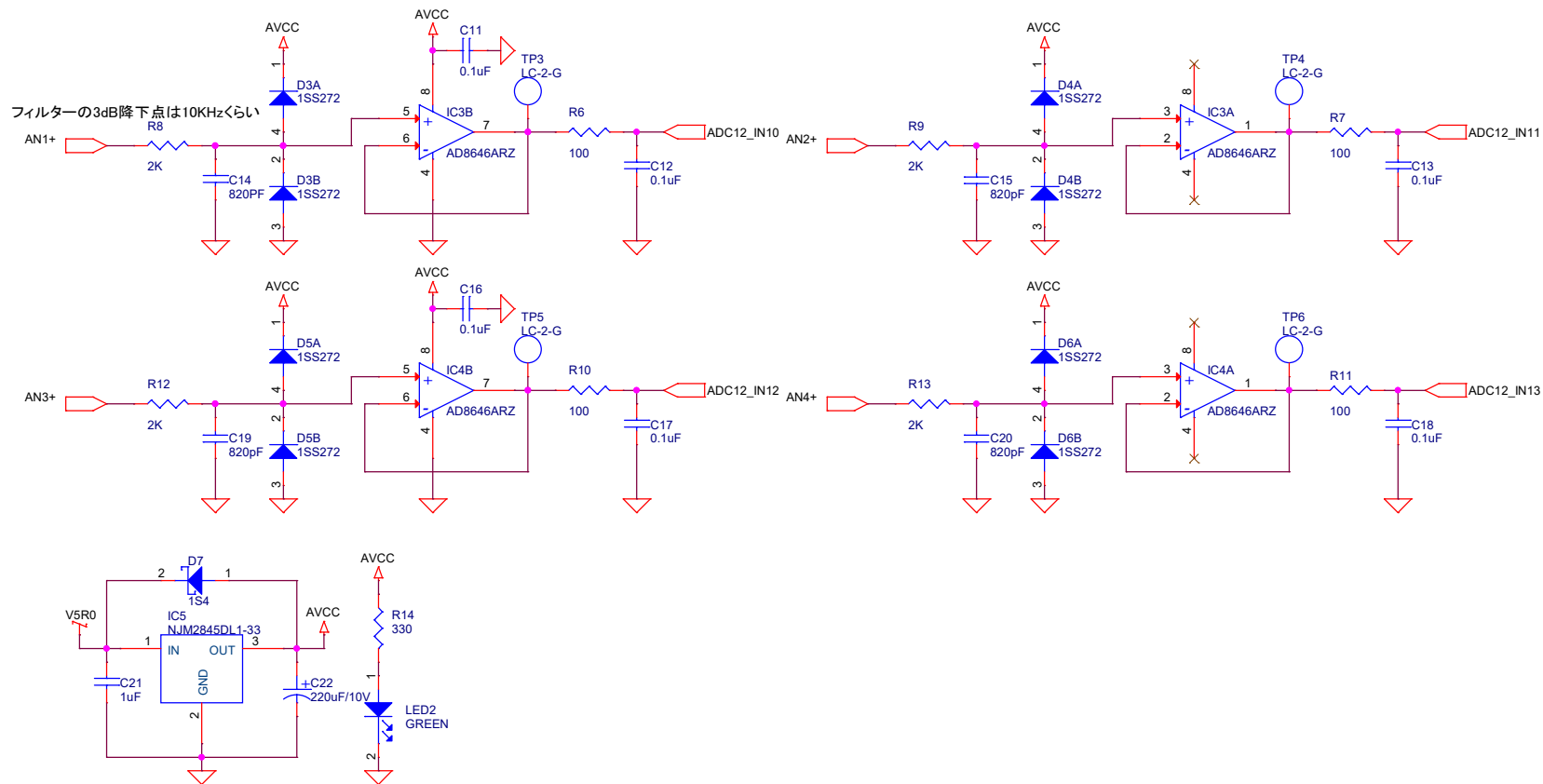


こちら側がTOPコンタクトなら、相手はBOTTOMコンタクトとする。BOTTOMコンタクトの方が使い易い。

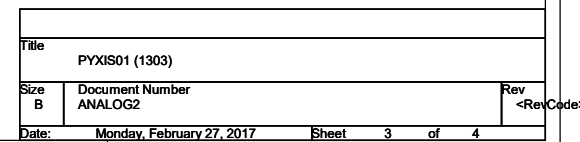
TOPコンタクトの場合下側にクリアランスが必要。

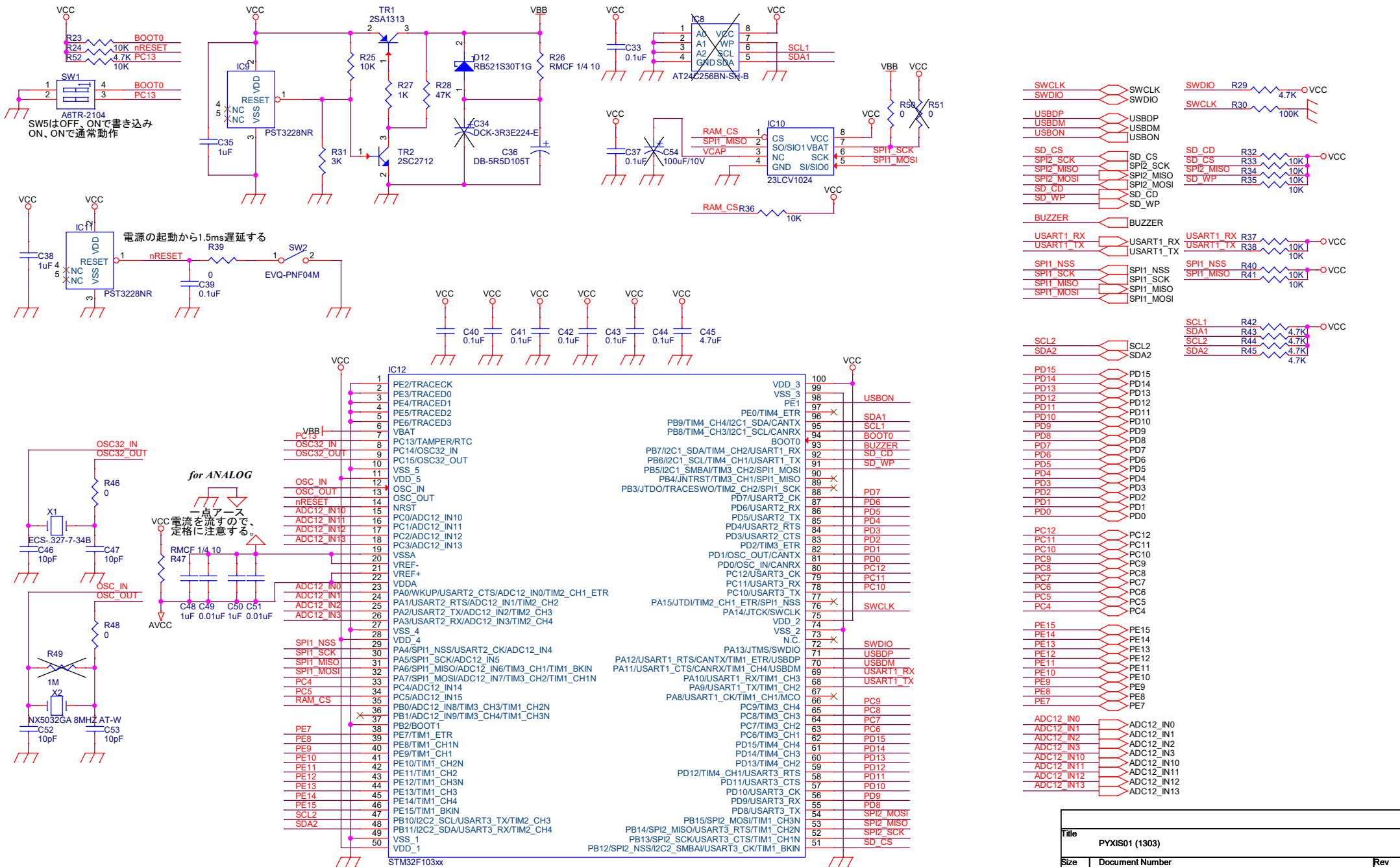


Title PYXIS01 (1303)			
Size B	Document Number ROOT		Rev <RevCode
Date:	Monday, February 27, 2017	Sheet 1 of 4	



Title		
PYXIS01 (1303)		
Size	Document Number	Rev
B	ANALOG1	<RevCode>
Date:	Monday, February 27, 2017	Sheet 2 of 4





Title		PYXIS01 (1303)	
Size	B	Document Number	ARM Corelax V3
Date:	Monday, February 27, 2017		Sheet 4 of 4
		Rev	<RevCode>