

باسمه تعالی



ميكروپروسسور

تمرین سری صفر

معماري كامپيوتر

استاد درس: دكتر الماس گنج

تدریسیار: علی سروشی

زمان ارسال: ۱۴۰۰/۱۱/۲۹

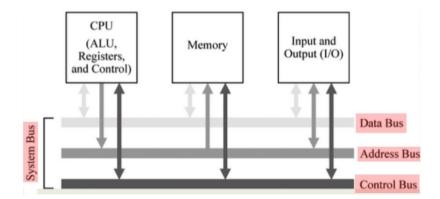
مهلت تحویل: ۱۴۰۰/۱۲/۰۸

نيمسال دوم ١٠_٠٠

تمرین سری صفر نیمسال دوم ۱۴۰۰–۱۴۰۰

۱- سیکل عملکرد FETCH و EXECUTE را توضیح دهید.

۲- عملکرد آدرس باس به چه صورت است؟



۳- انواع حافظه های ATMEGA32 را نام ببرید و مقدار هر حافظه و کاربرد آن را توضیح دهید.

تمرین سری صفر نیمسال دوم ۱۴۰۰–۱۴۰۱

(R0-R31). ساختار رجیستر های همه منظوره را توضیح دهید *

•- در دیتاشیت میکروکنترلر ATmega32A بخش Features را بررسی کرده و برداشت خودتان از هر کدام از موارد ذکرشده در این بخش را بنویسید. (سعی کنی از مفهوم اصطلاحاتی که متوجه نمی شوید را با جست و جو در داخل دیتاشیت پیدا کنید.) ۴مورد.

تمرین سری صفر نیمسال دوم ۱۴۰۰–۱۴۰۰

مهلت ارسال:

یک شنبه ۸ اسفند ساعت ۲۳:۵۹

نحوه ارسال تمرين ها:

- هر سری تمرین داخل یک فایل زیپ قرار داده بشود و به ربات تلگرامی زیر ارسال کنید. https://t.me/Micro1400bot
 - هر تمرین قسمت جداگانه برای ارسال در ربات دارد و نام فایل زیپ مهم نیست.
- فقط برای یکبار قبل از ارسال اولین تمرین شماره دانشجویی خود را به قسمت دریافت شماره دانشجویی ارسال کنید.
 - شماره پیگیری که ربات میدهد را پاک نکنید و نزد خود نگه دارید.

موفق باشید. سروشی