

Ergebnis Bit 1

	$z1_0$		$\overline{z1_0}$		
$z2_0$	$\overline{z2_0}$	1	0	1	0
		0	1	0	1
$\overline{z2_0}$	$z2_0$	1	0	0	1
		0	1	1	0
		$\overline{z1_1}$		$z1_1$	

$$\begin{aligned}
 & z1_1 \vee \overline{z2_0} \vee \overline{z2_1} \vee 1 \\
 & z2_1 \vee \overline{z1_1} \vee \overline{z1_0} \vee 1 \\
 & z1_1 \vee \overline{z2_1} \vee \overline{z1_0} \vee 1 \\
 & z2_1 \vee \overline{z2_0} \vee \overline{z1_1} \vee 1 \\
 & z1_0 \vee z2_0 \vee \overline{z2_1} \vee \overline{z1_1} \vee 1 \\
 & z1_0 \vee z2_0 \vee z2_1 \vee z1_1
 \end{aligned}$$

Ergebnis Bit 1

	$z1_0$		$\overline{z1_0}$		
$z2_0$	$\overline{z2_0}$	0	0	0	1
		0	0	1	1
$\overline{z2_0}$	$z2_0$	1	1	0	0
		1	1	1	0
		$\overline{z1_1}$		$z1_1$	

$$\begin{aligned}
 & z1_0 \vee \overline{z2_0} \vee 1 \\
 & z1_1 \vee \overline{z2_0} \vee \overline{z2_1} \vee 1 \\
 & z2_0 \vee \overline{z1_0} \vee z2_1 \vee 1 \\
 & z2_0 \vee \overline{z1_0} \vee \overline{z1_1}
 \end{aligned}$$

Überlauf

	$z1_0$		$\overline{z1_0}$		
$z2_0$	$\overline{z2_0}$	0	1	0	0
		1	1	1	0
$\overline{z2_0}$	$z2_0$	0	1	1	0
		0	0	0	0
		$\overline{z1_1}$		$z1_1$	

$$\begin{aligned}
 & z2_1 \vee z1_1 \vee 1 \\
 & z1_0 \vee z2_0 \vee z2_1 \vee 1 \\
 & z1_0 \vee z2_0 \vee z1_1
 \end{aligned}$$

Notiz: Halb-/Volladdierer wurde im Unterricht nie durchgearbeitet und da ich leider auch keine Idee habe wie ich einen erstellen könnte, kann der Arbeitsauftrag nicht vollständig erledigt werden.