

T1

ADD-operate instruction 立即数寻址、寄存器寻址

JMP-control instruction PC 相对寻址

LEA-data movement instruction 立即数寻址

LDR- data movement instruction 基址偏移寻址

NOT- operate instruction 寄存器寻址

T2

a.8

b.6

c.7

T3

a. 0101 011 010 00100

b. 0101 011 010 00100

c. 0101 011 010 11111

d. ?

T4

选 c (没有取到这个 branch)

这个操作改变了条件码

T5

a. 0001 011 010 100000

b. 1001 011 011 111111 (NOT, R3, R3)

0001 011 011 1 00001 (ADD, R3, R3, #1)

0001 001 010 0 00 011 (ADD, R1, R2, R3)

c. 0001 001 001 1 00000 (ADD R1, R1, #0)

d. 不存在, 这要求写入的数据既是负数又是 0

e. 0101 010 010 1 00000 (AND, R2, R2, #0)

T6

(2) 0101 100 010 0 00 100

(3) 0101 101 001 0 00 101

T7

R1 = 0x3121

R2 = 0x4566

R3 = 0xabcd

R4 = 0xabcd

T8

2, 3, 1

T9

0x3104

T10

R5 的最后一位为 1

T11

选 b,原因, NAND 能实现所有的逻辑门

T12