**T1**

ADD-operate instruction 立即数寻址、寄存器寻址

JMP-control instruction PC相对寻址

LEA-data movement instruction 立即数寻址

LDR- data movement instruction 基址偏移寻址

NOT- operate instruction 寄存器寻址

**T2**

**a.**8

**b.**6

**c.**7

**T3**

1. 0101 011 010 00100
2. 0101 011 010 00100
3. 0101 011 010 11111
4. ?

**T4**

选c（没有取到这个branch）

这个操作改变了条件码

**T5**

1. 0001 011 010 100000
2. 1001 011 011 111111 (NOT，R3，R3)

0001 011 011 1 00001（ADD，R3，R3，#1）

0001 001 010 0 00 011（ADD，R1，R2，R3）

1. 0001 001 001 1 00000 (ADD R1, R1, #0 )
2. 不存在，这要求写入的数据既是负数又是0
3. 0101 010 010 1 00000（AND，R2，R2，#0）

**T6**

（2） 0101 100 010 0 00 100

（3） 0101 101 001 0 00 101

**T7**

R1 = 0x3121

R2 = 0x4566

R3 = 0xabcd

R4 = 0xabcd

**T8**

2，3，1

**T9**

0x3104

**T10**

R5的最后一位为1

**T11**

选b,原因，NAND能实现所有的逻辑门

**T12**