transisor MOS晶体管

schematic representation 原理图

inverter 反向器；（也可以理解为）非门

open circuit 断路

short circuit 短路

combinational logic circuit 组合逻辑电路

decoder 译码器

assert 置位

multiplexer=MUX 数据选择器（多用复路器）

select line 选择线（用于MUX中）

column 列

address 地址(位置识别符)

addressability 寻址能力（在每个location存储的bit的数目）

address space 地址空间（能独立识别的位置数 n-bit---2的10次方个位置）

finite state machine 有限状态机

switch 开关

master/slave flip-flop 主从锁存器

instruction register 指令寄存器

program counter(PC) PC寄存器；指向下一条待处理指令的地址，也就是指令指针

opcode 操作码

addressing code 寻址模式（决定了操作数的存放位置）

bit-wise complement 按位取反

GPR 通用寄存器

使能线

Operate instruction-操作指令

Control instruction-控制指令

Data movement instruction-数据搬移指令

Register addressing 寄存器寻址

Immediate addressing 立即数寻址

Memory location(需要用补码表达出的状态的种类数)