并行HWI 1. 4.2 ① - 同定负载

Ti = CN35

得 f=0. W=Ws+Wp.

其中 Ws=0, Wp= (CN3) Sm = W

感外开销 Wo= (bn²) ws

① 国定负载.,由 Add Amdahl定律

$$S = \frac{n}{1 + \frac{nw_0}{W}} = \frac{n}{1 + n \cdot \frac{b N^2}{W C N^3 \cdot 5 n}} = \frac{C N^n}{b \sqrt{n} + C N}$$

当n→w时, S= CN m

故固定负载具有万加速度

◎ 固定时间,由 Gustafson 定律.

$$S = \frac{n}{1 + \frac{w_0}{w}} = \frac{n}{1 + \frac{bN^2}{CN^3 \cdot fn}} = \frac{CNN fn}{CNJ fn + b}$$

$$\stackrel{\text{def}}{=} N \Rightarrow \omega B f, S = n.$$

放固定时间具有线性加速度

4.11. 在 P个处理器上:
$$S = \frac{P}{1+f(P-1)} = P-1$$
 $f = P - 1$ $W_S = \frac{1}{P-1} W$.

2. 用PRAM-CRCW模型:使用n分处理器。 ③ for i=1 to n par-do

O wpy A [1 ... n] to B [1... n] 110(1)

@ for i=1 to n par-do if BTi] = true then

for j=i+1 to n par-do

Btj] = false

end for end for

if BCi] = true then return i end for

解释: 对于任何一个找到了的值为 true的BCi],把数组中排在BCi]后 的值都见武的false,由于n3个处理器并行。 时间复杂度のO(1),最后只刻首true,找到需O(1)

3. 显然,对于只有1个点的图,算法正确

用数学归纳法,假设对于八个点的图,算法正确

即 吃 ((n) + c'(1) , n 作品的有向环时

不妨该对(n+1)点的环,老忠第(n+1)个点...

其中 v c'(1)到 c'(n-1)与 n个点有向环的情况对应,不会重复.

K,= C(n)和 C(n+1)的最低不同二进制位

c'(n)= 2x k, + c(n)k,

end for

2 i= n+1

K2= C(n+1)和C(1)的最低不同二进制位

10 c(n+1) = 2xk2 + c(n+1)k2

① K1=K2, 國由于 c(n)K1=c(n)K2 + C(n+1)K2

故 c'(n) ≠ c'(n+1), 而由于 c(1) c(n+1) 满足. IXXXX 格式

c'(n)

所以 c(1)和 c(n)最低不同二进制位不为 k1,

又以 (+100) = 0或1, Gtm C(1) K=0或1 所以 c'(1) + c'(n)且 c'(1) + c(n+1)

图 k1≠k2. 由于 c(n)k1=0或1 C(n+1) k2 = o或1.

所以 EE c'(n) = 2k1+ C(n)k1 = 2k2+c(n)k2

= c'(n+1)

C++++ 回若 C(1)和 C(2)的最低不同二进制作为 k2.

RI 由于 c(1) k2 + 在 c(n+1) k2.

所以 c'(1) + c'(n+1)

2) 若 C(1)和 C(2) 的最低不同=进制住日不为 K2

则易知 c'(1) ≠ c'(n+1)

综上, 证得算法正确性.

在1个处理器下,时间复杂度为0(1),工作量为0(n)