10.02.2023, 14:21 OneNote

## Реализация двоичного арифметического кодирования

## без умножений

5 января 2023 г. 1:23

У обычной реализации арифметического кодирования есть проблема: наличие действий умножения и деления. Понятно, что данные операции на разных платформах могут выполняться по-разному, это может привести к нестыковке кодера и декодера. То есть на одной платформе закодировали, на другой раскодировали, но оригинал не получили из-за этого отличия результатов умножения и деления.

Также отметим, что в алгоритмах сжатия JPEG2000, H.264, H.265, H.266 используется двоичный арифметический кодер. То есть алфавит принимается за {0, 1}.

Алгоритмы двоичного арифметического кодера и декодера выглядит так:

```
1: T \leftarrow R \times p(x_t)
                                                 1: T \leftarrow R \times p(x_t)
2: R \leftarrow R - T
                                                  2: R \leftarrow R - T
3: if x_t = 1 then
                                                  3: \mathbf{if} F < R \mathbf{then}
4: L \leftarrow L + R
                                                  4: x_t = 0
    R \leftarrow T
5:
                                                  5: else
6: end if
                                                        L \leftarrow L + R
                                                  6:
7: call Ренормализация
                                                        R \leftarrow T
                                                  8:
                                                        x_{t} = 1
                                                  9: end if
                                                 10: call Ренормализация
```

Т.е. здесь мы избавляемся от деления, избавляемся от циклов while

R - регистр, в котором хранится G (произведение вероятностей)

Т по сути тоже произведение вероятностей хранит?

L - регистр, в котором хранится F (кумулятивная вероятность)

b - разрядность алгоритма

Однако в алгоритме всё ещё присутствует умножение. От него можно избавиться с помощью аппроксимации. Для начала нужно разобраться, что происходит с регистром R.

Если обратиться к ренормализации, там присутствует цикл while R < 2^(b-2). Самое большое значение R, при котором будет выполняться ренормализация - это 2<sup>(b-2)-1</sup>

```
1: while R < 2^{b-2} do
     if L \geq 2^{b-1} then
2.
3:
          WriteOnes(1)
         WriteZeros(bits\_to\_follow), bits\_to\_follow \leftarrow 0
L \leftarrow L - 2^{b-1}
4:
       else if L < 2^{b-2} then
          WriteZeros(1)
           WriteOnes(bits\_to\_follow), bits\_to\_follow \leftarrow 0
         bits\_to\_follow \leftarrow bits\_to\_follow + 1
10:
         L \leftarrow L - 2^{b-2}
11:
      end if
12:
     L \leftarrow L \ll 1, R \leftarrow R \ll 1
13:
14: end while
```

После ренормализации регистр R находится в интервале:

$$(\frac{1}{2})^{2^{b-1}} \le R < 2^{b-1}.$$

Поэтому умножением может быть аппроксимировано следующим образом:

 $T = R \times \hat{p}_t \approx \alpha 2^{b-1} \times \hat{p}_t$ 

где  $\alpha \in [\frac{1}{2},...,1)$ . Для улучшения точности M-coder квантует интервал  $[\frac{1}{2}2^{b-1},2^{b-1})$  равномерно на 4 интервала. Затем, для каждого из четырёх интервалов результат умножения  $R imes \hat{p}_s$  помещается в таблицу  $TabRangeLPS[s][\Delta]$ , состоящую из  $64 \times 4$  значений.

Таким образом, без умножений двоичное арифметическое кодирование переписывается так: Реализация M-coder<sup>2</sup>

1: 
$$\Delta \leftarrow (R-2^{b-2}) \gg (b-4)$$
  
2:  $T \leftarrow TabRangeLPS[s][\Delta]$   
3:  $R \leftarrow R - T$   
4: if  $x_i \neq MPS$  then  
5:  $L \leftarrow L+R$   
6:  $R \leftarrow T$   
7: if  $s = 0$  then  
8:  $MPS \leftarrow !MPS;$   
9: end if  
10:  $s \leftarrow TransStateLPS[s]$   
11: else  
12:  $s \leftarrow TransStateMPS[s]$   
13: end if  
14:  $call$  Renormalization procedure

- 1. Вычисляется дельта (это от 0 до 3)
- 2. Предвычисляется lookup-таблица, из нее берется уже посчитанное значение Т
- 3. Выполняется тот же алгоритм