

计算机体系结构学习

目录

1. 一个简单的计算机模型.....	5
--------------------	---

图目录

Figure 1-1 简单的计算机模型.....	5
--------------------------	---

表目录

1. 一个简单的计算机模型

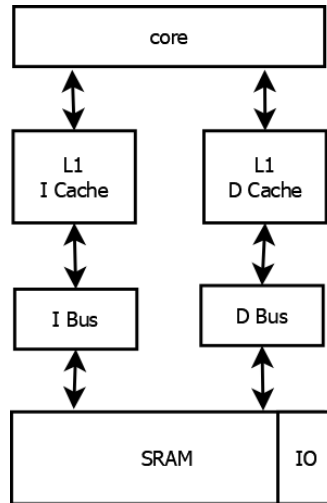


Figure 1-1 简单的计算机模型

一个简单的计算机模型如 Figure 1-1 所示, 包含一个处理器 (core), 指令高速缓存 (I Cache), 数据高速缓存 (D Cache) 和存储区 (SRAM)。I Cache 和 D Cache 分别通过指令总线 (I Bus) 和数据总线 (D Bus) 访问 SRAM。SRAM 中的一部分地址空间用作 IO 的数据缓存, 当需要和 IO 进行数据交互时, 数据存放在 SRAM 中的 IO 区域。