

	JNZ,LI,WR,CE,LMR, PC_C,PC_L,PC_E	EA,LA,EFL,E_ALU,TE ST,OR,S1,S0	ETB,LTB,ETA,LTA,N OP,LO,EB,LB	RET,CALL,PUSH F,SP_E,SP_C,PP			
ADDRESS	CROM1	CROM2	CROM3	CROM4	ROUTINE	CYCLE	ACTIVE CONTROL PINS
0	00001001	00000000	00000000	00000000	FETCH	T1	
1	01010100	00000000	00000000	00000000		T2	
2	00000000	01110000	00000000	00000000	ADD	T3	
3	00000000	00000000	00001000	00000000		T4(NOP)	
4	00000000	01110011	00000000	00000000	SUB	T3	
5	00000000	00000000	00001000	00000000		T4(NOP)	
6	00000000	00110001	00000000	00000000	TEST	T3	
7	00000000	00000000	00001000	00000000		T4(NOP)	
8	00000000	10000000	00000100	00000000	OUT	T3	
9	00000000	00000000	00001000	00000000		T4(NOP)	
10	00000000	10000000	00010000	00000000	XCHG	T3	
11	00000000	01000000	00000010	00000000		T4	
12	00000000	00000000	00100001	00000000		T5	
13	00001000	00000000	00001000	00000000		T6(NOP)	
14	00011001	00000000	00010000	00000000	MOV A,[ADDR]	T3	CE,LMR,PC_E,LTA
15	00000100	00000000	00000000	00000000		T4	PC_C
16	00011001	00000000	01000000	00000000		T5	CE,LMR,PC_E,LTB
17	00001000	00000000	00000000	00000011		T6	ETAA,ETBB,LMR
18	00010100	01000000	00000000	00000000		T7	PC_C,LA,CE
19	00000000	00000000	00001000	00000000		T8(NOP)	
20	00011001	00000000	00010000	00000000	OR B,[ADDR]	T3	
21	00000100	00000000	00000000	00000000		T4	
22	00011001	00000000	01000000	00000000		T5	
23	00001000	00000000	00000000	00000011		T6	ETAA,ETBB,LMR
24	00010100	01000000	00000000	00000000		T7	
25	00000000	00110010	00000001	00000000		T8	
26	00000000	00000000	00001000	00000000		T9(NOP)	
27	00011001	00000000	00010000	00000000	JMP ADDR	T3	CE,LMR,PC_E,LTA
28	00000100	00000000	00000000	00000000		T4	PC_C
29	00011001	00000000	01000000	00000000		T5	CE,LMR,PC_E,LTB

30	00000010	00000000	00000000	00000011	T6	ETAA,ETBB,PC_L
31	00000000	00000000	00001000	00000000	T7(NOP)	
32	00011001	00000000	00010000	00000000	JNZ ADDR T3	
33	00000100	00000000	00000000	00000000	T4	
34	00011001	00000000	01000000	00000000	T5	
35	00000100	00000000	00000000	00000000	T6	PC_C
36	10000000	00000000	00000000	00000011	T7	ETAA,ETBB,JNZ
37	00000000	00000000	00001000	00000000	T8(NOP)	
38	00011001	00000000	00010000	00000000	MOV [ADDR],B T3	
39	00000100	00000000	00000000	00000000	T4	
40	00011001	00000000	01000000	00000000	T5	
41	00001000	00000000	00000000	00000011	T6	ETAA,ETBB,LMR
42	00100100	00000000	00000010	00000000	T7	WR,EB,PC_C
43	00000000	00000000	00001000	00000000	T8(NOP)	
44	00000000	00000000	00000000	00001000	PUSH A T3	PUSH(DOWNCOUNT STACK)
45	00101000	10000000	00000000	00010000	T4	SP_E,LMR , WR,EA
46	00000000	00000000	00001000	00000000	T5(NOP)	
47	00001000	00000000	00000000	00010000	POP A T3	SP_E,LMR
48	00010000	01000000	00000000	00001100	T4	POP,CE,LA
49	00000000	00000000	00001000	00000000	T5(NOP)	
50	00000000	00000000	00000000	00001000	PUSHF T3	PUSH(DOWNCOUNT STACK)
51	00101000	00000000	00000000	00110000	T4	SP_E,LMR,WR,PUSHF
52	00000000	00000000	00001000	00000000	T5(NOP)	
53	00011001	00000000	00010000	00000000	CALL ADDR T3	PC_E,LMR,CE,LT A
54	00000100	00000000	00000000	00001000	T4	PC_C,PUSH
55	00011001	00000000	01000000	00000000	T5	PC_E,LMR,CE,LT B
56	00001100	00000000	00000000	00010000	T6	SP_E,LMR,PC_C
57	00100001	00000000	00000000	01000000	T7	WR,CALL,PC_E
58	00000010	00000000	00000000	00000011	T8	PC_L,ETAA,ETBB
59	00000000	00000000	00001000	00000000	T9(NOP)	
60	00001000	00000000	00000000	00010000	RET	
61	00010010	00000000	00000000	10001100		
62	00000000	00000000	00001000	00000000	T5(NOP)	