





ID:372649911



郝琦

学校:

西南交通大学

□ 目前正在找工作
□ 15281074036
☑ hawkii@qq.com

♀ 男 | 28 岁 (1991/10/22) | 现居住成都-高新区 | 5年工作经验

最近工作 最高学历/学位

职位: 专业: 电气工程及其自动化

行业: 教育/培训/院校 学历/学位: 硕士

目前年收入 12万元 (包含基本工资、补贴、奖金、股权收益等)

四川省信息学科普基地

求职意向

公司:

个人标签: C/C++ FPGA

期望薪资: 10-15万 元/年 地点: 成都

职能/职位: 嵌入式软件开发(Linux/单片机/PLC/DSP...)

嵌入式软件工程师

到岗时间: 1个月内 工作类型: 全职

自我评价: 性格开朗活泼,善于与人交流,具有团队合作精神;

专业基础扎实,工作认真负责,有较强的分析解决问题的能力。

工作经验

2018/5-至今 信息学教师 | 教学岗位

四川省信息学科普基地 [1年9个月]

教育/培训/院校 | 民营公司

工作描述: 信息学c++课程教学;

学习算法、数据结构、解题技巧等等;

教学课件内容迭代, 教研分享, 整理分析练习题目;

天府新区公办教师的师资培训,授课内容python语言基础。

2015/8-至今 **嵌入式软件开发(Linux/单片机/PLC/DSP...)** | 技术部

东方日立电控设备有限公司[4年6个月]

电气/电力/水利 | 150-500人 | 合资

工作描述: 该公司具是由中国东方电气集团与日本株式会社日立制作所组建的中外合资企业。主要产品有高压大功率变频器、光伏逆变器、静态

无功补偿装置,产品广泛应用于电力、钢铁、石化、水泥、水务等领域。在高压变频器行业具有19年历史。

主要负责工作有:

1.新功能预研,包括仿真研究、半实物仿真实现以及厂内调试;

2.高压变频器的现场故障分析处理,主要是投运调试的问题及正常运行下的故障,有时需要现场调试;

3.高压变频器的固件升级维护,包括修复旧Bug、增添新功能,同时考虑软件兼容性。

项目经验

2018/2-2018/3 功率模块板件测试工装研发

所属公司: 东方日立电控设备有限公司

项目描述: 为了提高功率模块板件测试效率,采用变频器主控板研发工装,主控板具有丰富的数字、模拟以及光纤端口,对模块板件进行测试。

责任描述: 开发工具: HEW4.0 (Renesas) 、Quartus9.0 (Altera)

工作包括MCU和FPGA代码修改,对板件的测量内容包括:板件各电源的电压,板件的工作电流,驱动信号的频率、电压、死区时

间,驱动故障的过压点等。对板件的功能测试包括:过热故障、过压故障、通信故障、驱动故障等。

2016/12-2017/2 高压变频器物联网化开发

所属公司: 东方日立电控设备有限公司

项目描述: 高压变频器属于中大型电气设备,远程监控功能可以帮助厂家更迅速的分析解决故障,采集设备运行故障状态。

责任描述: 开发工具: HEW4.0 (Renesas)

修改MCU代码,实现了与GPRS模块通信的功能。具体工作包括通讯端口、缓存、速率、校验配置,测试数据丢码、误码率等。该项

目通信方式为UART,通信端口电气协议为RS232。与外设GPRS模块通信,实现了远程监控、故障包上传、锁闭解锁等功能。

2016/5-2016/6 六相同步电机小系统开发

所属公司: 东方日立电控设备有限公司

项目描述: 修改主控程序及模块板件的通信模块,利用两台变频器驱动一台六相同步电励磁电机。

责任描述: 开发工具: Quartus9.0 (Altera)

通信方式为UART、通信介质为光纤。此前为FPGA与三组CPLD通信、现改为FPGA与六组CPLD通信。负责FPGA及CPLD代码修

改,具体包括数据帧及校验修改。同时测试数据丢码、误码率等。

2014/2-2014/4 **牵引控制单元中FPGA与DSP通信实现**

项目描述: 牵引控制单元是电力牵引传动系统的控制核心,FPGA、DSP是牵引控制单元的控制核心,为满足两者间通讯需求,设计了双口RAM

和SPI两组通讯模式。

责任描述: 开发工具: CCS5.3 (TI), ISE14.1 (Xilinx)

负责SPI通讯代码编写和功能调试,设计通讯的状态机、时序逻辑等;协助双口RAM通讯代码编写和功能调试,为半双工模式。同时

还完成部分牵引控制单元的控制调制代码的编写。

2013/10-2014/2 **基于FPGA的ADS7945底层驱动编写**

项目描述: 牵引控制单元是电力牵引传动系统的控制核心,配备模拟量板卡,ADS7945芯片负责模拟量采集工作,采集多组模拟量输入。

责任描述: 开发工具: ISE14.1 (Xilinx)

负责Verilog代码编写,利用ChipScope分析时序逻辑Debug以及功能测试。

教育经历

2012/9-2015/6 西南交通大学

硕士 | 电气工程及其自动化

专业描述:包含课程:数值分析,线性系统理论,现代电力电子建模与仿真,电力牵引交流传动及其控制系统。

硕士生毕业设计: 《电力牵引传动系统FPGA建模及硬件在环仿真》,基于RT-LAB实时仿真平台,使用Xilinx System Generator工

具箱将牵引传动系统数学模集成于FPGA芯片中,负责建模及测试,目的提高实时仿真速度,并对模型进行测试。

2008/9-2012/6 西南交通大学

本科|电气工程及其自动化

专业描述: 包含课程: 电路分析,数字电路,模拟电路,信号与系统,高电压,牵引供电系统,高等数学,线性代数,概率论与数理统计。

本科毕业设计:《鼠笼异步电动机VVVF控制系统研究》,完成异步电机控制的数字仿真,实现基于DSP的电机数字模型的控制及硬

件在环实验。

在校情况

校内荣誉

2012/12 第九届"华为杯"全国研究生数学建模竞赛二等奖 (国家级)

2011/11 "西南交通大学优秀毕业生" (校级) 2010/11 本科国家奖学金 (教育部) 2010/10 全国大学生数学建模竞赛四川省二等奖 (四川省教育厅) 技能特长 (包含IT技能、语言能力、证书、成绩、培训经历) 技能/语言 C/C++ 熟练 Matlab 熟练 英语 良好 VHDL 熟练 证书 2017/6 托福 (80) 2010/12 大学英语六级(524) 附加信息 附件 附件: 托福成绩 查看> 附件: 全国大学生数学建模省二等奖 查看> 附件: 优秀毕业生 查看> 附件: 西南交通大学优秀毕业生 查看> 附件: 第九届"华为杯"全国研究生数学建模 查看> 附件: 大学英语六级 查看> 附件: 国家奖学金 查看> 研究生成绩 查看> 附件: 其他 主题: GPA 主题描述: 成绩单见附件 本科GPA: 3.57 硕士生GPA: 3.47

未经51job同意,不得转载本网站之所有招聘信息及作品 | 无忧工作网版权所有@1999-2020