

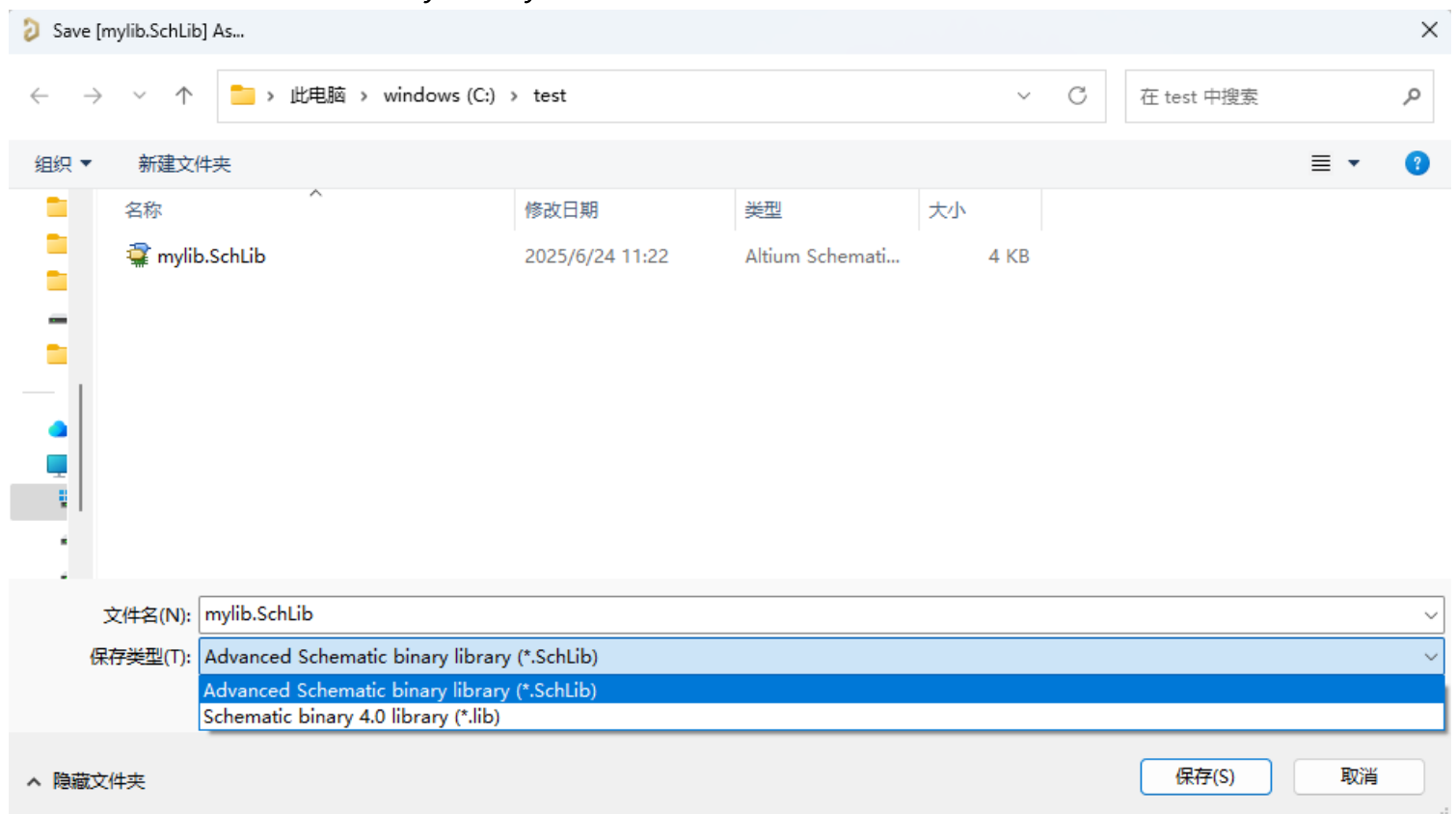
电子导出及上传文件注意事项

注意：以下示意图为 25 年省赛，具体文件命名请按照本次试题要求

一、Altium Designer

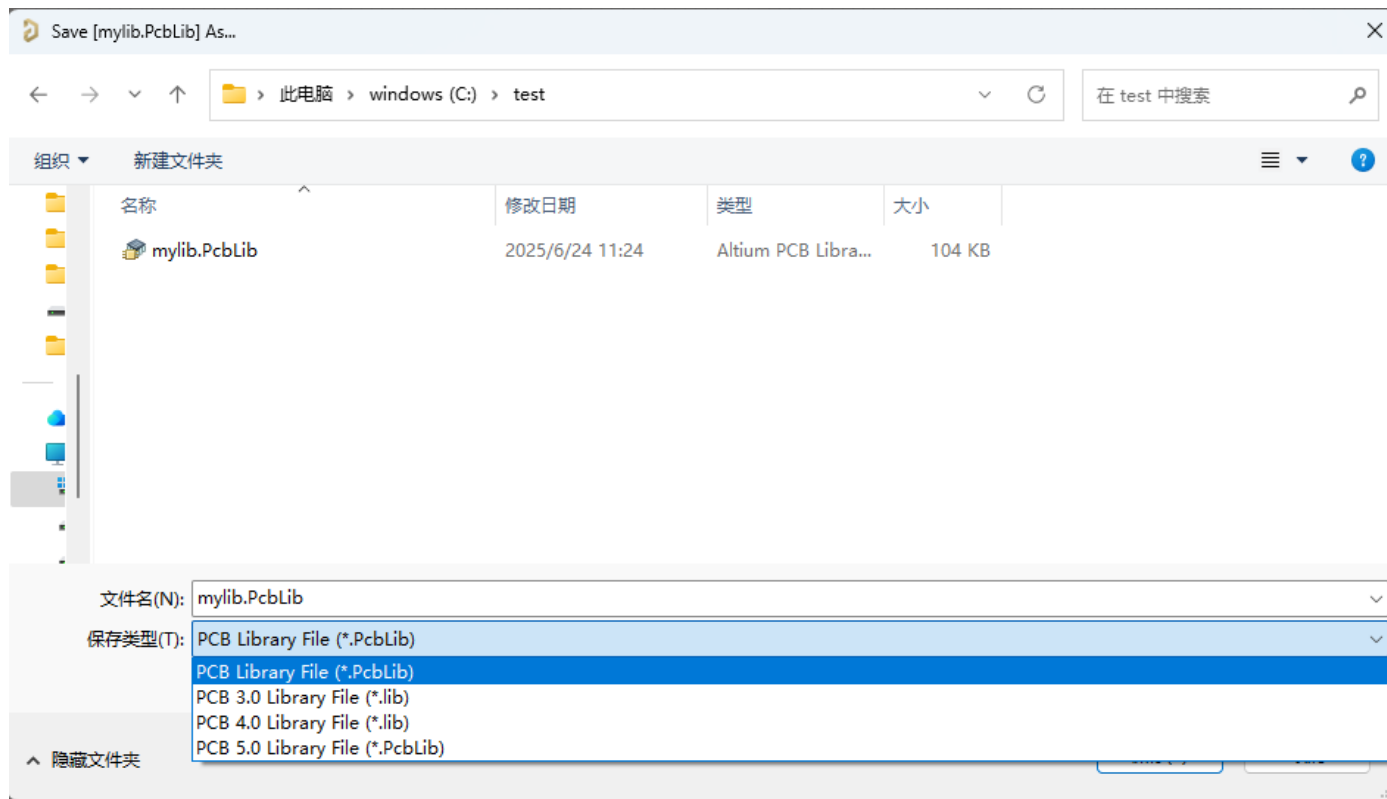
1. 原理图库

上传“制作原理图库元件”题目所绘制的原理图库元件文件，格式为 schlib，保存类型选择第一项（Advanced Schematic binary library）（见下图），不要上传素材库。



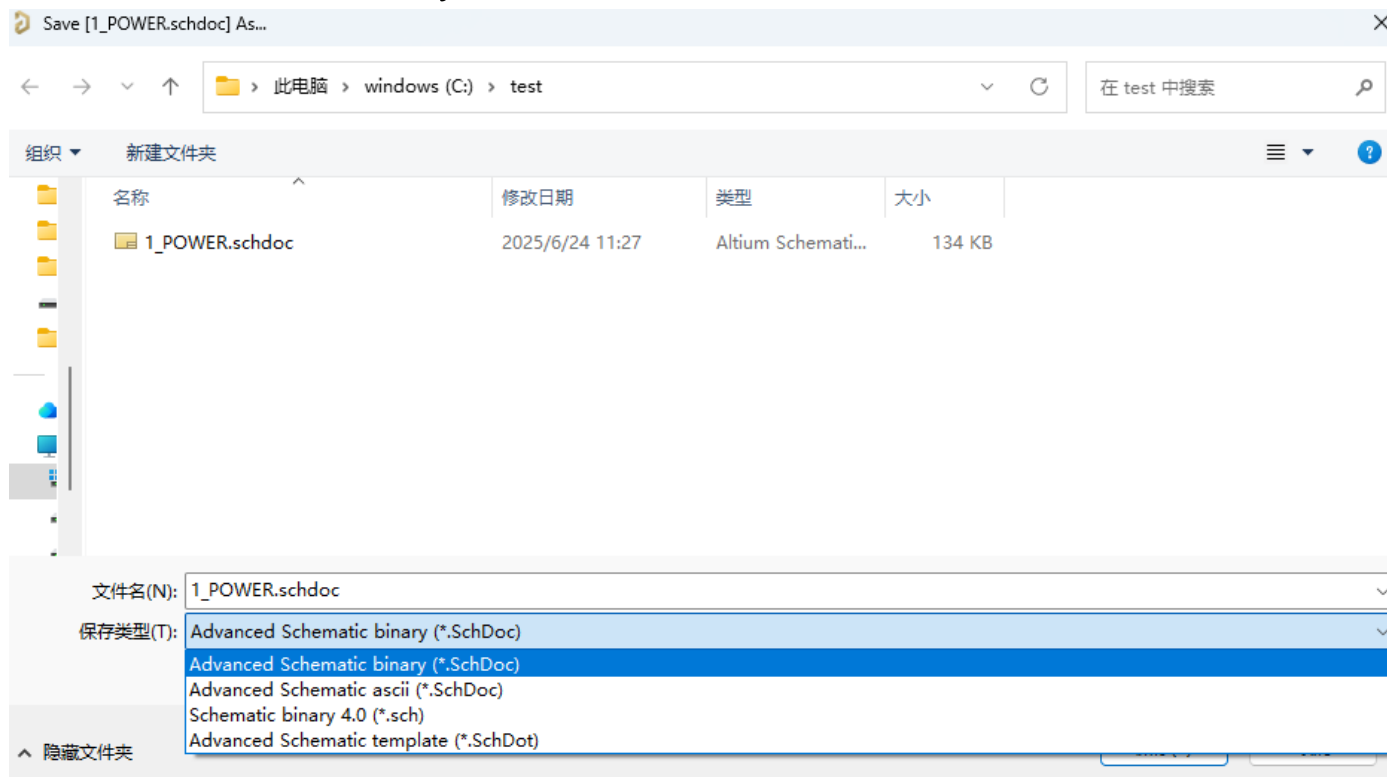
2. PCB 封装

上传“制作 PCB 封装”题目创建的 PCB 封装文件，格式为 pcblib，保存类型选择第一项（PCB Library File）（见下图），不要上传素材库。



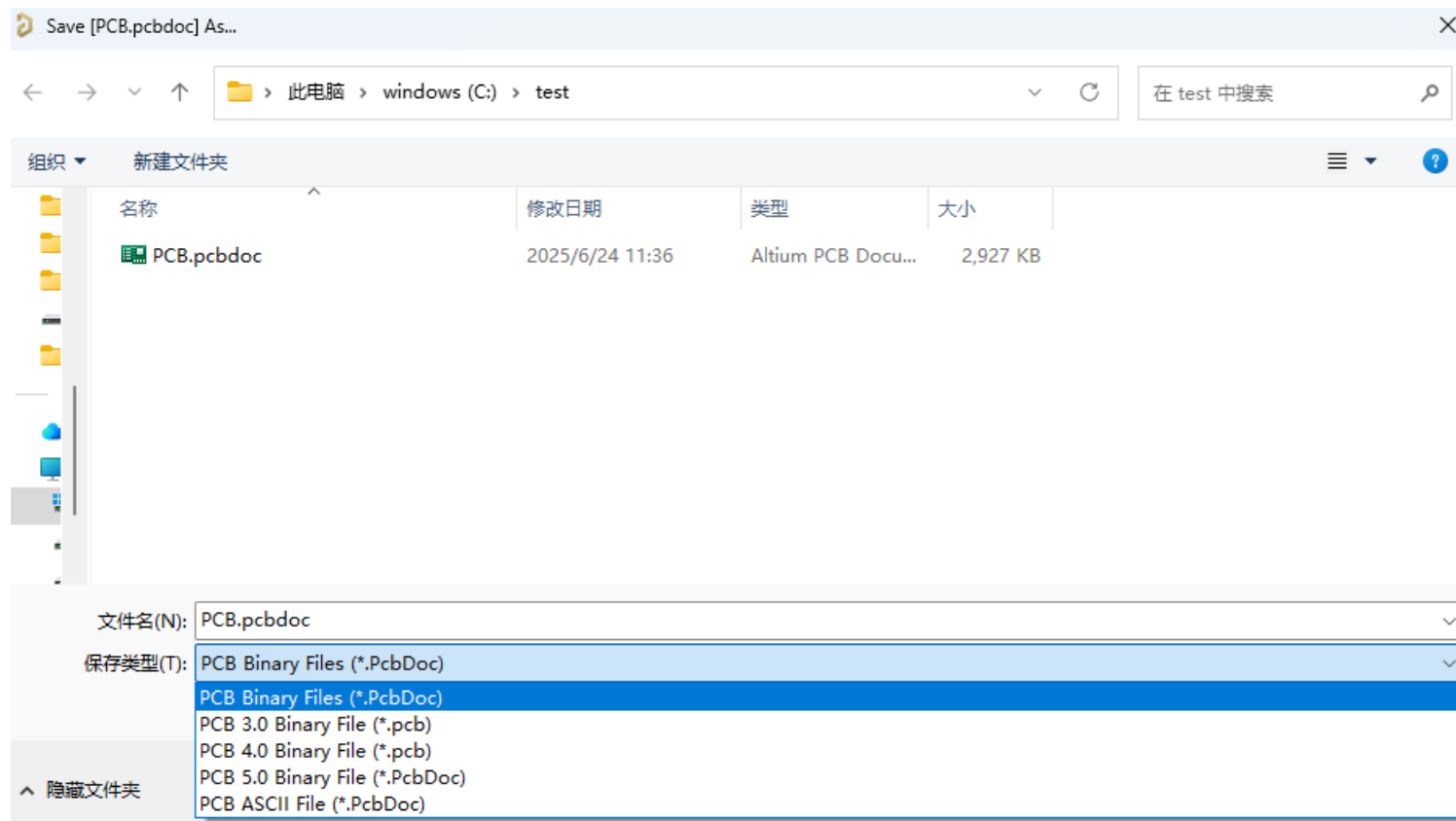
3. 原理图抄画

上传的是题目中要求抄画的那张图（省赛中为 1_POWER），格式为 schdoc，保存类型选择第一项（Advanced Schematic binary）（见下图），不要上传其他的图纸。



4. 生成电路板（绘制 PCB）

上传的是按照题目要求自己绘制的 PCB，格式为 pcbdoc，保存类型选择第一项（PCB Binary Files）（见下图），不要上传素材库中初始的空白 PCB。



5.生成 PCB（Gerber 和装配图）

从软件中导出 Gerber 文件和装配图，将产生的文件打包到一个压缩包内，将压缩包上传。

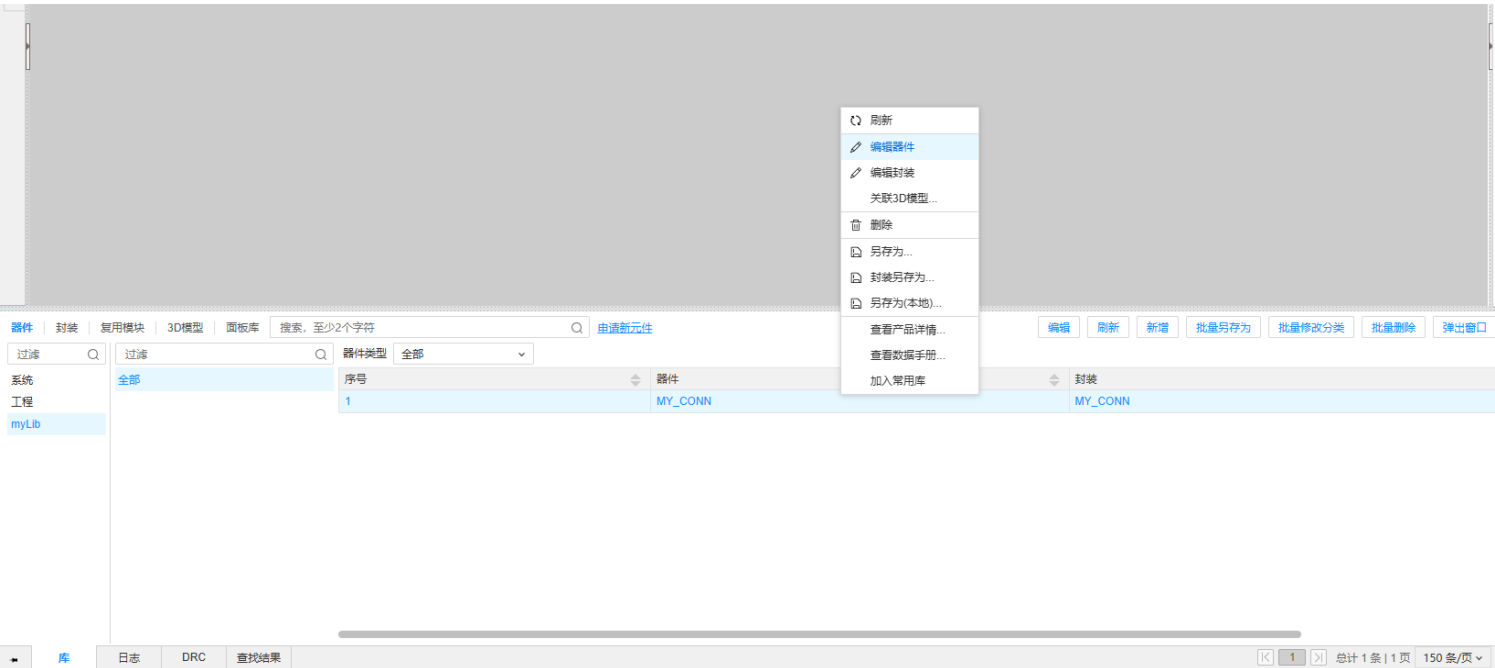
6. 将整个项目打包上传

将项目文件夹打包为压缩文件（注意压缩包内不需要包含 History 和__Previews 文件夹，避免打包文件过大影响上传），将生成的压缩文件上传。

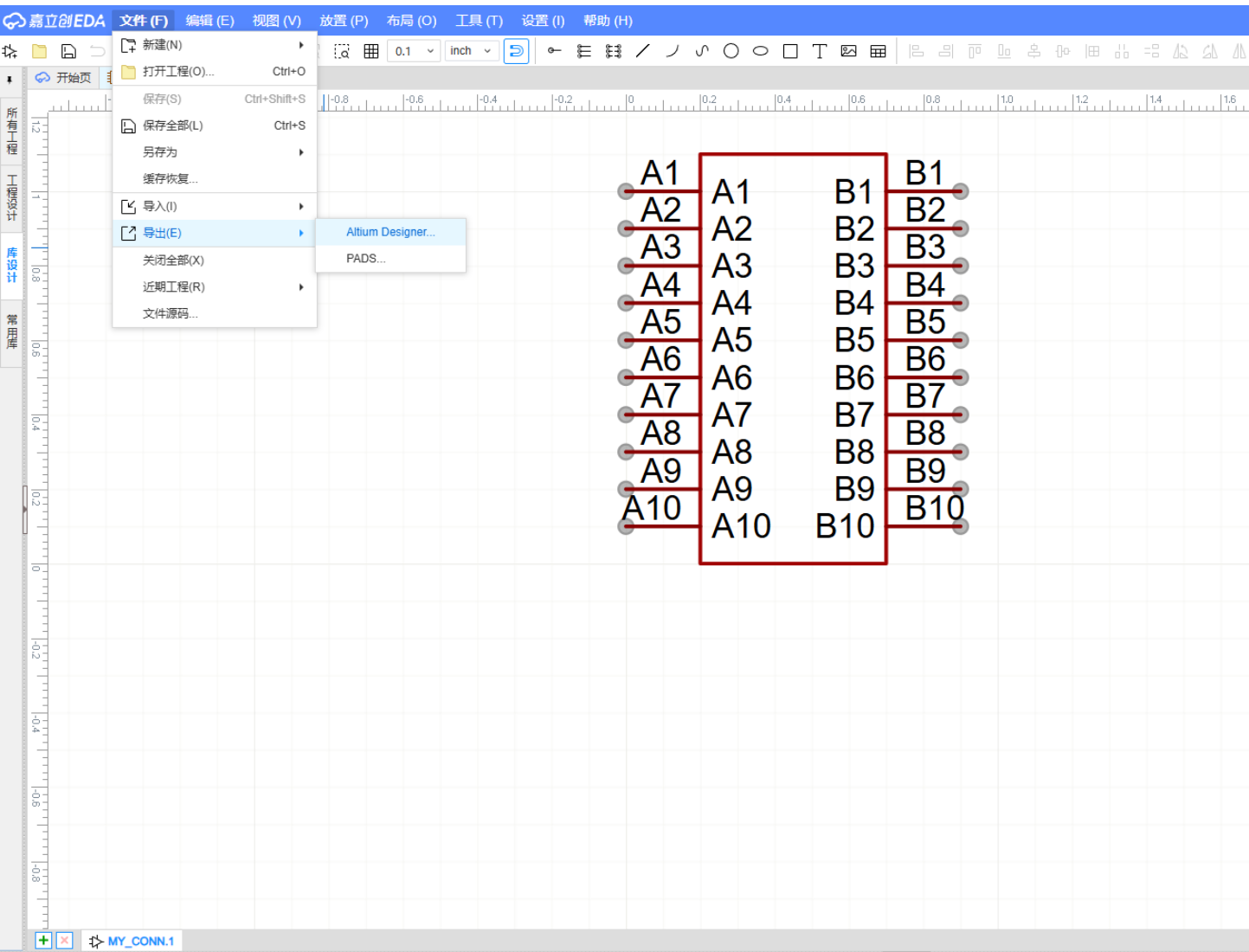
二、嘉立创 EDA（专业版）

1. 原理图库

(1) 在库-器件面板中找到自己绘制的原理图库元件，右键单击，选择编辑器件。



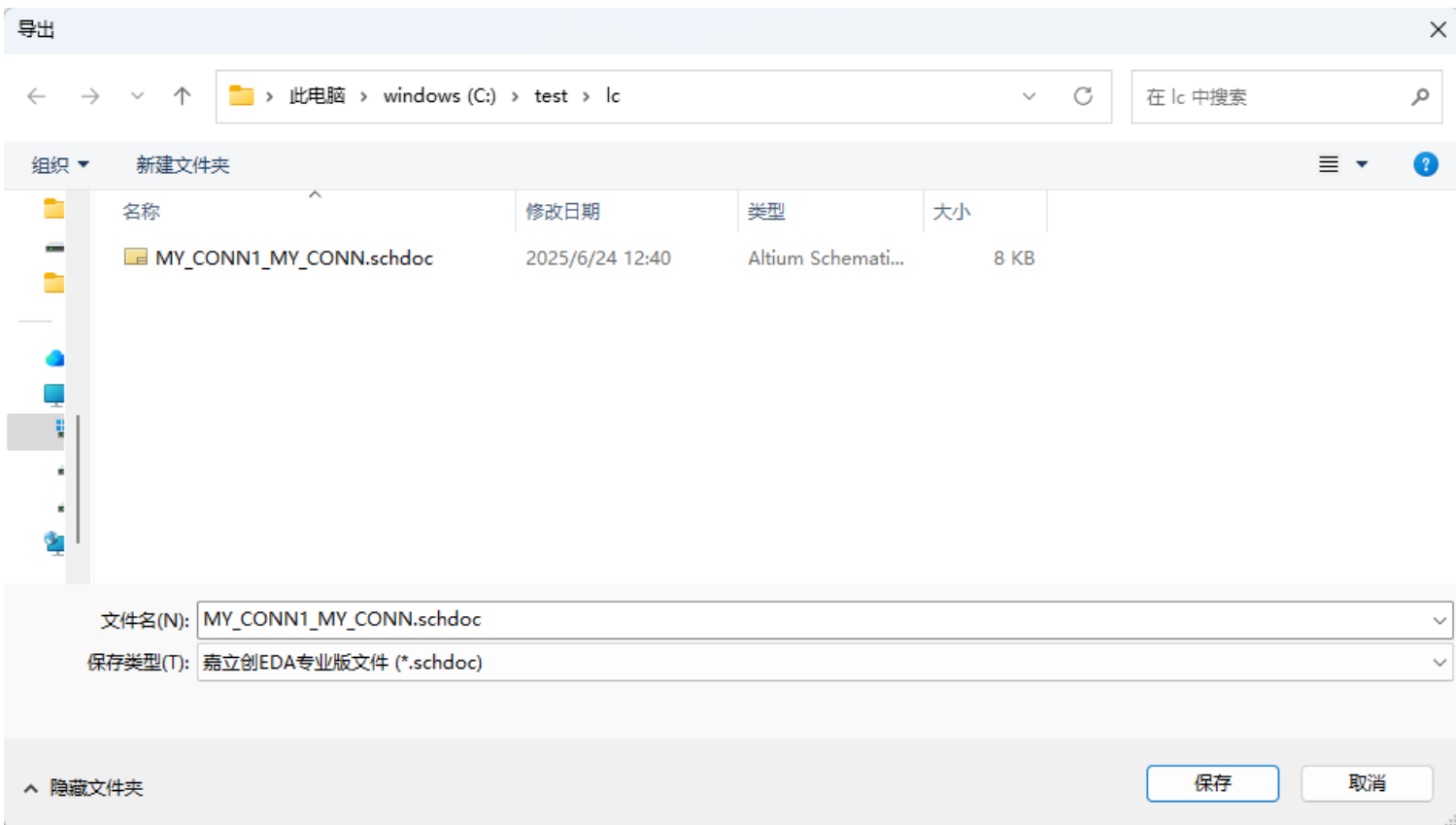
(2) 打开元件后，单击文件-导出-Altium Designer。



(3) 在弹出的注意窗口中勾选同意，点击导出 Altium Designer。



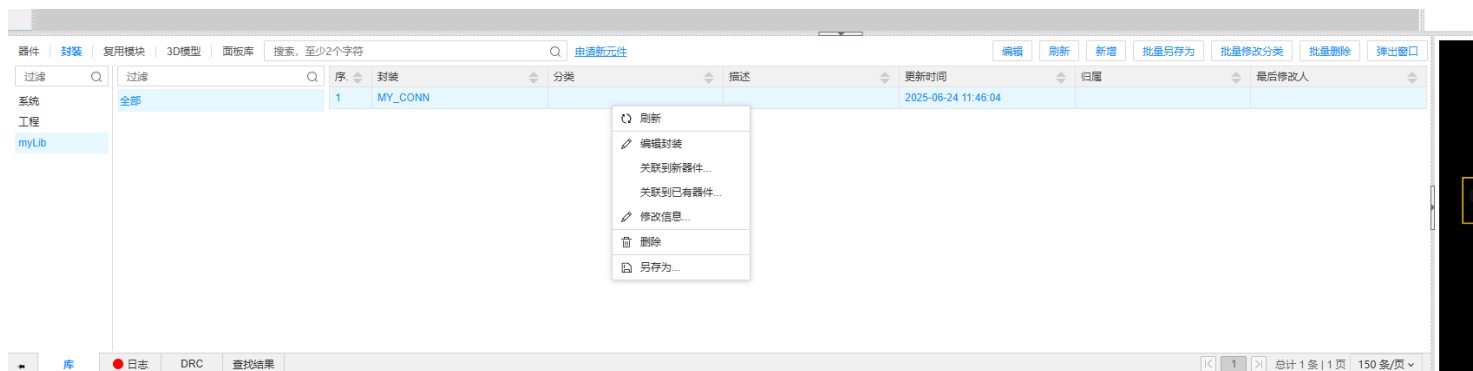
(4) 在弹出的窗口中选择保存位置，输入文件名，点击保存按钮。



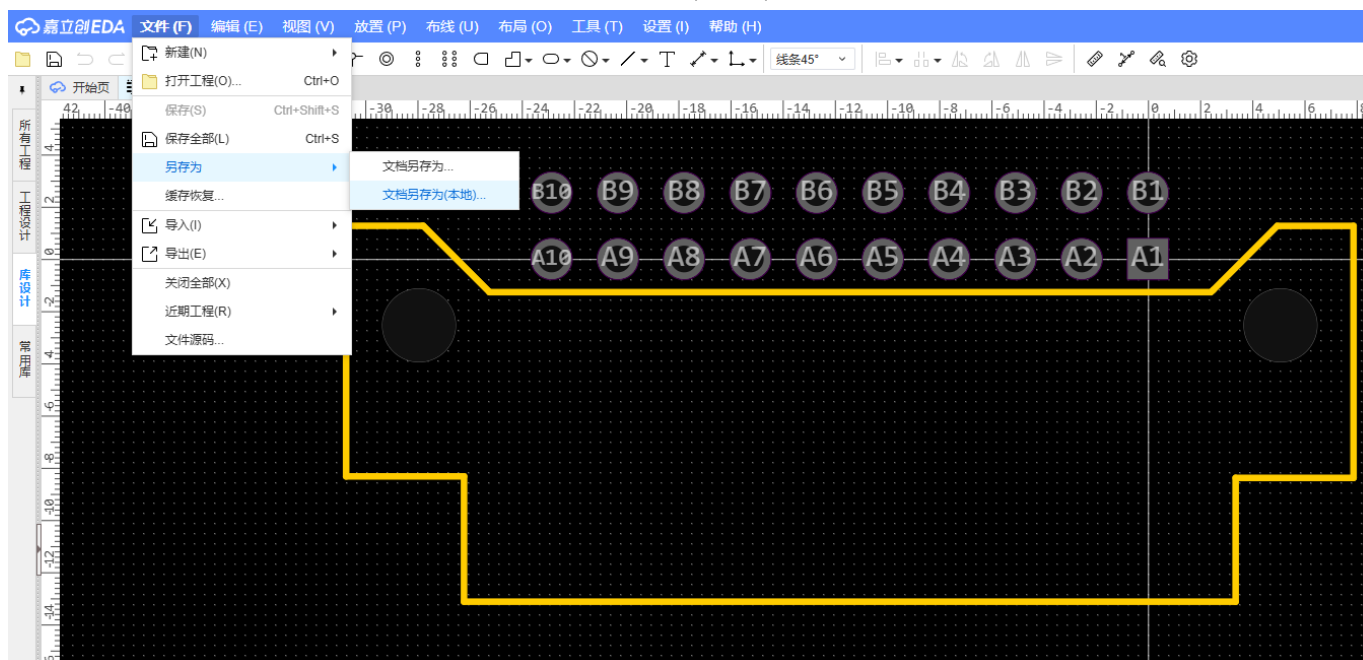
(5) 将保存的 schdoc 格式文件上传至该题目，注意不要上传素材库或其他格式的文件。

2. PCB 封装

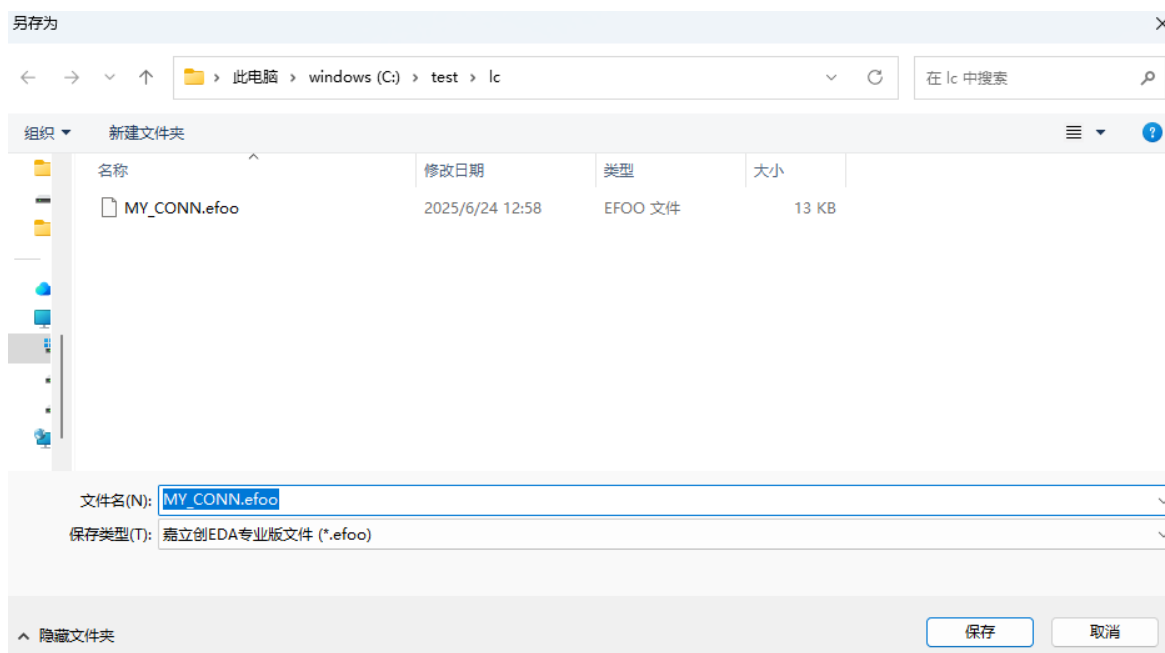
(1) 在库-封装面板找到自己绘制的封装，右键点击选择编辑封装。



(2) 打开封装后，点击文件-另存为-文档另存为(本地)。



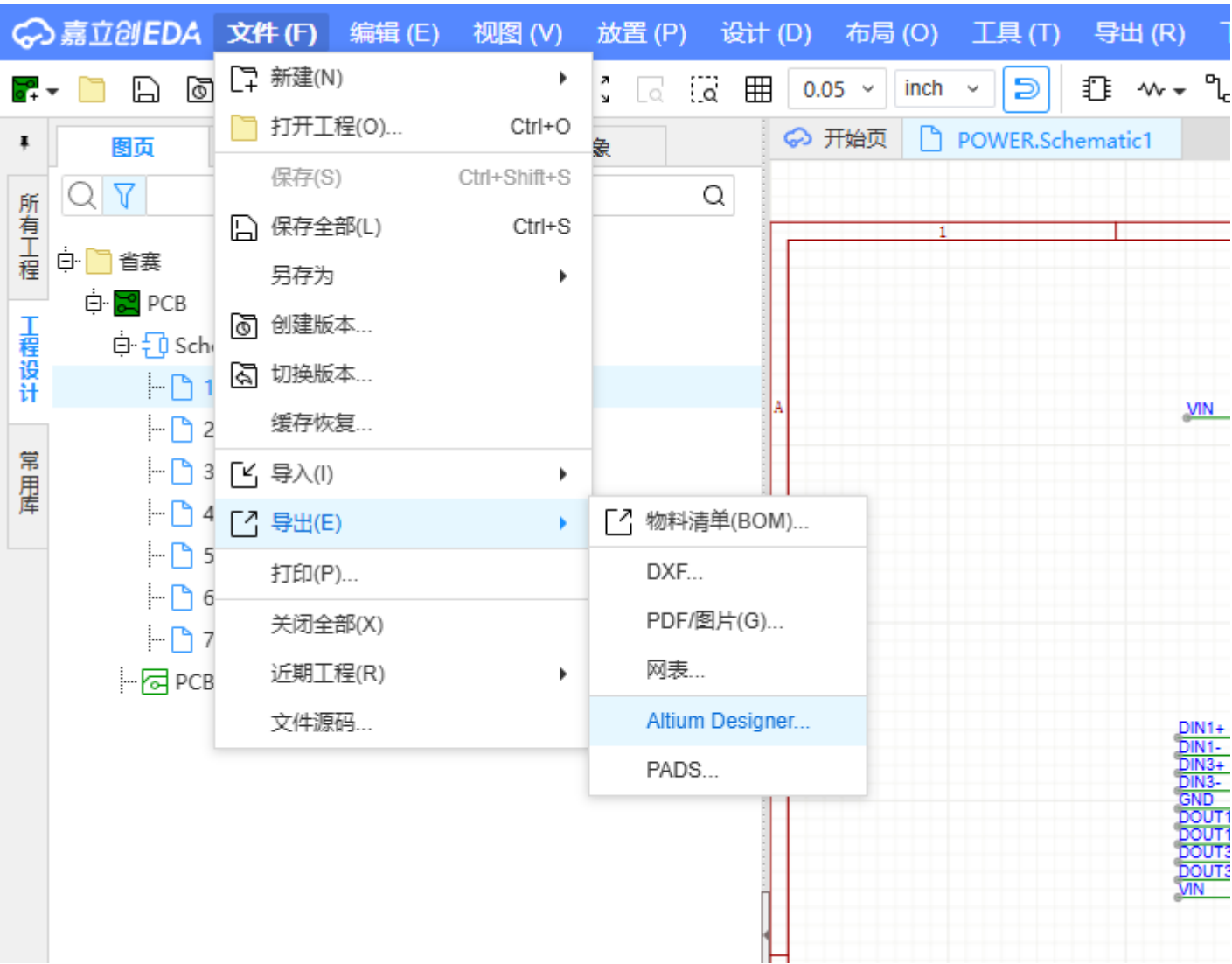
(3) 在打开的窗口中选择保存位置，输入文件名，点击保存按钮。



(4) 将保存的 efoo 格式文件上传至该题目，注意不要上传素材库或其他格式文件。

3. 原理图抄画

(1) 在嘉立创中确保工程在打开状态，点击文件-导出-Altium Designer。



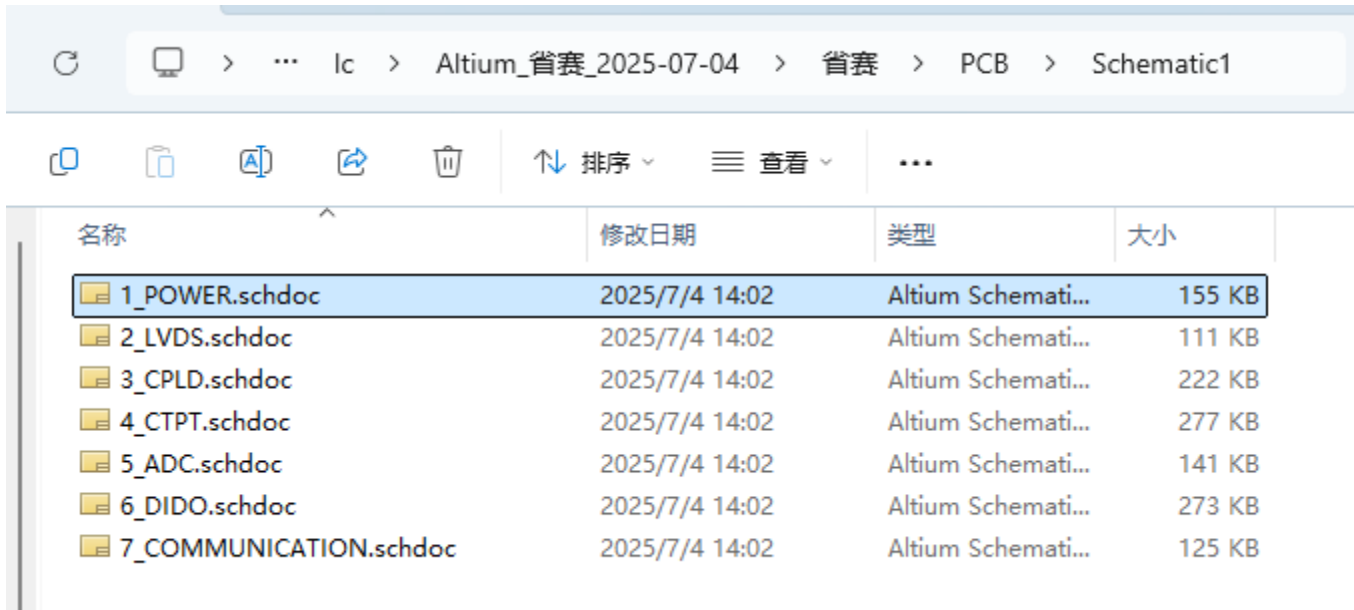
(2) 在弹出的窗口中勾选继续导出，点击导出按钮。



(3) 在导出窗口中选择保存位置，点击保存。



(4) 找到上一步保存的压缩文件，解压，在其中找到“抄画电路原理图”题目中抄画的电路原理图文件，按要求重命名并上传，注意不要上传其他的原理图。



4. 生成电路板（绘制 PCB）

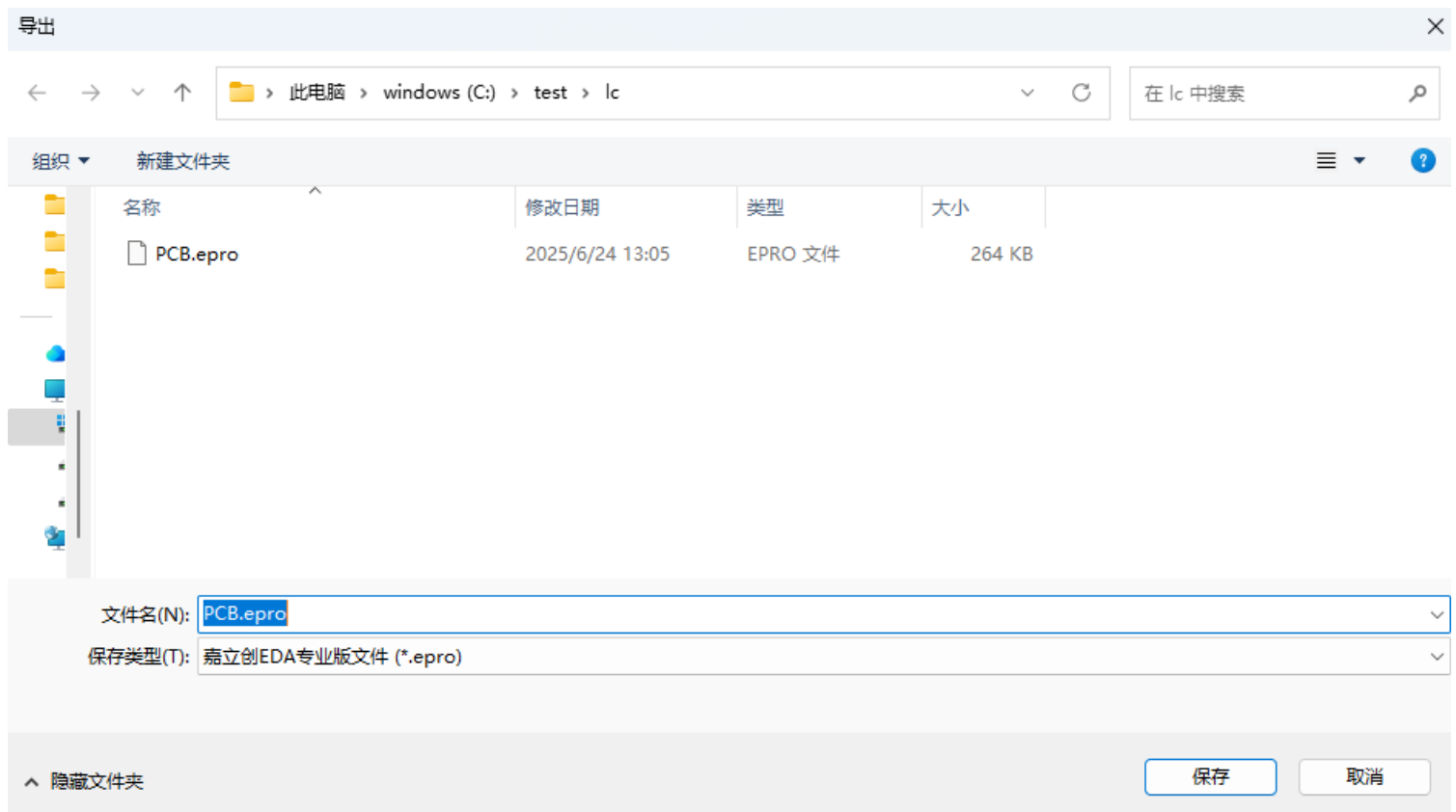
(1) 在工程设计边栏中右键单击自己绘制的 PCB（PCB 自身，不包含原理图），点击文档另存为(.epro)。



(2) 在弹出的窗口中输入文件名，点击确认按钮。



(3) 在弹出的窗口中选择保存位置，输入文件名，点击保存按钮。



(4) 将保存的 epro 格式文件上传至该题目，注意不要上传成素材库中的空白 PCB 文件或其他格式文件。

5.生成 PCB（Gerber 和装配图）

从软件中导出 Gerber 文件和装配图，将产生的文件打包到一个压缩包内，将压缩包上传。

6. 将整个项目打包上传

将项目文件夹打包为压缩文件（注意压缩包内不需要包含 backup 文件夹，避免打包文件过大影响上传），将生成的压缩文件上传。