ĐẠI HỌC QUỐC GIA THÀNH PHỐ HỒ CHÍ MINH TRƯỜNG ĐẠI HỌC BÁCH KHOA KHOA CƠ KHÍ BỘ MÔN CƠ ĐIỆN TỬ



TRANG BỊ ĐIỆN - ĐIỆN TỬ TRONG MÁY CÔNG NGHIỆP

EXERCISE 3

GVHD: TS. LÊ ĐỨC HẠNH

DANH SÁCH THÀNH VIÊN:

STT	Họ và tên	\mathbf{MSSV}
1	Võ Hữu Dư	2210604
2	Dương Quang Duy	2210497
3	Trần Quang Đạo	2210647

Mục lục

0.1	Develop and draw logic circuit with 4 inputs that will only produce logic 1	
	when only exactly 2 inputs are logic 1	2



0.1 Develop and draw logic circuit with 4 inputs that will only produce logic 1 when only exactly 2 inputs are logic 1.