**Kundfråga 3:**

1.       Beskriv kort CASE 3 och leverera Quartus arkiverade HW-projekt för IP Timer .

Uppgiften är att designa en hw /sw timer Ip komponent enligt kravspecifikationen i lågnivå c-boken. C-boken förklarar hur man utvecklar en sw-enhetsdrivrutin. Detta kapitel förklarar hur man utvecklar hårdvara för timerfunktioner och integrerar sw-drivrutinen till en återanvändbar sw/hw ip-timerkomponent.