

Lab3 - Instruction Decoder

前言：

Instruction Decoder 是一個根據 opcode 來控制其他所有 component 的一個元件。

測試指令：

```
10000000_00000000_00000000_00000000 // (LOAD M0 R0)
01000000_00000000_00000001_00000000 // (STORE M0 R1)
00100000_00000010_00000011_00000001 // (ADD R2 R3 R1)
00001000_00000001_00000010_00000000 // (SL R1 2 R0)
```

作業要求：

1. 作業繳交期限為 2009/11/18 23:59:59
2. 繳交方式為將作業上傳到 e3 平台
3. 不分組，一人做一份
4. 需跑測試指令，並將波形圖存下

5. 報告內容：

a. 根據 Textbook Section 4.4 and Figure 4.22 (Page 327) 填滿下表

I/O	Signals	LOAD	STORE	ADD	SL
Input	Op7				
	Op6				
	Op5				
	Op4				
	Op3				
	Op2				
	Op1				
	Op0				
Output	RegDst				
	ALUSrc				
	MemtoReg				
	RegWrite				
	MemRead				
	MemWrite				
	ALUOp1				
	ALUOp0				

b. 波形圖

c. 程式碼並加註解

d. 實作方法的描述

6. 若有其他問題請與助教連絡