

OV7725 管脚定义说明

管脚定义以及说明：

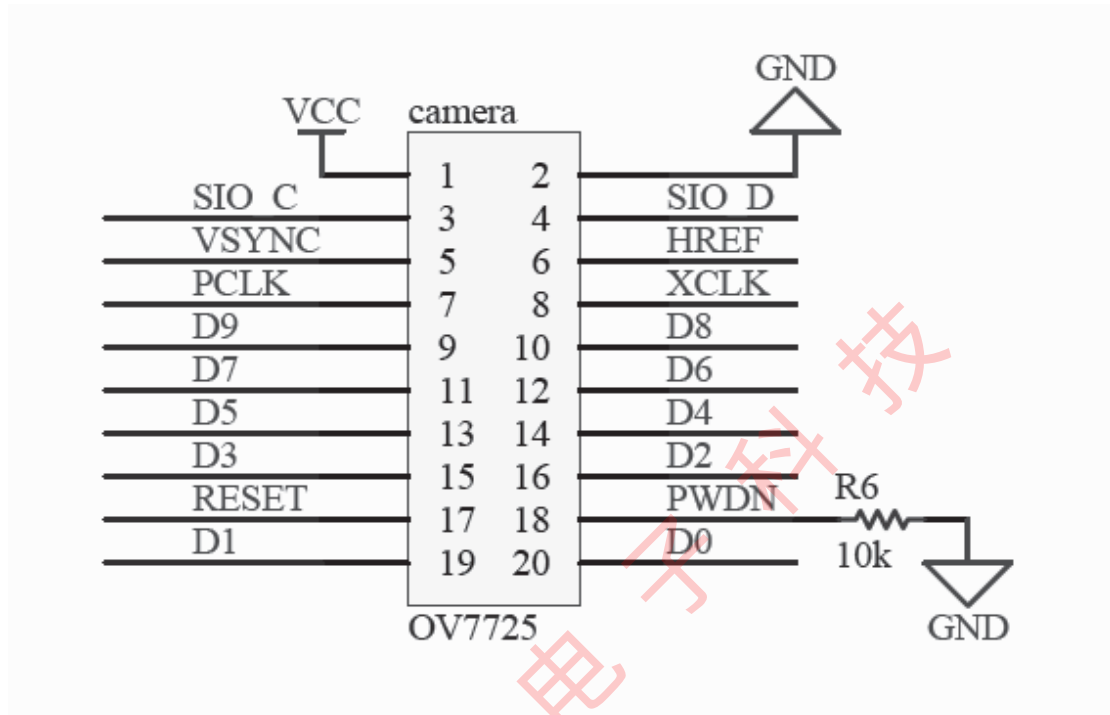


图. 骑飞摄像头 OV7725 接口定义

如图，控制传感器所需的管脚定义如下：

VCC-----输入电源电压（推荐使用 3.3，5V 也可，但不推荐使用）

GDN-----接地点

SIO_C---SCCB 接口的控制时钟（注意：部分低级单片机需要上拉控制，和 I2C 接口类似）

SIO_D---SCCB 接口的串行数据输入（出）端（注意：部分低级单片机需要上拉控制，和 I2C 接口类似）

VSYNC---帧同步信号（输出信号），可用来作为一副图像的同步信号使用

HREF----行同步信号（输出信号），可以不用，也可以作为行同步信号使用

PCLK----像素时钟（输出信号），图像芯片输出信号，作为图像信号的输出时钟

XCLK---时钟信号（输入信号），输入时钟信号，可以由外部晶振提供，也可以由外部处理器供给

D0-D10---数据端口（输出信号），通常使用 8 位数据即可（多数芯片总线是 8 的倍数），D0 和 D1 可以不使用。

RESTE---复位端口（正常使用拉高）

PWDN----功耗选择模式（正常使用拉低）