

États Logiques (ex. LST)

Exercices Solutions Conception Numérique

2 Portes logiques ne fournissant qu'un état

2.1 Circuit à interrupteurs

$$y = \bar{a}$$

2.2 Circuit à interrupteurs

$$y = \overline{ab}$$

2.3 Circuit à interrupteurs

-

3 Portes logiques ne fournissant qu'un état

3.1 Circuit à source ouverte

pull down on y ;

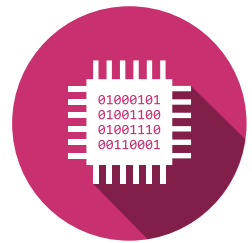
a	b	c	y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

3.2 Alarme

idea : open-source (or open-drain)

3.3 Détection de collision

idea : open-X buffer + comparator



3.4 Transmission d'information sur un seul fil

-

4 Portes logique avec sortie à haute impédance

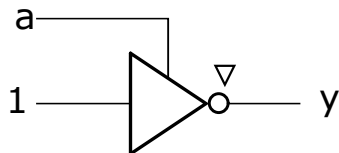
4.1 Branchement de périphériques en série

idea : DEMUX-1to4

4.2 Réalisation de fonction avec des circuits haute impédance

-

4.3 Réalisation de fonction avec des circuits à haute impédance



4.4 Détection de collision

idea : comparator + buffer

4.5 Registre à bus bidirectionnel

-