



Digitales Design (DiD)

Zustandsmachinen FSM

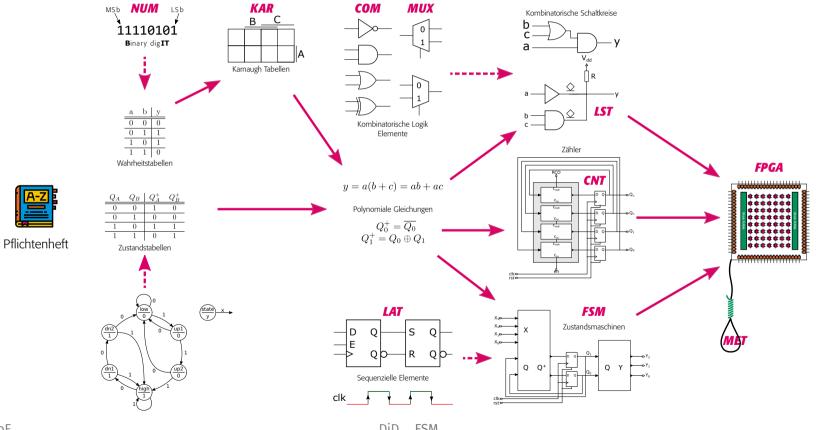
Studiengang Systemtechnik Studiengang Energie und Umwelttechnik Studiengang Informatik und Kommunikationssysteme

Silvan Zahno <u>silvan.zahno@hevs.ch</u> Christophe Bianchi <u>christophe.bianchi@hevs.ch</u> François Corthay <u>francois.corthay@hevs.ch</u>



Aktueller Inhalt des Themas im Kurs





ZaS, BiC, CoF DiD FSM

Inhalt



- Logische Synchronsysteme
 - Taktsignal
 - Nullsetzung beim unter Spannung setzen (Power-on Reset)
- Moore-Maschinen
- Mealy-Maschinen
- Erstellen des Zustandsgraphen
- Graphenvereinfachung
- Kodierung der Zustände



- In einem logischen Synchronsystem besitzten alle FlipFlops:
 - das selben Taktsignal: ck, clk, clock, ...
 - Das selbe asynchrone Initialisationssignal: rst, nrst, reset, ...
- Nur so können wir unsere Chancen auf ein funktionales Design wahren!



Clock signal

- Das Taktsignal kommt direkt von einem Oszillator...
 - Blockieren Sie ihn nicht mit Logikgattern, auch nicht, um die Schaltung zu stoppen (verwenden Sie E-FlipFlop).
 - Hat in der Regel eine viel höhere Frequenz als die der Schaltungseingänge.

Reset signal

- Das asynchrone Reset-Signal kommt direkt von einer dedizierten Schaltung (Power-On-Reset).
 - In Form eines Impulses beim Einschalten der Schaltung
 - Danach bleibt ist das Reset-Signal f
 ür immer auf `0`
 - Nicht zum Nullsetzen eines Teils einer Schaltung zu verwenden

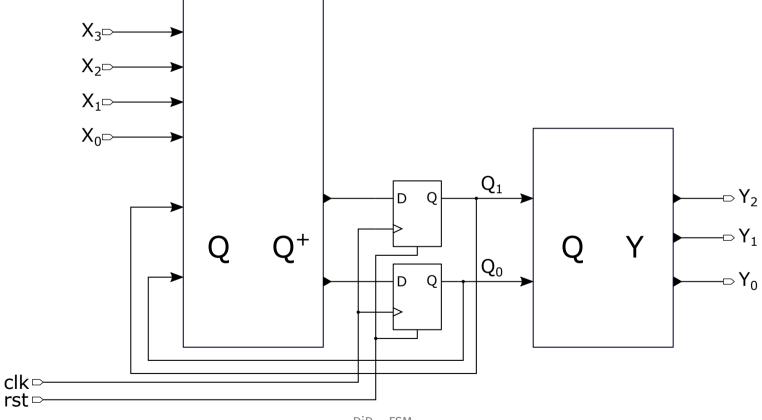
Inhalt



- Logische Synchronsysteme
- Moore-Maschinen
 - Architektur
 - Zustandgraph
- Mealy-Maschinen
- Erstellen des Zustandsgraphen
- Graphenvereinfachung
- Kodierung der Zustände

Moore-Maschine

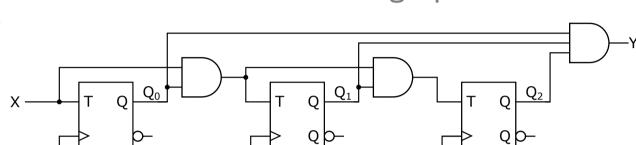




ZaS, BiC, CoF

DiD FSM

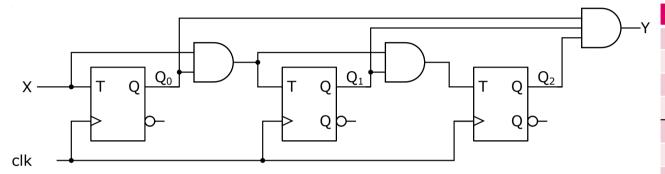
Moore-Maschine - Zustandsgraph





Moore-Maschine - Zustandsgraph

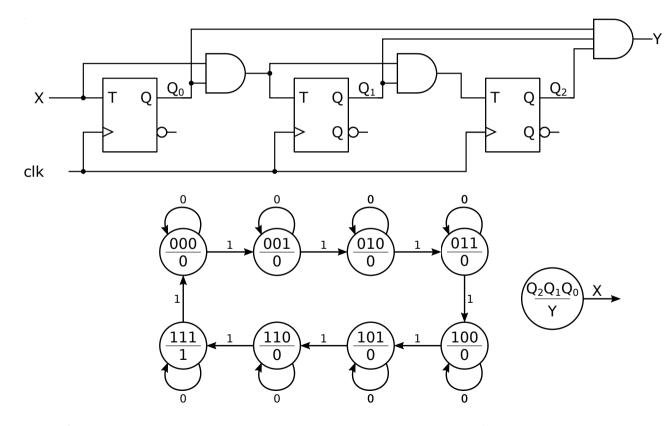




X	Q	T	Q⁺	Υ
0	000	000	000	0
0	001	000	001	0
0	010	000	010	0
0	011	000	011	0
0	100	000	100	0
0	101	000	101	0
0	110	000	110	0
0	111	000	111	1
1	000	001	001	0
1	001	011	010	0
1	010	001	011	0
1	011	111	100	0
1	100	001	101	0
1	101	011	110	0
1	110	001	111	0
1	111	111	000	1

Moore-Maschine - Zustandsgraph



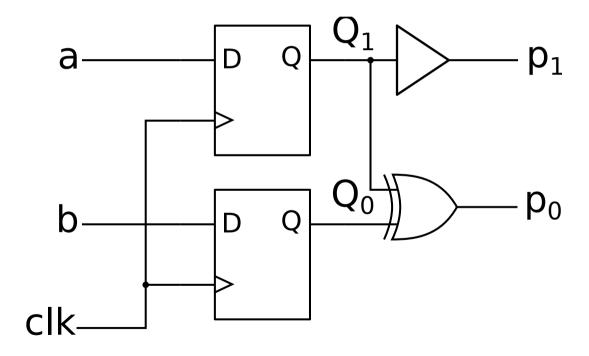


X	Q	T	Q⁺	Υ
0	000	000	000	0
0	001	000	001	0
0	010	000	010	0
0	011	000	011	0
0	100	000	100	0
0	101	000	101	0
0	110	000	110	0
0	111	000	111	1
1	000	001	001	0
1	001	011	010	0
1	010	001	011	0
1	011	111	100	0
1	100	001	101	0
1	101	011	110	0
1	110	001	111	0
1	111	111	000	1

Aufgabe 3.2



Zeichnen Sie den Graph der Zustandsmaschine der folgenden Abbildung



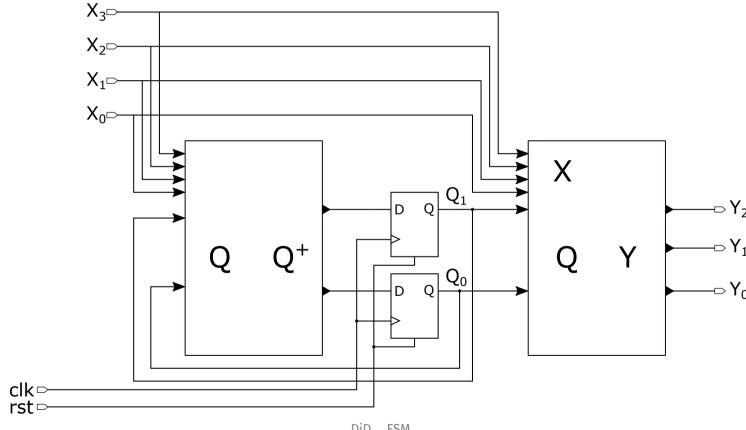
Inhalt



- Logische Synchronsysteme
- Moore-Maschinen
- Mealy-Maschinen
 - Architektur
 - Zeitliches Verhalten
 - Zustandsgraph
- Erstellen des Zustandsgraphen
- · Graphenvereinfachung
- Kodierung der Zustände

Mealy-Maschine

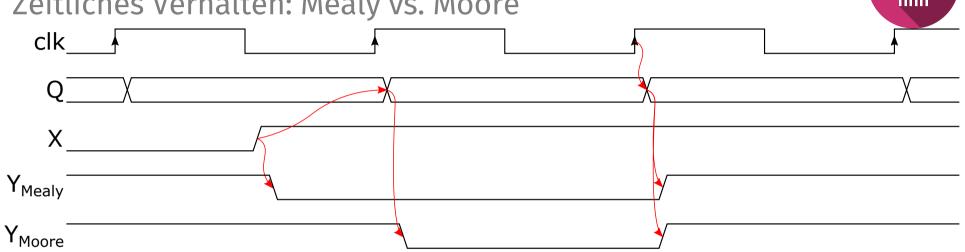




ZaS, BiC, CoF

FSM DiD

Zeitliches Verhalten: Mealy vs. Moore

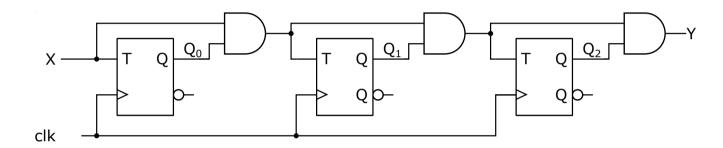


Zeitliches Verhalten:

- Die Ausgänge können direkt auf eine Änderung eines Einganges reagieren (muss nicht)
- Eine Moore-Maschine muss auf die nächste Taktflanke warten, um einen Ausgang zu ändern

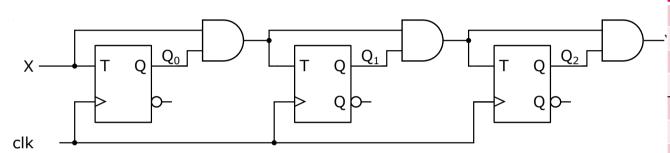
Mealy-Maschine - Zustandsgraph





Mealy-Maschine - Zustandsgraph



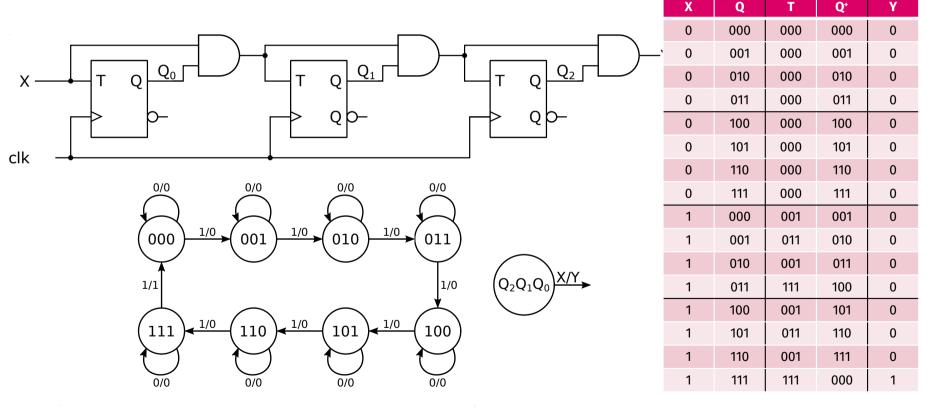


Х	Q	T	Q⁺	Υ
0	000	000	000	0
0	001	000	001	0
0	010	000	010	0
0	011	000	011	0
0	100	000	100	0
0	101	000	101	0
0	110	000	110	0
0	111	000	111	0
1	000	001	001	0
1	001	011	010	0
1	010	001	011	0
1	011	111	100	0
1	100	001	101	0
1	101	011	110	0
1	110	001	111	0
1	111	111	000	1

Mealy-Maschine - Zustandsgraph



19

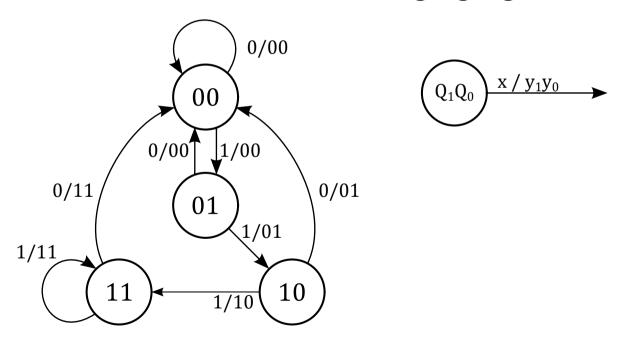


Aufgabe 4.3





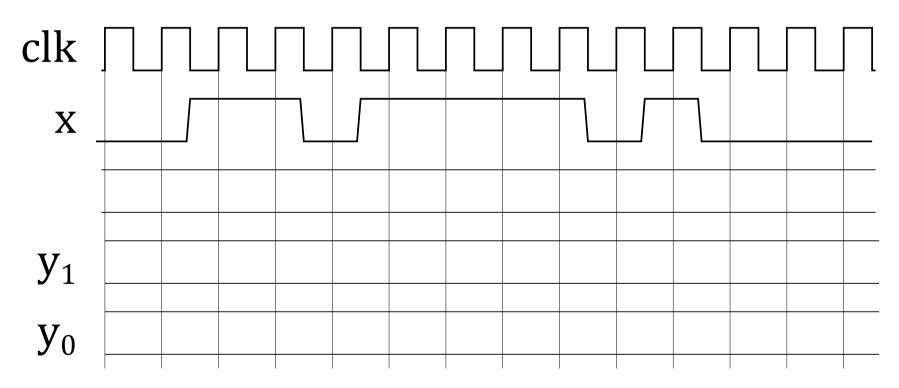
Für das System, welches durch den folgenden Zustandsgraphen bestimmt wird, geben Sie das zeitliche Verhalten der Ausgangssignale.



Aufgabe 4.3







Inhalt

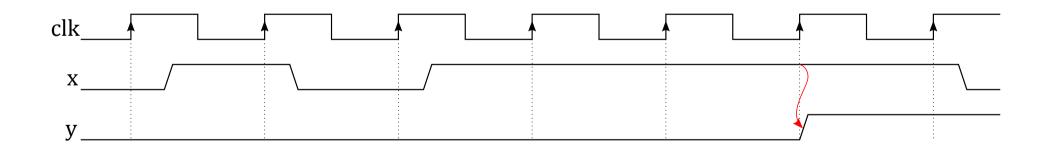


- Logische Synchronsysteme
- Moore-Maschinen
- Mealy-Maschinen
- Erstellen des Zustandsgraphen
 - Entwicklung von einem beliebigen Zustand aus
 - Entwicklung von einem Szenario aus
 - Entwicklung von einer Zustandsliste aus
- · Graphenvereinfachung
- Kodierung der Zustände

Entwicklung - Aufgabe

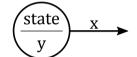


Erstelle eine Zustandsmachine bei welchem ein Ausgangssignal nur dann den Wert des Eingangssignal es annimmt, sofern das Eingangssignal während 3 hintereinanderfolgenden Clockperioden stabil war.

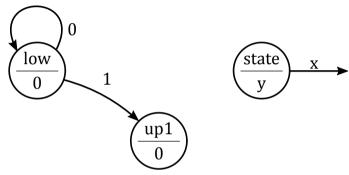




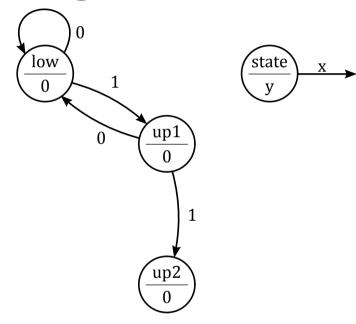




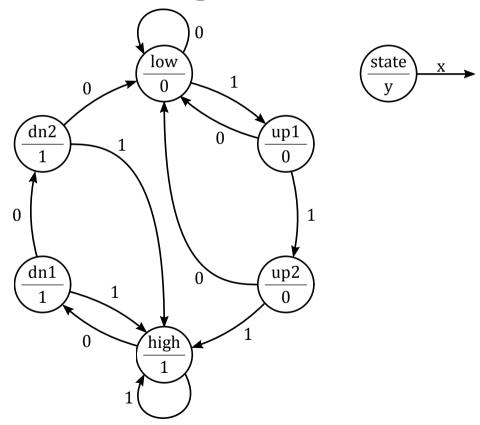












Aufgabe 5.4

Steuerung der Beleuchtung

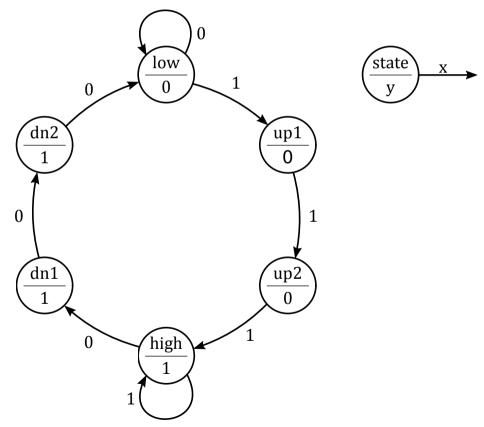


Mit einem Druckknopf wird die Beleuchtung eines Raums bedient. Drückt man einmal auf den Knopf, so geht das Licht an. Drückt man ihn noch einmal geht das Licht wieder aus.

Zeichnen Sie den Zustandsgraphen dieses Systems.

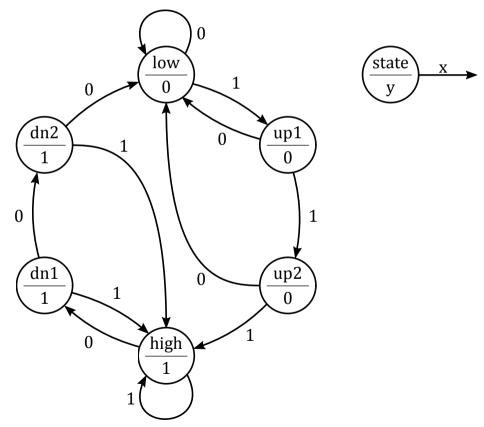
Entwicklung von einem Szenario aus





Entwicklung von einem Szenario aus





Aufgabe 5.6

Erkennung von Zeichenketten





Eine Schaltung muss in einem Text alle Wörter erkennen, die mit der Zeichenkette "er" enden. Im Textanalysesystem kommt ihr eine andere Schaltung voraus, die mit demselben Taktsignal gesteuert ist und die Zeichen wie folgt mit je 2 Bit codiert:

- "00" für den Buchstaben 'e',
- "01" für den Buchstaben 'r',
- "10" für ein Trennungszeichen (Leerschlag, Interpunktionszeichen),
- "11" für jedes andere Zeichen.

Bei jeder Taktperiode wird ein neues Zeichen codiert und übertragen.

Zeichnen Sie den Graphen, der die Erkennung eines Wortes angibt, welches mit der Zeichenkette "er" endet. Dies soll unmittelbar nach der Übertragung des Trennungszeichens angegeben sein.

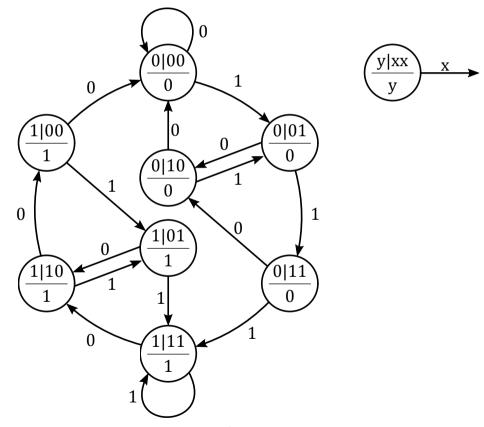
Entwicklung von einer Zustandsliste aus



	$\left(\begin{array}{c} 0 00 \\ 0 \end{array}\right)$		y x y
$\left(\begin{array}{c} 1 00 \\ 1 \end{array}\right)$	$\left(\begin{array}{c} 0 10 \\ 0 \end{array}\right)$	$\underbrace{\frac{0 01}{0}}$	
$\left(\frac{1 10}{1}\right)$	$\left(\begin{array}{c} 1 \mid 01 \\ 1 \end{array}\right)$	$0 11 \over 0$	
	$\left(\begin{array}{c} 1 \\ 1 \end{array}\right)$		

Entwicklung von einer Zustandsliste aus



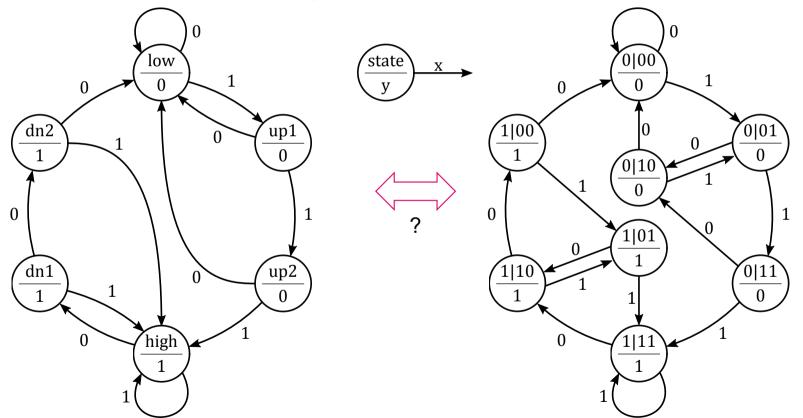


Inhalt

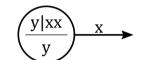


- Logische Synchronsysteme
- Moore-Maschinen
- Mealy-Maschinen
- Erstellen des Zustandsgraphen
- Graphenvereinfachung
 - Äquivalente Zustandsgraphen
 - Zustandstabelle
 - Reduktionsmethode
- Kodierung der Zustände

Äquivalente Zustandsgraphen







ZaS, BiC, CoF

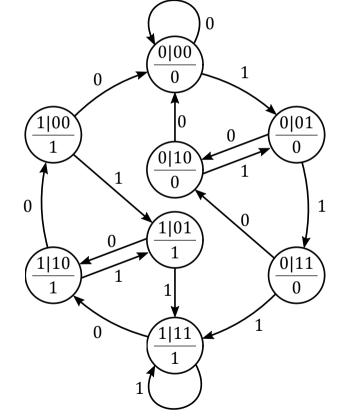
DiD FSM

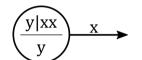
Äquivalente Zustandsgraphen - Zustandstabelle



Q \ X	0	1
0 00	0 00 / 0	0 01 / 0
0 01	0 10 / 0	0 11 / 0
0 10	0 00 / 0	0 01 / 0
0 11	0 10 / 0	1 11 / 0
1 00	0 00 / 1	1 01 / 1
1 01	1 10 / 1	1 11 / 1
1 10	1 00 / 1	1 01 / 1
1 11	1 10 / 1	1 11 / 1







011000101 01000110 01000110 00110001

Äquivalente Zustandsgraphen - Reduktionsmethode

Es werden die Zustände vereinfacht, die die gleiche Funktionsweise haben.

Q \ X	0	1
0 00	0 00 / 0	0 01 / 0
0 01	0 10 / 0	0 11 / 0
0 10	0 00 / 0	0 01 / 0
0 11	0 10 / 0	1 11 / 0
1 00	0 00 / 1	1 01 / 1
1 01	1 10 / 1	1 11 / 1
1 10	1 00 / 1	1 01 / 1
1 11	1 10 / 1	1 11 / 1

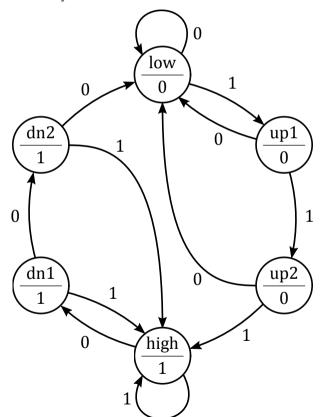
01000101 01001101 01001101 00110001

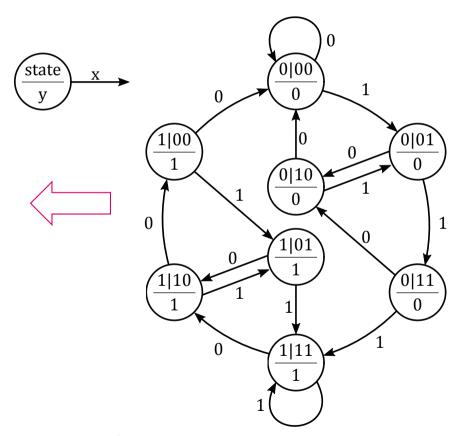
Äquivalente Zustandsgraphen - Reduktionsmethode

Es werden die Zustände vereinfacht, die die gleiche Funktionsweise haben.

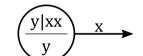
Q \ X	0	1				
0 00	0 00 / 0	0 01 / 0		Q \ X	0	1
0 01	0 10 / 0	0 11 / 0		low	low / 0	up1 /
0 10	0 00 / 0	0 01 / 0		up1	low / 0	up2 /
0 11	0 10 / 0	1 11 / 0	-	up2	low / 0	high ,
1 00	0 00 / 1	1 01 / 1		high	dn1 / 1	high
1 01	1 10 / 1	1 11 / 1		dn1	dn2 / 1	high
1 10	1 00 / 1	1 01 / 1		dn2	low / 1	high
1 11	1 10 / 1	1 11 / 1				

Graphenreduktion







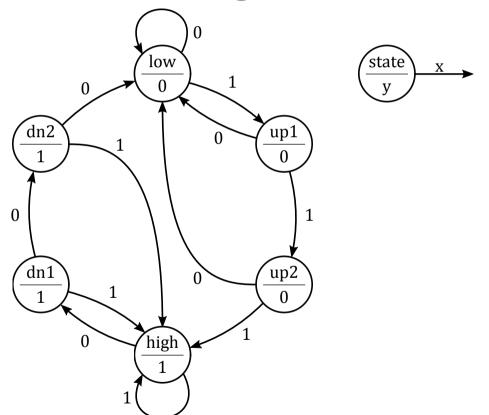


Inhalt



- Logische Synchronsysteme
- Moore-Maschinen
- Mealy-Maschinen
- Erstellen des Zustandsgraphen
- Graphenvereinfachung
- Kodierung der Zustände
 - Binäre Kodierung
 - One-Hot Kodierung

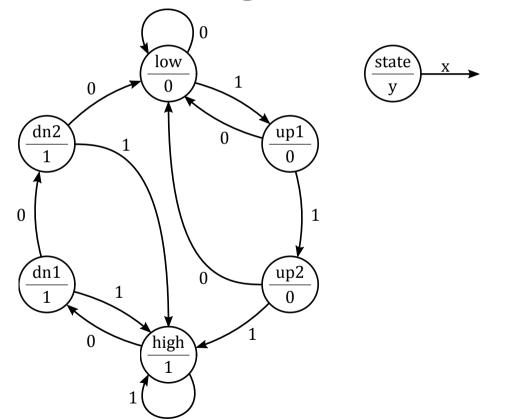
Binäre Kodierung der Zustände





ZaS, BiC, CoF DiD FSM

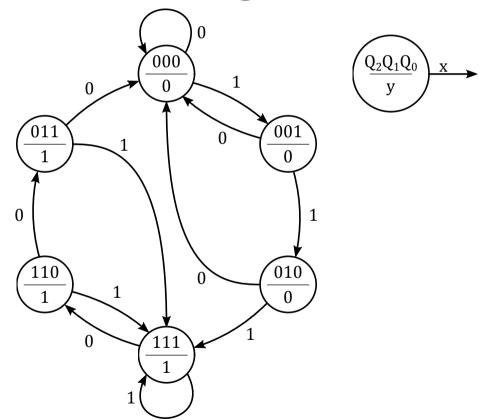
Binäre Kodierung der Zustände





State	$Q_2Q_1Q_0$
low	000
up1	001
up2	010
high	111
dn1	110
dn2	011

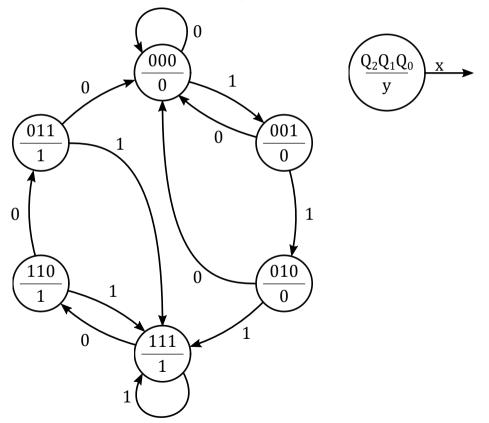
Binäre Kodierung der Zustände





State	$\mathbf{Q}_2\mathbf{Q}_1\mathbf{Q}_0$
low	000
up1	001
up2	010
high	111
dn1	110
dn2	011

Binäre Kodierung der Zustände



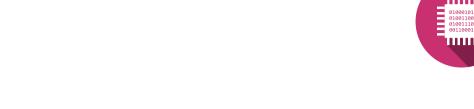


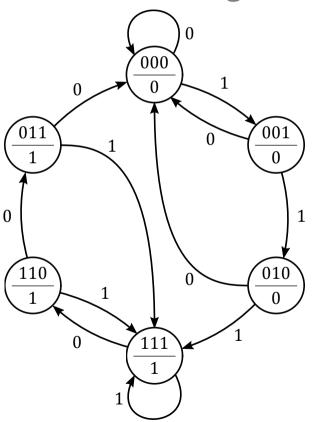
X	$Q_2Q_1Q_0$	$Q_2^+Q_1^+Q_0^+$	у
0	000	000	0
0	001	000	0
0	010	000	0
0	011	000	1
0	100		-
0	101		-
0	110	011	1
0	111	110	1
1	000	001	0
1	001	010	0
1	010	111	0
1	011	111	1
1	100		-
1	101		-
1	110	111	1
1	111	111	1

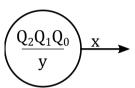
ZaS, BiC, CoF DiD FSM

47

Binäre Kodierung der Zustände







$$D_{2} = xQ_{1} + Q_{2}Q_{0}$$

$$D_{1} = xQ_{1} + xQ_{0} + Q_{2}$$

$$D_{0} = xQ_{1} + xQ_{0} + Q_{2}Q_{0}$$

$$y = Q_2 + Q_1 Q_0$$

Aufgabe 6.7

Detektieren einer fallenden Flanke



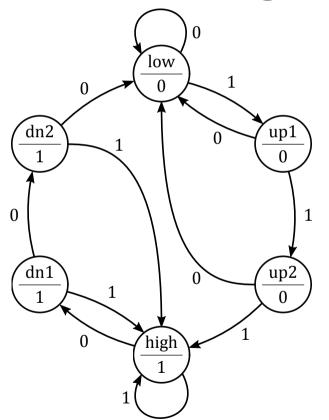


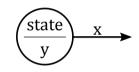
Zeichnen Sie das Schema einer Moore-Maschine, die eine absteigende Flanke eines Eingangssignals aufspürt.

Gehen Sie davon aus, dass die Pulse des Eingangssignals immer mehr als eine Taktperiode dauern.

Schlagen Sie eine Kodierung vor und zeichnen Sie den entsprechenden Schaltplan.

One-Hot Kodierung

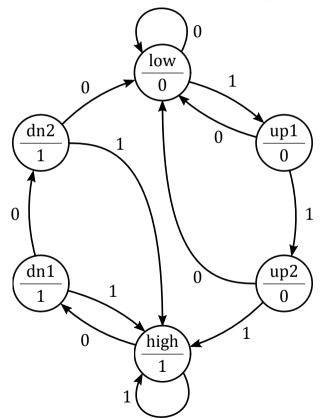


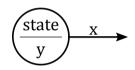




ZaS, BiC, CoF DiD FSM 52

One-Hot Kodierung

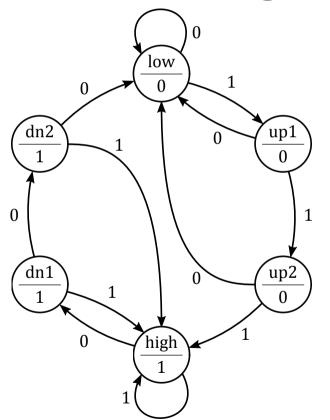


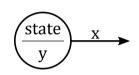




State	$\mathbf{Q_5Q_4Q_3Q_2Q_1Q_0}$
low	000001
up1	000010
up2	000100
high	001000
dn1	010000
dn2	100000

One-Hot Kodierung







State	$\mathbf{Q}_{5}\mathbf{Q}_{4}\mathbf{Q}_{3}\mathbf{Q}_{2}\mathbf{Q}_{1}\mathbf{Q}_{0}$
low	000001
up1	000010
up2	000100
high	001000
dn1	010000
dn2	100000

$$D_0 = \overline{x}Q_0 + \overline{x}Q_1 + \overline{x}Q_2 + \overline{x}Q_5$$

$$D_1 = xQ_0$$

$$D_2 = xQ_1$$

$$D_3 = xQ_2 + xQ_3 + xQ_4 + xQ_5$$

$$D_4 = \overline{x}Q_3$$

$$D_5 = \overline{x}Q_4$$

$$y = Q_3 + Q_4 + Q_5$$

Referenzen



- [Alm89] (Englisch) Reduktion der Anzahl der Zustände
- [Man78] (Französisch) Vollständige Präsentation, Aufgaben mit Lösungen
- [Wak00] (Englisch) Vollständige Präsentation, interessante Aufgaben
- [Lew82] (Englisch) Reduktion der Anzahl der Zustände

WHY ARE THERE MIRRORS ABOVE BEDS

WHY DO I SAY WHY IS SEA SALT BETTER IN

WHY IS THERE NOT A POKEMON MMO WHY IS THERE LAUGHING IN TV SHOWS ARE THERE DOORS ON THE FREEWAY ARE THERE SO MANY SVCHOST-EXE RUNNING AREN'T ANY COUNTRIES IN ANTARCTICA WHY ARE THERE SCARY SOUNDS IN MINECRAFT WHY IS THERE KICKING IN MY STOMACH WHY ARE THERE TWO SLASHES AFTER HTTP WHY ARE THERE CELEBRITIES WHY DO SNAKES EXIST WHY DO OYSTERS HAVE PEARLS WHY ARE DUCKS CALLED DUCKS WHY DO THEY CALL IT THE CLAP WHY ARE KYLE AND CARTMAN FRIENDS WHY IS THERE AN ARROW ON AANG'S HEAD X WHY ARE TEXT MESSAGES BLUE WHY ARE THERE MUSTACHES ON CLOTHES WHY WUBA LUBBA DUB DUB MEANING IS THERE A WHALE AND A POT FALLING WHY ARE THERE SO MANY BIRDS IN SWISS WHY IS THERE SO LITTLE RAIN IN WALLIS WHY IS WALLIS WEATHER FORECAST ALWAYS WRONG

WHY ARE THERE

SQUIRRELS

WHY HAVE DINOSAURS NO FUR WHY ARE SWISS AFRAID RWHY IS THERE A LINE THROUGH HI

WHY AREN'T ECONOMISTS RICH WHY DO AMERICANS CALL IT SOCCER & WHY ARE MY EARS RINGING WHY IS 42 THE ANSWER TO EVERYTHING WHY CAN'T NOBODY ELSE LIFT THORS HAMMER S **SWHY IS THERE ICE IN SPACE** WHY IS MARVIN ALWAYS SO SAD

WHY IS SPACE BLACK WHY IS OUTER SPACE SO COLD WHY ARE THERE PYRAMIDS ON THE MOON WHY IS NASA SHUTTING DOWN A

THERE MALE AND FEMALE BIKES WHY ARE THERE BRIDESMAIDS WHY DO DYING PEOPLE REACH UP HOW FAST IS LIGHTSPEED WHY ARE OLD KLINGONS DIFFERENT E WHY ARE THERE TINY SPIDERS IN MY HOUSE ' DO SPIDERS COME INSIDE

WHY ARE THERE HUGE SPIDERS IN MY HOUSE $_{
m H}$ WHY ARE THERE LOTS OF SPIDERS IN MY HOUSE $\overline{oldsymbol{\lambda}}$ 为WHY ARE THERE SO MANY SPIDERS IN MY ROOM

SPYDER BITES ITCH

WHY ARE THERE **GHOSTS**



WHY IS THERE AN OWL IN MY BACKYARD WHY IS THERE AN OWL OUTSIDE MY WINDOW WHY IS THERE AN OWL ON THE DOLLAR BILL WHY DO OWLS ATTACK PEOPLE WHY ARE FPGA'S EVERYWHERE WHY ARE THERE HELICOPTERS CIRCLING MY HOUSE WHY ARE MY BOOBS ITCHY WHY ARE THERE GODS

WHY ARE THERE TWO SPOCKS 'IS https://xkcd·com/1256/ THEY SAY T-MINUS WHY ARE THERE OBELISKS MWHY ARE WRESTLERS ALWAYS WET

TO WHY IS THERE A RED LINE THROUGH HTTPS ON TWITTER

WHY AREN'T MY ARMS GROWING

WHY ARE THERE SO MANY CROWS IN ROCHESTER &

WHY IS TO BE OR NOT TO BE FUNNY

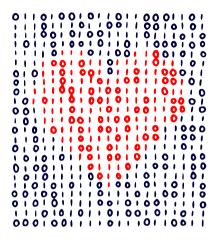
WHY DO CHILDREN GET CANCER 🗢

WHY IS POSEIDON ANGRY WITH ODYSSEUS

WHY DO Q TIPS FEEL GOOD

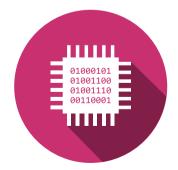
WHY AREN'T

THERE GUNS IN









Silvan Zahno <u>silvan.zahno@hevs.ch</u> Christophe Bianchi <u>christophe.bianchi@hevs.ch</u> François Corthay <u>francois.corthay@hevs.ch</u>