

Compteurs synchrone

Exercices Conception numérique



Solution vs. Hints:

Toutes les réponses fournies ici ne sont pas des solutions complètes. Certaines ne sont que des indices pour vous aider à trouver la solution vous-même. Dans d'autres cas, seule une partie de la solution est fournie.

1 | CNT - Compteurs par une puissance de 2

1.1 Décompteur

$$\begin{split} D_0 &= \overline{Q_0} \\ D_1 &= Q_1 \oplus \overline{Q_0} \\ D_2 &= Q_2 \oplus \overline{Q_1} \ \overline{Q_0} \\ D_3 &= Q_3 \oplus \overline{Q_2} \ \overline{Q_1} \ \overline{Q_0} \end{split} \tag{1} \\ D_0 &= Q_0^+ = Q_0 \oplus 1 \\ D_1 &= Q_1^+ = Q_1 \oplus \overline{Q_0} \\ D_2 &= Q_2^+ = Q_2 \oplus \overline{Q_0} \ \overline{Q_1} \\ D_3 &= Q_3^+ = Q_3 \oplus \overline{Q_0} \ \overline{Q_1} \ \overline{Q_2} \end{split}$$

cnt/pow2-01

1.2 Décompteur

1.2.0.1 Truth table

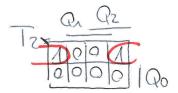
Q_2Q_0	$Q_2^+Q_0^+$	T_2T_0
000	111	111
001	000	001
010	001	011
011	010	001
100	011	111
101	100	001
110	101	011
111	110	001

1.2.0.2 Equations

$$T_0 = 1$$

$$T_1 = \overline{Q_0}$$

$$T_2 = \overline{Q_1} \overline{Q_0}$$
(3)



cnt/cnt-pow2-02



2 | CNT - Compteurs par un nombre quelconque

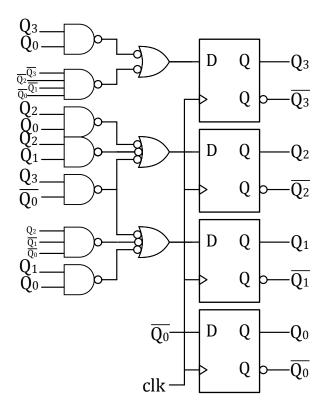
2.1 Décompteur

2.1.0.1 Equations

2.1.0.2 Sequence

$$\begin{split} D_0 &= Q_0^+ = \overline{Q_0} \\ D_1 &= Q_1^+ = Q_3 \overline{Q_0} + Q_2 \overline{Q_1} \ \overline{Q_0} + Q_1 Q_0 \\ D_2 &= Q_2^+ = Q_3 \overline{Q_0} + Q_2 Q_1 + Q_2 Q_0 \\ D_3 &= Q_3^+ = Q_3 Q_0 + \overline{Q_3} \ \overline{Q_2} \ \overline{Q_1} \ \overline{Q_0} \end{split} \tag{5}$$

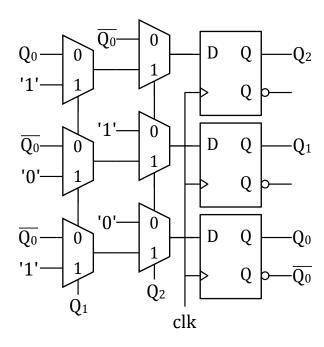
2.1.0.3 Circuit



cnt/cnt-01



2.2 Décompteur



cnt/cnt-02

2.3 Compteur Johnson

$$D_B = Q_A + \overline{Q_C}Q_B$$
 or
$$D_B = \overline{Q_C}Q_A + Q_BQ_A$$

cnt/cnt-03



3 | CNT - Circuits itératifs

3.1 Compteur avec remise à zéro synchrone

Equation of a « +1 » counter:

$$Q^+ = D = Q \oplus \text{en}$$

 $c_{\text{out}} = Q * \text{en}$ (6)

The **restart** can be added with the help of a AND gate and an inverter.

cnt/cnt-iterativ-01

3.2 Compteur avec chargement d'une valeur

Equation of a $\ll +1$ » counter:

$$Q^+ = D = Q \oplus \text{en}$$

$$c_{\text{out}} = Q * \text{en}$$
 (7)

The **load** can be added with the help of a Multiplexer 2-1.

cnt/cnt-iterativ-02

3.3 Compteur/décompteur

down-Counter

up-Counter

up-down-Counter

$$\begin{aligned} Q_i^+ &= Q_i \oplus c_i \\ c_{i+1} &= \overline{Q_i} * c_i \end{aligned} \tag{8} \\ \begin{aligned} Q_i^+ &= Q_i \oplus c_i \\ c_{i+1} &= Q_i * c_i \end{aligned} \qquad \begin{aligned} Q_i^+ &= Q_i \oplus c_i \\ c_{i+1} &= \operatorname{up} \overline{\operatorname{down}} Q_i * c_i + \overline{\operatorname{up} \overline{\operatorname{down}}} \overline{Q_i} * c_i \end{aligned}$$

The difference of the down- vs the up-Counter is a XOR of Q_i

cnt/cnt-iterative-03

3.4 Compteur programmable

reset if
$$P = Q$$

sequence
$$0 \Rightarrow 1 \Rightarrow ... \Rightarrow P \Rightarrow 0$$

Sequence lenght = P + 1

cnt/cnt-iterativ-04