



# Mémoire Morte

## Exercices Conception numérique



### Solution vs. Hints:

Toutes les réponses fournies ici ne sont pas des solutions complètes. Certaines ne sont que des indices pour vous aider à trouver la solution vous-même. Dans d'autres cas, seule une partie de la solution est fournie.

## 1 | ROM - Fonction logique universelle

### 1.1 Tailles de mémoire

- a) 2Byte
- b) 1KiB
- c) 64KiB

*rom/logic-function-01*

### 1.2 Réalisation de fonction à l'aide de multiplexeurs

- $y_1 = \overline{c \oplus b \oplus a}$
- $y_2$  no solution available

*rom/logic-function-02*



## 2 | ROM - Assemblage de circuits de mémoire

### 2.1 Carte de la mémoire

There are 3 memories (2 RAM's and one ROM) With « some » address bits and a multiplexer the right memory is selected.

*rom/rom-circuits-01*



## 3 | ROM - Types de mémoires mortes

### 3.1 Fichier HEX Intel CRC calculs

- a) **0x1E**
- b) **0xFC**
- c) **0x1A**
- d) **0x8B**
- e) **0xA6**
- f) **0x16**
- g) **0xFF**

*rom/crc-01*



## 4 | ROM - Circuits Typiques

### 4.1 ROM-type

1000%

*rom/rom-types-01*