

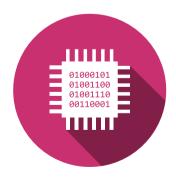


Digitales Design (DiD)

Synchrone Zähler CNT

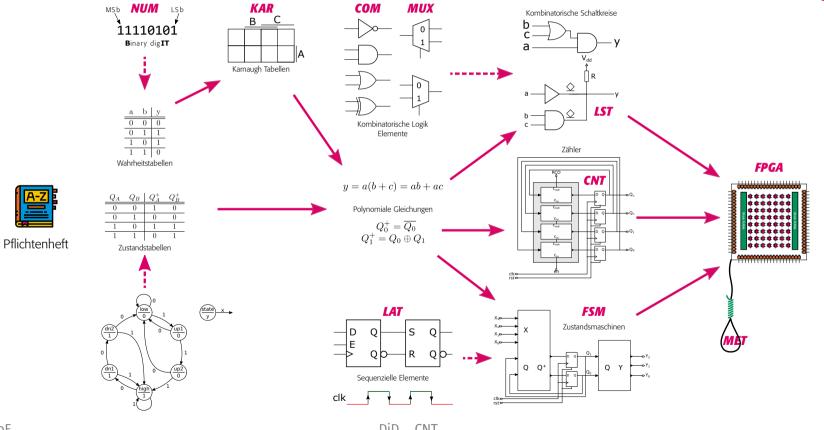
Studiengang Systemtechnik Studiengang Energie und Umwelttechnik Studiengang Informatik und Kommunikationssysteme

Silvan Zahno <u>silvan.zahno@hevs.ch</u> Christophe Bianchi <u>christophe.bianchi@hevs.ch</u> François Corthay <u>francois.corthay@hevs.ch</u>



Aktueller Inhalt des Themas im Kurs





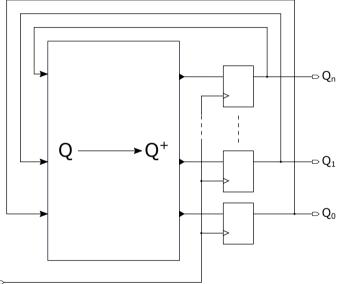
ZaS, BiC, CoF DiD CNT

Inhalt

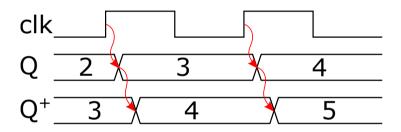


- Aufbau der Synchronzähler
- Zähler mit Zweierpotenz
- Zähler mit ungeordneter Sequenz
- Iterative Schaltkreise

Architektur







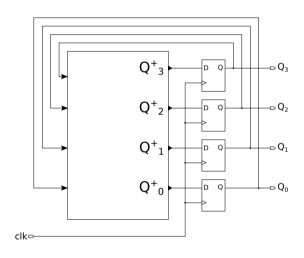
- Synchroner Zähler:
- Eine Logikschaltung berechnet den nachfolgenden Wert
- Dieser Wert wird beim nächsten Taktschlag in die Flip-Flops geladen.
- Die Logikschaltung berechnet erneut den nachfolgenden Wert

Inhalt



- Aufbau der Synchronzähler
- Zähler mit Zweierpotenz
 - Mit D-FlipFlops
 - Mit anderen FlipFlop Typen
- Zähler mit ungeordneter Sequenz
- Iterative Schaltkreise

Zähler auf 16 (24) mit D-FlipFlops



$$\begin{array}{lll} D_0 = Q_0^+ & D_0 = Q_0 \oplus 1 & D_0 = \overline{Q_0} \\ D_1 = Q_1^+ & D_1 = Q_1 \oplus Q_0 \\ D_2 = Q_2^+ & D_2 = Q_2 \oplus Q_1 Q_0 \\ D_3 = Q_3^+ & D_3 = Q_3 \oplus Q_2 Q_1 Q_0 \end{array}$$



\mathbf{Q}_3	\mathbf{Q}_2	\mathbf{Q}_{1}	$\mathbf{Q_0}$	Q + ₃	Q + ₂	Q+ ₁	Q + ₀
0	0	0	0	0	0	0	1
0	0	0	1	0	0	1	0
0	0	1	0	0	0	1	1
0	0	1	1	0	1	0	0
0	1	0	0	0	1	0	1
0	1	0	1	0	1	1	0
0	1	1	0	0	1	1	1
0	1	1	1	1	0	0	0
1	0	0	0	1	0	0	1
1	0	0	1	1	0	1	0
1	0	1	0	1	0	1	1
1	0	1	1	1	1	0	0
1	1	0	0	1	1	0	1
1	1	0	1	1	1	1	0
1	1	1	0	1	1	1	1
1	1	1	1	0	0	0	0

Aufgabe 1.1 (cnt/pow2-01)

Abwärtszähler



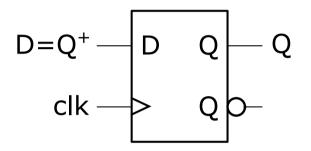


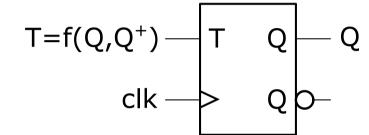
Erstellen Sie mit Hilfe von D-Flipflops und von kombinatorischen Logikgattern einen synchronen Abwärtszähler mit der Sequenz:

Zeichnen Sie das vollständige Schema

Zähler anderen FlipFlop Typen







Q	Q ⁺	D	Т	E	D
0	0	0	0	0 1	- 0
0	1	1	1	1	1
1	0	0	1	1	0
1	1	1	0	0 1	- 1

Zähler mit T-FlipFlops

					-	-					
\mathbf{Q}_3	\mathbf{Q}_2	\mathbf{Q}_1	\mathbf{Q}_0	Q ₃ +	\mathbf{Q}_{2}^{+}	Q ₁ ⁺	\mathbf{Q}_0^+	T ₃	T ₂	T ₁	T ₀
0	0	0	0	0	0	0	1	0	0	0	1
0	0	0	1	0	0	1	0	0	0	1	1
0	0	1	0	0	0	1	1	0	0	0	1
0	0	1	1	0	1	0	0	0	1	1	1
0	1	0	0	0	1	0	1	0	0	0	1
0	1	0	1	0	1	1	0	0	0	1	1
0	1	1	0	0	1	1	1	0	0	0	1
0	1	1	1	1	0	0	0	1	1	1	1
1	0	0	0	1	0	0	1	0	0	0	1
1	0	0	1	1	0	1	0	0	0	1	1
1	0	1	0	1	0	1	1	0	0	0	1
1	0	1	1	1	1	0	0	0	1	1	1
1	1	0	0	1	1	0	1	0	0	0	1
1	1	0	1	1	1	1	0	0	0	1	1
1	1	1	0	1	1	1	1	0	0	0	1
1	1	1	1	0	0	0	0	1	1	1	1



$$T_0 = 1$$

 $T_1 = Q_0$
 $T_2 = Q_1Q_0$
 $T_3 = Q_2Q_1Q_0$

Aufgabe 1.2 (cnt/pow2-02)

Abwärtszähler





Erstellen Sie mit Hilfe von T-Flipflops und von NAND-Gattern einen synchronen Abwärtszähler mit der Sequenz:

$$7 - 6 - \dots - 3 - 2 - 1 - 0 - 7 - \dots$$

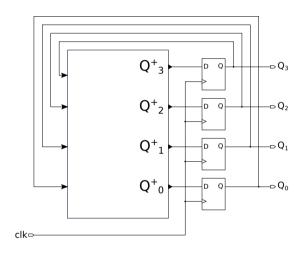
Zeichnen Sie das vollständige Schema

Inhalt



- Aufbau der Synchronzähler
- Zähler mit Zweierpotenz
- Zähler mit ungeordneter Sequenz
 - Realisierung
 - Verifikation
- Iterative Schaltkreise

Realisierung einers Modulo 10 Zählers



$$D_{0} = \overline{Q_{0}}$$

$$D_{1} = Q_{1}\overline{Q_{0}} + \overline{Q_{3}}\overline{Q_{1}}Q_{0}$$

$$D_{2} = Q_{2}\overline{Q_{1}} + Q_{2}\overline{Q_{0}} + \overline{Q_{2}}Q_{1}Q_{0}$$

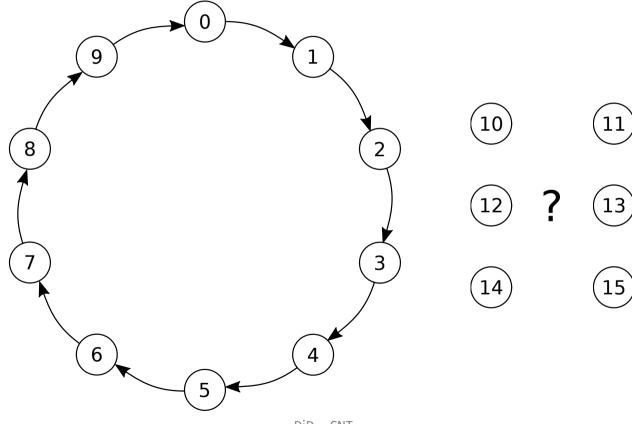
$$D_{3} = Q_{3}\overline{Q_{0}} + Q_{2}Q_{1}Q_{0}$$



Q_3	\mathbf{Q}_{2}	Q_1	$\mathbf{Q_0}$	Q+3	Q+ ₂	Q+ ₁	Q + ₀
0	0	0	0	0	0	0	1
0	0	0	1	0	0	1	0
0	0	1	0	0	0	1	1
0	0	1	1	0	1	0	0
0	1	0	0	0	1	0	1
0	1	0	1	0	1	1	0
0	1	1	0	0	1	1	1
0	1	1	1	1	0	0	0
1	0	0	0	1	0	0	1
1	0	0	1	0	0	0	0
1	0	1	0	-	-	-	-
1	0	1	1	-	-	-	-
1	1	0	0	-	-	-	-
1	1	0	1	-	-	-	-
1	1	1	0	-	-	-	-
1	1	1	1	-	-	-	-

Verifikation – Zustandsgraph der Zählers





ZaS, BiC, CoF DiD CNT 17

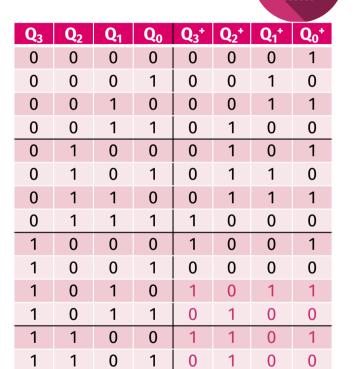
Verifikation – Nicht definierte Zustände

$$D_0 = \overline{Q_0}$$

$$D_1 = Q_1 \overline{Q_0} + \overline{Q_3} \overline{Q_1} Q_0$$

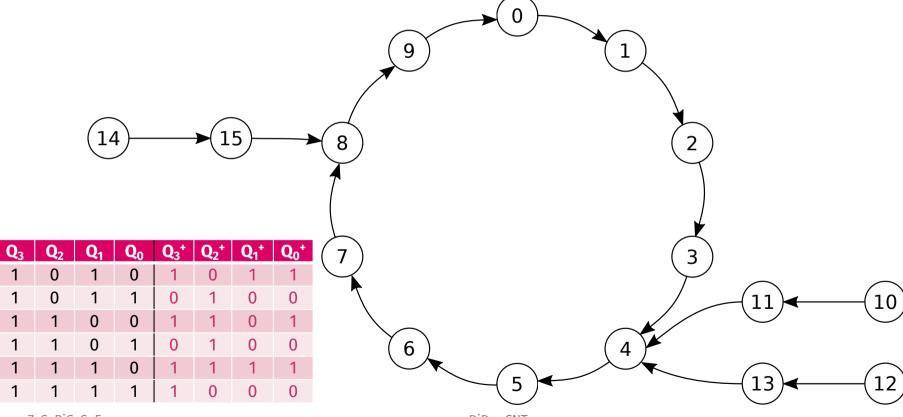
$$D_2 = Q_2 \overline{Q_1} + Q_2 \overline{Q_0} + \overline{Q_2} Q_1 Q_0$$

$$D_3 = Q_3 \overline{Q_0} + Q_2 Q_1 Q_0$$



Verifikation – Komplettierter Graph



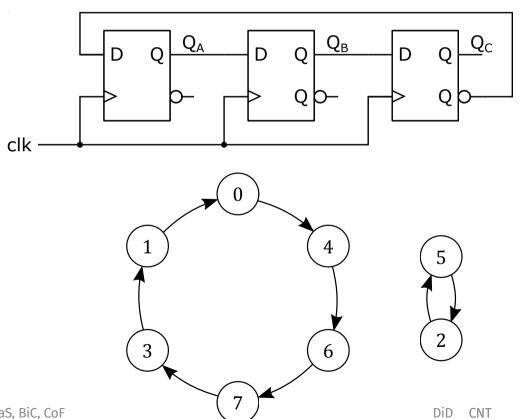


ZaS, BiC, CoF

DID CNT

Johnson Zähler



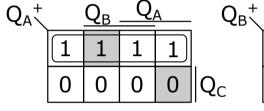


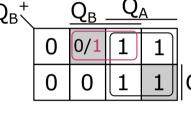
D_{A}	=	Q_A^+	=	$\overline{Q_C}$
D_B	=	Q_B^+	=	Q_A
$D_{\mathcal{C}}$	=	Q_C^+	=	Q_B

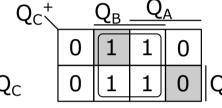
Q _A	\mathbf{Q}_{B}	\mathbf{Q}_{C}	Q_A^+	Q_B^+	$\mathbf{Q_C}^+$
0	0	0	1	0	0
0	0	1	0	0	0
0	1	0	1	0	1
0	1	1	0	0	1
1	0	0	1	1	0
1	0	1	0	1	0
1	1	0	1	1	1
1	1	1	0	1	1

Johnson Zähler





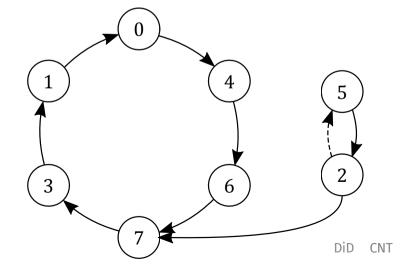




$$D_A = Q_A^+ = \overline{Q_C}$$

$$D_B = Q_B^+ = Q_A + Q_B \overline{Q_C}$$

$$D_C = Q_C^+ = Q_B$$

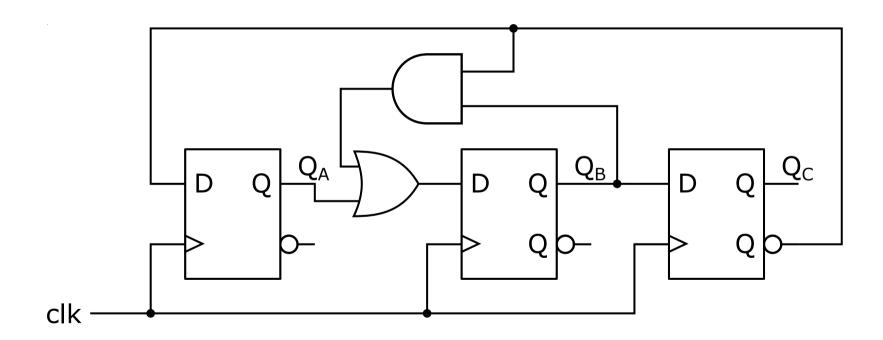


\mathbf{Q}_{A}	\mathbf{Q}_{B}	\mathbf{Q}_{C}	\mathbf{Q}_{A}^{+}	Q_B^+	\mathbf{Q}_{C}^{+}
0	0	0	1	0	0
0	0	1	0	0	0
0	1	0	1	1	1
0	1	1	0	0	1
1	0	0	1	1	0
1	0	1	0	1	0
1	1	0	1	1	1
1	1	1	0	1	1

ZaS, BiC, CoF

Johnson Zähler





Aufgabe 2.1 (cnt/cnt-01)

Abwärtszähler





Erstellen Sie mit Hilfe von D-Flipflops und von NAND-Gattern einen Modulo-10 synchronen Abwärtszähler mit der Sequenz:

$$9 - 8 - 7 - \dots - 3 - 2 - 1 - 0 - 9 - \dots$$

Zeichnen Sie das vollständige Schema.

Zeichnen Sie des Zustandsgraph mit allen Zuständen, auch mit denjenigen ausserhalb der Hauptschleife.

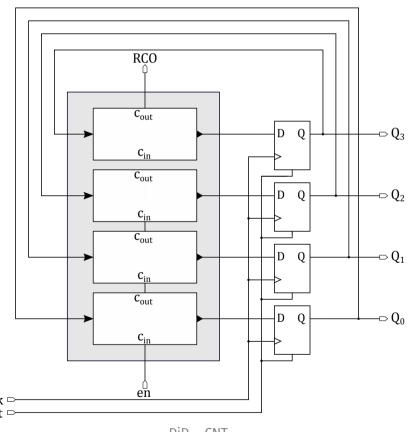
Inhalt



- Aufbau der Synchronzähler
- Zähler mit Zweierpotenz
- Zähler mit ungeordneter Sequenz
- Iterative Schaltkreise
 - Iterativer Zähler

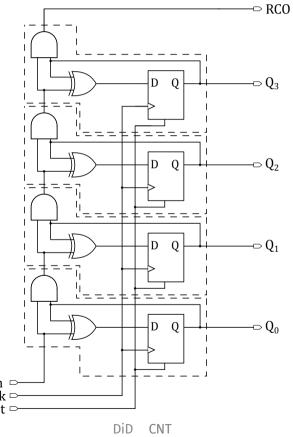
Iterativer Zähler - Architektur





Iterativer Zähler - Schaltung





Aufgabe 3.3 (cnt/cnt-iterative-03)

Auf- und Abwärtszähler





Erstellen Sie einen 4-Bit Aufwärts-Abwärtszähler mit Hilfe von D-Flipflops und von Logikgattern.

Der Aufwärts-Abwärtszähler hat einen Steuereingang up/down.

- Ist up/down = '1', so zählt die Schaltung aufwärts.
- Ist up/down = '0', so zählt die Schaltung abwärts.

Referenzen



- [Kün97] (Deutsch)
 - Vollständig
 - Elektronikbeispiele
 - Zähler basierend auf Schieberegister
- [Wak00] (Englisch)
 - Iterative Schaltungen, Standard integrierte Schaltungen
- [Man78] (Französisch)
 - Gute Präsentation, korrigierte Übungen

WHY ARE THERE MIRRORS ABOVE BEDS

WHY DO I SAY WHY IS SEA SALT BETTER IN

WHY IS THERE NOT A POKEMON MMO WHY IS THERE LAUGHING IN TV SHOWS ARE THERE DOORS ON THE FREEWAY ARE THERE SO MANY SVCHOST-EXE RUNNING AREN'T ANY COUNTRIES IN ANTARCTICA WHY ARE THERE SCARY SOUNDS IN MINECRAFT WHY IS THERE KICKING IN MY STOMACH WHY ARE THERE TWO SLASHES AFTER HTTP WHY ARE THERE CELEBRITIES WHY DO SNAKES EXIST WHY DO OYSTERS HAVE PEARLS WHY ARE DUCKS CALLED DUCKS WHY DO THEY CALL IT THE CLAP WHY ARE KYLE AND CARTMAN FRIENDS WHY IS THERE AN ARROW ON AANG'S HEAD 🗷 WHY ARE TEXT MESSAGES BLUE WHY ARE THERE MUSTACHES ON CLOTHES WHY WUBA LUBBA DUB DUB MEANING IS THERE A WHALE AND A POT FALLING WHY ARE THERE SO MANY BIRDS IN SWISS WHY IS THERE SO LITTLE RAIN IN WALLIS WHY IS WALLIS WEATHER FORECAST ALWAYS WRONG

WHY HAVE DINOSAURS NO FUR WHY ARE SWISS AFRAID RWHY IS THERE A LINE THROUGH HI

WHY AREN'T ECONOMISTS RICH WHY DO AMERICANS CALL IT SOCCER & WHY ARE MY EARS RINGING WHY IS 42 THE ANSWER TO EVERYTHING WHY CAN'T NOBODY ELSE LIFT THORS HAMMER S **SWHY IS THERE ICE IN SPACE** WHY IS MARVIN ALWAYS SO SAD

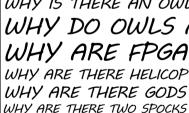
WHY IS SPACE BLACK WHY IS OUTER SPACE SO COLD WHY ARE THERE PYRAMIDS ON THE MOON WHY IS NASA SHUTTING DOWN A

THERE MALE AND FEMALE BIKES WHY ARE THERE BRIDESMAIDS WHY DO DYING PEOPLE REACH UP HOW FAST IS LIGHTSPEED WHY ARE OLD KLINGONS DIFFERENT E WHY ARE THERE TINY SPIDERS IN MY HOUSE ' DO SPIDERS COME INSIDE

WHY ARE THERE HUGE SPIDERS IN MY HOUSE $_{
m H}$ WHY ARE THERE LOTS OF SPIDERS IN MY HOUSE $\overline{oldsymbol{\lambda}}$ 为WHY ARE THERE SO MANY SPIDERS IN MY ROOM

SPYDER BITES ITCH

WHY ARE THERE **GHOSTS**



WHY IS THERE AN OWL IN MY BACKYARD WHY IS THERE AN OWL OUTSIDE MY WINDOW WHY IS THERE AN OWL ON THE DOLLAR BILL WHY DO OWLS ATTACK PEOPLE WHY ARE FPGA'S EVERYWHERE WHY ARE THERE HELICOPTERS CIRCLING MY HOUSE WHY ARE MY BOOBS ITCHY WHY ARE THERE GODS

'IS https://xkcd·com/1256/ THEY SAY T-MINUS WHY ARE THERE OBELISKS MWHY ARE WRESTLERS ALWAYS WET

TO WHY IS THERE A RED LINE THROUGH HTTPS ON TWITTER

WHY AREN'T MY ARMS GROWING WHY ARE THERE SO MANY CROWS IN ROCHESTER &

WHY IS TO BE OR NOT TO BE FUNNY

WHY DO CHILDREN GET CANCER 🗢

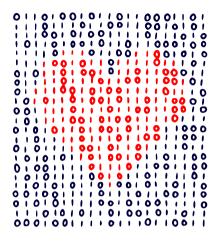
WHY IS POSEIDON ANGRY WITH ODYSSEUS

WHY DO Q TIPS FEEL GOOD

WHY AREN'T

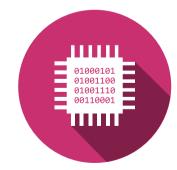
THERE GUNS IN

WHY ARE THERE SQUIRRELS









Silvan Zahno <u>silvan.zahno@hevs.ch</u> Christophe Bianchi <u>christophe.bianchi@hevs.ch</u> François Corthay <u>francois.corthay@hevs.ch</u>