Carte puissance

Remarques :

* La carte est dense et il y a beaucoup de puissance à dissiper. Je n’ai pas encore eu le temps de contrôler cette partie.

|  |  |  |  |
| --- | --- | --- | --- |
| # | Quand | Quoi | Résolut |
| 1 | 19.11.21 | Les pistes pour les signaux I2C ne peuvent pas aller sur la couche GND car elles auront un mauvais découplage.  De plus, cela vous crée une fente qui va vous générer du bruit sur les courants de retour. |  |
| 2 | 19.11.21 | Cette piste aussi vous crée une fente dans le plan de masse ce qui n’est vraiment pas bien. |  |
| 3 | 19.11.21 | Ici, tout le courant de retour va passer par 1 via. |  |
| 4 | 19.11.21 | Vous utilisez des vias in pad pour les petits composants, vous devrez donc faire attention si c’est du montage au four. |  |
| 5 | 19.11.21 | Supprimer les zones de cuivres non connectées, cela vous évitera des antennes. |  |
| 6 | 19.11.21 | Ce plan de masse est relié uniquement par un seul via. Ce qui veut dire que le plan n’aura pas la même équipotentialité que la couche de masse. |  |
| 7 | 19.11.21 | Il manque des vias GND dans cette zone vers les gros pads des condos. |  |
| 8 | 19.11.21 | Je pense que ces erreurs sont dues au fait que c’est une version intermédiaire. |  |
| 9 | 19.11.21 | Problème de plan pour le via 3.3VLTC |  |
| 10 | 19.11.21 | Zone morte |  |
| 11 | 19.11.21 | Il faut découpler l’alimentation 3.3 sur le connecteur J15 |  |
| 12 | 19.11.21 | Une partie de la zone 3.3 n’est pas bien alimentée à cause des coupures dans le plan.  Le parcourt du courant pour le connecteur J15 n’est pas bon.  Il faut faire une continuité de plan dans la zone indiquée par l’ovale. |  |
| 13 | 19.11.21 | Il reste de la sérigraphie sur les pads. À contrôler pour le check final. |  |
| 14 | 19.11.21 | Forme étrange sur la piste du I2C en bas de la carte.  Voir s'il serait possible de séparer un peu les pistes |  |
| 15 | 19.11.21 | Il est possible d’écarter un peu les pistes pour la communication (I2C) pour limiter le couplage. |  |