

(19)



(11)

**EP 2 860 656 A2**

(12)

**DEMANDE DE BREVET EUROPEEN**

(43) Date de publication:  
**15.04.2015 Bulletin 2015/16**

(51) Int Cl.:  
**G06F 21/55 (2013.01)**

(21) Numéro de dépôt: **14186987.5**

(22) Date de dépôt: **30.09.2014**

(84) Etats contractants désignés:  
**AL AT BE BG CH CY CZ DE DK EE ES FI FR GB  
GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO  
PL PT RO RS SE SI SK SM TR**  
Etats d'extension désignés:  
**BA ME**

(71) Demandeur: **Commissariat à l'Énergie Atomique  
et aux Énergies Alternatives**  
**75015 Paris (FR)**

(72) Inventeur: **Courousse, Damien**  
**38100 GRENOBLE (FR)**

(30) Priorité: **01.10.2013 FR 1359473**

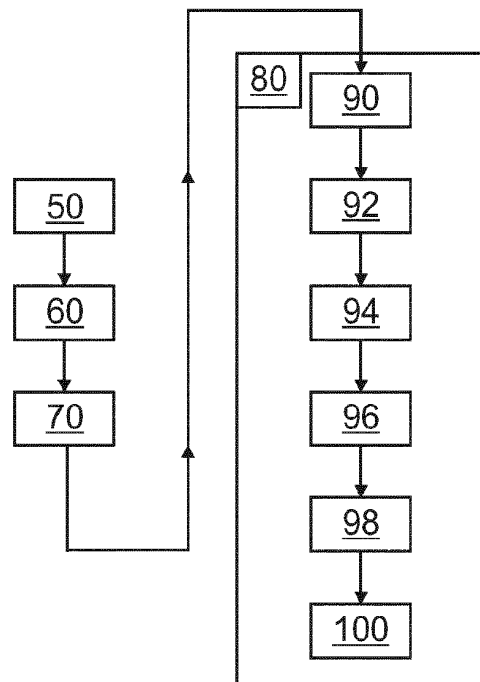
(74) Mandataire: **GIE Innovation Competence Group**  
**310 bis , Avenue Berthelot**  
**69008 Lyon (FR)**

(54) **Procédé d'exécution par un microprocesseur d'un code binaire polymorphe d'une fonction prédéterminée**

(57) L'invention concerne un procédé d'exécution (80) par un microprocesseur d'un code binaire polymorphe d'une fonction prédéterminée, comportant :

- l'acquisition (90) du code, ce code comportant un générateur de code apte à générer, lorsqu'il est exécuté par le microprocesseur, un ensemble d'instructions cibles réalisant ladite fonction prédéterminée lorsqu'il est lui-même exécuté par le microprocesseur, le générateur incorporant une pluralité de variantes de codage de la fonction prédéterminée ;
- l'acquisition (92) d'un aléa numérique ;
- le choix (94) d'une variante de codage à exécuter, en fonction de l'aléa numérique acquis ;
- la génération (96) de l'ensemble d'instructions cibles ;
- l'exécution (100) de l'ensemble d'instructions cibles par le microprocesseur.

Le choix de la variante de codage à exécuter est systématiquement réalisé uniquement entre les différentes variantes de codage de la même fonction prédéterminée.



**Fig. 3**

**EP 2 860 656 A2**