



(12) DEMANDE DE BREVET EUROPEEN

(43) Date de publication:  
14.11.2018 Bulletin 2018/46

(21) Numéro de dépôt: 18171051.8

(22) Date de dépôt: 07.05.2018

(51) Int Cl.:  
G06F 21/73<sup>(2013.01)</sup> H01L 21/033<sup>(2006.01)</sup>  
H01L 23/522<sup>(2006.01)</sup> H01L 23/00<sup>(2006.01)</sup>  
H04L 9/32<sup>(2006.01)</sup>

(84) Etats contractants désignés:  
AL AT BE BG CH CY CZ DE DK EE ES FI FR GB  
GR HR HU IE IS IT LI LT LU LV MC MK MT NL NO  
PL PT RO RS SE SI SK SM TR  
Etats d'extension désignés:  
BA ME  
Etats de validation désignés:  
KH MA MD TN

(30) Priorité: 10.05.2017 FR 1754078

(71) Demandeur: Commissariat à l'énergie atomique  
et aux énergies alternatives  
75015 Paris (FR)

(72) Inventeurs:  
• MAY, Michael  
38430 SAINT JEAN DE MOIRANS (FR)  
• PEBAY-PEYROULA, Florian  
38250 SAINT-NIZIER-DU-MOUCHEROTTE (FR)

(74) Mandataire: Brevaalex  
56, Boulevard de l'Embouchure  
B.P. 27519  
31075 Toulouse Cedex 2 (FR)

(54) PROCÉDÉ DE SÉCURISATION D'UN CIRCUIT INTÉGRÉ LORS DE SA RÉALISATION

(57) L'invention concerne un procédé de sécurisation d'un circuit intégré lors de sa réalisation, ledit procédé comportant les étapes suivantes :  
-délimitation dudit circuit intégré (1) en une première zone dite zone standard (5a) et en deuxième zone dite zone de sécurité (5b), et  
-dégradation aléatoire d'une structure d'interconnexion

(7b) de ladite zone de sécurité (5b) formant ainsi une fonction physique non-clonable modélisée par une continuité électrique aléatoire interrogeable par un protocole d'authentification défi-réponse. L'invention concerne également un circuit intégré sécurisé pouvant être obtenue à l'aide d'un tel procédé.

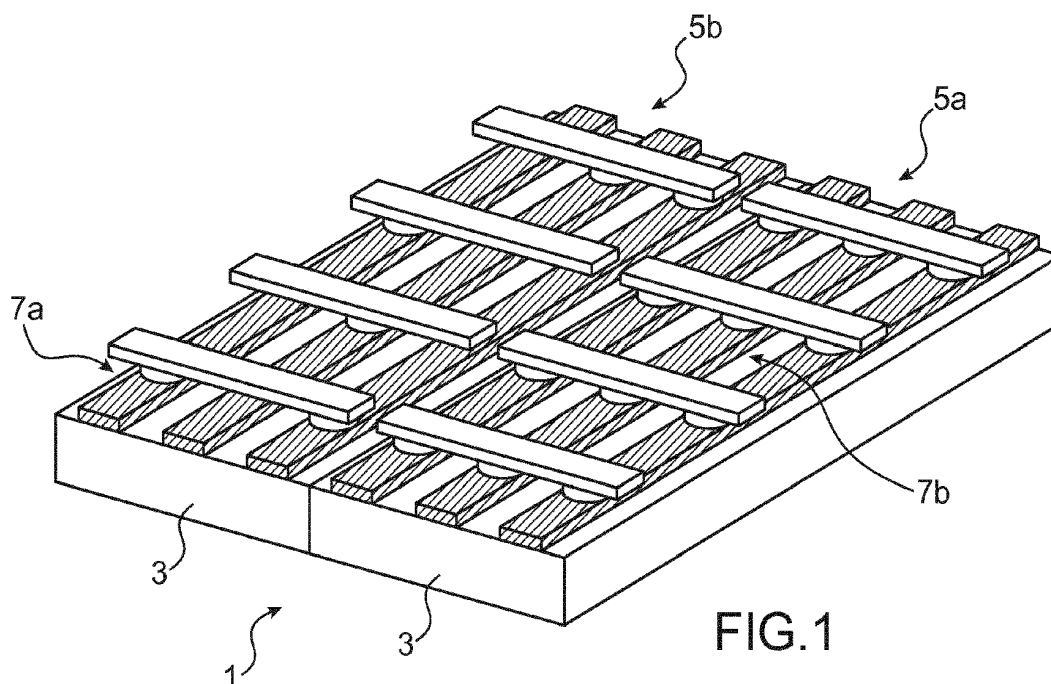


FIG.1