

Для цього використано:

- 2-input OR gate(1шт)
- 2-input AND gate(3шт)
- NOT gate(2шт)
- Connector(4шт)
- Indicator(1шт)
- Word Generator(1шт)

Запустивши генератор слів, отримано таку таблиці істинності:

B	C	D	A	f
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	1
0	1	1	0	0
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

Правильність роботи цієї схеми легко перевірити, підставивши значення логічних змінних у формулу і порівнявши результати з тими ,які були отримані.

**Висновок:** Виконуючи цю лабораторну роботу, я ознайомився (ознайомилась) з можливостями програмного симулятора Electronics Workbench для синтезу логічних схем. Одну з таких схем реалізовано, перевірено її правильність та складено таблицю істинності.