

Конвеєр операцій з шести позицій дозволяє скоротити час виконання 7 машинних команд з 42 тактів до:
Виберіть одну відповідь:

а. 14 тактів

Установка та скидання якого біта регістра ознак забезпечує покрокове виконання

Правильні відповіді: поточне завдання «вкладене» в іншу, перервану задачу;, сегмент

стану TSS поточного завдання забезпечує зворотний зв'язок з TSS попередньої задачі;

О d. 11 тактів

Правильна відповідь: 12 тактів

b. 21 такта

с. 12 тактів

програми?

попередньої задачі;

d. при перемиканні задач відбулося переривання;

Виберіть одну відповідь:

а. ZF;

b. CF.

c. IF;

d. TF;

int joe = 5, fred;

\_\_asm{

Правильна відповідь: ТF;

Питання 6

Правильно

**№** Відмітити

питання

**П**итання **7** 

Правильно

Питання 9

Правильно

Питання 10

Частково

правильно

Балів 1,00 з 1,00

Балів 1,00 з 1,00

Балів 1,00 з 1,00

d. для запису і читання з пам'яті одночасно

Чому буде рівне fred після виконання коду

Правильна відповідь: для запису безпосередньо в пам'ять і кеш одночасно

💿 с. для запису безпосередньо в пам'ять і кеш одночасно

mov eax, joe *№* Відмітити xor eax, 9 питання mov fred, eax **}**; Виберіть одну відповідь: a. 10 o b. 2 O c. 1 od. 4 e. 0 of. 6 g. 11 h. 14 0 i. 8 o j. 13 o k. 5 **I**. 9 o m. 7 on. 3 o. 12 o p. 15

У чому суть архітектури з неоднорідним доступом до пам'яті( NUMA) ?

Виберіть одну або декілька відповідей:

Правильна відповідь: 12

Балів 0,67 з 1,00 🔲 а. на рівні програмної організації (архітектури) пам'ять системи сприймається як *№* Відмітити загальна для усіх процесорів, чи ядер питання займає різний час, тому ці архітектури називаються неоднорідними 🔲 с. організація пам'яті в паралельних архітектурах ЕОМ, в якій всі процесори мають цілком рівноправний доступом до загальної оперативної пам'яті ☑ d. організація пам'яті в паралельних архітектурах ЕОМ, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір. Правильні відповіді: організація пам'яті в паралельних архітектурах ЕОМ, в якій над фізично розподіленою між окремими обчислювальними блоками пам'яттю створюється спільний адресний простір., на рівні програмної організації (архітектури) пам'ять системи сприймається як загальна для усіх процесорів, чи ядер, доступ до

різних областей спільної пам'яті в паралельних архітектурах ЕОМ займає різний час,

**\$** 

Завершити перегляд

Екзамен ►

¬ Тестовий модуль №1

тому ці архітектури називаються неоднорідними

Get the mobile app