

Архітектура комп'ютерних систем

[Home](#) / [My courses](#) / [AEOM](#) / [General](#) / [Тестовий модуль 2](#)

Quiz navigation

1	2	3	4	5
6	7	8	9	10

[Show one page at a time](#)
[Finish review](#)

Started on	Wednesday, 26 May 2021, 2:00 PM
State	Finished
Completed on	Wednesday, 26 May 2021, 2:13 PM
Time taken	13 mins 28 secs
Grade	5.00 out of 10.00 (50%)

Question 1

Partially correct
Mark 0.50 out of 1.00

🚩 Flag question

З якими пристроями забезпечує роботу процесора північний міст чіпсета?

Select one or more:

- ☐ a. із COM та LPT- портами
- ☐ b. із інтерфейсами PCIe
- ☒ c. з пам'яттю і відеосистемою
- ☐ d. з КЕШ-пам'яттю



The correct answers are: з пам'яттю і відеосистемою, із інтерфейсами PCIe

Question 2

Incorrect
Mark 0.00 out of 1.00

🚩 Flag question

Один з периферійних пристроїв Вашого ПК використовує сигнал NMI для повідомлення про виняткову ситуацію. Яке переривання слід обробляти процесору для отримання цих повідомлень?

Select one:

- ☒ a. 0Ch
- ☐ b. 06h
- ☐ c. 00h
- ☐ d. 10h
- ☐ e. 02h



The correct answer is: 02h

Question 3

Incorrect
Mark 0.00 out of 1.00

🚩 Flag question

Який розмір віртуальної пам'яті можливий для використання програмістом у 32-розрядному процесорі?

Select one:

- ☒ a. 4 Терабайти.
- ☐ b. 64 Терабайти.
- ☐ c. 4 Мегабайти
- ☐ d. 32 Терабайти.



The correct answer is: 64 Терабайти.

Question 4

Correct
Mark 1.00 out of 1.00

🚩 Flag question

Нехай порт з адресою 3D5h є портом уведення у буферну пам'ять пристрою друку. Який вигляд матиме команда завантаження адреси порту у регістр DX?

Select one:

- ☒ a. MOV DX, 3D5h
- ☐ b. OUT DX, 3D5h
- ☐ c. MOV 3D5h, DX



The correct answer is: MOV DX, 3D5h

Question 5

Correct
Mark 1.00 out of 1.00

🚩 Flag question

Які біти і у яких регістрах відповідають за вмикання сторінкового режиму доступу до пам'яті?

Select one:

- ☐ a. 31 біт регістра CR3
- ☒ b. 31 біт регістра CR0
- ☐ c. 1 біт регістра CR0
- ☐ d. 1 біт регістра ознак



The correct answer is: 31 біт регістра CR0

Question 6

Correct
Mark 1.00 out of 1.00

🚩 Flag question

Ви зберігаєте в стеку регістри AX, BX, CX, DX. У якому порядку необхідно витягати їх з стека?

Select one:

- ☐ a. AX, CX, BX, DX
- ☒ b. DX, CX, BX, AX
- ☐ c. AX, DX, BX, CX
- ☐ d. DX, BX, CX, AX
- ☐ e. AX, BX, CX, DX



The correct answer is: DX, CX, BX, AX

Question 7

Partially correct
Mark 0.50 out of 1.00

🚩 Flag question

З якою метою у процесорі запроваджено розширення MMX?

Select one or more:

- ☒ a. Розширення MMX застосовують для організації мультимедійної роботи та опрацювання 2D і 3D-графічних файлів.
- ☐ b. Розширення MMX застосовують для організації опрацювання потокового відео.
- ☐ c. Розширення MMX застосовують для організації опрацювання файлів за допомогою графічного співпроцесора.



The correct answers are: Розширення MMX застосовують для організації мультимедійної роботи та опрацювання 2D і 3D-графічних файлів., Розширення MMX застосовують для організації опрацювання потокового відео.

Question 8

Incorrect
Mark 0.00 out of 1.00

🚩 Flag question

Який максимальний обсяг може мати стек в реальному режимі роботи процесора?

Select one:

- ☐ a. 4096 байт
- ☐ b. 256 байт
- ☐ c. 16 байт
- ☒ d. Обсяг стека обмежений обсягом оперативної пам'яті
- ☐ e. 65536 Байт



The correct answer is: 65536 Байт

Question 9

Incorrect
Mark 0.00 out of 1.00

🚩 Flag question

Чому буде рівне fred після виконання коду

```
int joe = 5, fred;
__asm{
mov eax, joe
xor eax, 7
mov fred, eax
};
```

Select one:

- ☐ a. 4
- ☐ b. 8
- ☐ c. 13
- ☐ d. 2
- ☐ e. 14
- ☐ f. 1
- ☐ g. 12
- ☐ h. 5
- ☐ i. 0
- ☒ j. 10
- ☐ k. 3
- ☐ l. 7
- ☐ m. 11
- ☐ n. 15
- ☐ o. 9
- ☐ p. 6



The correct answer is: 2

Question 10

Correct
Mark 1.00 out of 1.00

🚩 Flag question

У чому суть технології HyperThreading (віртуальна багато поточність) ?

Select one or more:

- ☒ a. технологія , яка дозволяє виконувати одному ядру два потоки інструкцій одночасно, що дозволяє збільшити продуктивність.
- ☐ b. це технологія багатопроцесорних комп'ютерів, в якій два або більше однакових процесорів підключаються до спільного конвеєра, і за належної підтримки операційною системою, легко переміщують завдання між процесорами, ефективно розподіляючи навантаження.
- ☒ c. технологія «одночасної багатонитевості» яка використовує можливості незадіяних регістрів і блоків процесора, дозволяючи йому підняти продуктивність до 30% .



The correct answers are: технологія , яка дозволяє виконувати одному ядру два потоки інструкцій одночасно, що дозволяє збільшити продуктивність., технологія «одночасної багатонитевості» яка використовує можливості незадіяних регістрів і блоків процесора, дозволяючи йому підняти продуктивність до 30% .

[Finish review](#)

[← Тестовий модуль №1](#)

Jump to...

[Екзамен →](#)