

第26章 レジスタ一覧

表 26-1 レジスタ一覧内訳(1/2)

対象レジスタ	開始アドレス	終了アドレス	対象レジスタ	章
PCIe-SS	6FED_0000H	6FED_003CH	PCI Express to AXI Access	第 24 章
	6FED_0040H	6FED_007CH	AXI to PCI Express Access	
	6FED_0080H	6FED_00FCH	Request Issuing	
	6FED_0100H	6FED_011CH	Interruption	
	6FED_0120H	6FED_013CH	Message	
	6FED_0140H	6FED_01FCH	Interrupt Table	
	6FED_0200H	6FED_02FCH	Error Event	
	6FED_0300H	6FED_07FCH	Macro Control	
	6FED_0800H	6FED_0FFCH	アクセス禁止	
	6FED_1000H	6FED_1FFCH	PCIe Configuration Register	
	6FED_2000H	6FED_20F8H	Physical layer Control/Monitor Registers	
	6FED_2100H	6FED_FFFFH	アクセス禁止	
DMA-SS	6FEE_0000H	6FEE_003CH	Channel0 制御レジスタ	第 18 章
	6FEE_0040H	6FEE_007CH	Channel1 制御レジスタ	
	6FEE_0080H	6FEE_00BCH	Channel2 制御レジスタ	
	6FEE_00C0H	6FEE_00FCH	Channel3 制御レジスタ	
	6FEE_0100H	6FEE_01FCH	アクセス禁止	
	6FEE_0200H	6FEE_03FFH	Common	
	6FEE_0400H	6FEE_FFFFH	アクセス禁止	
シリアル ROM コントローラ	E802_0000H	E802_0018H	制御レジスタ	第 9 章
	E802_001CH	E802_03FFH	アクセス禁止	
USB-SS(Host)	EF02_0000H	EF02_FFFFH	Operation Registers	第 20 章
	EF03_0000H	EF03_07FFH	PCI Configuraiton Space	
	EF03_0800H	EF03_0BFFH	AHB-PCI Bridge (PCI Communication)	
	EF03_0C00H	EF03_FFFFH	アクセス禁止	
USB-SS(Func)	EF04_0000H	EF04_0FFFH	EPC Registers	第 20 章
	EF04_1000H	EF04_11FFH	AHB-EPC Bridge Registers	
	EF04_1200H	EF04_1FFFH	アクセス禁止	
ROM/RAM コントローラ	EFF3_0000H	EFF3_0018H	制御レジスタ(チャンネル 0、1 のみ)	第 10 章
	EFF3_001CH	EFF3_03FFH	アクセス禁止	
CoreSight	EFF4_0000H	EFF4_7FFCH	CSSYS	第 25 章
	EFF4_8000H	EFF4_BFFCH	CPU-SS	
	EFF4_C000H	EFF7_FFFFH	アクセス禁止	

表26-2 レジスタ一覧内訳(2/2)

対象レジスタ	開始アドレス	終了アドレス	対象レジスタ	章
DDR3MEMC	EFF8_0000H	EFF8_1028H	制御レジスタ	第 23 章
	EFF8_102CH	EFF8_1FFFH	アクセス禁止	
DDR3PHY	EFF8_2000H	EFF8_224CH	制御レジスタ	第 22 章
	EFF8_2250H	EFF8_3FFFH	アクセス禁止	
GbEther-SS	EFF8_4000H	EFF8_4060H	G-Streamer ディスクリプタ制御レジスタ	第 21 章
	EFF8_4400H	EFF8_449CH	G-Streamer 機能設定レジスタ	
	EFF8_4500H	EFF8_45C8H	geLic 制御レジスタ	
	EFF8_4700H	EFF8_4778H	geLic ステータスカウントレジスタ	
	EFF8_4800H	EFF8_4810H	MDIO 制御レジスタ	
	EFF8_4C00H	EFF8_4C0CH	AXI ステータスレジスタ	
	EFF8_4C10H	EFF8_5FFFH	アクセス禁止	
SCU (1 チップシステム制御レジスタ)	EFF8_6000H	EFF8_6FFF	制御レジスタ	第 6 章
CPU-SS(VIC)	EFFD_F000H	EFFD_FC10H	制御レジスタ	第 3 章、第 7 章
	EFFD_FC14H	EFFD_FFFFH	アクセス禁止	
APB-SS	FFFF_0000H	FFFF_01FFH	アクセス禁止	第11章
	FFFF_0200H	FFFF_020FH	クロック制御レジスタ	
	FFFF_0210H	FFFF_023FH	ソフト・リセット・レジスタ	
	FFFF_0240H	FFFF_0FFFH	アクセス禁止	
	FFFF_1000H	FFFF_100FH	COMP_TIM0	第 14 章
	FFFF_1010H	FFFF_101FH	COMP_TIM1	
	FFFF_1020H	FFFF_102FH	COMP_TIM2	
	FFFF_1030H	FFFF_103FH	COMP_TIM3	
	FFFF_1040H	FFFF_3FFFH	アクセス禁止	
	FFFF_4000H	FFFF_403FH	CSIO	第 13 章
	FFFF_4040H	FFFF_47FFH	アクセス禁止	
	FFFF_4800H	FFFF_49FFH	UART0	第 16 章
	FFFF_4A00H	FFFF_4FFFH	アクセス禁止	
	FFFF_5000H	FFFF_503FH	IIC0	第 15 章
	FFFF_5040H	FFFF_7FFFH	アクセス禁止	
	FFFF_8000H	FFFF_8504H	GPIO	第 17 章
	FFFF_8508H	FFFF_8FFFH	アクセス禁止	
	FFFF_9000H	FFFF_005CH	AD	第 19 章
	FFFF_9060H	FFFF_9FFFH	アクセス禁止	
	FFFF_A000H	FFFF_A0A8H	キャプチャ対応タイマ	第 12 章
	FFFF_A0ACH	FFFF_FFFFH	アクセス禁止	