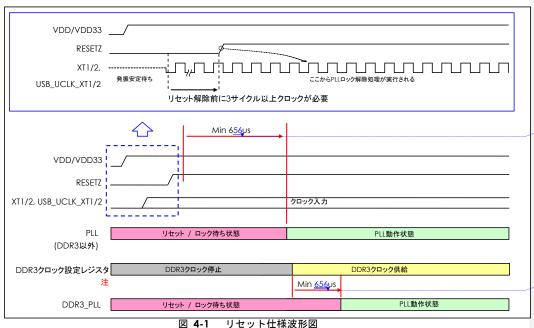
第4章 初期化インターフェース

4.1 概要

この章では、JL-086A のリセット仕様や起動方法、動作モードの説明を記載します。

4.2 リセット仕様

電源立ち上がりからリセット期間および PLL のロック待ち時間を以下の図に示します。



PLL の動作が開始されるのは、リセットが解除されてから Min 656us 必要です。

また、DDR3 を使用する場合は、クロック制御用レジスタで DDR3 クロック供給を設定してからロックするまで Jc Min 656us 必要です[ロック後に DDR3PHY のリセットが自動で解除され DDR3 の初期化が可能になります]。

DDR3クロック設定レジスタは、第6章 SCU に記載しております。 「クロック制御用レジスタ(SSPRO7_CLK_EN)」をご参照ください。 削除: 解除

削除:00

削除: 350

削除: 00

削除: 待ちが解除されるまで

削除: 350

書式変更: フォント: 太字

書式変更: フォント: 太字

削除: .

表の書式変更

削除:。

削除: ..

4.3 動作モード仕様

動作モードは、TMODE1~9端子で選択の必要があります。このモード信号をリセット中にラッチしますので、端子は動作モードに合わせて、LSI外部でPU/PD接続をしてください。各モードについては、以下表で説明します。

補足 TMODE2~9 は、A2~A9 端子に兼用されています。

表 4-1 動作モード

<u>動作モード</u>	モード名	<u>端子設定</u> IMODE9-3-2-1(A9-A3-A2-IMODE1)	<u>内容</u>
バウンダリスキャンモード	BSCAN	1-0-0-0	バウンダリスキャンモード
ASIC ベンダー用モード (ルネサステストモード)	VNDMD	0-0-0-0	ルネサス用テストモード (SCAN テスト、メモリテスト等)
<u>リザーブ</u>	RSV	<u>X-0-0-1</u>	使用禁止
<u>リザーブ</u>	RSV	<u>X-0-1-0</u>	使用禁止
2.5 1 2 2.0 0	TMD3	<u>X-0-1-1</u>	お客様のモードです
<u>シミュレーション用モード</u>	TMD4	<u>X-1-0-0</u>	お客様のモードです
	DBGMD	<u>X-1-0-1</u>	お客様のモードです
<u>実機デバックモード</u> 	MDBGMD	<u>X-1-1-0</u>	お客様のモードです
通常使用モード	NORMAL	<u>X-1-1-1</u>	通常動作モード

補足 TMODE9(A9)は、TOMODE3-2-1(A3-A2-TMODE1)が"0-0-0"のときのみ入力属性になります。

表 4-2 動作モード・VECTOR 切り替え

<u>動作モード</u>	<u>モード名</u>	<u>端子設定</u>	内容
		<u>TMODE5-4(A5-A4)</u>	<u> </u>
VECTOR 切り替え	<u>LOPRMD</u>	<u>0-0</u>	LOWVEC ブート(パラレル ROM ブート)
	<u>PCIEXMD</u>	<u>0-1</u>	HIVEC ブート (PClex ブート)
	<u>HISRMD</u>	<u>1-0</u>	HIVEC ブート(シリアル ROM ブート)
	HIIRMD	<u>1-1</u>	HIVEC ブート(内蔵 ROM ブート)

表 4-3 動作モード・CPU クロック切り替え

#1.16		端子設定	<u> </u>	
動作モード	モード名	TMODE6(A6)	内容	
CLV Int	FRQ250	<u>0</u>	CPU 動作周波数 250MHz モード	
CLK 切替	FRQ500	<u></u>	CPU 動作周波数 500MHz モード	

削除: 削除: 削除:

書式変更: フォント: (日) MS ゴシック ま式変更: フォント: (日) MS ゴシック タク

変更されたフィールド コード

変更されたフィールド コード

削除: 3

書式変更: フォント: (日) MS ゴシック **書式変更:** フォント: (日) MS ゴシッ

ク **書式変更**: フォント : (日) MS ゴシッ

書式変更: フォント : (日) MS ゴシック

表	4-4	動作モー	۴.	OSC /	(ッフ	ア切り	亅替え
---	-----	------	----	-------	-----	-----	-----

手にた ナード	T 10 A	端子設定	th size
動作モード	モード名	IMODE8-7(A8-A7)	, 内容,
	<u>XTOFF</u>	<u>0-0</u>	OSC バッファ未使用設定 (XT2、USB UCLK XT2からのクロック供給モード) ※25MHz、30MHzともに、外部で生成したクロックを供給してください。
OSC バッファ切替	X25MD	0-1	発振子利用モード』 (X25 OSC 使用: 25MHz クリスタル発振子使用 X30 OSC 未使用: 外部で生成したクロックを USB UCLK XT2 から 供給してください。)
	X30MD	<u>1-0</u>	発振子利用モード。(X25 OSC 未使用: 外部で生成したクロックを XT2 から供給してください。X30 OSC 使用: 30MHz クリスタル発振子使用)
	XTON	<u>1-1</u>	発振子利用モード。 (X25_OSC 使用: 25MHz クリスタル発振子使用 X30_OSC 使用: 30MHz クリスタル発振子使用)

備者発振子接続、外部入力モード接続に関しては、第 5 章 クロック機能の下図をご参照ください。図 5-2 外部生成の 25MHz を入力図 5-3 外部生成の 30MHz を入力図 5-4 25MHz の発振子使用図 5-5 30MHz の発振子使用

書式変更 : ク	フォント:(日)MS ゴシッ	\int
削除: 4	($\bar{\exists}$
書式変更		$\bar{\exists}$
書式変更		3
書式変更		_
書式変更		7
書式変更		2
削除:,		J
書式変更)
書式変更		_)
削除:,		
書式変更		3
書式変更		3
書式変更)
書式変更		_)
書式変更		_
書式変更 : ク	フォント: (日) MS ゴシッ	
削除: 2		
曹式変更		Ð
書式変更		3
書式変更		7
書式変更 : ク	フォント: (日) MS ゴシッ	\int
削除: 3		\bigcup
書式変更 : ク	フォント:(日)MS ゴシッ	\int
書式変更	(3
削除: .		
表の書式変	更	j
書式変更:	両端揃え)

4.4 起動モード

JL-086A は、外部端子(TMODE4(A4 兼用)、TMODE5(A5 兼用))により起動モードが選択可能となっております。各起動モードの選択方法とフローを説明します。

4.4.1 起動モードの選択

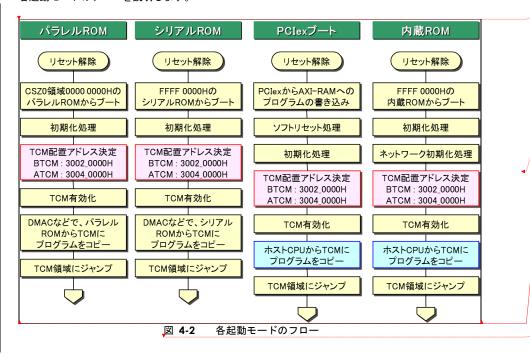
起動モードは、パラレル ROM ブート/シリアル ROM ブート/PClex ブート/内蔵 ROM ブートの 4 種類から選択します。外部端子 TMODE4(A4 兼用)、TMODE5(A5 兼用)で決定します。

表 4-5 起動モード選択

		端子設定	内容	
動作(起動)モード	モード名	TMODE5-4 (A5-A4)		
VECTOR 切り替え	LOPRMD	0-0	LOWVEC ブート(パラレル ROM ブート)	
	PCIEXMD	0-1	HIVEC ブート (PClex ブート)	
	HISRMD	1-0	HIVEC ブート(シリアル ROM <mark>ブート</mark>)	
	HIIRMD	1-1	HIVEC ブート(内蔵 ROM <u>ブート</u>)	

4.4.2 起動モードのフロー

各起動モードのフローを説明します。



削除: <オブジェクト>

削除: .

削除: .

削除: ・フラッシュ

書式変更: 罫線::(細線, 自動, 0.5

書式変更: インデント : 左 : 0 mm, ぶら下げインデント : 2.13 字, 最初の行 : -2.13 字, 間隔 段落前 : 6 pt

書式変更: 罫線:: (細線, 自動, 0.5 pt 線幅)

書式変更: 行間: 最小値 12 pt

削除: .

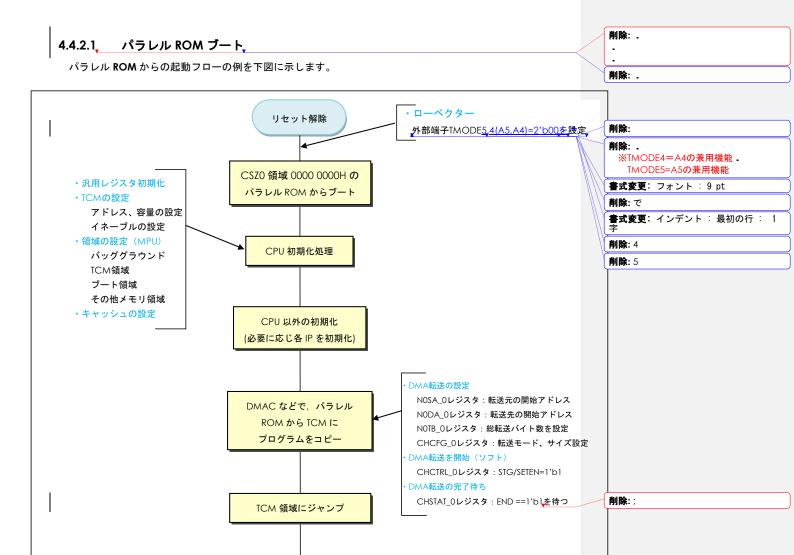


図 **4-3** パラレル ROM からの起動例

ユーザプログラムへ

4.4.2.2 シリアル ROM ブート

シリアル ROM からの起動フロー例を下図に示します。

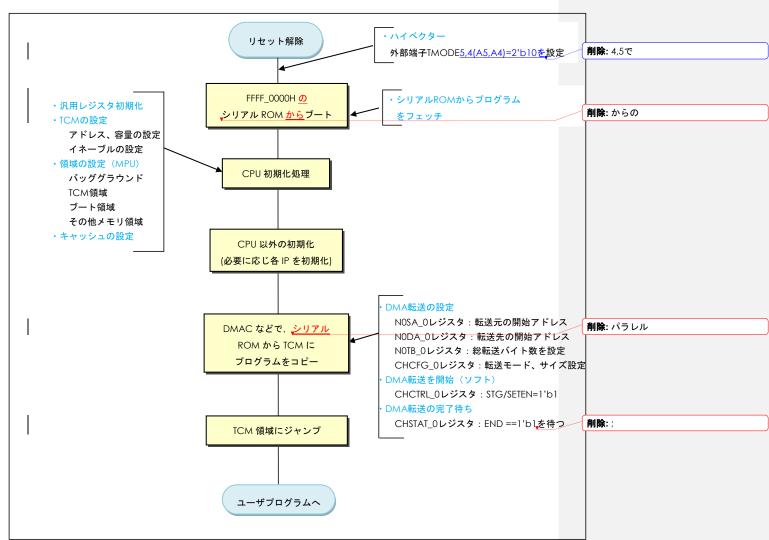


図 **4-4** シリアル ROM からの起動例

削除: .

削除: .

PCIe からの起動フロー例を下図に示します。

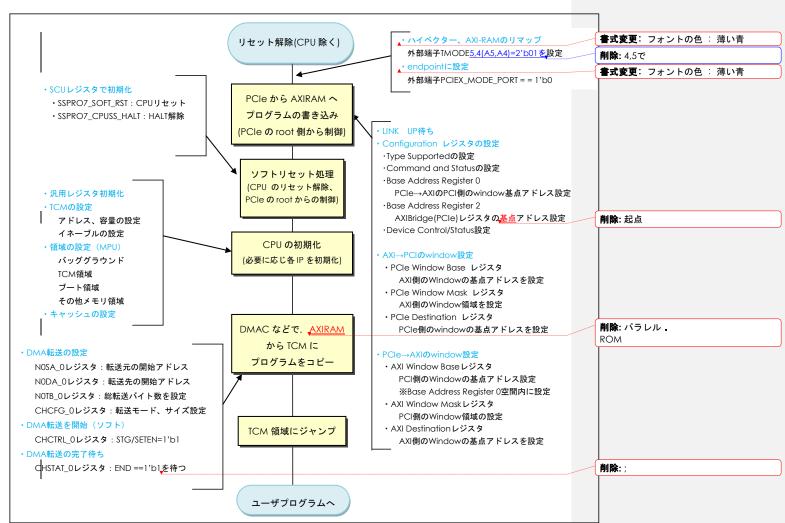


図 **4-5** PCIe からの起動例

4.4.2.4 内蔵 ROM ブート

内蔵 ROM からの起動フロー例を下図に示します。

書式変更: インデント : 左 : 0 mm, ぶら下げインデント : 7.79 字, 最初の行 : -7.79 字, 間隔 段落前 : 6 pt

