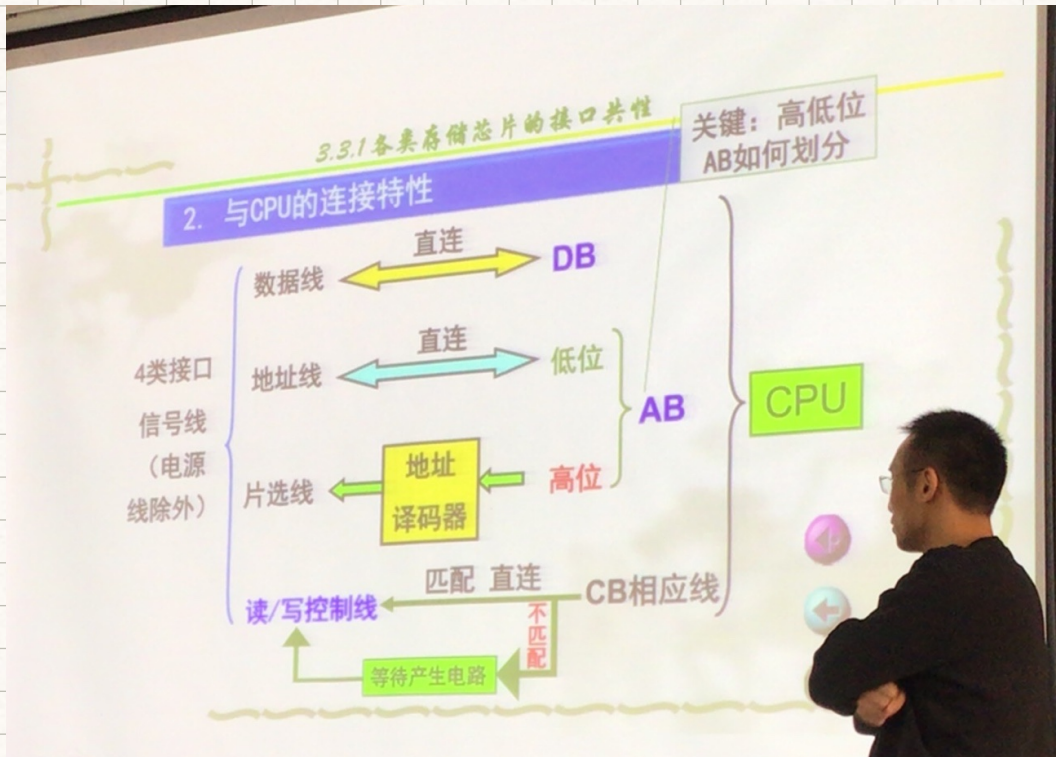


CH5.

分级 *
虚拟 *

系统 * Congestion.



位扩展
字扩展: 片选线分连.

计算、连线、寻址.

半导体存储器分类

- ROM
- RAM

(主要性能指标: 存储容量、存取时间、存储周期、可靠性、功耗)

* cache

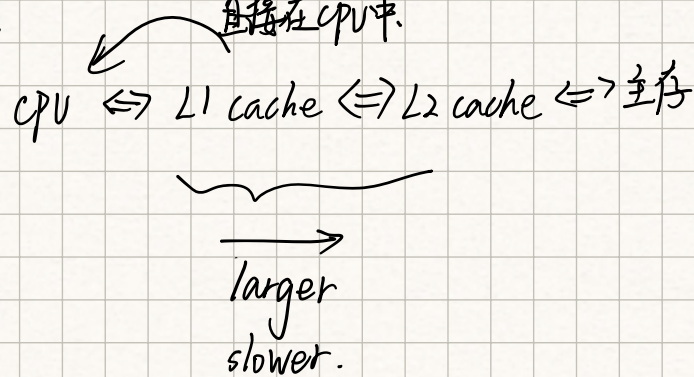
地址映射结构.

各种地址映射方式

cache 读写过程

- 读
 - 贯穿式 look-through
 - 旁路式 look-aside
- 写
 - 通写法
 - 回写法

cache 分级体系.



Ch6.

接口 (缓冲; 寻址; 控制信号)

I/O 数据
缓冲器

(考寻址只考内存寻址 不考接口寻址.)

I/O 同步 控制方式 4 种

{ 无硬件 *
程序查询式 } 软件.

{ 中断方式
DMA } 硬

图

中断处理过程

断点。

链式判优: 硬件判优接近实时, 但不允许嵌套. \rightarrow 最快.

8259

中断源分类 256 { 内部 }
外部 { 可屏蔽
不~

CPU 响应 { 外

内部响应: 不需要总线周期 (可屏蔽中断也需)

额外的

Ch7.

8259-A. 内部框图表. *

8253/4

CE, CR.

初始化: 先写命令字 再写初值 再写程序.

8255.

IO 操作操作. 书式0.

INS 8250

除数寄存器值

初始化过程