

DIGITÁLNÍ HODINY SE STOPKAMI A ALARMEM

VHDL IMPLEMENTACE



12:34:56

- Projekt implementuje **digitální hodiny ve VHDL** s funkcemi hodin, stopek a alarmu
- **Hodiny** využívají 1 Hz clock pro čítání sekund po náběžné hraně
- **Nastavení času** je realizováno tlačítky – výběr segmentu a změna hodnoty
- **Stopky** čítají sekundy podobně jako hodiny, ovládány jedním tlačítkem
- **Alarm** umožňuje nastavit čas a generuje výstupní signál při shodě
- Výstupní signál lze použít pro LED nebo externí zařízení (např. reproduktor)
- Výstup systému: 6 × 7segmentový displej a LED signalizace
- Návrh je optimalizovaný pro jednoduchost a opakované využití bloků

