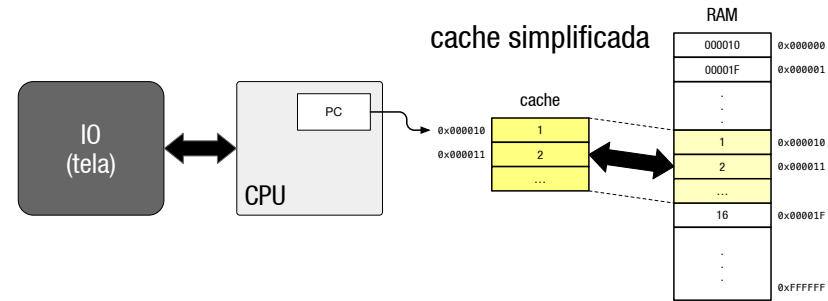


Cache Simplificada

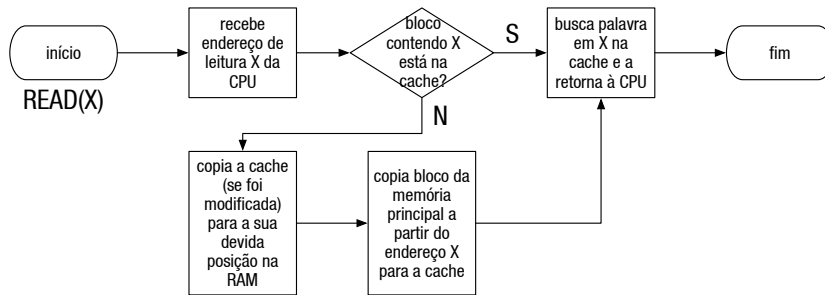


Detalhamento

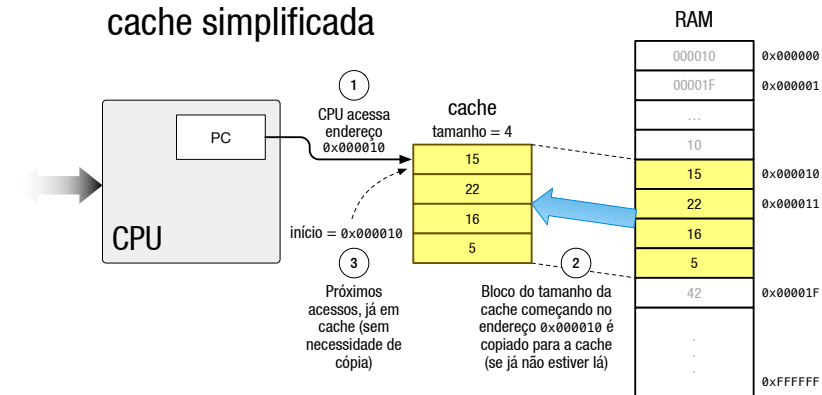
- Faça as modificações na implementação básica da arquitetura von Neumann (disponibilizada anteriormente) de forma a incluir uma **Cache simplificada** entre a CPU e a RAM:
- CPU deverá **acessar a cache simplificada** ao invés da RAM.
- A **cache**:
 - possui um **tamanho fixo** (em número de palavras) indicado no momento da sua instanciação;
 - possui uma **RAM associada**;
 - possui a mesma **"interface"** da RAM (métodos **Read e Write**) ("cache é uma Memória", "RAM é uma Memória");



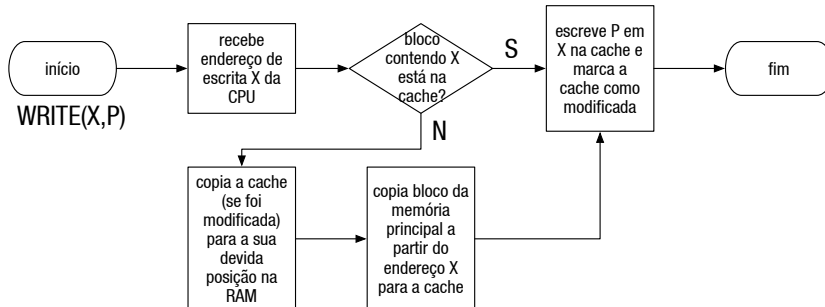
Read



cache simplificada



Write



Rode a sua implementação com o seguinte programa principal:

```
io = new IO(System.out);
RAM ram = new RAM(128);
Cache cache = new Cache(8, ram);
CPU cpu = new CPU(cache, io);

try {
    final int inicio = 10;

    // carrega "programa" na RAM
    ram.Write(inicio, 118);
    ram.Write(inicio+1, 130);

    cpu(inicio);
} catch (EnderecoInvalido e) {
    System.err.println("Erro: " + e);
}
```