## Structures non bloquantes

Gaël Thomas

gael.thomas@lip6.fr

Basé sur le cours de Herlihy & Shavit

Université Pierre et Marie Curie Master Informatique M2 – Spécialité SAR

### Solution naturelle

Construire des algorithmes qui ne bloquent pas (du plus fort au plus faible) :

- ✓ Wait-free: toute opération se termine en un nombre fini de pas (i.e., pas de bloquage d'un thread, pas de famine)
- Lock-free: si les opérations sont appelées infiniment souvent, elles se terminent infiniment souvent (pas de blocage du programme, même si certains threads ne sont jamais élus)
- Obstruction-free: tout thread s'exécutant seul termine son opération en un nombre fini de pas (impliqué par lock-free, choisir de ne laisser qu'un thread tourner et appeler infiniment souvent une opération)

Algorithme à verrou : pas obstruction free (si verrou pris, bloque les autres threads)

Limite à l'accélération

Limite: la loi d'Amdahl

```
p : pourcentage du code exécutable en parallèle 

\Rightarrow (1-p) : pourcentage du code exécuté en séquentiel 

\Rightarrow p/n : exécution du code parallèle sur n cœurs 

\Rightarrow a = 1/(1-p+p/n) : accélération maximale théorique 

\Rightarrow limite pour n \to \infty : a \to 1/(1-p)
```

#### Application numérique :

```
p = 0.25 \Rightarrow a \rightarrow 1/0.75 = 4 quand n \rightarrow \infty (3.7 à 32 cœurs)

p = 0.95 \Rightarrow a \rightarrow 1/0.95 = 20 quand n \rightarrow \infty (12.55 à 32 cœurs, 17.42 à 128 cœurs)
```

⇒ ça vaut le coup de se battre pour paralléliser les quelques pourcents restants!

18/11/13 Mémoires Transactionnelles

## Structures non bloquantes

- Les outils
- 2. La pile
- La queue
- La liste chaînée
- 5. Algorithmes de verrouillage

18/11/13 Mémoires Transactionnelles 3 18/11/13 Mémoires Transactionnelles 4

## Les outils : les instructions atomique

Instructions atomiques

✓ Atomic add: addition atomique en mémoire
old-value ← atomic-add (variable, value)

 ✓ Atomic swap: écrit une valeur en mémoire et renvoie son ancienne valeur old-value ← atomic-swap (variable, value)

✓ Atomic compare and swap (CAS): compare avant de faire un swap
old-value ← atomic-CAS (variable, old, new)

if (variable == old) {
 variable = new;
 return old;

18/11/13

Mémoires Transactionnelles

5

### Les outils : les modèles mémoire

Modèle mémoire : définit les ordonnancements possible des accès mémoire

Principe commun à tous les modèles mémoire (utile!)

✓ En locale, toute lecture succédant à une écriture lit la dernière valeur écrite

```
write x, value
read x \rightarrow lit la valeur value
```

18/11/13 Mémoires Transactionnelles

## Les outils : le modèle mémoire du pentium

Le Total Store Order (TSO)

} else
 return value;

- ✓ Les lectures ne sont jamais réordonnancées entre elles
- ✓ Les écritures ne sont jamais réordonnancées entre elles
- ✓ Une écriture après une lecture n'est pas réordonnancée
- ✓ Une lecture après une écriture peut être réordonnancée si il s'agit de deux cases mémoire distinctes



Lectures non réordonnancées et écritures non réordonnancées Lit forcément la valeur x écrite Écriture après lecture Impossible de lire la valeur x écrite à la fin

## Les outils : le modèle mémoire du pentium

Une Chance Attention à la lecture après écriture sur deux cases distinctes en TSO

arena que la CPC entris des intra a cache dans le bo

Initialement : t1 = t2 = 0

P2 ecrit y, 1 ecrit x, 1

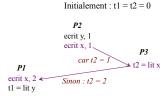
**P1** ecrit x, 2 t1 = lit y

P3t2 = lit x

18/11/13 Mémoires Transactionnelles 7 18/11/13 Mémoires Transactionnelles 8

## Les outils : le modèle mémoire du pentium

Attention à la lecture après écriture sur deux cases distinctes en TSO



Sortie autorisée : t2 = 1

18/11/13 Mémoires Transactionnelles

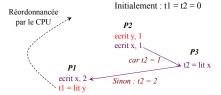
## Instructions atomiques du pentium

#### Instructions atomiques

- ✓ Atomic add: addition atomique en mémoire old-value ← atomic-add(variable, value) assembleur: lock xadd
- ✓ Atomic swap: écrit une valeur en mémoire et renvoie son ancienne valeur old-value ← atomic-swap (variable, value) assembleur: xchq (qénère un lock assembleur)
- ✓ Atomic compare and swap (CAS): compare avant de faire un swap old-value ← atomic-CAS (variable, old, new) assembleur: lock cmpxchg

## Les outils : le modèle mémoire du pentium

Attention à la lecture après écriture sur deux cases distinctes en TSO



Sortie autorisée : t1 = 0, t2 = 1

18/11/13 Mémoires Transactionnelles

## Les outils : le modèle mémoire du pentium

#### Deux instructions particulières

 La barrière mémoire (mfence): toutes les lectures et écritures précédentes sont visibles

Pour éviter un ré-ordonnancement d'une lecture après écriture, mettre un mfence

10

- Exécute toutes les écritures en attente
- Exécute toutes les lectures attente
- ⇒ vide le buffer des écritures et des lectures en attente
- Le lock (préfixe d'instruction): un mfence + visibilité immédiate de l'écriture de l'instruction préfixée

 18/11/13
 Mémoires Transactionnelles
 11
 18/11/13
 Mémoires Transactionnelles
 12

### Les outils : le modèle mémoire du C

Pas de modèle mémoire avant C11

Instructions atomiques de gcc

```
✓ Atomic add : addition atomique en mémoire
```

```
old-value ← atomic-add(variable, value)
gcc : sync fetch and add
```

✓ Atomic swap : écrit une valeur en mémoire et renvoie son ancienne valeur

```
old-value ← atomic-swap (variable, value)
gcc : sync lock test and set (vraiment bizarre!)
```

✓ Atomic compare and swap (CAS): compare avant de faire un swap

```
old-value ← atomic-CAS(variable, old, new)
gcc : sync_val_compare_and_swap
```

✓ Barrière mémoire

```
sync synchronize()
```

18/11/13

Mémoires Transactionnelles

13

### Le modèle mémoire Java

Piège classique : éviter la prise de verrou lors d'une initialisation

```
if(!inited) {
  synchronize(obj) {
    if(!inited) {
      bidule = new Bidule();
```

⇒ peut voir inited = true alors que bidule n'a pas été initialisé

Solution: marquer inited comme variable volatile - acces à volatile = barrière

Remarque: impossible en TSO, sauf si le compilateur optimise le code...

### Le modèle mémoire Java

Modèle mémoire défini depuis Java 5

Tout réordonnancement possible sauf

- ✓ Variable volatile : barrière mémoire à chaque accès (équivalent lock)
- ✓ Entrée et sortie de section critique : barrière mémoire (équivalent lock)

18/11/13

Mémoires Transactionnelles

14

## Structures non bloquantes

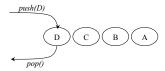
- 1. Les outils
- 2. La pile
- 3. La queue
- 4. La liste chaînée
- 5. Algorithmes de verrouillage

18/11/13 15 18/11/13 Mémoires Transactionnelles Mémoires Transactionnelles 16

## Le b.a.-ba: la pile

#### Deux opérations en mode LIFO

- ✓ push(Element e) : empile un élément
- ✓ Element pop() : dépile un élément



18/11/13 Mémoires Transactionnelles

## La pile avec verrou

```
Class Stack {
    Node head;
    Node next
    Element element;
}

sychronized void Stack.push(Element element) {
    Node n = new Node(head, element);
    head = n;
}

synchronized Element pop() {
    Node n = head;
    head = n.next;
    return n.element;
}

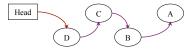
Head

C

A
```

## La pile avec verrou

```
Class Stack { Class Node { Node head; Node next Element element;
```



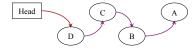
18/11/13 Mémoires Transactionnelles

## La pile sans verrou (Scott 91)

18

```
Class Stack { Class Node {
Node head; Node next
} Element element;
```

Principe: atomic-cas sur la tête



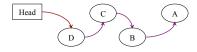
18/11/13 Mémoires Transactionnelles 19 18/11/13 Mémoires Transactionnelles 20

17

## La pile sans verrou (Scott 91)

```
Class Stack {
  Node head;
  Node next
}

void Stack.push(Element element) {
  do {
    Node n = new Node(head, element);
  } while(atomic-cas(&head, n.next, n) != n.next);
}
```



18/11/13 Mémoires Transactionnelles 21

## La pile sans verrou (Scott 91)

Obstruction-free : quelque soit l'instant, si on interrompt les threads sauf un, dans le pire cas, deux tours de boucle pour le thread qui tourne

Lock-free: si les threads appellent infiniment souvent push ou pop, elles seront exécutées infiniment souvent (preuve : il faut réussir pop ou push pour bloquer un pop ou push)

Pas wait-free : un push peut être retardé indéfiniment par d'autres push.

```
void Stack.push(Element element) {
  do {
    Node n = new Node(head, element);
  } while(atomic-cas(&head, n.next, n) != n);
}
Element Stack.pop() {
  do {
    Node n = head;
    if (n == null) error("No such element");
  } while(atomic-cas(&head, n, n.next) != n);
  return n.element;
}
```

## La pile sans verrou (Scott 91)

```
Class Stack {
   Node head;
   Node next
}

void Stack.push(Element element) {
   do {
    Node n = new Node(head, element);
} while(atomic-cas(&head, n.next, n) != n.next);
}

Element Stack.pop() {
   Node n = head;
} while(atomic-cas(&head, n, n.next) != n);
return n.element;
}
```

22

18/11/13

Mémoires Transactionnelles

Structures non bloquantes

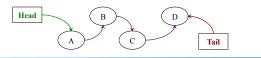
- 1. Les outils
- 2. La pile
- La queue
- 4. La liste chaînée
- 5. Algorithmes de verrouillage

18/11/13 Mémoires Transactionnelles 23 18/11/13 Mémoires Transactionnelles 24

## La queue

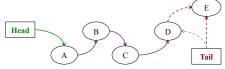
#### Deux opérations :

- ✓ void enqueue(Element e) : ajoute l'élément en queue
- ✓ Element dequeue() : dépile l'élément en tête



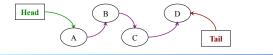
18/11/13 Mémoires Transactionnelles 25

## La queue avec verrou



## La queue avec verrou

```
Class Queue {
Node head = null;
Node tail = null;
Plant = null;
Node tail = null;
Plant = null;
Plan
```

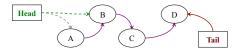


18/11/13 Mémoires Transactionnelles 26

## La queue avec verrou

```
Class Queue {
  Node    head = null;
  Node    tail = null;
}

synchronized Element Queue.dequeue() {
  Node    n = head;
  head = n.next;
  if (head == null) tail = null;
  return n.element;
}
```



18/11/13 Mémoires Transactionnelles 27 18/11/13 Mémoires Transactionnelles 28

```
Class Queue {
Node head = new Node(null, null);
Node tail = head;
}
Class Node {
Node next;
Element element;
}
```

#### Principes:

- ✓ Un faux nœud pour gérer le cas où la liste est vide
- ✓ Tail mis à jour de façon paresseuse
- ✓ A chaque instant :
  - ☞ Le premier nœud (si il existe) est en seconde position
  - The Les listes tail et head se rejoignent
  - ☞ Le dernier nœud de ces listes est le nœud en queue



18/11/13 Mémoires Transactionnelles 29

### La queue sans verrou

#### Insertion de A en l'absence de concurrence

### La queue sans verrou

#### Insertion de A en l'absence de concurrence

### La queue sans verrou

Mémoires Transactionnelles

30

#### Insertion de A en l'absence de concurrence

18/11/13

```
void Queue.enqueue(Element e) {
  Node node = new Node(null, e);
  do {
    Node old = tail;
    while(old.next! = NULL) {
        CAS(stail, old, old.next);
    }
    while(CAS(sold.next, null, node) != null);

CAS(stail, old, node);
}

old
    A

Fake

Head

Tail
```

 18/11/13
 Mémoires Transactionnelles
 31
 18/11/13
 Mémoires Transactionnelles
 32

# Insertion de A en l'absence de concurrence

18/11/13 Mémoires Transactionnelles 33

### La queue sans verrou

#### Insertion de C avec concurrence pendant l'insertion de B

18/11/13

```
void Queue.enqueue(Element e) {
  Node node = new Node(null, e);
  do {
    Node old = tail;
    while(old.next! = NULL) {
        CAS(&tail, old, old.next);
    } while(CAS(&old.next, null, node) != null);
        CAS(&tail, old, node);
}

CAS(&tail, old, node);
}
```

Mémoires Transactionnelles

### La queue sans verrou

Insertion de C avec concurrence pendant l'insertion de B

18/11/13 Mémoires Transactionnelles 34

### La queue sans verrou

Insertion de C avec concurrence pendant l'insertion de B

```
void Queue.enqueue(Element e) {
Node node = new Node(null, e);
do {
   Node old = tail;
   while(old.next != NULL) {
        CAS($tail, old, old.next);
        while(CAS($cold.next, null, node) != null);
}

CAS($tail, old, node);
}

Head

Tail

Ta
```

35 18/11/13 Mémoires Transactionnelles 36

### Insertion de C avec concurrence pendant l'insertion de B void Queue.enqueue(Element e) { Node node = new Node(null, e); do { Node old = tail; while (old.next != NULL) CAS (&tail, old, old.next); Old = } while (CAS (&old.next, null, node) CAS(&tail, old, node); node Fake Tail Head

### La queue sans verrou

Mémoires Transactionnelles

37

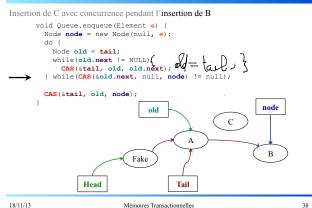
18/11/13

18/11/13

```
Insertion de C avec concurrence pendant l'insertion de B
      void Queue.enqueue(Element e) {
        Node node = new Node(null, e);
        do {
          Node old = tail;
          while (old.next != NULL)
            CAS (&tail, old, old.next); # =
        } while (CAS (&old.next, null, node) != null);
        CAS(&tail, old, node);
                                                              node
                                                     C
                                            Α
                              Fake
                  Head
                                         Tail
```

Mémoires Transactionnelles

### La queue sans verrou



18/11/13 Mémoires Transactionnelles

### La queue sans verrou

```
Insertion de C avec concurrence pendant l'insertion de B
      void Queue.engueue(Element e) {
        Node node = new Node(null, e);
        do {
          Node old = tail;
          while (old.next != NULL)
            CAS(&tail, old, old.next);
        } while (CAS (&old.next, null, node) != null);
        CAS(&tail, old, node);
                                  old
                                                     C
                                            Α
                                                               В
                              Fake
                  Head
                                         Tail
```

18/11/13 Mémoires Transactionnelles

```
Insertion de C avec concurrence pendant l'insertion de B
      void Queue.engueue (Element e) {
        Node node = new Node(null, e);
                                              C pend en charge l'avancement
        do {
                                                     de tail pour B
          Node old = tail;
          while (old.next != NULL)
             CAS(&tail, old, old.next);
                                                               node
         } while (CAS (&old.next, null, node) != null);
        CAS(&tail, old, node);
                                                                  В
                               Fake
                  Head
                                          Tail
```

### La queue sans verrou

Mémoires Transactionnelles

18/11/13

18/11/13

```
Insertion de C avec concurrence pendant l'insertion de B

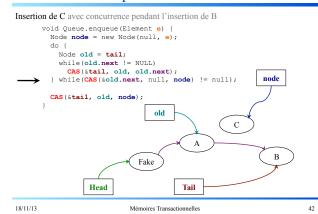
void Queue.enqueue(Element e) {
  Node node = new Node(null, e);
  do {
    Node old = tail;
    while(old.next! = NULL)
        CAS(śtail, old, old.next);
  } while(CAS(śold.next, null, node) != null);

CAS(śtail, old, node);
}

Head

Tail
```

### La queue sans verrou



### La queue sans verrou

```
Insertion de C avec concurrence pendant l'insertion de B
      void Queue.enqueue(Element e) {
        Node node = new Node(null, e);
        do {
          Node old = tail;
          while (old.next != NULL)
             CAS(&tail, old, old.next);
                                                              node
         } while (CAS (&old.next, null, node) != null);
         CAS(&tail, old, node);
                                                                   old
                                                      C
                                                                В
                              Fake
                  Head
                                          Tail
```

Mémoires Transactionnelles 43 18/11/13 Mémoires Transactionnelles 44

41

```
Insertion de C avec concurrence pendant l'insertion de B
      void Queue.engueue (Element e) {
        Node node = new Node(null, e);
        do {
          Node old = tail;
          while (old.next != NULL)
             CAS(&tail, old, old.next);
                                                              node
         } while (CAS (&old.next, null, node) != null);
        CAS(&tail, old, node);
                                                                   old
                                                                 В
                               Fake
                  Head
                                          Tail
18/11/13
                                                                         45
```

### La queue sans verrou

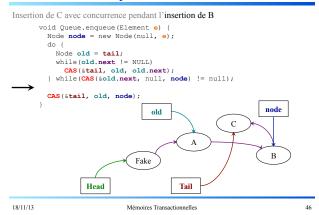
Mémoires Transactionnelles

```
Insertion de C avec concurrence pendant l'insertion de B
      void Queue.enqueue(Element e) {
        Node node = new Node (null, e);
        do {
          Node old = tail;
          while (old.next != NULL)
             CAS(&tail, old, old.next);
         } while (CAS (&old.next, null, node) != null);
         CAS(&tail, old, node);
                                                               node
                                                                В
                              Fake
                  Head
                                          Tail
```

Mémoires Transactionnelles

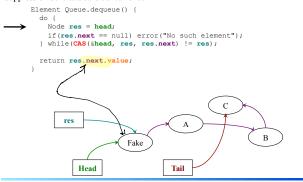
18/11/13

### La queue sans verrou



### La queue sans verrou

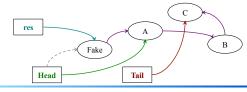
#### Suppression de la tête sans concurrence



18/11/13 Mémoires Transactionnelles

#### Suppression de la tête sans concurrence

```
Element Queue.dequeue() {
    do {
       Node res = head;
       if(res.next == null) error("No such element");
    } while(CAS(&head, res, res.next) != res);
    return res.next.value;
}
```



18/11/13 Mémoires Transactionnelles 4

### La queue sans verrou

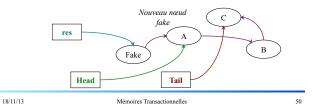
Obstruction-free : si un seul thread élu, finira par réussir à faire son enqueue ou dequeue

Lock-free: si les threads appellent infiniment souvent enqueue ou dequeue, au moins un passera de temps en temps (preuve : pour faire tourner un thread dans enqueue ou dequeue, il faut qu'il y ait des enqueue et dequeue qui terminent)

Pas wait-free : on peut faire tourner indéfiniment un thread dans une des boucles

### La queue sans verrou

#### Suppression de la tête sans concurrence



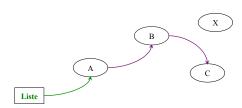
## Structures non bloquantes

- Les outils
- 2. La pile
- 3. La queue
- La liste chaînée
- 5. Algorithmes de verrouillage

 18/11/13
 Mémoires Transactionnelles
 51
 18/11/13
 Mémoires Transactionnelles
 52

## La liste chaînée

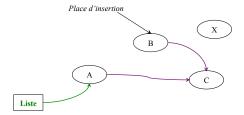
Le grand problème : insertion et suppression au même endroit



18/11/13 Mémoires Transactionnelles 53

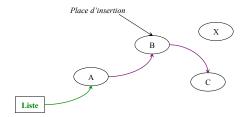
## La liste chaînée

Le grand problème : insertion et suppression au même endroit



## La liste chaînée

Le grand problème : insertion et suppression au même endroit

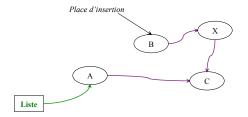


18/11/13 Mémoires Transactionnelles

## La liste chaînée

54

Le grand problème : insertion et suppression au même endroit

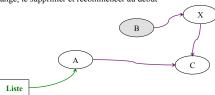


18/11/13 Mémoires Transactionnelles 55 18/11/13 Mémoires Transactionnelles 56

### La liste chaînée

Principe de solution (Tim Harris, DISC 2001)

- √ Changer la couleur d'un nœud qui va être supprimé
- ✓ Si pendant le parcours ou pendant l'insertion la couleur du nœud d'insertion change, le supprimer et recommencer au début



18/11/13 Mémoires Transactionnelles 57

### La liste chaînée

```
typedef uintptr_t coloredPointer;

Node pointer(coloredPointer ptr) { return (Node) (ptr & -2); } val ptr int mark(coloredPointer ptr) { return ptr & 1; }

Sand Coulow
```

Class Node {
 coloredPointer next;
 Element element;
};

Idée : avant de supprimer un nœud n, marquer n.next

- ✓ La liste est toujours connectée (i.e. tout nœud non supprimé est toujours dans la liste et elle est ordonné)
- ✓ Des nœuds marqués "à supprimer" peuvent être dans la liste

### La liste chaînée

Principe de solution (Tim Harris, DISC 2001)

- √ Changer la couleur d'un nœud qui va être supprimé
- ✓ Si pendant le parcours ou pendant l'insertion la couleur du nœud d'insertion change, le supprimer et recommencer au début



58

#### Problème:

✓ Lors de l'insertion, on ne peut faire qu'un CAS sur un next

#### Solution:

✓ Utiliser le bit de poids faible pour stocker la couleur dans le pointeur

18/11/13 Mémoires Transactionnelles

pred = &cur->next;

} }

## La liste chaînée triée d'entier : le parcours

```
void del(coloredPointer* plist, int value) {
restart:
   coloredPointer* pred = plist;
   while(!found) {
    Node cur = pointer(*pred);
    Plist
```

```
18/11/13 Mémoires Transactionnelles
```

## La liste chaînée triée d'entier : le parcours

```
pred = &cur->next;
} }
```

18/11/13

Mémoires Transactionnelles

La liste chaînée triée d'entier : le parcours

61

## pred = &cur->next; } }

18/11/13

## La liste chaînée triée d'entier : le parcours

```
void del(coloredPointer* plist, int value) {
    restart:
    coloredPointer* pred = plist;
    while(!found) {
        Node cur = pointer(*pred);
        plist
```

## La liste chaînée triée d'entier : le parcours

```
pred = &cur->next;
} }
```

Mémoires Transactionnelles 63 18/11/13 Mémoires Transactionnelles 6

### La liste chaînée triée d'entier : compaction



Principe : supprime les nœuds marqués, même si pas le propriétaire

18/11/13 Mémoires Transactionnelles 65

## La liste chaînée triée d'entier : compaction

Principe : supprime les nœuds marqués, même si pas le propriétaire

La liste chaînée triée d'entier : compaction

Principe : supprime les nœuds marqués, même si pas le propriétaire

/13 Mémoires Transactionnelles 66

## La liste chaînée triée d'entier : compaction

Principe : supprime les nœuds marqués, même si pas le propriétaire

18/11/13 Mémoires Transactionnelles 67 18/11/13 Mémoires Transactionnelles 6

18/11/13

## La liste chaînée triée d'entier : compaction

```
void del(coloredPointer* plist, int value) {
restart:
   coloredPointer* pred = plist;
   while(!found) {
   Node cur = pointer(*pred);
   plist
   pred
```

Principe : supprime les nœuds marqués, même si pas le propriétaire

18/11/13 Mémoires Transactionnelles

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value) {
restart:
  coloredPointer* pred = plist;
  while(!found) {
  Node cur = pointer(*pred);
         On suppose value = 17
    if (cur->value == value) {
                                           /* trouvé! */
      do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
      found = 1; }
    if(mark(cur->next)) {
                                           /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue;
    pred = &cur->next;
  } }
```

Mémoires Transactionnelles

71

18/11/13

## La liste chaînée triée d'entier : compaction

Principe : supprime les nœuds marqués, même si pas le propriétaire

18/11/13 Mémoires Transactionnelles

70

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value) {
restart:
 coloredPointer* pred = plist;
  while (!found) {
    Node cur = pointer(*pred);
         On suppose value = 17
  if(cur->value == value) {
                                           /* trouvé! */
      do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
      found = 1; }
                                           /* cur doit être supprimé */
    if(mark(cur->next)) {
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue;
    pred = &cur->next;
  } }
```

18/11/13 Mémoires Transactionnelles 72

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value) {
restart:
  coloredPointer* pred = plist;
  while(!found) {
    Node cur = pointer(*pred);
         On suppose value = 17
    if(cur->value == value) {
                                             /* trouvé! */
      do { n = cur - next; } while (CAS(&cur - next, n, n | 1) != n);
      found = 1; }
    if(mark(cur->next)) {
                                             /* cur doit être supprimé */
      if(CAS(pred, cur, pointer(cur->next)) != cur) goto restart;
      else continue;
                              Le CAS ne peut rater que si next est modifié à cause
    pred = &cur->next;
                                  De la suppression du nœud 17 par un autre thread
  } }
                                  Insertion avant 22, suppression de 22
```

18/11/13 Mémoires Transactionnelles 73

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value) {
restart:
  coloredPointer* pred = plist;
  while (!found)
    Node cur = pointer(*pred);
         On suppose value = 17
    if (cur->value == value) {
                                           /* trouvé! */
      do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
      found = 1; }
  if(mark(cur->next)) {
                                           /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue;
    pred = &cur->next;
  } }
```

Mémoires Transactionnelles

75

18/11/13

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value) {
restart:
  coloredPointer* pred = plist;
  while (!found)
    Node cur = pointer(*pred);
         On suppose value = 17
    if(cur->value == value) {
                                           /* trouvé! */
      do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
      found = 1; }
    if(mark(cur->next)) {
                                           /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue:
    pred = &cur->next;
  } }
```

18/11/13 Mémoires Transactionnelles

74

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value)
                                                      14
restart:
  coloredPointer* pred = plist;
  while (!found)
    Node cur = pointer(*pred);
                                                      pred
         On suppose value = 17
                                            /* trouvé! */
    if(cur->value == value) {
      do { n = cur - next; } while (CAS(&cur - next, n, n | 1) != n);
      found = 1; }
    if(mark(cur->next)) {
                                            /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue;
                             Imaginons qu'un autre thread ait inséré un noeud
    pred = &cur->next;
  } }
```

18/11/13 Mémoires Transactionnelles 76

## La liste chaînée triée d'entier : la suppression

```
void del(coloredPointer* plist, int value) {
restart:
→ coloredPointer* pred = plist;
   while(!found)
                                     plist
     Node cur = pointer(*pred);
          On suppose value = 17
     if(cur->value == value) {
                                             /* trouvé! */
       do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
       found = 1; }
     if(mark(cur->next)) {
                                             /* cur doit être supprimé */
       if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
       else continue;
                              Le prochain insert ou del qui passe par le nœud
    pred = &cur->next;
                              17 le supprimera pour nous
  } }
                              (quitte car found = 1)
```

## La liste chaînée triée d'entier : pas trouvé

Mémoires Transactionnelles

18/11/13

18/11/13

```
void del(coloredPointer* plist, int value) {
restart:
  coloredPointer* pred = plist;
  while (!found)
    Node cur = pointer(*pred);
  if (cur == null || value < cur->value) /* pas trouvé */
      return 0;
    if(cur->value == value) {
                                           /* trouvé! */
      do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
      found = 1; }
    if(mark(cur->next)) {
                                           /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue;
                                         Value = 13
    pred = &cur->next;
                                         ⇒ quitte la fonction
  } }
```

Mémoires Transactionnelles

### La liste chaînée triée d'entier : pas trouvé

```
void del(coloredPointer* plist, int value)
restart:
  coloredPointer* pred = plist;
  while (!found)
  Node cur = pointer(*pred);
    if (cur == null | | value < cur->value) /* pas trouvé */
      return 0;
    if(cur->value == value) {
                                           /* trouvé! */
      do { n = cur > next; } while (CAS (&cur > next, n, n | 1) != n);
      found = 1; }
    if(mark(cur->next)) {
                                           /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue;
    pred = &cur->next;
                                        Value = 13
  } }
```

18/11/13 Mémoires Transactionnelles

78

### La liste chaînée triée d'entier

18/11/13 Mémoires Transactionnelles 80

### La liste chaînée triée d'entier : ajout

18/11/13 Mémoires Transactionnelles 81

## La liste chaînée triée d'entier : ajout

```
void add(coloredPointer* plist, int value) {
restart:
  coloredPointer* pred = plist;
  while(true) {
    Node cur = pointer(*pred);
    if(cur == null || value < cur->value) /* insertion */
      if (CAS (pred, cur, new Node (cur, value)) != cur) goto restart;
      else return;
    if (mark(cur->next)) {
                                            /* cur doit être supprimé */
      if (CAS (pred, cur, pointer (cur->next)) != cur) goto restart;
      else continue:
                              CAS peut rater pour deux raisons :
    pred = &cur->next;
                                  Cur est marqué supprimé
                                  Un autre nœud est inséré
                              Dans le doute, recommence
```

### La liste chaînée triée d'entier : ajout

18/11/13 Mémoires Transactionnelles 82

## La liste chaînée triée d'entier : ajout

```
void add(coloredPointer* plist, int value) {
    restart:
    coloredPointer* pred = plist;
    while(true) {
        Node cur = pointer(*pred);
        if(cur == null || value < cur->value) /* insertion */
        if(CAS(pred, cur, new Node(cur, value)) != cur) goto restart;
        else return;

    if(mark(cur->next)) {
            /* cur doit être supprimé */
            if(CAS(pred, cur, pointer(cur->next)) != cur) goto restart;
        else continue;
    }

    pred = &cur->next;
}
```

18/11/13 Mémoires Transactionnelles 83 18/11/13 Mémoires Transactionnelles 8

## La liste chaînée triée d'entier : ajout

18/11/13 Mémoires Transactionnelles 85

## L'algorithme CAS

```
struct lock { int locked; } /* 0 ⇒ libre */
void lock(struct lock* lock) {
  while(CAS(&lock->locked, 0, 1);
}

void unlock(struct lock* lock) {
  lock->locked = 0;
}
```

Problème : si tous les cœurs essayent d'accéder à la ligne de cache, les performances s'écroulent

## Structures non bloquantes

- 1. Les outils
- 2. La pile
- 3. La queue
- 4 La liste chaînée
- 5. Algorithmes de verrouillage

18/11/13 Mémoires Transactionnelles

## L'algorithme MCS

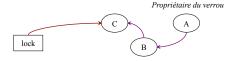
MCS = Mellor-Crummey and Scott (ASPLOS 1991)

Principe : éviter la contention sur une ligne de cache unique

- ✓ Chaque thread en attente s'ajoute dans une pile
- ✓ Spin sur son propre nœud, libéré par le précédent dans la liste

Idée : le dernier thread qui demande le verrou est stocké dans la variable partagée lock

- ✓ Si le verrou est pris, doit chaîner l'ancienne liste et attendre d'être libéré
- ✓ Sinon, le verrou est directement acquis



18/11/13 Mémoires Transactionnelles 87 18/11/13 Mémoires Transactionnelles 88

## L'algorithme MCS

```
struct node {
void CS() {
                                                    struct node* next:
  struct node my node(0, 1);
                                                    int locked:
  struct node* pred = xchg(&lock, node);
                                                  };
  if (pred) {
                                                  struct node* lock;
   pred->next = my node;
   while(!my node->spin);
  execute cs();
  if(CAS(&lock, my_node, 0) == 0)
  while(!my node->next);
  my node->next->locked = 0;
                                         Propriétaire du verrou
         lock
                                      В
```

18/11/13

## L'algorithme MCS

Mémoires Transactionnelles

```
struct node {
void CS() {
                                                    struct node* next;
  struct node my node(0, 1);
                                                    int locked;
  struct node* pred = xchg(&lock, node);
                                                  };
  if(pred) {
                                                  struct node* lock;
   pred->next = my node;
   while(!my node->spin);
  execute cs();
  if(CAS(\&lock, my node, 0) == 0)
   return;
  while(!my node->next);
  my node->next->locked = 0;
                                         Propriétaire du verrou
               pred
         lock
```

## L'algorithme MCS

```
struct node {
void CS() {
                                                    struct node* next;
 struct node my_node(0, 1);
                                                    int locked;
 struct node* pred = xchg(&lock, node);
                                                  };
 if (pred) {
                                                  struct node* lock;
   pred->next = my node;
   while(!my node->spin);
 execute cs();
 if(CAS(&lock, my node, 0) == 0)
 while(!my node->next);
 my node->next->locked = 0;
                                        Propriétaire du verrou
        lock
                                     В
```

18/11/13 Mémoires Transactionnelles

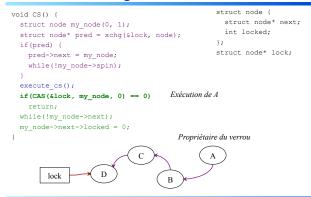
## L'algorithme MCS

```
struct node {
void CS() {
                                                    struct node* next;
 struct node my node(0, 1);
                                                    int locked;
 struct node* pred = xchg(&lock, node);
                                                 };
 if(pred) {
                                                 struct node* lock;
   pred->next = my node;
   while(!my node->spin);
 execute cs();
 if(CAS(&lock, my node, 0) == 0)
   return;
 while(!my node->next);
 my node->next->locked = 0;
                                        Propriétaire du verrou
              pred
         lock
```

18/11/13 Mémoires Transactionnelles 91 18/11/13 Mémoires Transactionnelles 92

89

## L'algorithme MCS



18/11/13 Mémoires Transactionnelles 93

## L'algorithme MCS

```
struct node {
void CS() {
                                                    struct node* next;
  struct node my node(0, 1);
                                                    int locked;
 struct node* pred = xchg(&lock, node);
                                                  };
  if(pred) {
                                                  struct node* lock;
   pred->next = my node;
   while(!my node->spin);
  execute cs();
  if(CAS(\&lock, my node, 0) == 0)
   return;
  while(!my node->next);
  my node->next->locked = 0;
         lock
                                           Propriétaire du verrou
```

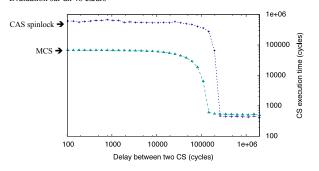
## L'algorithme MCS

```
struct node {
void CS() {
                                                      struct node* next;
  struct node my node(0, 1);
                                                      int locked;
  struct node* pred = xchg(&lock, node);
                                                   };
  if (pred) {
                                                   struct node* lock;
    pred->next = my node;
    while(!my node->spin);
  execute cs();
  if(CAS(&lock, my node, 0) == 0)
                                  Gestion de la période intermédiaire
  while(!my node->next);
                               entre le xchg et le pred->next = my node
  my node->next->locked = 0;
                                          Propriétaire du verrou
         lock
                                       В
```

18/11/13 Mémoires Transactionnelles 94

## L'algorithme MCS

#### Évaluation sur un 48 cœurs



18/11/13 Mémoires Transactionnelles 95 18/11/13 Mémoires Transactionnelles 9

## Conclusion

### Verrou:

- ✓ Algorithmes compliqués (mais pas en M2 système)
- ✓ Non composable
- ✓ Performances moyennes si beaucoup de contention (bloquage)

### Mémoires transactionnelles

- ✓ Abstraction simple
- ✓ Composable
- ✓ Performance mauvaise si beaucoup de contention (abort)

### Structures lock-free

- ✓ Algorithmes très compliquée (même en M2 système)
- ✓ Pas composable
- ✓ Excellentes performances

18/11/13 Mémoires Transactionnelles

97