

## Simulaciones Máquinas de estado

Juan José Henao Osorio

Ing de sistemas y computación, Universidad de caldas

Grupo 3: Circuitos Digitales

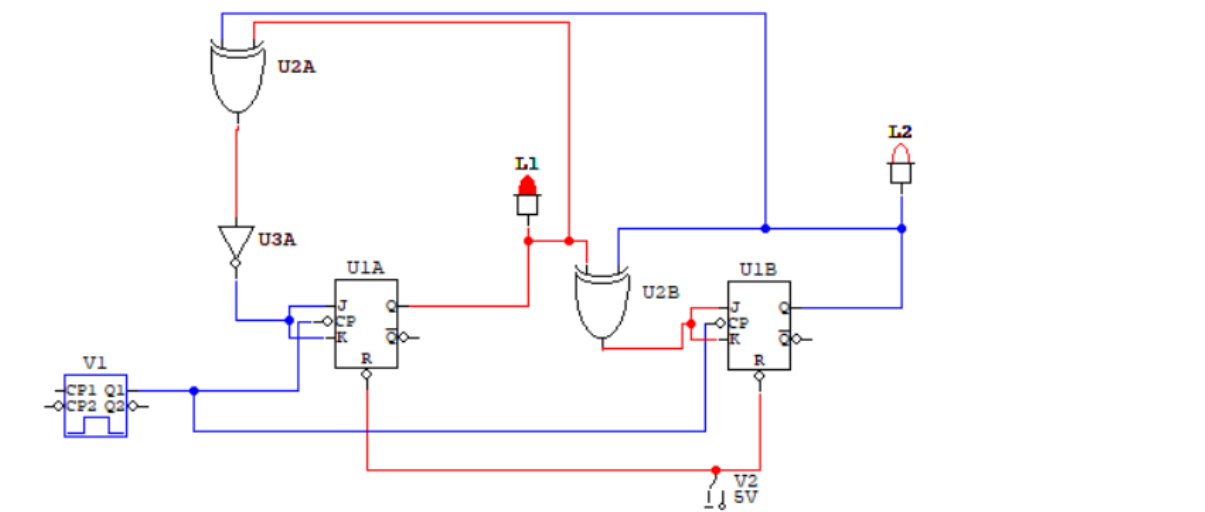
Mag.Diana rocio varon serna

Ejemplo Número 1

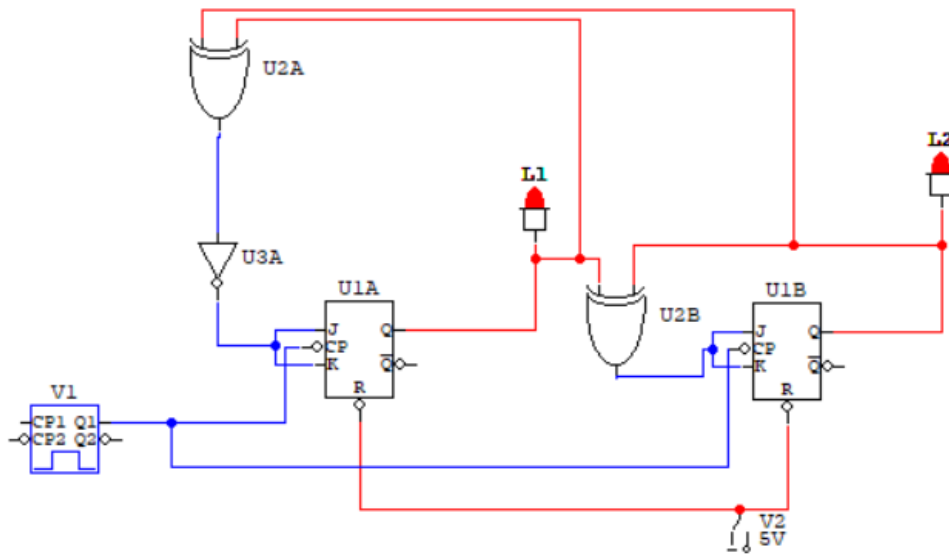
Circuit maker , Se puede ver que la tabla de estados y la simulación coinciden

Estados anteriores		Entrada FF2	Entrada FF1	Estados siguientes	
Q1	Q0	J1=K1	J0=K0	Q1	Q0
0	0	0	1	0	1
0	1	1	0	1	1
1	1	0	1	1	0
1	0	1	0	0	0
0	0	0	1	0	1
0	1	1	0	1	1
1	1	0	1	1	0
1	0	1	0	0	0

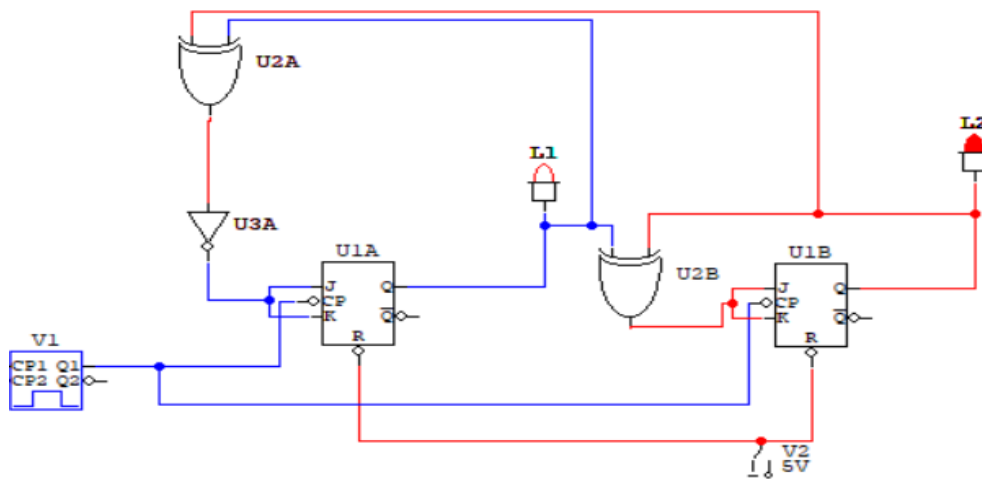
Estados anteriores		Entrada FF2	Entrada FF1	Estados siguientes	
Q1	Q0	J1=K1	J0=K0	Q1	Q0
0	0	0	1	0	1



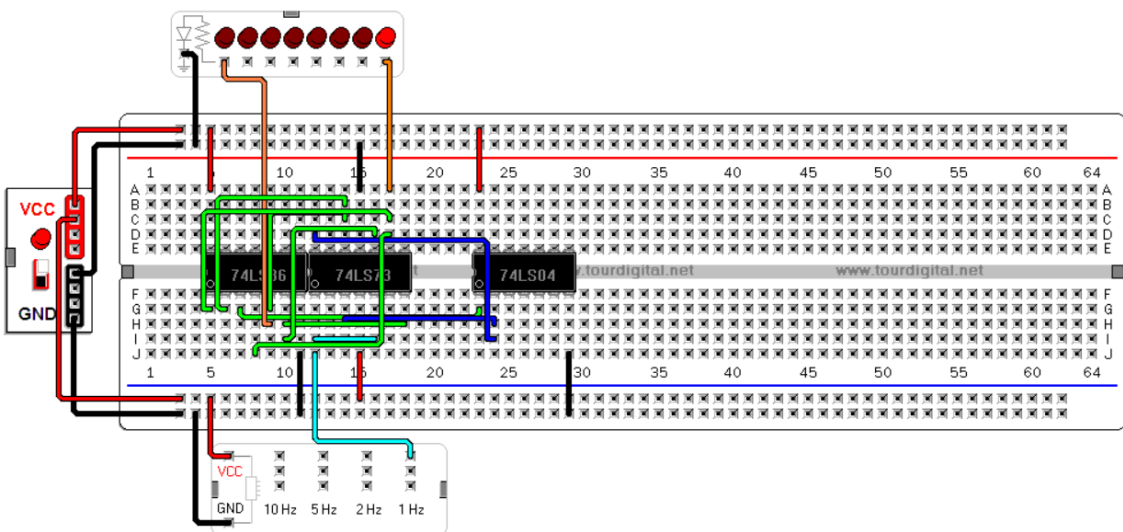
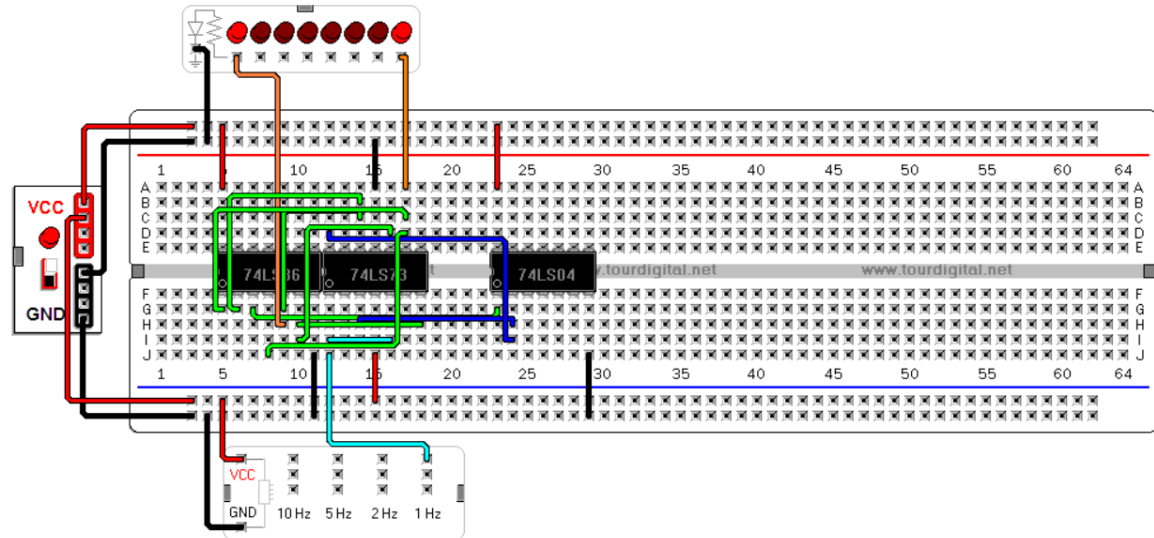
Estados anteriores		Entrada FF2	Entrada FF1	Estados siguientes	
Q1	Q0	J1=K1	J0=K0	Q1	Q0
0	1	1	0	1	1

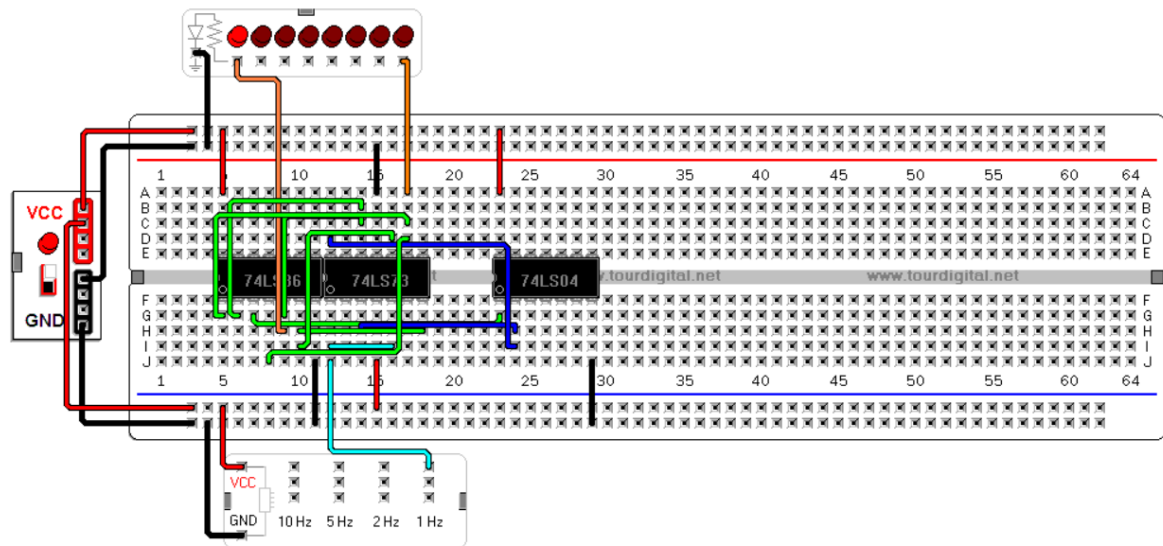


Estados anteriores		Entrada FF2	Entrada FF1	Estados siguientes	
Q1	Q0	J1=K1	J0=K0	Q1	Q0
0	0	0	1	0	1



Ahora en protoboard



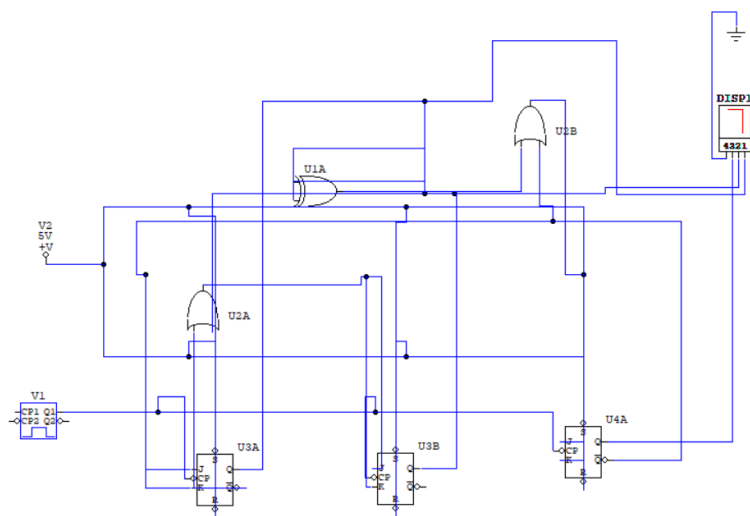


Como pudimos ver en protoboard también coincide con las salidas y entradas de la tabla

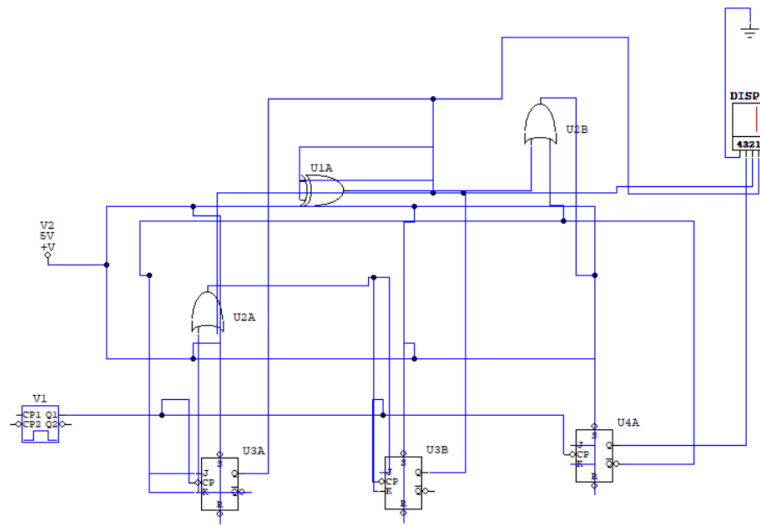
## Ejemplo 2

Podemos observar que la secuencia de la siguiente sucesion 7-5-1-4-6-0-7

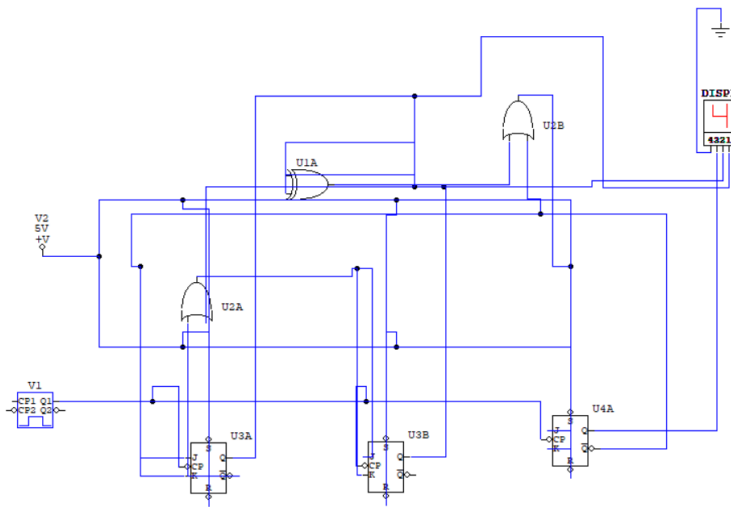
Estados Anteriores	Estados Sigüientes
Q2 Q1 Q0	Q2 Q1 Q0
7 1 1 1	5 1 0 1
5 1 0 1	1 0 0 1
1 0 0 1	4 1 0 0
4 1 0 0	6 1 1 0
6 1 1 0	0 0 0 0
0 0 0 0	7 1 1 1



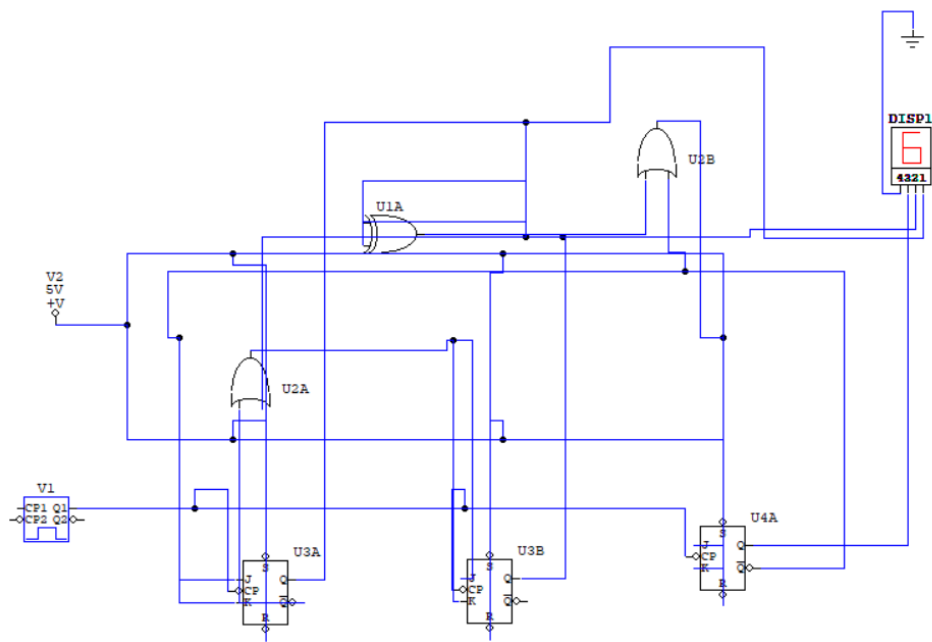
5 1 0 1



4 1 0 0



6 1 1 0



0 0 0 0

