

FLIP-FLOP S-R (SET-RESET)

FLIP-FLOP S-R (SET-RESET)

Este dispositivo es similar al cerrojo S-R, la diferencia radica en la inclusión de una señal de reloj, que actúa como señal de confirmación del paso de los datos hacia el circuito principal, el cuál se encarga de memorizar los datos. Este tipo de flip-flop no es muy comercial

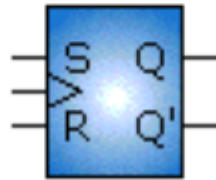
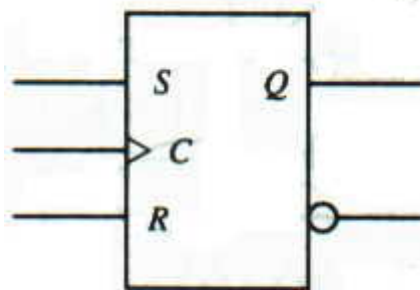


Figura 1-19 Flip-flop SR.



a) Símbolo gráfico

| S | R | $Q(t+1)$ | |
|---|---|----------|-----------------|
| 0 | 0 | $Q(t)$ | Sin cambio |
| 0 | 1 | 0 | Limpiar en 0 |
| 1 | 0 | 1 | Establecer en 1 |
| 1 | 1 | ? | Indeterminado |

b) Tabla característica

LINKS DE APOYO

Significado en general:

http://www.hpca.ual.es/~vruiz/docencia/laboratorio_estructura/practicas/html/node26.html

VIDEO: CON RELOJ: <https://www.youtube.com/watch?v=jHbiMWhGPzw>

SIN RELOJ: <https://www.youtube.com/watch?v=ShQwsahdLOc>

Simulacion en proteus: <https://www.youtube.com/watch?v=uU-GyJrmJr4>

