



Instituto Federal de Educação, Ciência e Tecnologia da Paraíba

Professor: Alexandre Sales Vasconcelos

Alunos: Hércules de Sousa Silva, Matheus Alves da Silva e Ígara Yasmin

Disciplina: Técnicas de Prototipagem

Curso: Engenharia de Computação

Projeto — Técnicas de prototipagem

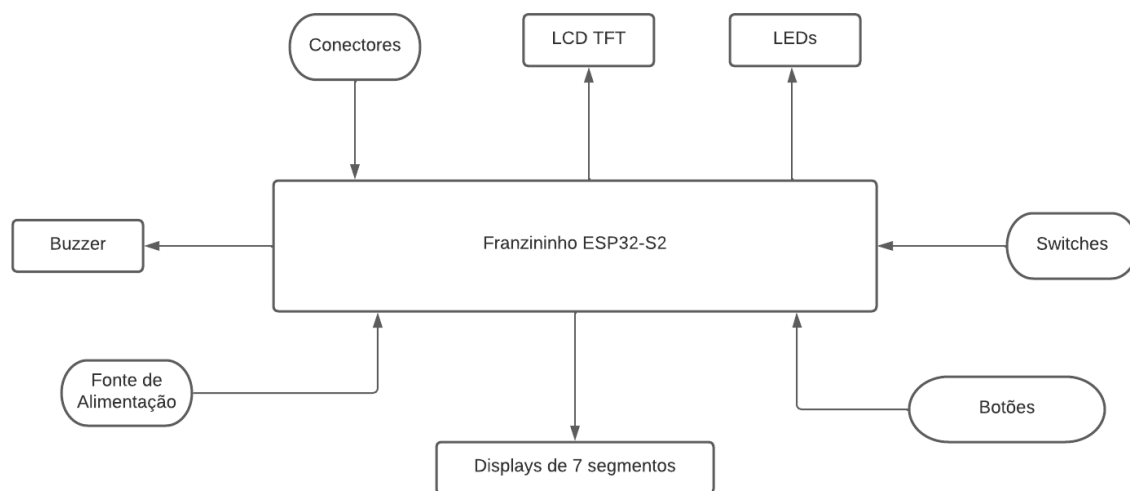
Objetivo

Colocar em prática as lições obtidas ao longo do semestre e criar um kit de desenvolvimento utilizando a placa do Franzininho ESP32-S2, partindo desde o diagrama de blocos até a criação de uma case para impressão, mantendo em mente não somente as melhores práticas de criação de circuito mas também de usabilidade do kit.

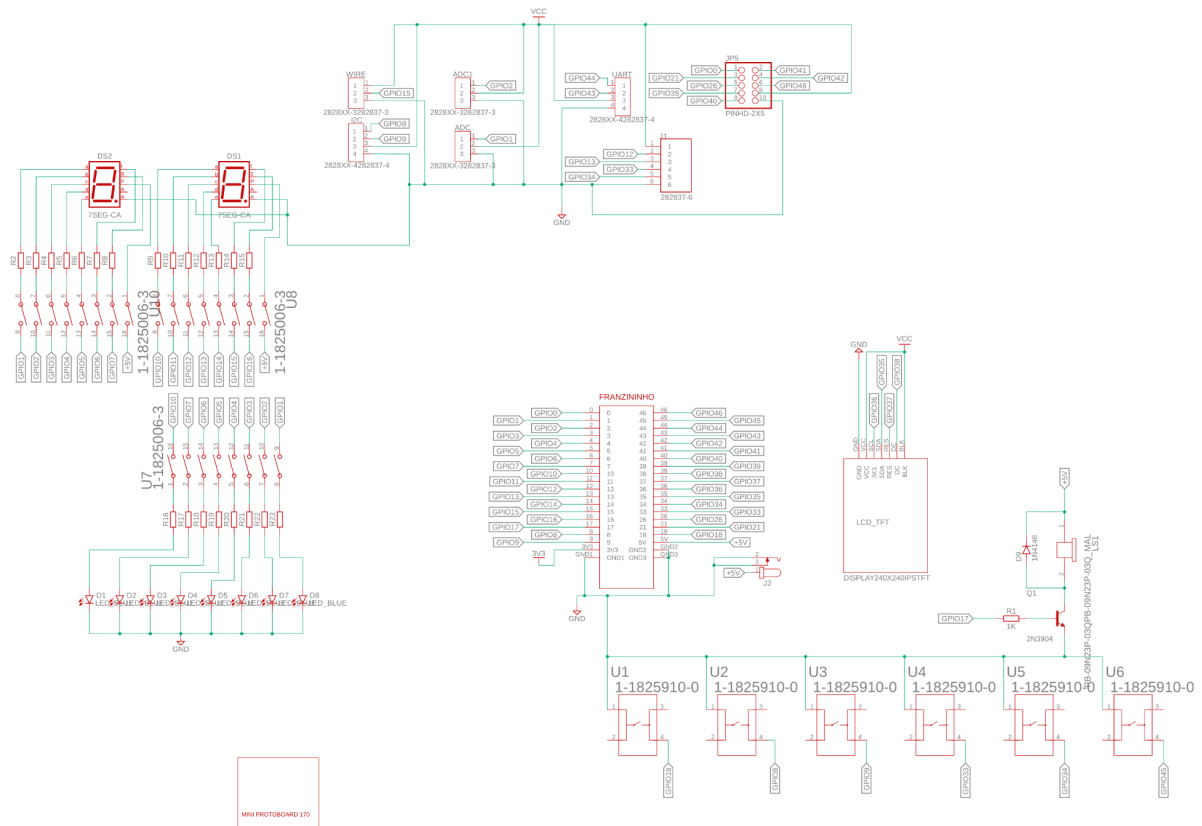
Software utilizado

O software utilizado para o desenvolvimento do kit foi o Fusion 360 e para a criação dos arquivos em formato GCODE foi utilizado o PrusaSlicer.

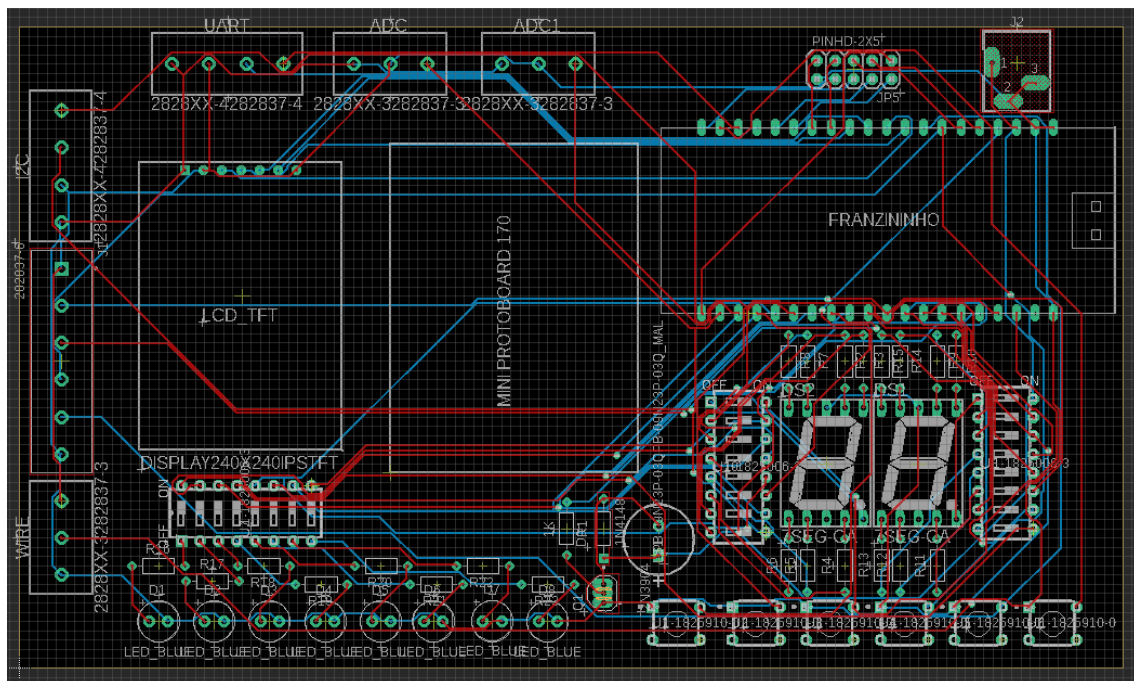
Diagrama em blocos



Circuito elétrico



Layout da PCB



Imagens do protótipo

