

Iniciado em	quarta-feira, 15 jan. 2025, 23:08
Estado	Finalizada
Concluída em	quarta-feira, 15 jan. 2025, 23:10
Tempo empregado	1 minuto 59 segundos
Notas	63,94/65,00
Avaliar	9,84 de um máximo de 10,00(98,37%)

Questão **1**

Correto

Atingiu 3,00 de 3,00

As tabelas verdade abaixo correspondem a circuito codificadores ou decodificadores: As variáveis E são de entrada e as variáveis S são de saída.

Decodificador ✓

E0	E1	S0	S1	S2	S3
0	0	1	0	0	0
0	1	0	1	0	0
1	0	0	0	1	0
1	1	0	0	0	1

Codificador ✓

E3	E2	E1	E0	S1	S2
0	0	0	1	0	0
0	0	1	0	0	1
0	1	0	0	1	1
1	0	0	0	1	0

Decodificador ✓

E0	E1	S0	S1	S2	S3
0	0	1	0	0	0
0	1	0	1	0	0
1	1	0	0	1	0
1	0	0	0	0	1



Questão 2

Correto
Atingiu 36,00 de 36,00

Complete a tabela abaixo com a saída de um codificador decimal para BCD com prioridade: as entradas são chamada E0 a E9, e as saídas são F0a F3, onde F0 é o LSBit.

E0	E1	E2	E3	E4	E5	E6	E7	E8	E9	F3		F2		F1		F0	
1	0	0	0	0	0	0	0	0	0	0	✓	0	✓	0	✓	0	✓
0	1	0	0	0	0	0	0	0	0	0	✓	0	✓	0	✓	1	✓
0	1	1	0	0	0	0	0	0	0	0	✓	0	✓	1	✓	0	✓
0	0	0	1	1	0	0	0	0	0	0	✓	1	✓	0	✓	0	✓
0	0	0	0	0	1	0	0	0	1	1	Correto Atingiu 1,00 de 1,00			✓		1	✓
0	0	0	0	0	0	1	0	0	0	0	✓	1	✓	1	✓	0	✓
0	0	0	0	0	0	0	1	0	0	0	✓	1	✓	1	✓	1	✓
0	0	0	0	0	1	0	0	1	0	1	✓	0	✓	0	✓	0	✓
1	1	1	1	1	1	1	1	1	1	1	✓	0	✓	0	✓	1	✓

Questão 3

Correto
Atingiu 24,00 de 24,00

Preencha a tabela-verdade abaixo para as saídas de um decodificador de código Gray.

AB	G3	G2	G1	G0
00	0	0	0	1
	✓	✓	✓	✓
01	0	0	1	0
	✓	✓	✓	✓
11	0	1	0	0
	✓	✓	✓	✓
10	1	0	0	0
	✓	✓	✓	✓

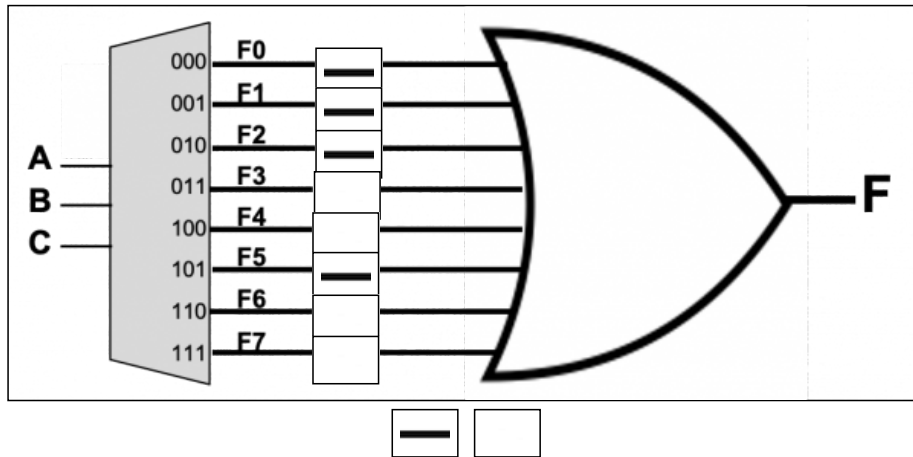


Questão 4

Parcialmente correto

Atingiu 0,63 de 1,00

Projete o circuito da função booleana $F(A, B, C) = \bar{A}\bar{B} + AB\bar{C}$ ligando ou não as saídas do decodificador 3:8 à porta OR. Para ligar o decodificador a porta OR arraste um fio  , caso contrário arraste o retângulo em branco para o lugar onde não há ligação.



Questão 5

Parcialmente correto

Atingiu 0,31 de 1,00

Projete o circuito da função booleana $F(A, B, C, D) = \sum m(3, 4, 5, 8, 9, 12, 15)$ utilizando o decodificador 2:4 e o multiplexador 4:1 abaixo.

Para isso, defina o termo-soma de cada entrada do multiplexador arrastando os itens 0, F0, F1, F2 e F3.

Para que a correção deste exercício esteja correta, coloque as saídas do decodificador em ordem crescente nos termos-soma (da saída F1 a F3). Os quadrados da figura que não precisam ser preenchidos devem ser completados com 0. [Comece a preencher do quadrado da esquerda para direita.](#)

