Universidad politécnica de la zona metropolitana de Guadalajara

CARRERA: Ingenieria en Mecatrónica MATERIA: Sistemas Electrónicos de Interfaz MAESTRO: Carlos Enrique Morán Garabito GRADO Y GRUPO: 4-B

Tarea 4: Explicar los Arreglos y Parametros de los Amplificadores de Clase B

Rafael Hernández Sánchez 04/10/19



UNIVERSIDAD POLITÉCNICA DE LA ZONA METROPOLITANA DE GUADALAJARA INGENIERIA MECATRÓNICA

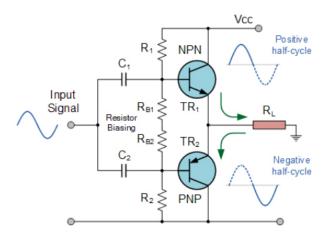
1. OBJETIVOS

- Analizar el funcionamiento específico de éste tipo de amplificador.
- Determinar ventajas y desventajas del amplificador en estudio.
- Explicar los arreglos y parámetros de los amplificadores Clase B

2. MARCO TEÓRICO

Los amplificadores de Clase B usan dos o más transistores polarizados de tal forma que cada transistor solo conduce durante un medio ciclo de la onda de entrada

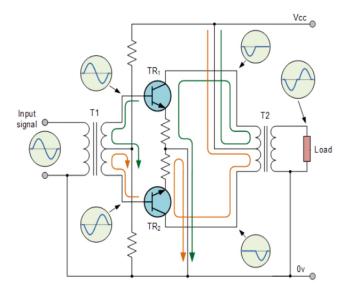
Para mejorar la eficiencia de potencia total del amplificador de clase A previo reduciendo la potencia desperdiciada en forma de calor, es posible diseñar el circuito amplificador de potencia con dos transistores en su etapa de salida produciendo lo que comúnmente se denomina amplificador de clase B también. conocido como una configuración de amplificador push-pull .



Los amplificadores Push-Pull utilizan dos transistores complementarios.º coincidentes, uno de tipo NPN y el otro de tipo PNP con ambos transistores de potencia que reciben la misma señal de entrada que es igual en magnitud, pero en fase opuesta entre sí . Esto resulta en un transistor solamente amplificar la mitad o 180 o del ciclo de forma de onda de entrada mientras que el otro transistor amplifica la otra mitad o restante 180 o del ciclo de forma de onda de entrada con las resultantes de ?dos mitades? está poniendo juntos de nuevo en la salida terminal.

2.1. Circuito Amplificador de Transformador Push-pull de Clase B

El circuito anterior muestra un circuito amplificador Clase B estándar que utiliza un transformador de entrada con toma central compensada, que divide la señal de forma de onda entrante en dos mitades iguales y que están desfasadas 180 ° entre sí. Otro transformador con toma central en la salida se utiliza para recombinar las dos señales que proporcionan la mayor potencia a la carga. Los transistores utilizados para este tipo de circuito amplificador push-pull de transformador son ambos transistores NPN con sus terminales de emisor conectados entre sí.



Aquí, la corriente de carga se comparte entre los dos dispositivos de transistor de potencia a medida que disminuye en un dispositivo y aumenta en el otro a lo largo del ciclo de señal, reduciendo el voltaje y la corriente de salida a cero. El resultado es que ambas mitades de la forma de onda de salida ahora oscilan desde cero hasta el doble de la corriente de reposo, reduciendo así la disipación. Esto tiene el efecto de casi duplicar la eficiencia del amplificador a alrededor del 70

Suponiendo que no haya señal de entrada presente, entonces cada transistor lleva la corriente de colector quiescente normal, cuyo valor está determinado por la polarización de la base que está en el punto de corte.

2.2. FUNCIONAMIENTO

El funcionamiento del amplificador de clase B tiene polarización CC cero ya que los transistores están polarizados en el corte, por lo que cada transistor solo conduce cuando la señal de entrada es mayor que la tensión del emisor base.

3. VENTAJAS Y DESVENTAJAS

3.1. VENTAJAS

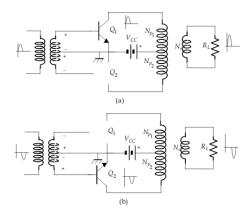
Es que la corriente de colector es cero cuando la señal de entrada al amplificador es cero. Por tanto, el transistor no disipa potencia en condición de reposo.

3.2. DESVENTAJAS

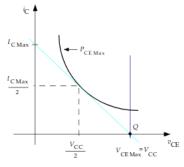
La inclusión de la región no linealde corte en el intervalo de operación. Esto es, a diferencia de la situación en clase A, no es posible eliminar el 5 por ciento de la región de operación sombreada en la parte inferior. Por tanto la distorsión que se produce cerca del punto Q se incluye en la señal de salida.

4. FUNCIONAMIENTO Y APLICACIÓN

Si el voltaje de entrada es positivo, de acuerdo a la conexión del transformador se tiene que Q1 conduce y Q2 esté en corte. Si el voltaje de entrada es negativo Q1 no conduce y Q2 conduce. Esto permitir· obtener la onda de salida de acuerdo a la siguiente imagen.

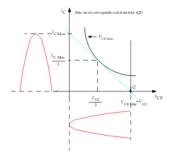


La corriente de colector es cero cuando la señal de entrada es cero, por lo tanto el transistor no disipa potencia en reposo. En CC, el VCEQ=VCC, y en CA, la variación de iC será solo positiva, considerando que la recta de carga es iC= 0, la recta corta en vCE=VCC, de acuerdo a lo siguiente.



$$I_{CMax} = \frac{V_{CEMax}}{RL} = \frac{VCC}{RL}$$

Luego, la potencia en la carga ser· nuevamente la indi-cada en (12). En este caso, cada transistor opera duranteun semi-ciclo, por lo tanto, el valor efectivo de la onda ser...



Así, la potencia total en la carga por cada transistor será

$$P_L = (\frac{I_{CMax}}{2})^2 R_L = (\frac{VCC}{2R_L})^2 R_L = \frac{V^2CC}{4R_L}$$

Luego, la potencia total en la carga suministrada por ambos transistores.

$$P_{L(CA)} = \frac{V^2CC}{2R_L'}$$

Para determinar la potencia entregada por la fuente *PCC*, se requiere determinar la corriente media consumida, la cual se llamará *ICC*.

$$\begin{split} I_{CC} &= \frac{1}{\pi} \int_0^\pi I_{CMax} \sin{(\omega t)} \, d\omega t \\ &= \frac{I_{CMax}}{\pi} \int_0^\pi \sin{(\omega t)} \, d\omega t = \frac{I_{CMax}}{\pi} 2 \\ &= \frac{2I_{CMax}}{\pi} \end{split}$$
 Así se tienen que
$$Pcc = Vcc \frac{2I_{CMax}}{Pi} = Vcc \frac{2}{Pi} \frac{Vcc}{R'_L} = \frac{2V^2cc}{Pi(R'_L)} = 0,636 \frac{V^2cc}{R'_L} \end{split}$$
 Finalmente, se tiene el rendimiento
$$n = \frac{\sqrt{2cc}}{2R_L \frac{2V^2cc}{Pi(R_L)}} = \frac{Pi}{4} = 0,785 \end{split}$$

Lo que corresponde a un 78.5 Por ciento de eficiencia en la conversión

5. CONCLUSIÓN

En conclusión se puede saber que no existe polarización en amplificador clase B en contra fase cada transistor esta en corte cuando no tiene señal de entrada, lo que resulta una ventaja pues no hay consumo de corriente cuando la señal es cero. Otro dado de gran interés es que la máxima eficiencia en un amplificador clase B en contra fase es de 78.5 Por ciento, por lo que un amplificador clase B en contra fase se utiliza mas comúnmente como etapa de salida que un amplificador de potencia clase A.

6. CITAS

[?] [?]