

Taller de Lógica Digital

Organización del Computador 1

Primer Cuatrimestre 2019 - Turno Tarde

4. Antes de empezar

Completar la siguiente tabla indicando los resultados para Op1 + Op2

Operandos		Sin signo					Complemento a 2				
Op1	Op2	Op1 ₁₀	Op2 ₁₀	Res (<i>bits</i>)	Res	V?	Op1 ₁₀	Op2 ₁₀	Res (<i>bits</i>)	Res	V?
1111	0001	15	1	0000	0	1	-1	1	0000	0	0
0001	1111										
0101	0101										
1000	0111										
0110	1010										

Completar la siguiente tabla indicando los resultados para Op1 - Op2

Operandos		Sin signo					Complemento a 2				
Op1	Op2	Op1 ₁₀	Op2 ₁₀	Res (<i>bits</i>)	Res	V?	Op1 ₁₀	Op2 ₁₀	Res (<i>bits</i>)	Res	V?
1000	0010	8	2	0110	6	0	-8	2	0110	6	1
0001	1111										
0101	0101										
1000	0111										
0110	1010										

5. Validación de los resultados

Completar la siguiente tabla indicando los resultados utilizando la ALU de 4 *bits*.

Operandos		Sumador					Restador				
A	B	S	Z	C	V	N	S	Z	C	V	N
1111	0001	0000	1	1	0	0	1110	0	0	0	1
0001	1111										
0101	0101										
1000	0111										
0110	1010										

Corrección

Para uso de los docentes

1	2	3