

# PLC

## PLC con microcontrolador ESP32

### Carpeta Técnica

Della Torre, Joaquín

Erbino, Renzo

Romero Dominguez, Braulio

Villegas González, Alejandro

2024



# Índice

<b>1. Preámbulo</b>	<b>3</b>
1.1. ¿Quiénes somos? . . . . .	3
1.2. Docentes a cargo . . . . .	3
1.3. Información adicional . . . . .	3
1.3.1. Tiempo invertido . . . . .	3
1.3.2. Programas utilizados . . . . .	4
1.3.3. Lenguajes de programación y frameworks utilizados . . . . .	4
<b>2. Introducción</b>	<b>4</b>
2.1. Resumen del proyecto . . . . .	4
2.2. ¿Por qué usar un PLC? . . . . .	4
2.3. PLCs en la industria . . . . .	5
2.4. Impacto medioambiental . . . . .	5
<b>3. Desarrollo técnico</b>	<b>5</b>
3.1. Descripción del funcionamiento . . . . .	5
3.1.1. Descripción de las entradas. . . . .	6
3.1.2. Descripción de las salidas . . . . .	7
3.1.3. Diagramas y esquemáticos . . . . .	8
<b>4. Placa</b>	<b>9</b>
4.1. Componentes . . . . .	9
4.2. Costos . . . . .	9
<b>5. Página web</b>	<b>10</b>
5.1. Funcionamiento . . . . .	10
<b>6. Código de la placa</b>	<b>10</b>
6.1. Lenguaje Ladder . . . . .	10
6.2. Códigos . . . . .	11

# **1. Preámbulo**

## **1.1. ¿Quiénes somos?**

- Braulio Romero Domínguez  
Mail: braulioemilioromero7@gmail.com  
DNI: 48.838.123
- Villegas González Alejandro  
Mail: advillegasg@gmail.com  
DNI: 48.572.234
- Della Torre Joaquín  
Mail: jaoquin1234@gmail.com  
DNI: 48.240.913
- Erbino Renzo  
Mail: renzoerbino@gmail.com  
DNI: 48.944.402

## **1.2. Docentes a cargo**

- Fabrizio Carlassara
- Agustin Palmieri Hise

## **1.3. Información adicional**

### **1.3.1. Tiempo invertido**

- Fecha de inicio: 6 de agosto de 2024.
- Duración: 16 semanas de trabajo.
- Esfuerzo del proyecto individual: 3 horas de trabajo semanales por integrante.
- Esfuerzo total del proyecto: 192 horas de trabajo.

### **1.3.2. Programas utilizados**

- Usamos Visual Studio Code para programar el ESP32
- iot-ladder-editor, un programa que utilizamos para programar en Ladder. <https://github.com/leofds/iot-ladder-editor/tree/main>

### **1.3.3. Lenguajes de programación y frameworks utilizados**

- Python
- Ladder
- C

## **2. Introducción**

### **2.1. Resumen del proyecto**

Se busca aplicar las funciones de un PLC tradicional, el cual a grandes rasgos se encarga de detectar diversos tipos de señales del proceso, y elaborar y enviar acciones de acuerdo con lo que se ha programado. Además, recibe configuraciones de los programadores y da reporte a los mismos, aceptando modificaciones de programación cuando son necesarias

Pero se utiliza buscando una simplificación en el ámbito de utilizar un microcontrolador ESP32 como núcleo de las operaciones, el cual estará conectado a una página web que mostrará un análisis de datos recaudados y el programa del PLC el cual podrá ser modificado siempre que se desee a través de esa página

### **2.2. ¿Por qué usar un PLC?**

Los PLCs permiten controlar y automatizar procesos industriales, reduciendo la necesidad de intervención manual

y aumentando la precisión y consistencia en las operaciones. Son como cerebros programables que hacen que las cosas funcionen automáticamente y de manera eficiente. Además, con un microcontrolador abarataríamos costo, reduciríamos el tamaño, sería más fácil de programar e incluso se le podrían añadir funciones de Wifi o Bluetooth

### **2.3. PLCs en la industria**

Los PLC se usan en la automatización industrial para controlar procesos y maquinaria en industrias como la automotriz, alimentaria y química, así como en sistemas de energía, edificios y transporte automatizado por ejemplo en automatización de procesos industriales, control de máquinas, sistemas de transporte y logística y gestión de energía.

### **2.4. Impacto medioambiental**

Los PLCs optimizan procesos industriales, reduciendo el consumo energético al eliminar desperdicios y ajustando operaciones para usar solo la energía necesaria, además son esenciales en la operación de sistemas de energía renovable. Al mismo tiempo, contienen componentes electrónicos que requieren recursos como metales, plásticos y tierras raras para su fabricación, lo que puede generar impacto ambiental durante la extracción y procesamiento de estos materiales, teniendo en cuenta que su producción contribuye a emisiones de CO<sub>2</sub> y que consumen energía durante su operación, y su impacto depende de la fuente de energía utilizada.

## **3. Desarrollo técnico**

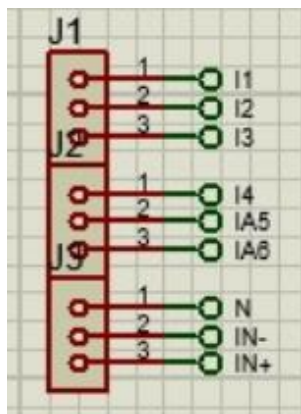
### **3.1. Descripción del funcionamiento**

El PLC lee lo que hay en las entradas y según esto usa la lógica que dice que si tal entrada esta en tal estado activa tal salida, y dentro del ESP32 tiene varios archivos de configuración con un archivo de LCD que te muestra lo que

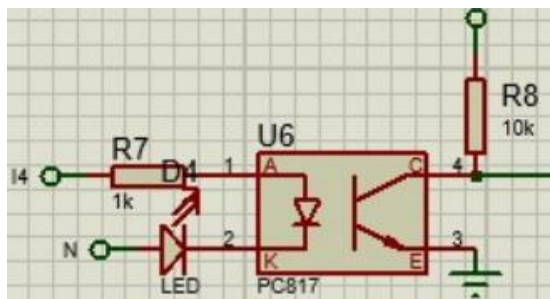
está sucediendo. Se conecta al Wifi e inicia un servidor web con su IP, donde lo accedes y ves el estado de entradas y salidas del PLC. Manda a correr el archivo del plc.c, donde está la lógica del PLC que al cambiar algún estado se refresca la pagina, después de iniciar el servidor web.

### 3.1.1 Descripción de las entradas

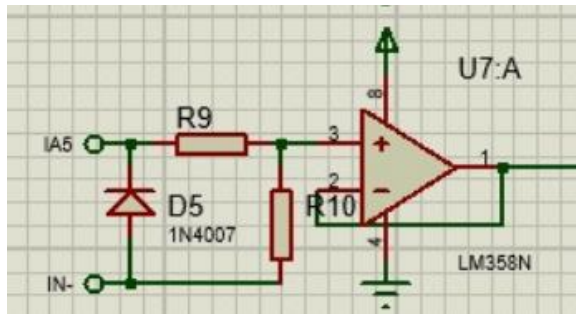
Las borneras tienen las entradas digitales y analógicas (I1 a I4 e IA5 a IA6 respectivamente) y también poseen los 24V y su GND. N solo cumple la función de neutro respecto a todas las entradas digitales, mientras que el neutro de las analógicas es IN-.



Posee cuatro de las seis entradas digitales, estas funcionan con un optoacoplador el cual es generalmente utilizado para reducir la señal eléctrica que ingresa de 12V o 24V a un rango de 0 a 3.3V, lo que el microcontrolador es capaz de soportar. Este método es generalmente usado para las entradas de los microprocesadores.

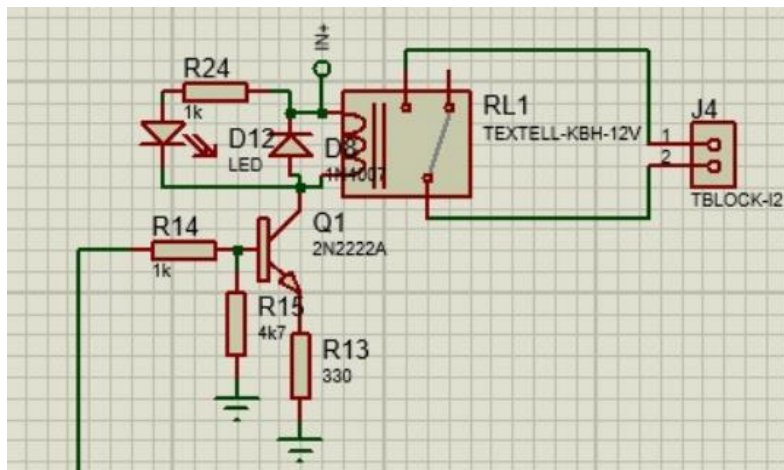


En las entradas analógicas tenemos una reducción de tensión, que pasará de 0V-10V a una menor, que pueda aceptar el microcontrolador, mediante una relación a través de la primera parte. Luego tenemos un seguidor de tensión que separa la entrada de la salida que luego va conectada al microcontrolador.

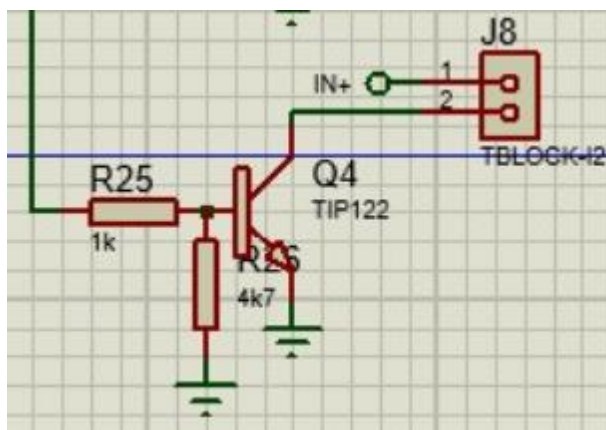


### 3.1.2 Descripción de las salidas

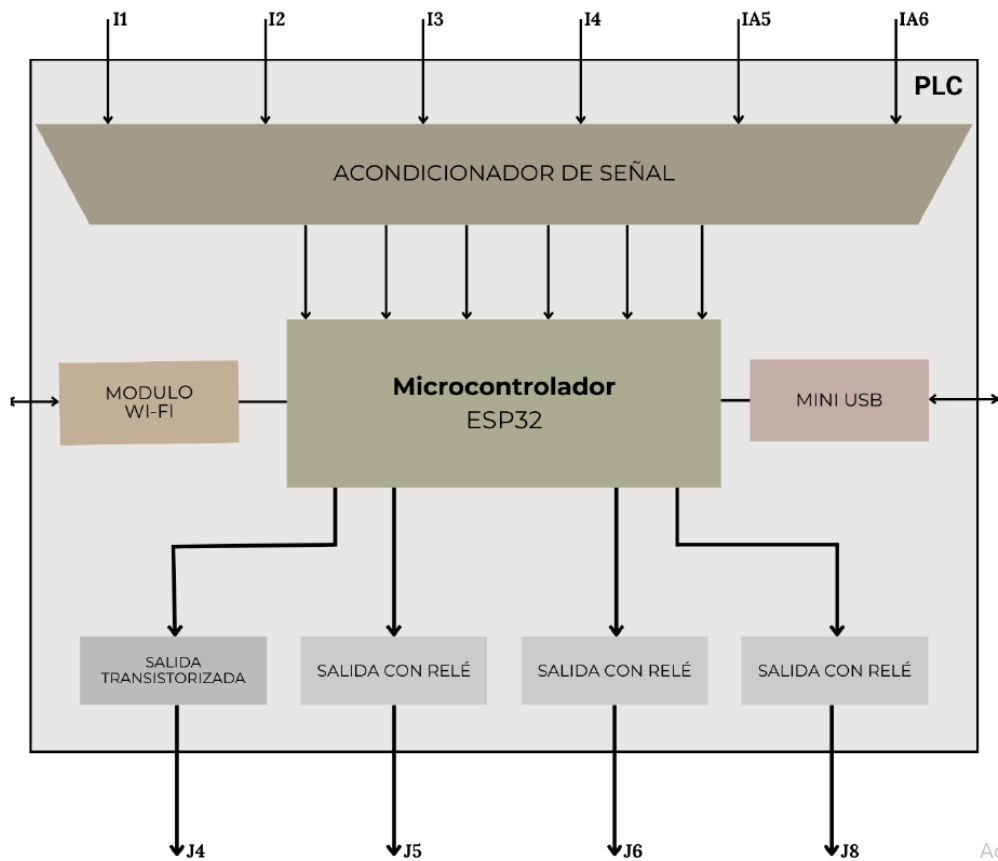
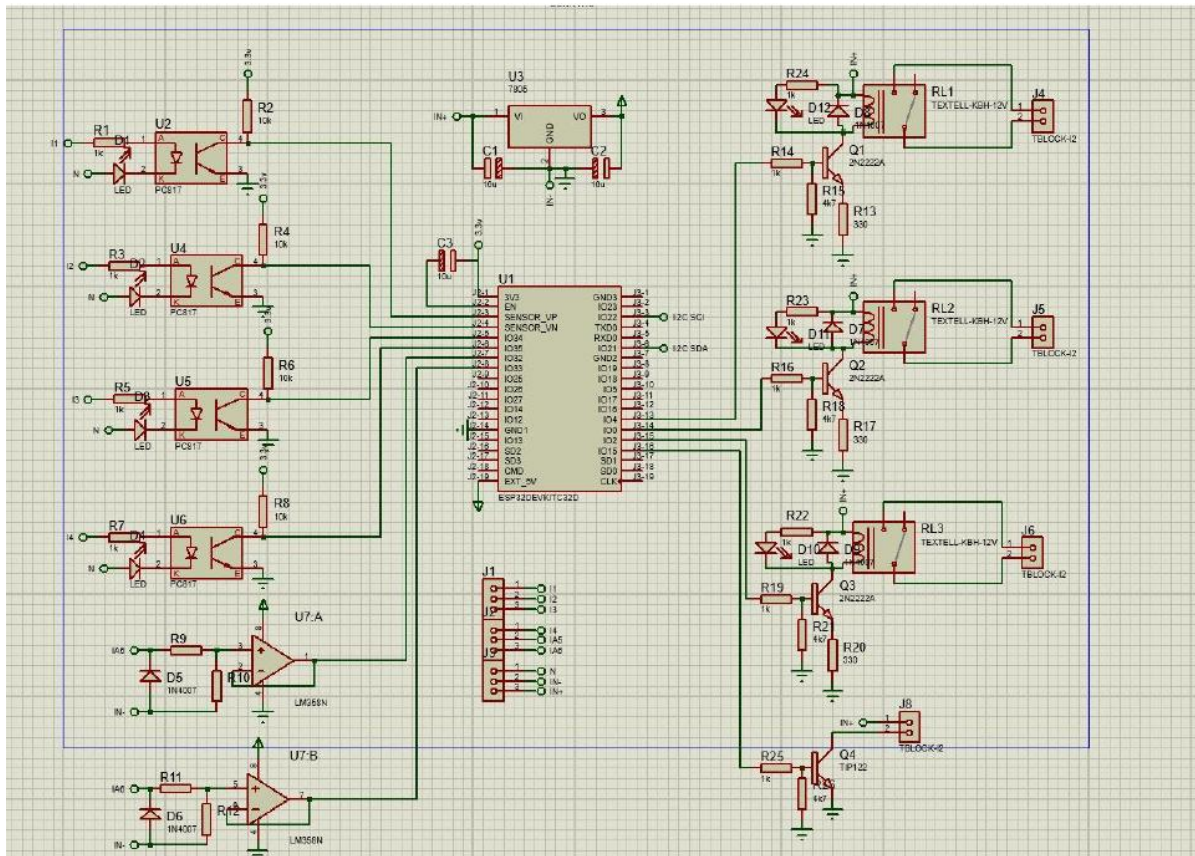
Tiene una salida con etapa de potencia de relé, la cual funciona a través del mecanismo básico de etapa de potencia de relé y es uno de los dos tipos de salida que posee el PLC. Esto se realiza de esta manera para tener el control de las salidas de grandes potencias de una manera más segura y eficiente.



Las salidas transistorizadas en un PLC se utilizan cuando se requiere una respuesta rápida, un alto número de conmutaciones y el manejo de señales digitales, pero con la limitación de manejar cargas de menor potencia que las salidas de relé.



### 3.1.3. Diagramas y esquemáticos



Act  
Ve a



## **4. Placa**

### **4.1. Componentes**

- U1 – ESP32
- U2, U4, U5, U6 – PC817
- U3 – LM7805
- U7 – LM358N
- Q1, Q2, Q3 – 2N2222A
- Q4 – TIP122
- 26x Resistencia
- 8x Bornera
- 12x Diodo
- 3x Relé
- 3x Capacitor

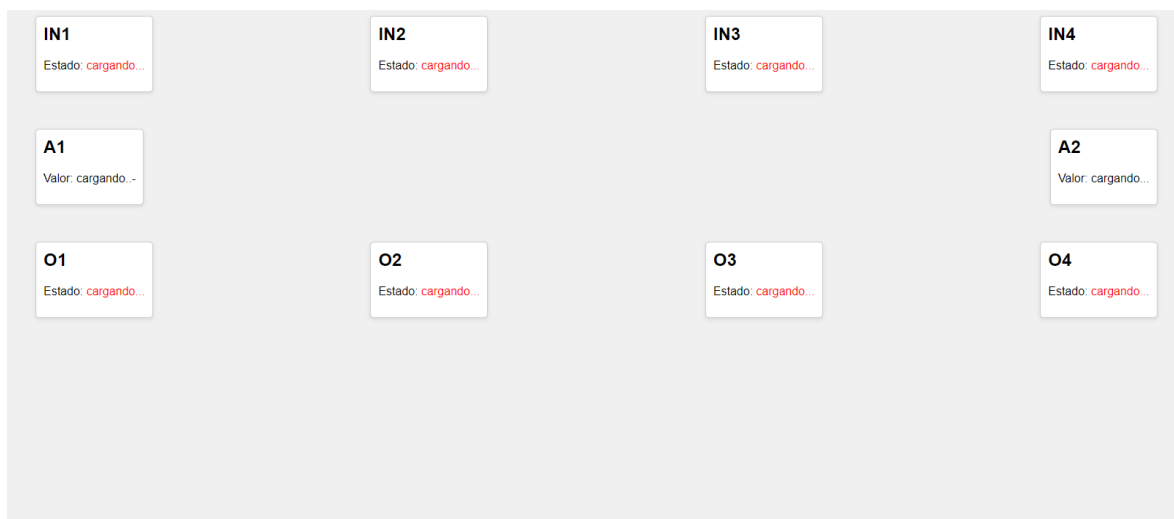
### **4.2. Costos**

- ESP32  $\approx$  10000\$
  - 4x PC817  $\approx$  3000\$
  - LM7805  $\approx$  2500\$
  - LM358N  $\approx$  3400\$
  - 3x 2N2222A  $\approx$  2300\$
  - TIP122  $\approx$  2500\$
  - 26x Resistencia  $\approx$  2000\$
  - 8x Bornera  $\approx$  6000\$
  - 12x Diodo  $\approx$  5000\$
  - 3x Relé  $\approx$  4000\$
  - 3x Capacitor  $\approx$  1000\$
- Precio total  $\approx$  41700\$

## 5. Página

### 5.1. Funcionamiento

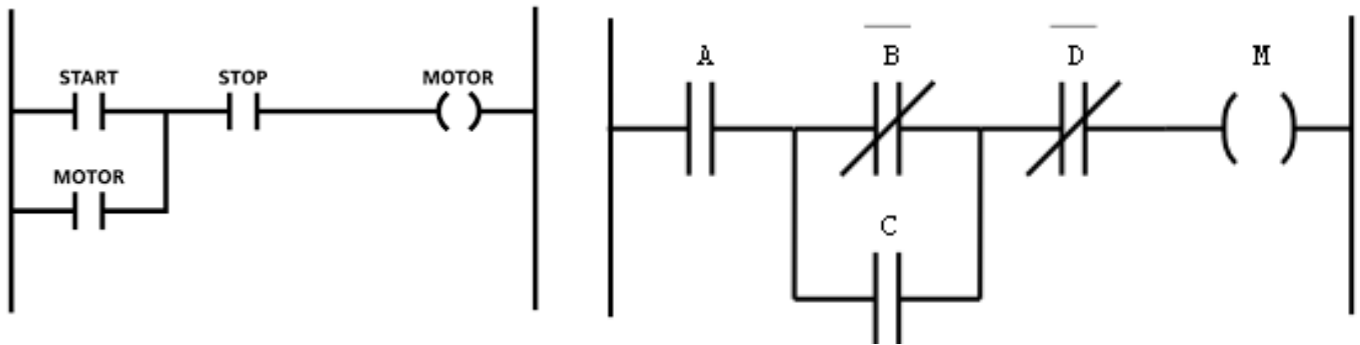
Al entrar a la página tienes un `web_server.c`, el código del servidor web que describe los eventos, es decir, que hacer cuando alguien entra a la página, que mostrarle y le devuelve el html con el javascript dentro y te muestra las entradas y salidas del PLC, de forma paralela es decir, que si se altera el estado de una de las entradas o salidas se refresca la página.



## 6. Código de la placa

### 6.1. Lenguaje Ladder

Este es un lenguaje de programación gráfica utilizado principalmente para programar PLCs. Es muy popular en la automatización industrial debido a su similitud con los diagramas eléctricos utilizados tradicionalmente en circuitos de control eléctrico y su facilidad de interpretación por parte de técnicos e ingenieros, especialmente para aquellos que migran de sistemas de relés a sistemas programables. Por otra parte, se optimizó el código para que no ocupe espacio en memoria



## 6.2. Códigos

### “PLC.C”

```

1
2 #include <stdio.h>
3 #include "driver/gpio.h"
4 #include "esp_log.h"
5 #include "freertos/FreeRTOS.h"
6 #include "freertos/task.h"
7 #include "esp_timer.h"
8 #include "esp_adc/adc_oneshot.h"
9
10 adc_oneshot_unit_handle_t adc_handle; // handle del adc
11 adc_oneshot_chan_cfg_t config_channel = {
12     .bitwidth = ADC_BITWIDTH_DEFAULT,
13     .atten = ADC_ATTEN_DB_12,
14 }; // creo el struct para la config de los canales
15
16 //pin inputs
17 #define PIN_I01 36
18 #define PIN_I02 39
19 #define PIN_I03 34
20 #define PIN_I04 35
21 #define PIN_I05 32
22 #define PIN_I06 33
23
24 int list_pins[6] = {PIN_I01, PIN_I02, PIN_I03, PIN_I04, PIN_I05, PIN_I06};
25 adc_channel_t list_channels[6];
26
27 //pin outputs
28 #define PIN_Q01 19
29 #define PIN_Q02 18
30 #define PIN_Q03 5
31 #define PIN_Q04 17
32
33 //estate vars for every pin
34 uint8_t LD_I1 = 0;
35 uint8_t LD_I2 = 0;
36 uint8_t LD_I3 = 0;
37 uint8_t LD_I4 = 0;
38 uint8_t LD_I5 = 0;
39 uint8_t LD_I6 = 0;
40
41 uint8_t LD_Q1 = 0;
42 uint8_t LD_Q2 = 0;
43 uint8_t LD_Q3 = 0;

```

```

44 uint8_t LD_Q4 = 0;
45
46 typedef struct {
47     int32_t PRE;
48     int32_t AC;
49     int32_t B;
50     int32_t DN;
51     int32_t EN;
52     uint64_t TT;
53 } LD_TIMER;
54
55 union {
56     uint32_t p[2];
57     uint64_t v;
58 } LD_TIME;
59
60 uint64_t getTime(){
61     return LD_TIME.v;
62 }
63
64 LD_TIMER LD_T1;
65
66 void refreshTime64bit(){
67     unsigned long now = esp_timer_get_time()/1000; if(now < LD_TIME.p[0]){
68         LD_TIME.p[1]++;
69     }
70     LD_TIME.p[0] = now;
71 }
72
73 void readInputs(){
74     //pin 33 --> input/6
75     adc_oneshot_read(adc_handle, list_channels[5], &LD_I6);vTaskDelay(1);
76     //pin 32 --> input/5
77     adc_oneshot_read(adc_handle, list_channels[4], &LD_I5);vTaskDelay(1);
78     //pin 35 --> input/4
79     adc_oneshot_read(adc_handle, list_channels[3], &LD_I4);vTaskDelay(1);
80     //pin 34 --> input/3
81     adc_oneshot_read(adc_handle, list_channels[2], &LD_I3);vTaskDelay(1);
82     //pin 39 --> input/2
83     adc_oneshot_read(adc_handle, list_channels[1], &LD_I2);vTaskDelay(1);
84

```

```

85 //pin 36 --> input/1
86 adc_oneshot_read(adc_handle, list_channels[0], &LD_T1);vTaskDelay(1);
87
88 }
89
90 void writeOutputs(){
91
92     gpio_set_level(PIN_Q01,LD_Q1);
93     gpio_set_level(PIN_Q02,LD_Q2);
94     gpio_set_level(PIN_Q03,LD_Q3);
95     gpio_set_level(PIN_Q04,LD_Q4);
96
97 }
98
99 void rung001(void){
100     uint8_t _LD_S0;
101     _LD_S0 = 1;
102     if(LD_I1){
103         _LD_S0 = 0;
104     }
105     LD_Q1 = _LD_S0;
106 }
107
108 void rung002(void){
109     uint8_t _LD_S0;
110     uint64_t _LD_T1;
111     uint64_t _LD_T2;
112     _LD_S0 = 1;
113     if(LD_I2){
114         _LD_S0 = 0;
115     }
116     LD_T1.EN = _LD_S0;
117     if(!_LD_S0){
118         LD_T1.DN = 0;
119         LD_T1.AC = 0;
120         LD_T1.TT = getTime();
121     }else{
122         if(!LD_T1.DN){
123             _LD_T1 = getTime();
124             _LD_T2 = _LD_T1 - LD_T1.TT;
125             if(_LD_T2 >= LD_T1.B){
126                 LD_T1.TT = _LD_T1;
127                 LD_T1.AC = LD_T1.AC + 1;
128                 if(LD_T1.AC >= LD_T1.PRE){
129                     LD_T1.DN = 1;
130                 }
131             }
132         }
133     }
134     _LD_S0 = LD_T1.DN;
135     LD_Q2 = _LD_S0;
136     if(_LD_S0){
137         LD_T1.DN = 0;
138         LD_T1.AC = 0;
139         LD_T1.EN = 0;
140         LD_T1.TT = getTime();
141     }
142 }
143
144 void rung003(void){
145     uint8_t _LD_S0;
146     _LD_S0 = 1;
147 }
148
149 void initContext(void){
150     LD_T1.EN = 0;
151     LD_T1.AC = 0;
152     LD_T1.PRE = 1;
153     LD_T1.B = 100;
154     LD_T1.DN = 0;
155     LD_T1.TT = getTime();
156 }
157
158 void init(){
159     LD_TIME.v = 0;
160     refreshTime64bit();
161     //INPUTS(with adc)-- inicializacion
162     //adc_oneshot_unit_handle_t adc_handle;// handle del adc
163     adc_oneshot_unit_init_cfg_t config_adc; //struct de config de canales
164     config_adc.unit_id=ADC_UNIT_1;
165     config_adc.ulp_mode= ADC_ULP_MODE_DISABLE;
166     config_adc.clk_src= 0;

```

```

167
168     adc_oneshot_new_unit(&config_adc, &adc_handle);//creo la unidad con el handle y config
169     /*
170     adc_oneshot_chan_cfg_t config_channel; // creo el struct para la config de los canales
171     config_channel.bitwidth = ADC_BITWIDTH_DEFAULT;
172     config_channel.atten = ADC_ATTEN_DB_12;
173     */
174
175
176     //adc_oneshot_config_channel(adc_handle, EXAMPLE_ADC1_CHAN0, config_adc);
177     adc_channel_t c;adc_unit_t u;
178     for(int in_pin =0;in_pin<6;in_pin++){
179
180         adc_oneshot_io_to_channel(list_pins[in_pin],&u,&c);
181         adc_oneshot_config_channel(adc_handle, c, &config_channel);
182         //agrego cada channel al array
183         list_channels[in_pin] = c;
184         //muestro el canal asignado para cada pin.
185         ESP_LOGI("ADC","pin: %d >> channel: %d",list_pins[in_pin],c);
186
187     }
188     /*
189     pinMode(PIN_I01, INPUT);
190     pinMode(PIN_I02, INPUT);
191     pinMode(PIN_Q01, OUTPUT);
192     */
193     //OUTPUTS
194     gpio_reset_pin(PIN_Q01);gpio_reset_pin(PIN_Q02);gpio_reset_pin(PIN_Q03);gpio_reset_pin(PIN_Q04);
195     gpio_set_direction(PIN_Q01,GPIO_MODE_OUTPUT);gpio_set_direction(PIN_Q02,GPIO_MODE_OUTPUT);gpio_set_direction(PIN_Q03,GPIO_MODE_OUTPUT);gpio_set_direction(PIN_Q04,GPIO_MODE_OUTPUT);
196 }
197
198
199 void app(){
200     init();
201     initContext();
202     for(;;){
203         vTaskDelay(1);
204         readInputs();
205         refreshTime64bit();
206         rung001();
207         rung002();
208         rung003();
209         writeOutputs();
210     }
211 }
212

```

# “PLC1.C”

```

1  #include <stdio.h>
2  #include "driver/gpio.h"
3  #include "esp_log.h"
4  #include "freertos/FreeRTOS.h"
5  #include "freertos/task.h"
6  #include "esp_timer.h"
7  #include "esp_adc/adc_oneshot.h"
8
9  adc_oneshot_unit_handle_t adc_handle; // handle del adc
10 adc_oneshot_chan_cfg_t config_channel = {
11     .bitwidth = ADC_BITWIDTH_DEFAULT,
12     .atten = ADC_ATTEN_DB_12,
13 }; // creo el struct para la config de los canales
14
15
16 //pin inputs
17 #define PIN_I01 36
18 #define PIN_I02 39
19 #define PIN_I03 34
20 #define PIN_I04 35
21 #define PIN_I05 32
22 #define PIN_I06 33
23
24 int list_pins[6] = {PIN_I01,PIN_I02,PIN_I03,PIN_I04,PIN_I05,PIN_I06};
25 adc_channel_t list_channels[6];
26
27 //pin output
28 #define PIN_Q01 19
29 #define PIN_Q02 18
30 #define PIN_Q03 5
31 #define PIN_Q04 17
32 //estate vars for every pin
33 uint8_t LD_I1 = 0;
34 uint8_t LD_I2 = 0;
35 uint8_t LD_I3 = 0;
36 uint8_t LD_I4 = 0;
37 uint8_t LD_I5 = 0;
38 uint8_t LD_I6 = 0;
39
40 uint8_t LD_Q1 = 0;
41 uint8_t LD_Q2 = 0;
42 uint8_t LD_Q3 = 0;
43 uint8_t LD_Q4 = 0;
44
45 union {
46     uint32_t p[2];
47     uint64_t v;
48 } LD_TIME;

```

```

50 uint64_t getTime(){
51     return LD_TIME.v;
52 }
53
54 void refreshTime64bit(){
55     unsigned long now = esp_timer_get_time()/1000;
56     if(now < LD_TIME.p[0]){
57         LD_TIME.p[1]++;
58     }
59     LD_TIME.p[0] = now;
60 }
61
62
63
64 void readInputs(){
65     //pin 33 --> input/6
66     adc_oneshot_read(adc_handle, list_channels[5], &LD_I6);vTaskDelay(1);
67     //pin 32 --> input/5
68     adc_oneshot_read(adc_handle, list_channels[4], &LD_I5);vTaskDelay(1);
69     //pin 35 --> input/4
70     adc_oneshot_read(adc_handle, list_channels[3], &LD_I4);vTaskDelay(1);
71     //pin 34 --> input/3
72     adc_oneshot_read(adc_handle, list_channels[2], &LD_I3);vTaskDelay(1);
73     //pin 39 --> input/2
74     adc_oneshot_read(adc_handle, list_channels[1], &LD_I2);vTaskDelay(1);
75     //pin 36 --> input/1
76     adc_oneshot_read(adc_handle, list_channels[0], &LD_I1);vTaskDelay(1);
77 }
78 void writeOutputs(){
79     gpio_set_level(PIN_Q01,LD_Q1);
80     gpio_set_level(PIN_Q02,LD_Q2);
81     gpio_set_level(PIN_Q03,LD_Q3);
82     gpio_set_level(PIN_Q04,LD_Q4);
83 }
84
85 void init(){
86     LD_TIME.v = 0;
87     refreshTime64bit();
88     //INPUTS(with adc)-- inicialization
89     //adc_oneshot_unit_handle_t adc_handle; // handle del adc
90     adc_oneshot_unit_init_cfg_t config_adc; //struct de config de canales
91     config_adc.unit_id=ADC_UNIT_1;
92     config_adc.ulp_mode= ADC_ULP_MODE_DISABLE;
93     config_adc.clk_src= 0;
94
95     adc_oneshot_new_unit(&config_adc, &adc_handle); //creo la unidad con el handle y config

```

```

96 /*
97     adc_oneshot_chan_cfg_t config_channel; // creo el struct para la config de los canales
98     config_channel.bitwidth = ADC_BITWIDTH_DEFAULT;
99     config_channel.atten = ADC_ATTEN_DB_12;
100 */
101
102 //adc_oneshot_config_channel(adc_handle, EXAMPLE_ADC1_CHAN0, config_adc);
103 adc_channel_t c;adc_unit_t u;
104 for(int in_pin =0;in_pin<6;in_pin++){
105
106     adc_oneshot_io_to_channel(list_pins[in_pin],&u,&c);
107     adc_oneshot_config_channel(adc_handle, c, &config_channel);
108     //agrego cada channel al array
109     list_channels[in_pin] = c;
110     //muestro el canal asignado para cada pin.
111     ESP_LOGI("ADC","pin: %d >> channel: %d",list_pins[in_pin],c);
112
113 }
114 /*
115     pinMode(PIN_I01, INPUT);
116     pinMode(PIN_I02, INPUT);
117     pinMode(PIN_Q01, OUTPUT);
118 */
119 //OUTPUTS
120 gpio_reset_pin(PIN_Q01);gpio_reset_pin(PIN_Q02);gpio_reset_pin(PIN_Q03);gpio_reset_pin(PIN_Q04);
121 gpio_set_direction(PIN_Q01,GPIO_MODE_OUTPUT);gpio_set_direction(PIN_Q02,GPIO_MODE_OUTPUT);gpio_set_direction(PIN_Q03,GPIO_MODE_OUTPUT);gpio_set_direction(PIN_Q04,GPIO_MODE_OUTPUT);
122 }
123
124
125 /*
126 void initcontext(){
127
128 }
129 */
130
131
132
133 /*
134 void refreshTime64bit(){
135     unsigned long now = millis();
136     if(now < LD_TIME.p[0]){
137         LD_TIME.p[1]++;
138     }
139     LD_TIME.p[0] = now;
140 }
141 */

```

```

142
143 void rung001(){
144     uint8_t LD_S0;
145     LD_S0 = 1;
146     if(!_LD_S0){
147         if(LD_I1 > 200){
148             LD_S0 = 0;
149         }
150     }
151     LD_Q1 = LD_S0;
152 }
153
154 void rung002(){
155     uint8_t LD_S0;
156     LD_S0 = 1;
157     if(!_LD_I2){
158         LD_S0 = 0;
159     }
160     LD_Q1 = LD_S0;
161 }
162
163
164 void app(void)
165 {
166     init();
167
168     while(1){
169         vTaskDelay(1);
170         readInputs();
171         refreshTime64bit();
172         rung001();
173         //rung002();
174         writeOutputs();
175     }
176 }

```

# “WEB\_SERVER.C”

```

1  #include "esp_http_server.h"
2  #include <string.h>
3  #include <esp_system.h>
4  #include <nvs_flash.h>
5  #include <sys/param.h>
6  #include <stdio.h>
7  #include "esp_log.h"
8  //include "plc.c"
9
10 extern uint8_t LD_I1;
11 extern uint8_t LD_I2;
12 extern uint8_t LD_I3;
13 extern uint8_t LD_I4;
14 extern uint8_t LD_I5;
15 extern uint8_t LD_I6;
16
17 extern uint8_t LD_Q1;
18 extern uint8_t LD_Q2;
19 extern uint8_t LD_Q3;
20 extern uint8_t LD_Q4;
21
22 //define MIN(X, Y) (((X) < (Y)) ? (X) : (Y))
23
24 /* Our URI handler function to be called during GET /uri request */
25 esp_err_t get_handler(httpd_req_t *req)
26 {
27     /* Send a simple response */
28     extern unsigned char view_start[] asm("_binary_webpage_html_start");
29     extern unsigned char view_end[] asm("_binary_webpage_html_end");
30     size_t view_len = view_end - view_start;
31     //memcpy(viewHtml, view_start, view_len);
32     /*
33     char viewHtml[view_len];
34     memcpy(viewHtml, view_start, view_len);
35     ESP_LOGI("index", "URI: %s", req->uri);
36     */
37     //ESP_LOGI("index", "URI: %s", viewHtml);
38
39     //const char resp[] = "hola";
40     httpd_resp_send_chunk(req, (const char *)view_start, view_len);
41     return ESP_OK;
42 }
43
44 esp_err_t Iodata(httpd_req_t *req)
45 {
46     //update_values(LD_I1,LD_I2,LD_I3,LD_I4,LD_I5,LD_I6,LD_Q1,LD_Q2,LD_Q3,LD_Q4);
47     //extern unsigned char view_start[] asm("_binary_iodata_json_start");
48     //extern unsigned char view_end[] asm("_binary_iodata_json_end");
49
50     //size_t view_len = view_end - view_start;
51     char viewJson[] = "{ \"I1\":%d,\"I2\":%d,\"I3\":%d,\"I4\":%d,\"I5\":%d,\"I6\":%d,\"Q1\":%d,\"Q2\":%d,\"Q3\":%d,\"Q4\":%d}";
52     //memcpy(viewJson, view_start, view_len);
53
54     char *viewJsonUpdated;
55     sprintf(&viewJsonUpdated, viewJson, LD_I1,LD_I2,LD_I3,LD_I4,LD_I5,LD_I6,LD_Q1,LD_Q2,LD_Q3,LD_Q4);
56
57     ESP_LOGI("json", "%s", viewJsonUpdated);
58     httpd_resp_set_type(req,"application/json");
59     httpd_resp_sendstr(req, viewJsonUpdated);
60     free(viewJsonUpdated);
61     return ESP_OK;
62 }
63
64
65
66
67 /* Our URI handler function to be called during POST /uri request */
68 esp_err_t post_handler(httpd_req_t *req)
69 {
70     /* Destination buffer for content of HTTP POST request.
71     * httpd_req_recv() accepts char* only, but content could
72     * as well be any binary data (needs type casting).
73     * In case of string data, null termination will be absent, and
74     * content length would give length of string */
75     char content[100];
76
77     /* Truncate if content length larger than the buffer */
78     size_t recv_size = MIN(req->content_len, sizeof(content));
79
80     int ret = httpd_req_recv(req, content, recv_size);
81     if (ret <= 0) { /* 0 return value indicates connection closed */
82         /* Check if timeout occurred */
83         if (ret == HTTPD_SOCK_ERR_TIMEOUT) {
84             /* In case of timeout one can choose to retry calling
85             * httpd_req_recv(), but to keep it simple, here we
86             * respond with an HTTP 408 (Request Timeout) error */
87             httpd_resp_send_408(req);
88         }
89         /* In case of error, returning ESP_FAIL will
90         * ensure that the underlying socket is closed */
91         return ESP_FAIL;
92     }
93
94     /* Send a simple response */
95
96     const char resp[] = "URI POST Response";
97     httpd_resp_send(req, resp, HTTPD_RESP_USE_STRLEN);
98     return ESP_OK;
99 }
100
101 /* URI handler structure for GET /uri */
102 httpd_uri_t uri_get = {
103     .uri = "/",
104     .method = HTTP_GET,
105     .handler = get_handler,
106     .user_ctx = NULL
107 };
108
109 httpd_uri_t uri_infovalues = {
110     .uri = "/info_values",
111     .method = HTTP_GET,
112     .handler = Iodata,
113     .user_ctx = NULL
114 };
115
116
117 /* URI handler structure for POST /uri */
118 httpd_uri_t uri_post = {
119     .uri = "/uri",
120     .method = HTTP_POST,
121     .handler = post_handler,
122     .user_ctx = NULL
123 };
124
125 /* Function for starting the webserver */
126 httpd_handle_t start_webserver(void)
127 {
128     /* Generate default configuration */
129     httpd_config_t config = HTTPD_DEFAULT_CONFIG();
130
131     /* Empty handle to esp_http_server */
132     httpd_handle_t server = NULL;
133
134     /* Start the httpd server */
135     if (httpd_start(&server, &config) == ESP_OK) {
136         /* Register URI handlers */
137         httpd_register_uri_handler(server, &uri_get);
138         httpd_register_uri_handler(server, &uri_infovalues);
139
140         httpd_register_uri_handler(server, &uri_post);
141
142     }
143
144     /* If server failed to start, handle will be NULL */
145     return server;
146 }
147
148 /* Function for stopping the webserver */
149 void stop_webserver(httpd_handle_t server)
150 {
151     if (server) {
152         /* Stop the httpd server */
153         httpd_stop(server);
154     }
155 }
156

```

# “WEBPAGE.HTML”

```
1  <html lang="es">
2  <head>
3    <meta charset="UTF-8">
4    <meta name="viewport" content="width=device-width, initial-scale=1.0">
5    <title>Estado de Variables</title>
6    <style>
7      body {
8        font-family: Arial, sans-serif;
9        margin: 0;
10       padding: 0;
11       background-color: #f0f0f0;
12     }
13
14     .container {
15       width: 80%;
16       margin: auto;
17       display: flex;
18       justify-content: space-between;
19       align-items: center;
20       padding: 20px;
21     }
22
23     .variable {
24       padding: 10px;
25       margin-bottom: 10px;
26       background-color: #fff;
27       border: 1px solid #ccc;
28       border-radius: 5px;
29       box-shadow: 0 2px 5px rgba(0, 0, 0, 0.1);
30     }
31
32     .variable h2 {
33       margin-top: 0;
34     }
35
36     .on {
37       color: green;
38     }
39
40     .off {
41       color: red;
42     }
43   </style>
44 </head>
45 <body>
46   <script>
47     function requestDataFromESP32() {
48       fetch('/info_values')
```

```
95
96     <div class="container">
97       <div class="variable">
98         <h2>IN1</h2>
99         <p>Estado: <span id="I1_value" class="off">cargando...</span></p>
100       </div>
101       <div class="variable">
102         <h2>IN2</h2>
103         <p>Estado: <span id="I2_value" class="off">cargando...</span></p>
104       </div>
105       <div class="variable">
106         <h2>IN3</h2>
107         <p>Estado: <span id="I3_value" class="off">cargando...</span></p>
108       </div>
109       <div class="variable">
110         <h2>IN4</h2>
111         <p>Estado: <span id="I4_value" class="off">cargando...</span></p>
112       </div>
113     </div>
114
115     <div class="container">
116       <div class="variable">
117         <h2>A1</h2>
118         <p>Valor: <span id="I5_value">cargando...</span></p>
119       </div>
120       <div class="variable">
121         <h2>A2</h2>
122         <p>Valor: <span id="I6_value">cargando...</span></p>
123       </div>
124     </div>
125
126     <div class="container">
127       <div class="variable">
128         <h2>O1</h2>
129         <p>Estado: <span id="O1_value" class="off">cargando...</span></p>
130       </div>
131       <div class="variable">
132         <h2>O2</h2>
133         <p>Estado: <span id="O2_value" class="off">cargando...</span></p>
134       </div>
135       <div class="variable">
136         <h2>O3</h2>
137         <p>Estado: <span id="O3_value" class="off">cargando...</span></p>
138       </div>
139       <div class="variable">
140         <h2>O4</h2>
141         <p>Estado: <span id="O4_value" class="off">cargando...</span></p>
142       </div>
143     </div>
144   </body>
145 </html>
```

```
49   .then(response => response.json())
50   .then(data => {
51     console.log('I1', data.I1);
52     const estado_I1 = document.getElementById('I1_value');
53     estado_I1.textContent = (data.I1 === 255) ? 'ON' : 'OFF';
54     estado_I1.className = (data.I1 === 255) ? 'on' : 'off';
55
56     const estado_I2 = document.getElementById('I2_value');
57     estado_I2.textContent = (data.I2 === 255) ? 'ON' : 'OFF';
58     estado_I2.className = (data.I2 === 255) ? 'on' : 'off';
59
60     const estado_I3 = document.getElementById('I3_value');
61     estado_I3.textContent = (data.I3 === 255) ? 'ON' : 'OFF';
62     estado_I3.className = (data.I3 === 255) ? 'on' : 'off';
63
64     const estado_I4 = document.getElementById('I4_value');
65     estado_I4.textContent = (data.I4 === 255) ? 'ON' : 'OFF';
66     estado_I4.className = (data.I4 === 255) ? 'on' : 'off';
67
68     const estado_I5 = document.getElementById('I5_value');
69     estado_I5.textContent = data.I5;
70
71     const estado_I6 = document.getElementById('I6_value');
72     estado_I6.textContent = data.I6;
73
74     const estado_O1 = document.getElementById('O1_value');
75     estado_O1.textContent = (data.O1 === 1) ? 'ON' : 'OFF';
76     estado_O1.className = (data.O1 === 1) ? 'on' : 'off';
77
78     const estado_O2 = document.getElementById('O2_value');
79     estado_O2.textContent = (data.O2 === 1) ? 'ON' : 'OFF';
80     estado_O2.className = (data.O2 === 1) ? 'on' : 'off';
81
82     const estado_O3 = document.getElementById('O3_value');
83     estado_O3.textContent = (data.O3 === 1) ? 'ON' : 'OFF';
84     estado_O3.className = (data.O3 === 1) ? 'on' : 'off';
85
86     const estado_O4 = document.getElementById('O4_value');
87     estado_O4.textContent = (data.O4 === 1) ? 'ON' : 'OFF';
88     estado_O4.className = (data.O4 === 1) ? 'on' : 'off';
89   })
90   .catch(error => console.error('Error al obtener datos del sensor:', error));
91 }
92
93 setInterval(requestDataFromESP32, 500); // 500 ms = 0.5 segundos
94 </script>
```

# “WIFI\_CONNECTION.H”

```
1  /* WiFi station Example
2
3     This example code is in the Public Domain (or CC0 licensed, at your option.)
4
5     Unless required by applicable law or agreed to in writing, this
6     software is distributed on an "AS IS" BASIS, WITHOUT WARRANTIES OR
7     CONDITIONS OF ANY KIND, either express or implied.
8
9  */
10 #include <string.h>
11 #include "freertos/FreeRTOS.h"
12 #include "freertos/task.h"
13 #include "freertos/event_groups.h"
14 #include "esp_wifi.h"
15 #include "esp_event.h"
16 #include "esp_log.h"
17 #include "nvs_flash.h"
18
19 #include "lwip/err.h"
20 #include "lwip/sys.h"
21
22 /* The examples use WiFi configuration that you can set via project configuration menu
23
24    If you'd rather not, just change the below entries to strings with
25    the config you want - ie #define EXAMPLE_WIFI_SSID "mywifissid"
26 */
27 #define EXAMPLE_ESP_WIFI_SSID      CONFIG_ESP_WIFI_SSID
28 #define EXAMPLE_ESP_WIFI_PASS      CONFIG_ESP_WIFI_PASSWORD
29 #define EXAMPLE_ESP_MAXIMUM_RETRY  CONFIG_ESP_MAXIMUM_RETRY
30
31 #if CONFIG_ESP_WPA3_SAE_PWE_HUNT_AND_PECK
32 #define ESP_WIFI_SAE_MODE WPA3_SAE_PWE_HUNT_AND_PECK
33 #define EXAMPLE_H2E_IDENTIFIER ""
34 #elif CONFIG_ESP_WPA3_SAE_PWE_HASH_TO_ELEMENT
35 #define ESP_WIFI_SAE_MODE WPA3_SAE_PWE_HASH_TO_ELEMENT
36 #define EXAMPLE_H2E_IDENTIFIER CONFIG_ESP_WIFI_PM_ID
37 #elif CONFIG_ESP_WPA3_SAE_PWE_BOTH
38 #define ESP_WIFI_SAE_MODE WPA3_SAE_PWE_BOTH
39 #define EXAMPLE_H2E_IDENTIFIER CONFIG_ESP_WIFI_PM_ID
40 #endif
41 #if CONFIG_ESP_WIFI_AUTH_OPEN
42 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_OPEN
43 #elif CONFIG_ESP_WIFI_AUTH_WEP
44 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WEP
45 #elif CONFIG_ESP_WIFI_AUTH_WPA_PSK
46 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WPA_PSK
47 #elif CONFIG_ESP_WIFI_AUTH_WPA2_PSK
48 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WPA2_PSK
49 #elif CONFIG_ESP_WIFI_AUTH_WPA3_PSK
50 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WPA3_PSK
51 #elif CONFIG_ESP_WIFI_AUTH_WPA2_WPA3_PSK
52 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WPA2_WPA3_PSK
53 #elif CONFIG_ESP_WIFI_AUTH_WPA3_PSK
54 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WPA3_PSK
```

```
107 esp_event_handler_instance_t instance_any_id;
108 esp_event_handler_instance_t instance_got_ip;
109 ESP_ERROR_CHECK(esp_event_handler_instance_register(WIFI_EVENT,
110                                                    ESP_EVENT_ANY_ID,
111                                                    &event_handler,
112                                                    NULL,
113                                                    &instance_any_id));
114 ESP_ERROR_CHECK(esp_event_handler_instance_register(IP_EVENT,
115                                                    IP_EVENT_STA_GOT_IP,
116                                                    &event_handler,
117                                                    NULL,
118                                                    &instance_got_ip));
119
120 wifi_config_t wifi_config = {
121     .ssid = EXAMPLE_ESP_WIFI_SSID,
122     .password = EXAMPLE_ESP_WIFI_PASS,
123     /* Authmode threshold resets to WPA2 as default if password matches WPA2 standards (password len >= 8).
124      * If you want to connect to the device to deprecated WEP/WPA networks, Please set the threshold value
125      * to WIFI_AUTH_WEP/WIFI_AUTH_WPA_PSK and set the password with length and format matching to
126      * WIFI_AUTH_WEP/WIFI_AUTH_WPA_PSK standards.
127      */
128     .threshold.authmode = ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD,
129     .sae_pwe_h2e = ESP_WIFI_SAE_MODE,
130     .sae_h2e_identifier = EXAMPLE_H2E_IDENTIFIER,
131 },
132 };
133
134 ESP_ERROR_CHECK(esp_wifi_set_mode(WIFI_MODE_STA) );
135 ESP_ERROR_CHECK(esp_wifi_set_config(WIFI_IF_STA, &wifi_config) );
136 ESP_ERROR_CHECK(esp_wifi_start() );
137
138 ESP_LOGI(TAG, "wifi_init_sta finished.");
139
140 /* Waiting until either the connection is established (WIFI_CONNECTED_BIT) or connection failed for the maximum
141  * number of re-tries (WIFI_FAIL_BIT). The bits are set by event_handler() (see above) */
142 EventGroup_t bits = xEventGroupCreateBits(&s_wifi_event_group,
143                                           WIFI_CONNECTED_BIT | WIFI_FAIL_BIT,
144                                           pdFALSE,
145                                           pdFALSE,
146                                           portMAX_DELAY);
147
148 /* xEventGroupWaitBits() returns the bits before the call returned, hence we can test which event actually
149  * happened. */
150 if (bits & WIFI_CONNECTED_BIT) {
151     ESP_LOGI(TAG, "connected to ap SSID:%s password:%s",
152              EXAMPLE_ESP_WIFI_SSID, EXAMPLE_ESP_WIFI_PASS);
153 } else if (bits & WIFI_FAIL_BIT) {
154     ESP_LOGI(TAG, "Failed to connect to SSID:%s, password:%s",
155              EXAMPLE_ESP_WIFI_SSID, EXAMPLE_ESP_WIFI_PASS);
156 } else {
157     ESP_LOGE(TAG, "UNEXPECTED EVENT");
158 }
```

```
55 #elif CONFIG_ESP_WIFI_AUTH_WPA1_PSK
56 #define ESP_WIFI_SCAN_AUTH_MODE_THRESHOLD WIFI_AUTH_WPA1_PSK
57 #endif
58
59 /* FreeRTOS event group to signal when we are connected*/
60 static EventGroupHandle_t s_wifi_event_group;
61
62 /* The event group allows multiple bits for each event, but we only care about two events:
63  * - we are connected to the AP with an IP
64  * - we failed to connect after the maximum amount of retries */
65 #define WIFI_CONNECTED_BIT BIT0
66 #define WIFI_FAIL_BIT      BIT1
67
68 static const char *TAG = "wifi station";
69
70 static int s_retry_num = 0;
71
72
73 static void event_handler(void* arg, esp_event_base_t event_base,
74                          int32_t event_id, void* event_data)
75 {
76     if (event_base == WIFI_EVENT && event_id == WIFI_EVENT_STA_START) {
77         esp_wifi_connect();
78     } else if (event_base == WIFI_EVENT && event_id == WIFI_EVENT_STA_DISCONNECTED) {
79         if (s_retry_num < EXAMPLE_ESP_MAXIMUM_RETRY) {
80             esp_wifi_connect();
81             s_retry_num++;
82             ESP_LOGI(TAG, "retry to connect to the AP");
83         } else {
84             xEventGroupSetBits(s_wifi_event_group, WIFI_FAIL_BIT);
85         }
86         ESP_LOGI(TAG, "connect to the AP fail");
87     } else if (event_base == IP_EVENT && event_id == IP_EVENT_STA_GOT_IP) {
88         ip_event_got_ip_t* event = (ip_event_got_ip_t*) event_data;
89         ESP_LOGI(TAG, "got ip:" IPSTR, IP2STR(&event->ip_info.ip));
90         s_retry_num = 0;
91         xEventGroupSetBits(s_wifi_event_group, WIFI_CONNECTED_BIT);
92     }
93 }
94
95 void wifi_init_sta(void)
96 {
97     s_wifi_event_group = xEventGroupCreate();
98
99     ESP_ERROR_CHECK(esp_netif_init());
100
101     ESP_ERROR_CHECK(esp_event_loop_create_default());
102     esp_netif_create_default_wifi_sta();
103
104     wifi_init_config_t cfg = WIFI_INIT_CONFIG_DEFAULT();
105     ESP_ERROR_CHECK(esp_wifi_init(&cfg));
106 }
```

```
159 }
160
161 void connect_wifi()
162 {
163     //Initialize NVS
164     esp_err_t ret = nvs_flash_init();
165     if (ret == ESP_ERR_NVS_NO_FREE_PAGES || ret == ESP_ERR_NVS_NEW_VERSION_FOUND) {
166         ESP_ERROR_CHECK(nvs_flash_erase());
167         ret = nvs_flash_init();
168     }
169     ESP_ERROR_CHECK(ret);
170
171     ESP_LOGI(TAG, "ESP_WIFI_MODE_STA");
172     wifi_init_sta();
173 }
```