



**《数字逻辑》**

**课程实验报告**

姓名：

学院：信息学院

系：

专业：

学号：

2024年11月18日

**第6次实验 在Logisim和FPGA开发板上实现中规模组合逻辑电路**

1. **实验环境**

**（1）Vivado 软件（2019.2版本）。**

**（2）Logisim软件（需安装JDK）。**

**（3）FPGA开发板（EGO1型号）。**

1. **实验内容**
   1. **课堂完成部分（验证实验的内容）**
2. **在Logisim上完成验证实验，将实验过程中的主要结果通过截屏（或拍照）的方式，拷贝到实验报告中，并给予适当的文字说明。**
3. **在FPGA开发板上完成验证实验，将实验过程中的主要结果通过截屏（或拍照）的方式，拷贝到实验报告中，并给予适当的文字说明。**
   1. **课后完成部分（设计实验的内容）**
4. **在Logisim上完成设计实验，设计文件命名为：第7章习题电路的实现（第1部分）.circ。将实验过程中的主要结果通过截屏（或拍照）的方式，拷贝到实验报告中，并给予适当的文字说明。**
5. **在FPGA开发板上完成设计实验，工程文件、设计文件、约束文件请严格按照规定的要求命名。将实验过程中的主要结果通过截屏（或拍照）的方式，拷贝到实验报告中，并给予适当的文字说明。**
6. **鼓励有兴趣的同学完成选做实验。**