# **Project 4**

Due: 11/27/2024 10:30 AM

## 서론

- (1) 각 프로젝트의 파일은 Project <번호> -> Problem <번호> 폴더 구조로 구성한다. 예를 들어, Project 4->Problem 1 의 폴더에 Problem 1 에서 요구하는 모든 파일을 저장한다. 모든 파일은 Project 4 하에서 압축(zip)하고 압축 파일 이름은 학번으로 한다.
- (2) 보고서가 필요한 경우는 pdf 형식으로 제출한다.
- (3) 프로젝트 제출일의 수업시작(오전 10 시 30 분) 전까지 blackboard 를 통하여 제출한다.

## ■ 모든 프로젝트는 개인별 프로젝트입니다.

#### Overview

최근 DSP (Digital Signal Processing)나 CNN (Convolutional Neural Network)을 비롯한다양한 application에서 convolution 연산이 사용된다. 이 연산에서는 MAD(Multiply-add) operation이 loop에서 반복적으로 실행되므로, 가장 긴 실행시간을 차지하게 된다.

Project 4 에서는 이전에 제공된 VMware 내의 LLVM, GCC, 그리고 RISC-V core 를 이용하여 IMAD(Integer Multiply and Addition/Accumulation) 연산을 추가하고, IMAD 적용 이전과의 성능을 비교 분석한다. 제공된 application code(conv.c)는 1-D convolution 을 수행하며, 그림 1 과 같은 IMAD 연산이 포함되어 있고, baseline architecture 에서는 이를 MUL, ADD 두 개의 instruction 을 통해 수행한다. Compiler 가 IMAD instruction 을 지원한다면, 두 개의 instruction 이 아닌 IMAD instruction 하나로 수행할 수 있고, code size 를 줄일 수 있다.

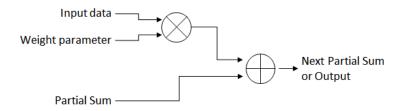
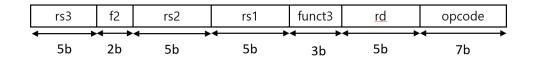


그림 1. IMAD(Integer Multiply and Accumulation) 연산

## 문제 1(150 점): LLVM & GCC Extension for IMAD Instruction (SW)

% 문제에서 **수정할 것을 명시한 파일만 수정**한다.

Application code (conv.c)의 IMAD operation을 RISC-V architecture 에서 수행할 IMAD instruction으로 생성하기 위해서 제공된 LLVM 및 GCC를 수정해야한다. 3 source operand를 이용하는 IMAD instruction의 format은 아래와 같다. IMAD instruction extension을 위해 Project 4 overview를 참고하여 LLVM과 GCC를 수정하고, 다음을 제출한다. 함께 제공된 "imad.ll" file을 통해 확장된 instruction set을 test할 수 있다.



- (1) (50 점) IMAD instruction 이 확장 및 검증된 다음의 LLVM compiler source file.
  - ISDOpcodes.h, RISCVInfo.td
- (2) (50 점) IMAD instruction 이 확장 및 검증된 다음의 GCC assembler source file.
  - riscv-opc.c, riscv-opc.h, riscv-dis.c
- (3) (50 점) 컴파일러 수정에 대한 내용을 정리한 보고서(project4.pdf)

# 문제 2(100점): RISC-V Core Extension for IMAD Instruction (HW)

제공된 Makefile에서, compile option중 optimization level을 "-O0"로 설정하고 다음을 진행한다. Makefile을 이용하여 "conv.c" file을 compile하면, 문제 1에서 수정한 compiler가 IMAD를 포함하는 instruction을 생성한다. Project 4 overview를 참고하여 IMAD instruction 확장 전후에 대한 conv(binary file)을 제공된 RISC-V core에서 실행하고 성능분석한 내용을 project4.pdf에 작성한다.

- (1) (50점) 실행코드의 크기에 대한 비교
- (2) (50 점) Retired instruction 수 측정 및 비교
  - conv.c 의 conv 함수를 실행할 때의 retired instruction 수를 측정할 것.