

组成原理实验课程第_1次实报告

实验名称	加法器改进			班级	李涛
学生姓名	阿斯雅	学号	2210737	指导老师	董前琨
实验地点	实验楼 A 区 308		实验时间	3/21 中午	

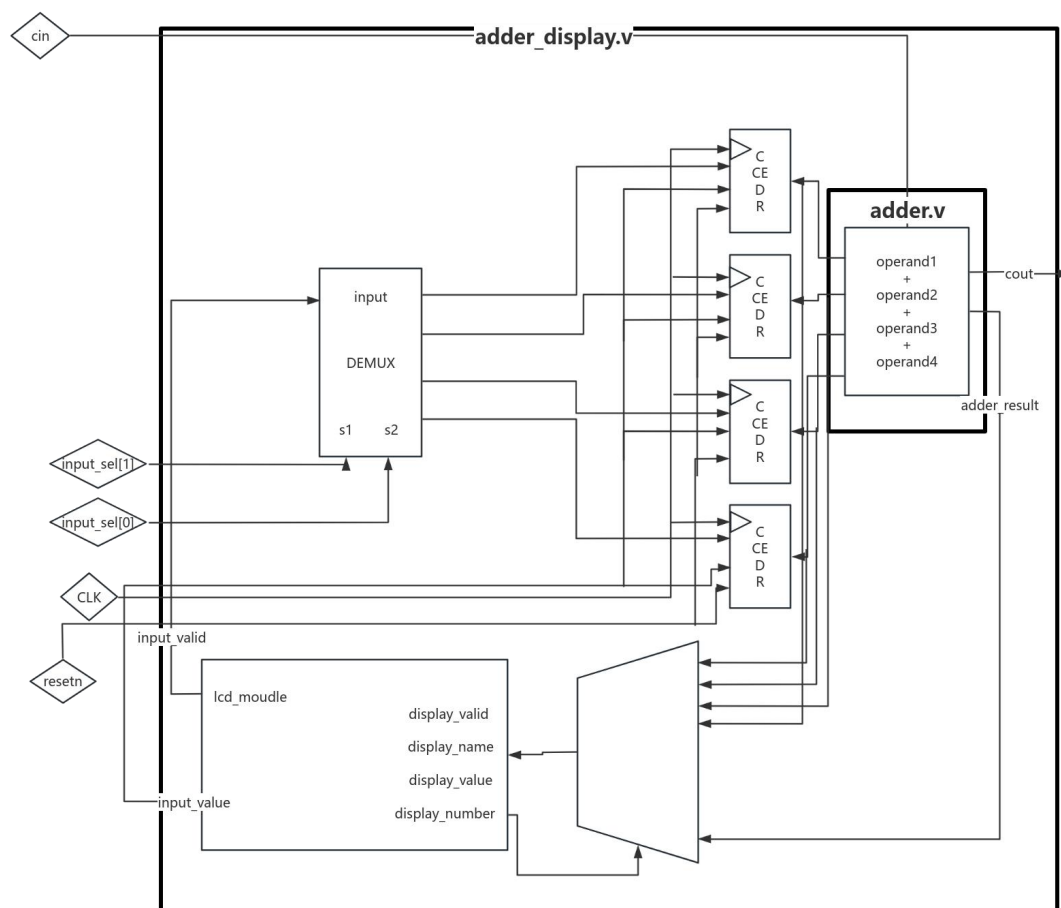
1、实验目的

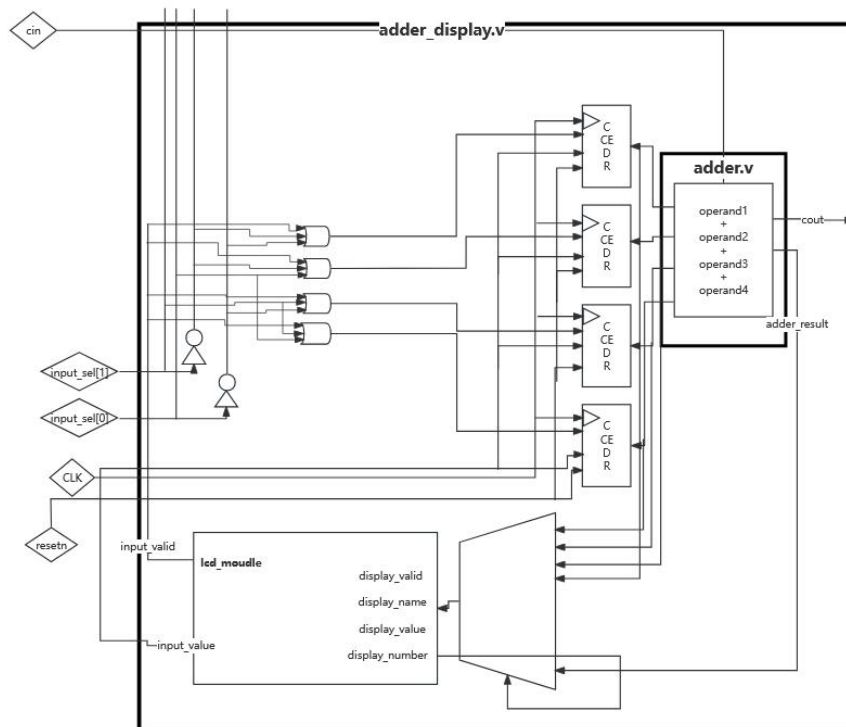
1. 熟悉 LS-CPU-EXB-002 实验箱和软件平台。
2. 掌握利用该实验箱各项功能开发组成原理和体系结构实验的方法。
3. 理解并掌握加法器的原理和设计。
4. 熟悉并运用 verilog 语言进行电路设计。
5. 为后续设计 cpu 的实验打下基础。

2、实验内容说明

结合实验指导手册中的实验一完成功能改进，实现一个能做 4 个 32 位数的加法的加法器。

3、实验原理图





4、实验步骤

4.1、修改 adder.v 文件

5、实验结果分析

（仿真结果截图或者实验箱运行结果拍照,注意需要对实验结果进行分析,输入是什么,输出是什么,结果是什么,是否验证了正确性）

6、总结感想

（说说本次实验的总结感想）

注意： 1、班级用任课老师姓名表示，分别是李涛老师、张金老师。
2、实验报告提交的文件名为“学号_姓名_组成原理第一次实验.pdf”，注意要导出成 pdf 文件。