





Part 1 ops-cv仓介绍

Part 2 插值类算子性能优化实践



ops-cv仓介绍

ops-cv是CANN (Compute Architecture for Neural Networks) 算子库中提供图像处理、目标检测等能力的高阶算子库,涵盖常见的图像处理操作,包括image类、objdetect类





• **image类:** 图像处理类算子, 例如Resize、Upsample、 GridSample等;



• **objdetect类:** 目标检测类 算子,例如lou、RoiAlign、 RoiAlignRotated等;



ops-cv仓典型算子功能介绍

分类	算子名	功能介绍
	GridSample	网格采样,空间变换、图像扭曲、可变形卷积
	ResizeLinear	线性插值缩放
image	ResizeUpsampleTrilinear	三线性插值上采样
	UpsampleBicubic2d	双三次插值上采样 (2D)
	UpsampleBilinear2d	双线性插值上采样 (2D)
	UpsampleLinear1d	线性插值上采样 (1D)
	UpsampleNearest	最近邻上采样
	UpsampleNearest3d	最近邻上采样 (3D)
	UpsampleNearestExact3d	精确最近邻上采样 (3D)
objdetect	louV2	计算两个矩阵的重叠面积占两个矩阵总面积的比例
	RoiAlignRotated	旋转的感兴趣区域对齐
	StackGroupPoints	将分组后的点云数据重新堆叠和组织,常用于点云 采样、特征聚合



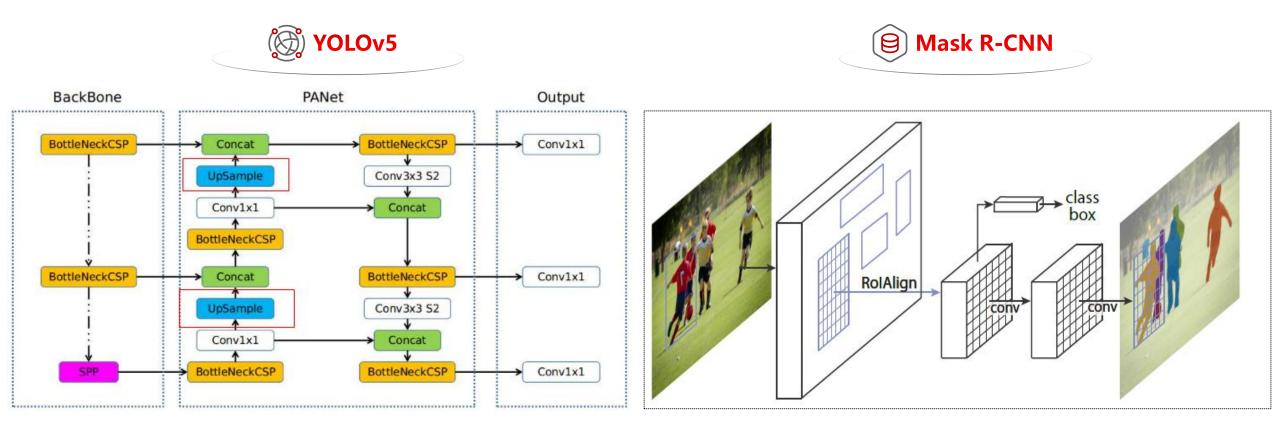
ops-cv仓目录结构介绍



- **Docs**: 包含acInn接口介绍 等md文档;
- Examples: 算子调用示例;
- op_graph: 算子图模式场景 交付件, 例如InferDatatype 等;
- **op_host**: 算子基础host侧 交付件, 例如Tiling、aclnn 接口等;
- **op_kernel**: 算子device侧 交付件,包含算子核心实现。



ops-cv仓算子应用典型场景: 智能驾驶、视频监控、医学影像分割





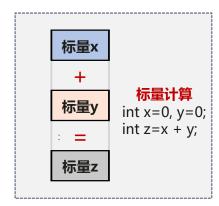


采用NPU进行计算加速的小知识

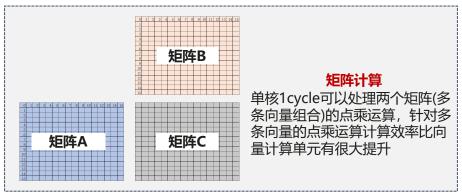
标量计算单元

Vector计算单元

Cube计算单元







用Scalar 计算矩阵乘

用Vector 计算矩阵乘

用Cube 计算矩阵乘

```
for i in range(16):
   for j in range(16):
    acc = 0.0
   for k in range(16):
       acc += x[i, k] * y[k, j]
   z[i, j] = acc
```

```
for i in range(16):
   for j in range(16):
    tmp = x[i,:] * y[:, j]
   z[i, j] = sum(tmp)
```





Part 1 ops-cv仓介绍

Part 2 插值类算子性能优化实践

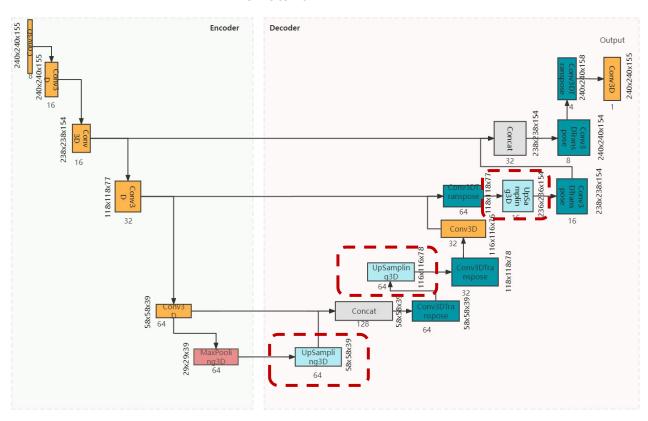


插值技术: 让数字世界"无缝衔接"的隐形推手

◆ 在深度学习的视觉世界中,插值计算在PyTorch、TensorFlow等AI框架中是模型的核心操作之一,用于缩放特征图,将低分辨率特征扩展为高清表达,或反向压缩高维特征以简化计算,支撑着现代AI视觉系统的主要场景

算法类型	核心特点	应用场景(含典型模型 / 任 务)
最近邻插值 (Nearest)	1. 速度最快,无浮点计算; 2. 易产生 "锯齿感"; 3. 部署成本低。	1. 目标检测 FPN(快速上采样高层特征); 2. YOLO 轻量版(实时性优先); 3. 3D 点云粗采样(PointNet 预处理)。
最近邻精确插值 (Nearest Exact)	1. 改进版最近邻,避免浮点偏移; 2. 保持像素位置准确性; 3. 速度接近传统最近邻。	1. 轻量化分割模型(MobileNet-UNet,需坐 标对齐); 2. 监控视频实时上采样; 3. 1D 传感器信号调整。
双线性插值 (Bilinear)	 基于 4 邻域加权,空间连续性好; 计算量中等; 轻微模糊细节。 	1. 语义分割(DeepLabV3+、U-Net,医学影 像选 True,普通场景选 False); 2. GAN 生成器(GigaGAN,避免棋盘效应)。
三线性插值 (Trilinear)	1. 双线性的 3D 扩展,基于 8 邻域加权; 2. 无体素 "断层"; 3. 适配 3D 硬件加速。	1. 医学影像 3D 分割(3D U-Net,需精准病灶 定位选 True); 2. 3D 目标检测(VoxelNet 体素特征上采样)。
双三次插值 (Bicubic)	1. 基于 16 邻域三次多项式加权; 2. 细节保留优于双线性; 3. 计算量较大。	1. 超分辨率(ESPCN 变体、EDSR 消融实验, 8× 放大选 True); 2. Stable Diffusion 扩展(Ultimate SD Upscale,纹理细化)。

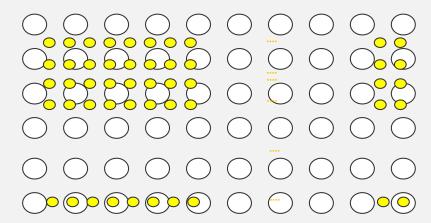
3D U-Net: 三线性插值,恢复 3D 特征图的分辨率



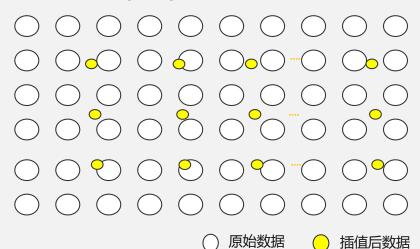


计算原理

上采样 (放大) , 输出Tensor的点变多



下采样(缩小),输出Tensor的点变少



□ PyTorch 的采样算子主要通过层接口 (nn.Upsample) 和函数式接口 (F.interpolate) 实现,两者功能一致,仅使用方式不同 torch.nn.Upsample(size, scale_factor, mode, align_corners, resemble scale_factor)

• scale_factor: 缩放因子 (如2.0表示放大 2 倍);

• mode: 插值模式 (nearest/bilinear/bicubic/trilinear等)

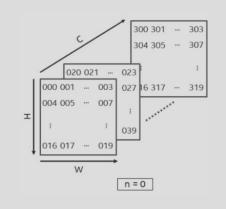
• align_corners: 是否对齐边角像素

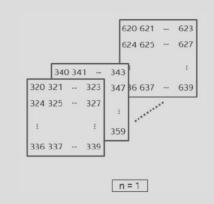


插值算子张量的典型结构

格式	维度	结构说明
NCHW	(Batch, Channel, Height, Width)	1. 通道优先:同一通道的像素连续存储(如RGB 图像先存完所有R 通道像素,再存G、B); 2. PyTorch 默认格式,逻辑维度与物理存储一致
NCL	(Batch, Channel, Length)	1. 1D 时序数据:通道维度独立,适合处理单维信号(如音频、传感器数据); 2. 逻辑上类似 NCHW 的简化版,物理存储为连续内存块。
NCDHW	(Batch, Channel, Depth, Height, Width)	1. 3D 体数据:通道维度优先,适合处理体积数据(如 CT/MRI 影像、3D 视频); 2. 物理存储按 D→H→W 顺序展开,通道连续存储。
Channel Last(例 如:NHWC)	(Batch, Height, Width, Channel)	1. 硬件友好型存储:通道作为最后维度,提升 CPU 缓存利用率和向量运算效率; 2. PyTorch 中通过torch.channels_last启用, 需手动转换输入格式。

NCHW格式 (例: N=2, C=8, H=5, W=4)





Channel在前 vs Channel在后

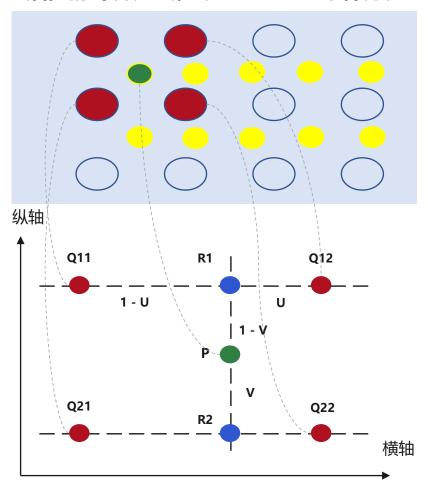
Channels First 0.0 1.0 2.0 3.0 0.0 1.0 2.0 3.0 0.0 1.0 2.0 3.0

Channels Last 0.0 0.0 0.0 1.0 1.0 1.0 2.0 2.0 2.0 3.0 3.0 3.0

□ Channel在后实际上是将相对位置相同但属于不同channel的数据连续存放



插值的计算方法,以Bilinear上采样为例



本质:依据与周围4个点的距离加权求和

https://gitcode.com/cann

先计算水平方向

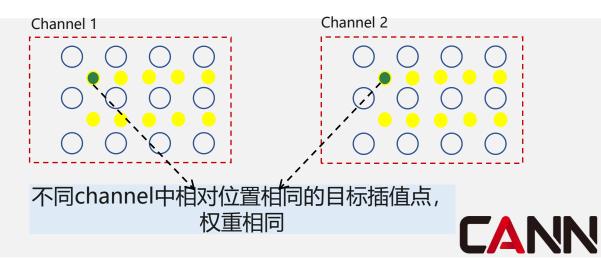
$$R1 = (1-u) \times Q11 + u \times Q12$$

$$R2 = (1-u) \times Q21 + u \times Q22$$

再计算垂直方向

$$P = (1-v) \times R1 + v \times R2$$

= $(1-u)(1-v) \times Q11 + (u(1-v) \times Q12 + (1-u)v \times Q21 + (uv) \times Q22$
权重1 权重2 权重3 权重4



插值算子的计算方法

四重循环逐点计算

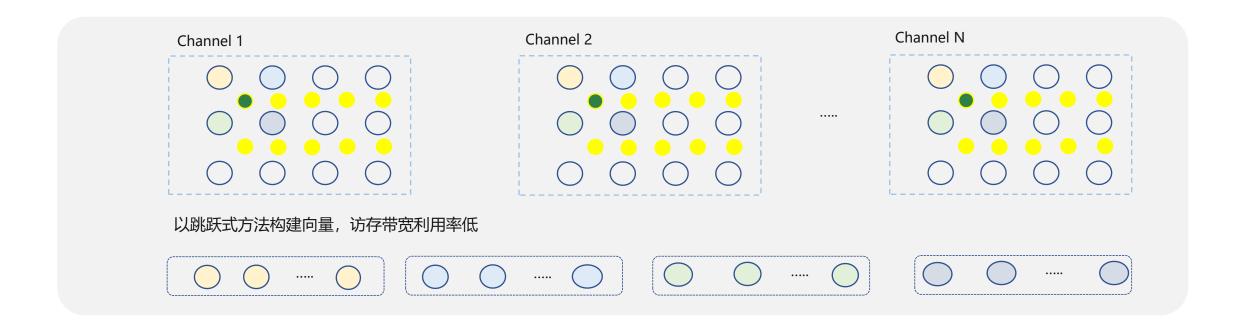
```
# 伪代码,传统实现: 四重循环,逐点计算
for n in range(N):
                                  # 批次循环
 for c in range(C):
                                  # 通道循环 瓶颈
   for h out in range (H out):
     for w out in range (W out):
       # 计算权重和邻域坐标
       w00, w01, w10, w11 = compute weights(h out, w out)
       y0, x0, y1, x1 = get neighbor indices(h out, w out)
       # 获取四个邻域点值
       v00 = input[n, c, y0, x0]
       v01 = input[n, c, y0, x1]
       v10 = input[n, c, v1, x0]
       v11 = input[n, c, y1, x1]
       #加权求和
       output(n,c, h out, w out) = w00*v00 + W01*v01 +
w10*v10 + w11*v11
```

向量化计算

```
# 伪代码,向量化实现:空间位置外循环,批次通道内聚
for h out in range (H out):
 for w out in range (W out):
   # 1. 计算权重和邻域坐标(所有NC共享)
   w00, w01, w10, w11 = compute weights(h out, w out)
   y0, x0, y1, x1 = get neighbor indices(h out, w out)
   # 2.向量化加载所有通道和批次的邻域数据,[N,C]维度被展平为向量。
   v00 vec = input[:, :, y0, x0] # 形状[N * C]
   v01 vec = input[:, :, y0, x1] # 形状[N * C]
   v10 vec = input[:, :, v1, x0] # 形状[N * C]
   v11 vec = input[:, :, v1, x1] # 形状[N * C]
   # 3.向量化加权计算(单指令处理所有NC)
   output vec = (w00 * v00 vec + w01 * v01 vec + w10 *
v10 vec + w11 * v11 vec)
   # 4.向量化存储结果
   output[:, :, h out, w out] = output vec
```

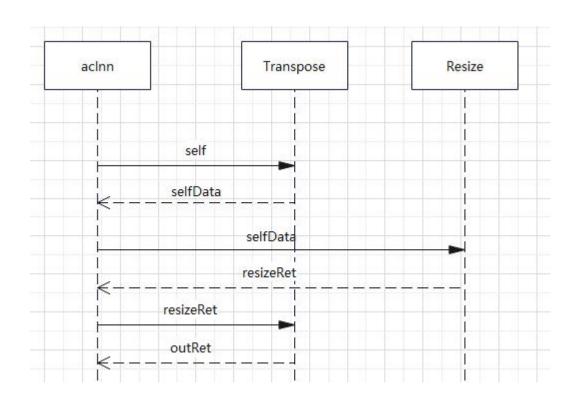
通过向量化计算重组,对于每个输出位置,一次性加载所有批次和通道的邻域数据,即形成长度为[N × C]向量,利用现代处理器的SIMD指令并行 完成加权求和,这种优化带来额外收益。向量化计算消除传统实现中大量的循环开销,计算效率至少提升4倍以上,特别在通道数大的场景(如 ResNet的2048通道)效果更为显著。 CANN

- ◆ 插值算法向量化计算后能明显提升性能,但也存在访存问题
 - 当构建跨通道/批次的向量时(如input[:,:,y0,x0]),需要从全局内存中收集非连续存储的数据点,每个通道的数据间隔的字节数为H*W*sizeof(data type)。这种"跳跃式"访问模式导致硬件加速卡的访存带宽利用率急剧下降





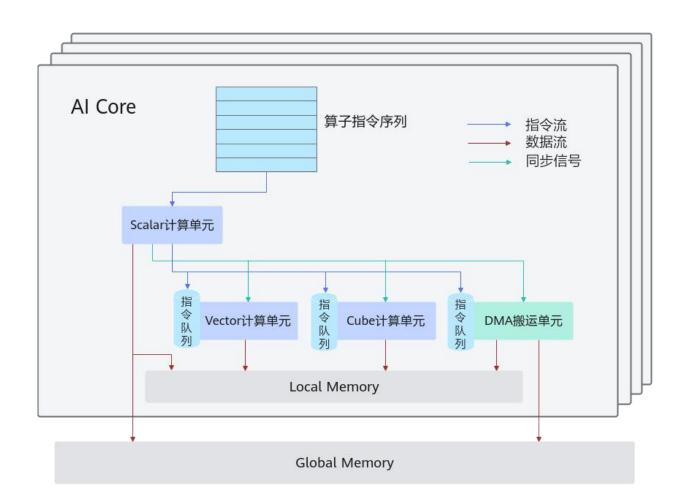
```
// 伪代码, 转置调用算子
auto selfData = 10op::TransDataSpecial(self,
Format::FORMAT HWCN, 0, uniqueExecutor.get());
CHECK RET (selfData != nullptr, ACLNN ERR INNER NULLPTR);
// 执行L0算子
auto resizeRet = 10op::ResizeBilinearV2(selfData, sizes,
false, outData, uniqueExecutor.get());
CHECK RET (resizeRet != nullptr, ACLNN ERR INNER NULLPTR);
// 输出转NCHW
auto outRet = 10op::TransData(resizeRet, self-
>GetStorageFormat(), 0, uniqueExecutor.get());
CHECK RET (outRet != nullptr, ACLNN ERR INNER NULLPTR);
```



AcInn调用算子前后添加转置算子,将算子转置为HWNC格式,算子使用HWNC格式进行算子计算。避免"跳跃式" 取点,提升访存利用率,提升性能。

但是同时多了两次转置运算和MTE2、MTE3搬入搬出操作,总体带宽还是被浪费。





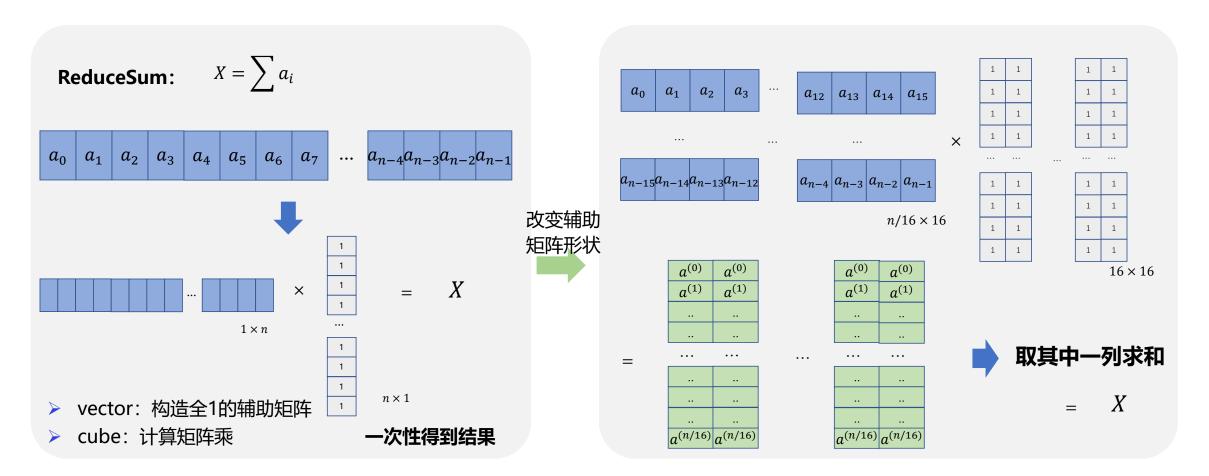
- Scalar Unit: 负责标量运算;负责程序的流程控制;
 负责CUBE/Vector等指令的分发;功能上可以看做一个小CPU
- Vector Unit:向量运算单元,覆盖各种基本的计算 类型,一个节拍完成16*16Byte运算
- Cube Unit: 算力巨大,负责矩阵乘计算,一节拍可 完成fp16 16*16与16*16的矩阵乘;

理论上Cube算力是Vector的16倍



NPU算力特点回顾

◆ 例如:ReduceSum可看做是权重为1的**加权求和,符合矩阵乘范式**,可使能Cube算力

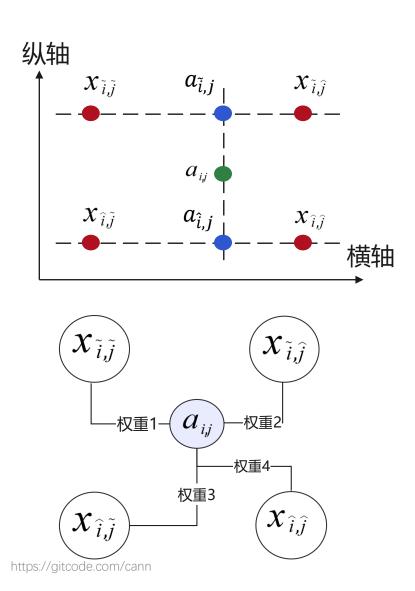


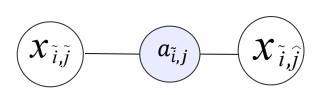
◆ 全1辅助矩阵在算子执行开始阶段一次性构建; vector需处理数据格式排布变换 https://ditcode.com/cann



向量化 运算

插值算子具备矩阵化计算的潜质(1)





 $a_{i,j}$

 $a_{\tilde{i},j}$

先横向插值



再纵向插值

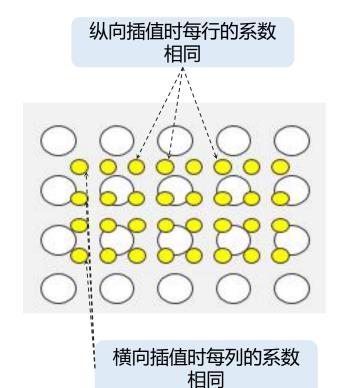


等价

◆ 分解为横向插值和纵向插值两个步骤,每个步骤 都是加权求和



向量化 运算



纵向插值

$$\begin{bmatrix} w_{0,0} & w_{0,1} & \dots & \dots & 0 \\ 0 & w_{1,1} & w_{1,2} & \dots & 0 \\ 0 & w_{2,1} & w_{2,2} & \dots & 0 \\ \dots & \dots & \dots & \dots & \dots \\ 0 & 0 & 0 & \dots & w_{k,k} \\ 0 & 0 & 0 & \dots & w_{k+1,k} \end{bmatrix}$$

权重矩阵示意

原始数据

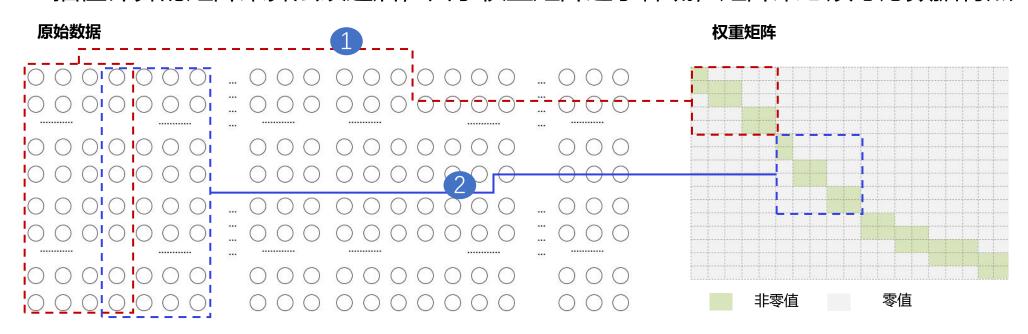
横向插值

$W_{0,0}$	$w_{0,1}$	•••	0
$w_{1,0}$	$W_{1,1}$		0
0	0		0
0	0		$w_{k,k}$
0	0		$W_{k+1,k}$
	$\begin{bmatrix} w_{1,0} \\ 0 \\ \vdots \\ 0 \end{bmatrix}$	$egin{array}{cccc} w_{1,0} & w_{1,1} \\ 0 & 0 \\ & \ddots & \ddots \\ 0 & 0 \\ & \ddots & \ddots \\ \end{array}$	$\begin{array}{cccccccccccccccccccccccccccccccccccc$

- □ 上采样 (放大) 场景: 权重矩阵较稀疏
- □ 下采样 (缩小) 场景:参与加权求和的原始数据更多;相应的,权重矩阵更加稠密
- □ Bicubic等插值方式参与加权求和的点更多,稀疏程度低



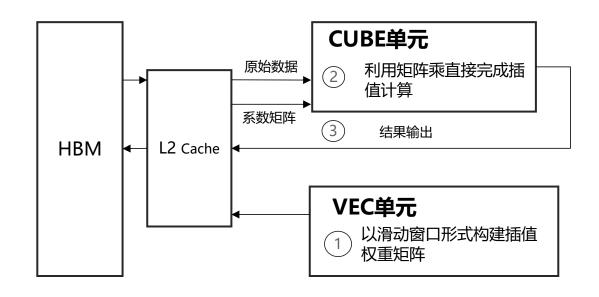
◆ 插值计算的矩阵乘算法改造后,由于权重矩阵过于稀疏,矩阵乘必须考虑数据特点



- □ 假定原始数据(H,W) = (100,120),横向放大5倍到(100,600);权重矩阵shape = (120,600)
- □ 权重矩阵大量数据为0,过于稀疏;全0值部分没有必要计算
- □ 沿着对角线方向分段局部计算权重矩阵, 在与原始数据执行矩阵乘, 避免算力浪费

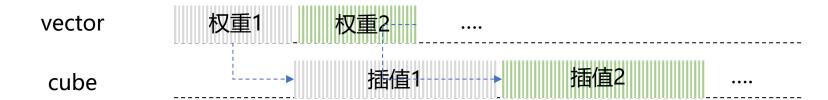


插值算子矩阵化计算改造原理 (4)



- □ 向量单元:负责系数矩阵构建
- □ 矩阵单元:负责插值计算
- □ 矩阵运算和向量运算并行

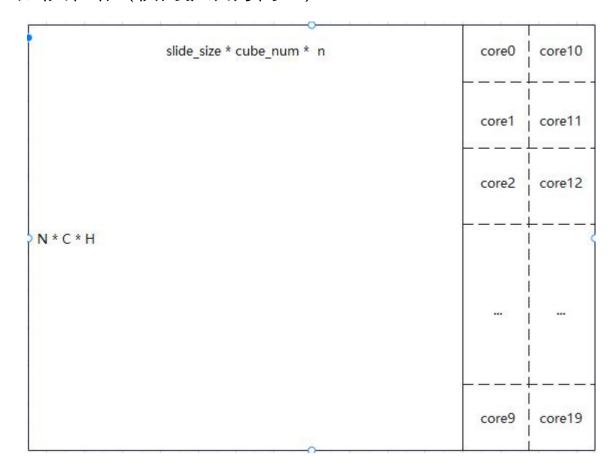
期望流水





```
伪代码, Tiling逻辑
  获取平台信息、输入tensor、属性信息
auto platformInfo = GetPlatformInfo();
auto tensorsInfo = GetTensor():
auto attrsInfo = GetAttrs();
// 计算Scale
float scale = CalcScale(tensorsInfo, attrsInfo);
// 计算滑窗大小
int64 t slide size = CalcSlideSize(platformInfo,
tensorsInfo, attrsInfo);
// 计算workspace空间
getWorkSpace(attrsInfo, scale);
// 其他tilingData计算
  填充tilingData
FillTilingData();
```

分核策略(横向扩展为例:)





向量化

运算

直算子矩阵化实现(2)--Kernel伪码

```
// 伪代码, kernel逻辑
    void Init() {
        ..... // 初始化Tensor
        getSlideRange(tilingData); // 获取每个核计算的分块位置
    void Process() {
        WDirectionExpansion(); // 横向扩展
        SyncAll();
        HDirectionExpansion(); // 纵向扩展
    void WDirectionExpansion() {
        . . . . . .
        for (int64 t i = slideStartW; index < slideEnd w; index</pre>
    += slide size) {
           // 计算系数矩阵
           CalculateRadioTensorW();
           // 拷贝系数矩阵到workspace
            CopyRadioTensorToGM();
           // 矩阵计算
            CalculateMatmulW();
https://gitcode.com/cann
```

```
void CalculateRadioTensorW() {
    radioTensor[x][slideSize];
    Duplicate (radioTensor, 0);
    for (int64 t i = 0; i < size; i++) {
        if align corners
            index = i * scale
        else
            index = max(0, scale*(i+0.5)-0.5)
        index0 = floor(index)
        index1 = min(index0 + 1, input size - 1)
        lamda0 = index - index0
        lamda1 = 1 - lamda0
        lamda[index0][i] = lamda1;
       lamda[index1][i] = lamda0;
void CalculateMatmulW() {
   // 重新设置矩阵形状
   matmulW.SetSingleShape(singCoreM, singleCoreN,
singleCoreK);
   // 调用Matmul高阶接口计算
   Matmul(inTensor, radioTensor, intermediateTensorGm);
    . . . . . .
```

问题1:极小shape场景性能

たけんと 色法シャ・

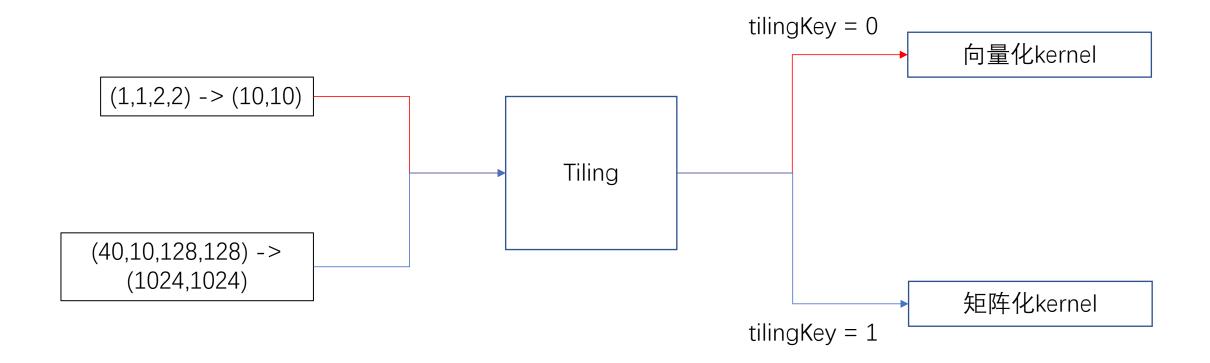
- ◆ Cube单元虽然算力大,但是不是所有场景都有正向收益。向量单元应用得当也能获得很好的性能。
- ◆ 极小shape场景下,矩阵化运算会存在cube算力利用率低场景,构造权重矩阵耗时显得过长,同等时间下向量化运算已经完成,此时矩阵化运算是负收益。

起阵化丝异加小.	
vector	权重
cube	插值
九 星小小气管流动:	
向量化化运算流水:	
vector	插值



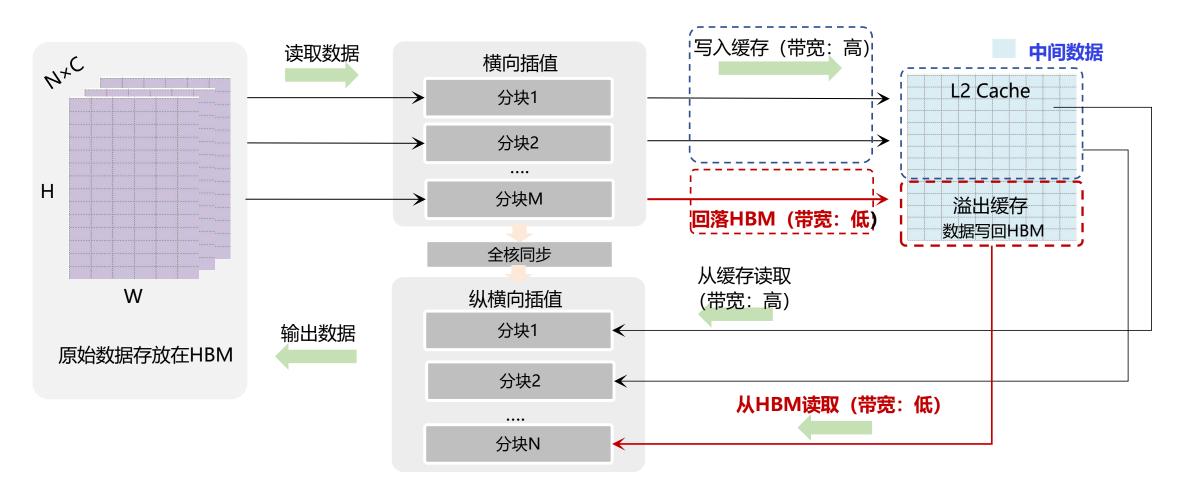
向量化 运算

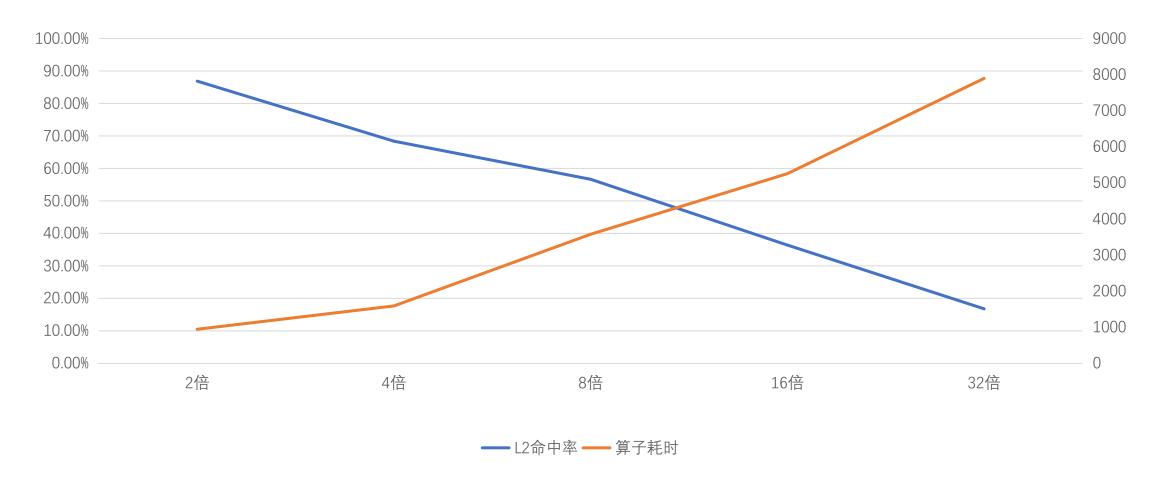
◆ 设置多个kernel模板, tiling中根据输入输出shape设置不同tilingKey, 分别走向量化运算和矩阵化运算



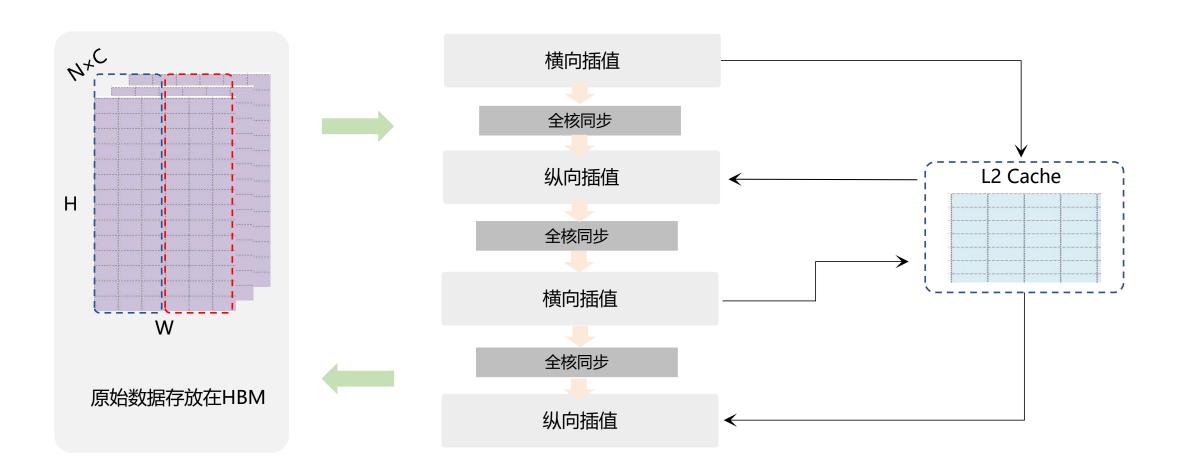


问题2: L2 Cache "击穿",性能下降 (1)





测试使用shape为(40, 1, 500, 500) -> (40, 1, 1000, 1000) -> (40, 1, 1000, 2000) -> ...



◆ 结合L2 Cache容量 + 高带宽特点,Tiling精细规划数据分块策略,充分利用高带宽,提升性能



Thank you.

社区愿景: 打造开放易用、技术领先的AI算力新生态

社区使命:使能开发者基于CANN社区自主研究创新,构筑根深叶茂、

跨产业协同共享共赢的CANN生态

Vision: Building an Open, Easy-to-Use, and Technology-leading Al Computing Ecosystem

Mission: Enable developers to independently research and innovate based on the CANN community and build a win-win CANN ecosystem with deep roots and cross-industry collaboration and sharing.



上CANN社区获取干货



关注CANN公众号获取资讯

