TRƯČ	NG ĐẠI HỌC BÁCH KHOA HÀ NỘI	ĐỀ THI MÔN: KĨ THUẬT VI XỬ LÝ		
	<u>VIỆN ĐIỆN TỬ - VIỄN THÔNG</u>	Ngày thi:12/04/2014. Thời gian: 60 phút		
M	Iã đề 954. Tổng số trang: 03	(Không được sử dụng tài liệu)		
Duyệt	Trưởng nhóm Môn học	Trưởng bộ môn		

Sinh viên chọn và điền 1 đáp án vào bảng dưới đây

TT	Đáp án										
1		6		11		16		21		26	
2		7		12		17		22		27	
3		8		13		18		23		28	
4		9		14		19		24		29	
5		10		15		20		25		30	

Câu 1: Cho IP=0001h, DS=0100h, SS=0002h, BP=0100h

Địa chỉ vật lý của ô nhớ được truy cập trong lệnh: MOV AL,[BP+3] là:

A. 01103h

B. 00113h

C. 00123h

D. Cả 3 phương án đều sai

Câu 2: Trong đoạn lệnh sau đây thuộc về cấu trúc lập trình nào?

LAP: TEST CX,CX

JZ THOAT

DEC CX

JMP LAP

THOAT:

A. WHILE.. B. IF...ELSE....

C. FOR

D. IF.....

Câu 3: Cho biết giá trị của thanh ghi AX sau khi thực hiện đoạn chương trình dưới đây:

MOV CX, 2

MOV AX, 255

DICH: SAL AX.CL

LOOP DICH

A. 07F0H

B. 252

C. 03F8H

D. Cả 3 phương án đều sai

Câu 4: AL sẽ bằng bao nhiều khi thực hiện đoạn lệnh sau?

MOV BP, SP

PUSH WORD PTR 11AH

MOV AL, [BP-1]

A. 00

B. 1A

C. 01

D. Phụ thuộc vào trạng thái trước đó của stack

Câu 5: Cho BX=0002, có thể dùng lệnh (hay tổ hợp lệnh nào) để kiểm tra tính chia hết cho 2 của ô nhớ đã được gán vào AX?

A. DIV BX và CMP DX, 0

C. TEST AX,1

B. TEST AL,1

D. Cả 3 phương án trên

Câu 6: Khi khởi động, vi xử lý sẽ đọc dữ liệu ở đâu trước?

A. Đĩa khởi động

C. ROM-BIOS

B. RAM

D. Ô đĩa cứng

A. Từ bộ nhớ, thiết tB. Từ CPU và bộ nhC. Từ thiết bị ngoại		chiều di chuyển truyền đị CPU	a chỉ từ?
Câu 8: Trong quản lý bộ A. Từ chọn đoạn (se B. Địa chỉ đoạn		h ghi đoạn chứa thông tin C. Địa chỉ offse D. Mô tả đoạn	_
Câu 9: Câu lệnh MOV A. Thanh ghi B. Tương đối cơ sở Câu 10: Đoạn dữ liệu sau		C. Gián tiếp qu D. Tương đối c e trong bộ nhớ? JP(48)	
A. 10	B. 12	C. 14	D. 52
Câu 11: Lệnh nào sau đây A. XCHG Câu 12: Một thủ tục bắt	B. LEA	óm lệnh chuyển dữ liệu: C. ADD	D. MOV
A. CALL Câu 13 : Trong quản lý bố	B. PROC nhớ ở chế độ bảo vệ, mô	C. JMP tå đoạn (segment descript	D. INT or) chứa thông tin:
A. Địa chỉ đầu tiên cB. Quyền truy cập đCâu 14: Cho khao báo bịc	oạn	C. Kích thước t D. Cả 3 phương h MOV AL,CL thuộc chế	g án đều đúng
A. Tức thìB. Gián tiếp qua that	nh ghi	C. Trực tiếpD. Cả 3 phương	g án đều sai
Câu 15: Giả sử 1 cổng và lệnh nào sau đây:	o của 8088 có địa chỉ là 7	000H, lệnh để đọc dữ liệu	từ cổng đó có thể là các
A. MOV DX,7000F B. IN AL,7000H	I và IN AL,DX	C. IN 7000H,A D. MOV DX,7	AL 7000H và IN DX,AL
Câu 16: Giá trị các bit củ	a thanh ghi CL sau khi thu	rc hiện lệnh MOV CL,35	là:
A. 00100101 B. 01000011		C. 00110101D. Cå 3 đáp án	đều sai
Câu 17 : Nếu biến VALU cho AX bằng mấy lần VA	LUE ?	rợc gán vào thanh ghi AX	và CL=2 thì đoạn lệnh sau
	MOV BX, AX SHL AX, CL ADD AX, BX		
A3	B. 10	C. 5	D. 6
Câu 18: Khi dùng chế độ	địa chỉ tương đối cơ sở t	hì giá trị của độ dịch được	xác định từ đâu?
A. Trường REG	B. Trường MOD	C. Trường R/M	D. Cả 3 đáp án đều sai
Câu 19: Thành phần nào A. Chú thích	bắt buộc phải có trong mộ B. Mã lệnh	ot câu lệnh hợp ngữ? C. Nhãn	D. Toán hạn

Câu 20: Lệnh nào dùng để ki								
A. OR AL,4	B. XOR AL,4	C. AND AL,0FBh	D. TEST AL,4					
Câu 21: Chọn lệnh nhảy phù hợp để nhất đến đoạn xử lý BX khác AX sau lệnh XOR AX, BX:								
A. JC	B. JNC	C. JNZ	D. JZ					
Câu 22 : Cho DI=0001H và k	hai báo mảng như sau: M1	DW 1,2,3,4,5,6. Giá trị	của thanh ghi BX khi					
thực hiện lệnh MOV BX, M	I[DI] là:							
A. 0102H	B. 0201H	С. 0002Н	D. 0200H					
Câu 23: Cho DS=A2C6h, Dl	I=0B7Bh và dãy các byte đι	ược lưu trữ trong bộ nhớ l	oắt đầu từ địa chỉ					
A37DAh: 01h, 02h, 03h, 04h,	, 05h, 06h. Lệnh MOV AX	X,[DI+1] cho AX bằng:						
A. 0302h Câu 24 : Cho biết số lần thay LAP:		C. 0403h L trong đoạn lệnh sau (biế	D. 0304h et CX=0100h):					
A. 260	B. 259	C. 258	D. Vô cùng					
Câu 25: Cho biết giá trị của the A. E27Ah Câu 26: Thanh ghi phải chứa	MOV AX, 0F978H SHL AH, 1 ADC AL, 02H B. E97Bh mã ASSCII của kí tự cần h	C. F27Ah iển thị khi dùng hàm 2 củ	D. F27Bh a ngắt 21H là:					
A. CL		C. DL	D. BL					
Câu 27: Vi xử lý nào được sử	r dụng nhiều nhất trong các	thiết bị di động?						
A. PIC		C. ARM	D. 8086					
Câu 28: Thanh ghi đoạn của	vi xử lý Core i7 có độ rộng	là:						
A. 16 bit B. Câu 29 : Đoạn lệnh sau đây th LABEL1: LABEL2:	64 bit C. 32 nuộc về cấu trúc lập trình nà CMP AL, 39H JA LABEL1 ADD AL, 37H JMP LABEL2 ADD AL,30H	•	phương án đều sai					
A. WHILE	B. IFELSE	C. IF	D. FOR					
Câu 30: Cho DS=1FE0H, khi địa chỉ và điều khiến như sau: A. A16=1,RD=1,M/IO= B. A16=0,RD=0,M/IO=	: 1	FDh], AL vi xử lý 8086 s C. A16=1,RD=0,M D. A16=1,RD=1,M	/IO=1					