

Hà Nội, ngày 7 tháng 9 năm 2018

PHIẾU THỰC TẬP KỸ THUẬT NGÀNH ĐIỆN TỬ - VIỄN THÔNG

Họ và tên sinh viên: Nguyễn Minh Hiếu

Lớp: Điện tử 3 – K60

Thực tập tại cơ quan: ESRC Lab, C9 420, Đại học Bách khoa Hà Nội

Từ ngày: 9/7/2018 đến ngày 26/8/2018

I. NỘI DUNG THỰC TẬP:

- Tìm hiểu trung tâm nghiên cứu và phát triển viện Điện tử - Viễn thông
- Tìm hiểu ESRC Lab và các hướng nghiên cứu
- Nghiên cứu thực hiện các đề tài “Nhận diện chữ cái bằng công cụ nftool trên Matlab”, “Thực hiện mạng neural trên FPGA”
- Báo cáo, thuyết trình hàng tuần

II. SINH VIÊN TỰ NHẬN XÉT ƯU, KHUYẾT ĐIỂM TRONG THỜI GIAN THỰC TẬP:

Trong thời gian thực tập tại ESRC Lab, em đã tham gia học tập và nghiên cứu đề tài được giao, tham gia làm việc nhóm và báo cáo hàng tuần cùng các bạn dưới sự hướng dẫn của các anh chị khóa trên. Được các anh chị cung cấp tài liệu và hướng dẫn tận tình, em và các bạn trong nhóm đã làm việc tích cực nhưng vì trình độ còn hạn chế, đề tài mới được tiếp cận và khả năng đọc tiếng Anh tốt nên đề tài chưa còn hoàn thiện và còn nhiều vấn đề em chưa nắm rõ.

SINH VIÊN

III. NHẬN XÉT VÀ XÁC NHẬN CỦA CƠ QUAN:

(Về kỹ năng nghiệp vụ, hiệu quả công việc, kỷ luật lao động, chấp hành nội quy cơ quan, đề nghị xếp loại chuyên môn: Loại xuất sắc, loại giỏi, loại khá, loại trung bình, loại kém).

This image shows a full page of white paper with horizontal dashed lines, typical of primary school writing paper. The lines are evenly spaced and run across the width of the page. There are no margins, text, or other markings on the paper.