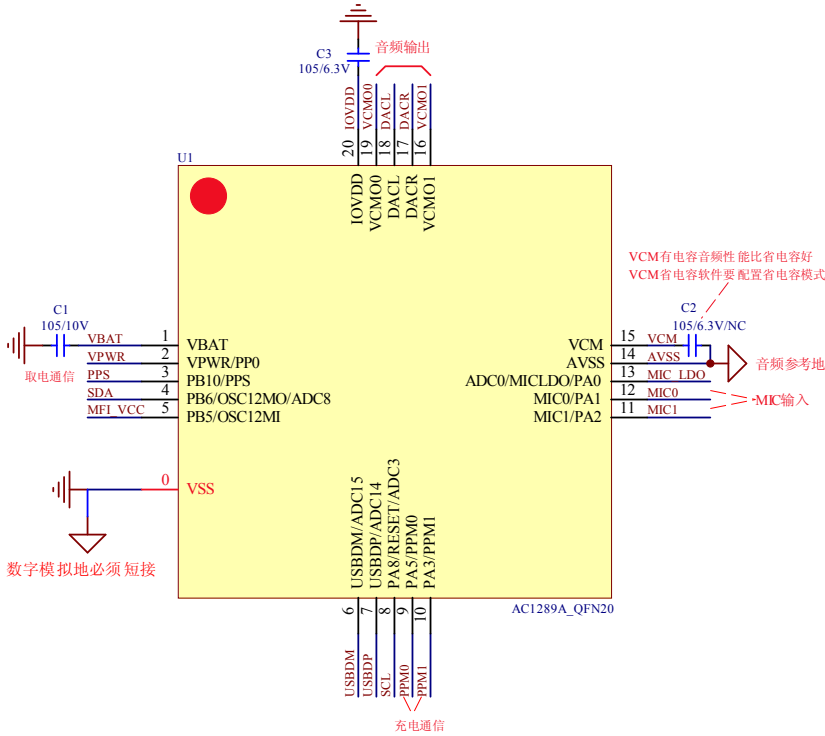


版本更新说明

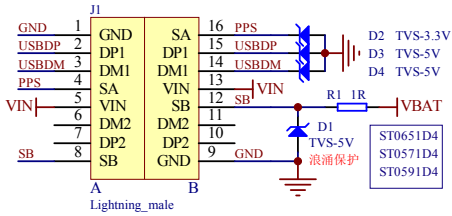
| 版本号  | 更新日期       | 更新描述:                           |
|------|------------|---------------------------------|
| V1.0 | 2022.09.15 | 原始版本                            |
| V1.1 | 2022.11.21 | 增加参数说明, 增加减少TDD干扰电容, Charge电路修改 |

杰理芯片供应: QQ号:371116160, TEL: 0755-82922363

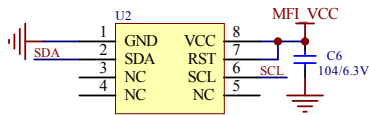
产品设计安全规范:  
1. VPWR, VBAT, IOVDD的电容必须保证质量和容量, 电容耐压值应大于工作电压一倍以上;  
2. 外露接口和后焊物料: USB座, 充电输入, 音频座等, 做好静电和浪涌保护措施,  
整机ESD应符合最低标准, 接触±4K, 空气±8K.



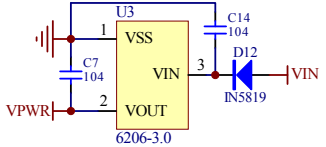
MCU



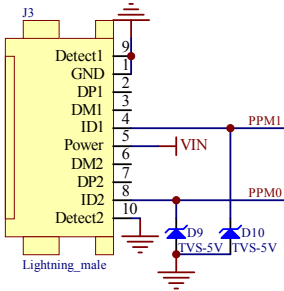
Lightning Interface



MFI

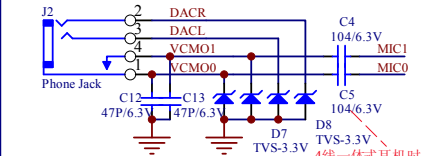


增加此电路, 手机没电时可充电



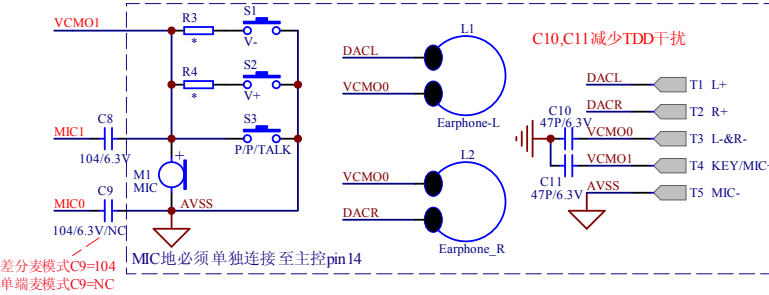
没有充电功能, 此电路可NC

Charge



C12,C13减少TDD干扰  
4线一体式耳机时  
差分麦模式C5=104  
单端麦模式C5=NC

转接头支持美标国标/4线一体式耳机



5线一体式耳机