汇编与接口第二章作业

20182131055 侯佳耀

1. -5:

逻辑地址即表示储存器准确物理位置的格式为段地址：偏移地址的地址形式。在8088微处理器中，采用的是一个20位的地址加法器进行逻辑地址到物理地址的转换（例如：1460H：100H-->14600H+100H=14700H）。其中，1M空间最多可分为1M/16个逻辑段（因为地址形式为模16形式）

（1）FFFF0H（2）417H（3）24500H（4）B8210H+4567H=BC777H

2--6:

代码段、数据段、堆栈段和附加段。

代码段：存放程序的指令序列；

堆栈段：确定堆栈所在的主存储区；

数据段：存放当前运行程序的数据；

附加段：附加数据段，用于数据保存。另外串操作指令将其作为目的操作数的存放区。

1. -7:

8088程序设计时采用逻辑地址。段地址在默认的或指定的段寄存器中，所以只需要偏移地址，称为有效地址EA。

直接寻址、寄存器间接寻址、寄存器相对寻址、基址变址寻址、相对基址变址寻址。

2--8:

1. 立即数寻址 AX=1200H
2. 寄存器寻址 AX=BX=0100H
3. 储存器直接寻址 AX=4C2AH
4. 寄存器间接寻址 AX=3412H
5. 寄存器相对寻址AX=4C2AH
6. 基址变址寻址 AX=7856H
7. 相对基址变址寻址

AX=[0100H+0002H+1100H]=[1202H]=65B7H