

1. D 触发器的特性方程为 $Q^*=D$, 与 Q 无关, 所以它没有记忆功能。(×)
2. JK 触发器具有保持、置 0、置 1、翻转四种逻辑功能 (√)
3. SR 触发器的约束条件 $SR=0$ 表示不允许出现 $R=S=1$ 的输入。(√)
4. T 触发器只有保持和翻转两种逻辑功能。(√)
5. 边沿触发器的共同动作特点是触发器的次态仅取决于 CLK 信号的上升沿或下降沿到达时输入的逻辑状态, 而与此前后的状态无关。(√)
6. 编码器数据输入端的个数多于数据输出端的个数。(√)
7. 编码与译码是互逆的过程。(√)
8. 触发器的特点是只要有输入信号, 输出就随着发生改变。(×)
9. 对边沿 JK 触发器, 在 CP 为高电平期间, 当 $J=K=1$ 时, 状态会翻转一次。(×)
10. 二进制译码器相当于是一个最小项发生器, 便于实现组合逻辑电路。(√)
11. 脉冲触发的触发器电路由两个同步触发器以主从方式构成。(√)
12. 脉冲触发的触发器是指在每个 CLK 信号的下降沿或上升沿来临时触发器的状态发生改变。(×)
13. 普通编码器允许多个输入信号同时有效。(×)
14. 同步触发器存在空翻现象, 而边沿触发器和主从触发器克服了空翻。(√)
15. 译码器数据输入端的个数多于数据输出端的个数。(×)
16. 用 n 位二进制代码对 2^n 个输入信号进行编码的电路称为二进制编码器。(√)
17. 优先编码器的编码信号是相互排斥的, 不允许多个编码信号同时有效。(×)
18. 优先编码器要求输入信号在某一时刻只能有一路输入信号有效, 输入信号受到限制。(×)
19. 在共阳极七段数码管中, 当二极管的阳极为低电平时该二极管发光。(×)
20. 在共阴极七段数码管中, 当二极管的阴极为高电平时该二极管发光。(×)
21. 在组合逻辑电路中, 任意时刻的输出只取决于该时刻的输入, 与电路原来的状态无关。(√)
22. 只要令 D 触发器的 $D=Q$ 就可以得到 T' 触发器。(×)
23. 只要令 JK 触发器的 $J=K=1$ 就可以得到 T' 触发器。(√)
24. 只要令 JK 触发器的 $J=K=D$ 就可以得到 D 触发器。(×)
25. 主从 JK 触发器、边沿 JK 触发器和同步 JK 触发器的逻辑功能完全相同。(√)
26. 组合逻辑电路中没有记忆单元, 但有反馈通路。(×)