



افزودن تکنیک ارسال به جلو (Forwarding) به پردازنده MIPS

اهداف

۱- یادگیری مفاهیم خط لوله و تاثیر وابستگی داده‌ها روی کارایی پردازنده

۲- بررسی تکنیک‌های افزایش کارایی خط لوله

۳- یادگیری تکنیک ارسال به جلو داده در پردازنده

۴- تاثیر افزودن تکنیک ارسال به جلو در خط لوله پردازنده

توضیحات کلی

- ۱- در آزمایش قبل یک پردازنده MIPS پیاده سازی گردید، در این پردازنده برای رفع مشکل وابستگی داده‌ای (هزاراد داده‌ای) از روش اضافه کردن توقف^۱ استفاده شد. به طوری که تا زمانی که وابستگی بین داده‌ها وجود دارد، باید دستور جدید را متوقف کرد.
- ۲- در این آزمایش برای رفع این مشکل باید تکنیک ارسال به جلو (Forwarding) را به پردازنده اضافه شود.
- ۳- واحد تشخیص هزاراد همچنان در پردازنده وجود دارد، با افزودن این تکنیک پردازنده می‌تواند در دو حالت "اضافه کردن توقف" و "ارسال به جلو" کار کند. بنابراین یک سیگنال ورودی به پردازنده اضافه می‌شود که مشخص می‌کند پردازنده در چه حالتی کار کند.
- ۴- پس از افزودن این تکنیک باید مراحل تست همانند آزمایش قبل صورت گیرد تا از درستی عملکرد آن اطمینان حاصل شود.
- ۵- میزان افزایش کارایی و هزینه را پس از افزودن این تکنیک به پردازنده بدست آورید.

دستور کار

ابتدا از عملکرد پردازنده MIPS که در آزمایش قبل طراحی کرده‌اید، اطمینان حاصل کنید. پس از آن با توجه به معماری پردازنده قسمت‌هایی که باعث ایجاد توقف (Stall) در خط لوله می‌شود را مشخص کنید و سپس خطوط ارتباطی که می‌توانند داده‌ها را به جلو ارسال کنند، تعیین کنید و آنها به معماری پردازنده اضافه نمایید. همچنین سایر اجزایی که به پردازنده افزوده می‌شوند (مانند مالتی پلکسر) را مشخص کنید. سیگنال‌ها و اجزای افزوده شده و یا حذف شده به/از معماری را به صورت شکل در گزارش کار نشان دهید. همچنین سیگنال‌های اضافه شده را به صورت لیست پورت‌های اضافه شده به کد Verilog مشخص کنید.

^۱ Stall

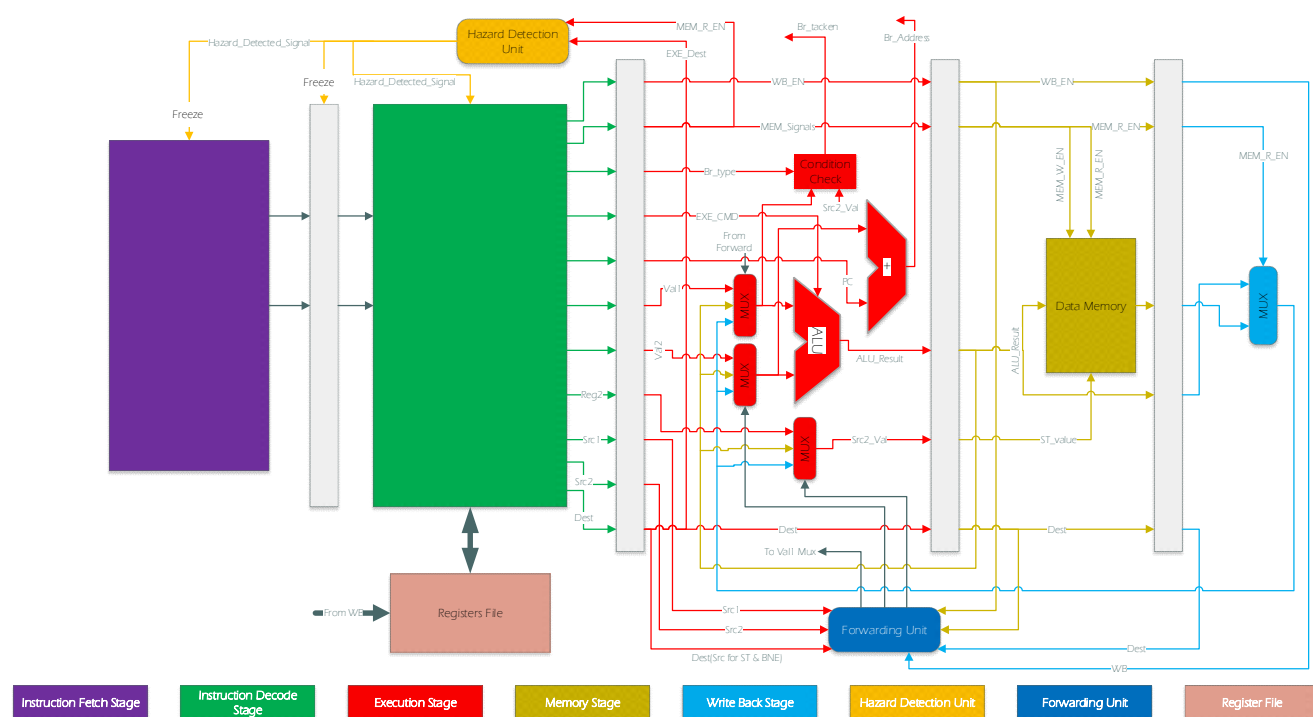


آزمایش سوم: افزودن تکنیک ارسال به جلو به پردازنده MIPS

گرد آورنده: علیرضا یزدان پناه - نصیحت کن

نمونه‌ای از سیگنال‌های مورد نیاز برای ارسال به جلو در شکل ۱ نشان داده شده است. شما می‌توانید تغییرات مورد نظر خود را در سیستم اعمال نمایید. سیستم پس از اضافه نمودن تکنیک ارسال به جلو باید قابلیت کار در دو حالت (با ارسال به جلو و بدون آن) را دارا باشد، وضعیت با ارسال به جلو یا بدون آن را یک سیگنال ورودی (مانند [SW3]) مشخص نمایید.

پس از افزودن این تکنیک درستی سیستم را چک کنید و پردازنده را در هر دو حالت برای برنامه‌های مختلف اجرا کنید و میزان افزایش کارایی پردازنده در هر حالت را مشخص کنید. بررسی نمایید که این تکنیک با توجه به نوع برنامه چه میزان کارایی را می‌تواند بهبود بخشد.



شکل ۱- پردازنده MIPS با قابلیت ارسال به جلو

نکات:

- قبل از حضور در آزمایشگاه نحوه عملکرد تکنیک ارسال به جلو را مطالعه کنید.
- برای انجام این آزمایش دو جلسه فرصت دارید.



گزارش کار

- کد Verilog معادل با RTL طراحی شده توضیح داده شود و نتایج شبیه سازی برای نشان دادن درستی کد آورده شود.
- نتایج سنتز آورده شود و میزان افزایش کارایی را با آزمایش دوم (بدون ارسال به جلو) مقایسه کنید (میزان بهبود کارایی را محاسبه کنید).
- میزان هزینه سخت‌افزاری را محاسبه کنید (درصد افزایش استفاده از المان های منطقی).
- میزان کارایی بر هزینه (Performance per Cost) را محاسبه کنید.
- در صورتی که غیر از روش ارسال به جلو روش دیگری ارائه کنید، نمره اضافی به شما تعلق می‌گیرد. روش‌های پیشنهادی باید قابلیت پیاده سازی داشته باشند (لزوما نیاز به پیاده سازی نیست)، با توجه به معیارهای قابلیت پیاده سازی و اجرا، هزینه، بهبود کارایی و ... میزان نمره تعیین می گردد.

موفق باشید

نصیحت کن