**TRƯỜNG ĐẠI HỌC BÁCH KHOA – ĐẠI HỌC QUỐC GIA TP. HỒ CHÍ MINH**

**KHOA ĐIỆN – ĐIỆN TỬ**

**CHUYÊN NGÀNH ĐIỀU KHIỂN VÀ TỰ ĐỘNG HÓA**

o0o

****

**BÁO CÁO BÀI TẬP LỚN**

**MÔN: HỆ THỐNG ĐIỀU KHIỂN NHÚNG**

**ĐỀ TÀI**

**MÁY PHÁT XUNG 2 KÊNH – XUNG VUÔNG, TAM GIÁC, SINE – ĐIỀU CHỈNH BIÊN ĐỘ, TẦN SỐ**

**GVHD: TS. NGUYỄN VĨNH HẢO**

**NHÓM THỰC HIỆN: NHÓM 2 – L01**

|  |  |  |
| --- | --- | --- |
| **STT** | **Họ tên** | **MSSV** |
| **1** | Đinh Văn Khánh | 1810223 |
| **2** | Ngô Kiến Hoàng | 1810713 |
| **3** | Trần Quang Huy | 1810184 |
| **4** | Phạm Lê Nam | 1810339 |

***TP. Hồ Chí Minh, ngày 10 tháng 12 năm 2021***

**BẢNG PHÂN CÔNG CÔNG VIỆC CỦA NHÓM**

|  |  |  |  |
| --- | --- | --- | --- |
| **Sinh viên thực hiện** | **Nội dung thực hiện** | **Mức độ hoàn thành công việc** | **Phần trăm đóng góp vào bài tập lớn** |
| Đinh Văn Khánh  (1810223) | Lập trình vi điều khiển STM32F4 – DAC và truyền dữ liệu UART | 100% | 25% |
| Ngô Kiến Hoàng  (1810713) | Lập trình vi điều khiển STM32F4 – ADC và nhận dữ liệu UART | 100% | 25% |
| Trần Quang Huy  (1810184) | Thiết kế giao diện điều khiển và tổng hợp báo cáo | 100% | 25% |
| Phạm Lê Nam  (1810339) | Thiết kế giao diện điều khiển và tổng hợp báo cáo | 100% | 25% |

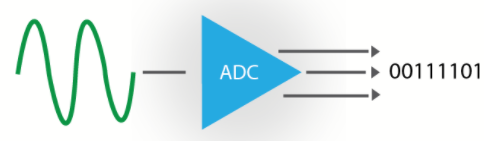
**MỤC LỤC**

|  |  |
| --- | --- |
| **A. CƠ SỞ LÝ THUYẾT** \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 1 |
| I. ADC \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 1 |
| II. DAC \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 1 |
| III. UART \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 2 |
| IV. Phần cứng và phần mềm lập trình giao diện \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 3 |
|  |  |
| **B. THỰC HIỆN GIẢI THUẬT \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_** | 7 |
| I. DAC và các chương trình tạo sóng \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 7 |
| II. ADC đọc tín hiệu Analog từ hai kênh bộ DAC \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 13 |
| III. Truyền - nhận và xử lý dữ liệu qua UART \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 16 |
| IV. Thiết kế giao diện trên Visual Studio với C# \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 26 |
|  |  |
| **C. KẾT QUẢ VÀ NHẬN XÉT \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_** | 30 |
| I. Kết nối phần cứng \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 30 |
| II. Kết quả hiển thị các dạng sóng trên giao diện \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 31 |
| III. Nhận xét \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ | 35 |

**A. CƠ SỞ LÝ THUYẾT**

**I. ADC**

ADC (analog-to-digital converter) bộ chuyển đổi tín hiệu tương tự – số là thuật ngữ nói đến sự chuyển đổi một tín hiệu tương tự thành tín hiệu số để dùng trong các hệ thống số (digital systems) hay vi điều khiển.



Trong STM32F407VG có 3 bộ ADC chuyển đổi tín hiệu điện áp thành tín hiệu số với độ phân giải 12-bit. Mỗi ADC có khả năng tiếp nhận tín hiệu từ 16 kênh ngoài.

Để hiểu quá trình số hóa trong STM32 diễn ra như thế nào ta xem ví dụ sau. Giả sử ta cần đo điện áp tối thiểu là 0V và tối đa là 3.3V, trong STM32 sẽ chia 0->3.3V thành 4096 khoảng giá trị (từ 0 -> 4095, do 2^12=4096), giá trị đo được từ chân IO tương ứng với 0V sẽ là 0, tương ứng với 1.65V là 2047 và tương ứng 3.3V sẽ là 4095.

**II. DAC**

DAC (digital-to-analog converter) bộ chuyển đổi tín hiệu số – tương tự là thuật ngữ nói đến sự chuyển đổi một tín hiệu số thành tín hiệu tương tự để dùng trong các hệ thống số (digital systems) hay vi điều khiển.

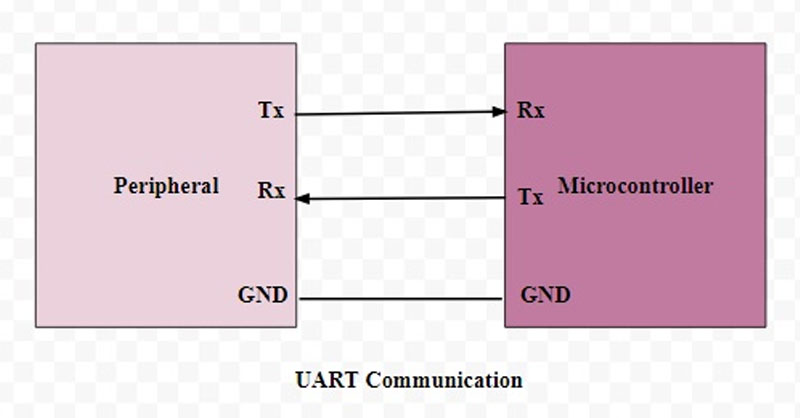
****

STM32F4 discovery có tích hợp sẵn 2 kênh DAC với độ phân giải 8-12 bits. 2 kênh có thể hoạt động độc lập hoặc đồng thời với nhau và có thể dùng trigger từ bên ngoài để điều khiển hoạt động. Mỗi kênh có thể sử dụng DMA riêng.

**III. UART**

UART có chức năng chính là truyền dữ liệu nối tiếp.

Trong UART, giao tiếp giữa hai thiết bị có thể được thực hiện theo hai phương thức là giao tiếp dữ liệu nối tiếp và giao tiếp dữ liệu song song.



Các thông số chính trong giao tiếp UART:

+ Baud rate: khoảng thời gian để 1 bit được truyền đi. Cài đặt giống nhau ở cả phần gửi và phần nhận.

+ Frame: khung truyền quy định về mỗi lần truyền bao nhiêu bit.

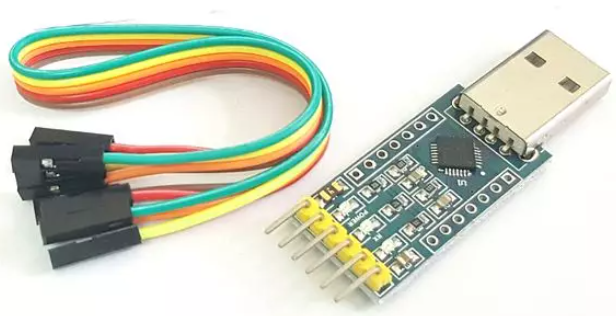
+ Start bit: là bit đầu tiền trong 1 Frame. Báo hiệu cho thiết bị nhận có một gói dữ liệu sắp được truyền đến. Đây là bit bắt buộc.

+ Data: dữ liệu cần truyền. Bit có trọng số nhỏ nhất LSB truyền trước sau đó đến bit MSB.

+ Parity bit: kiểm tra dữ liệu truyền có đúng hay không.

+ Stop bit: là 1 hoặc các bit cảnh báo cho thiết bị rằng các bit đã được gửi xong, Thiết bị nhận sẽ tiến hành kiểm tra khung truyền nhằm đảm bảo tính đúng đắn của dữ liệu. Đây là bit bắc buộc.

Để giao tiếp truyền – nhận UART giữa vi xử lý và máy tính, nhóm dùng mạch chuyển UART CP2102



Mô tả chân như sau:

+ TXD: chân truyền dữ liệu UART TTL (3.3VDC), dùng kết nối đến chân nhận RX của các module sử dụng mức tín hiệu TTL 3.3~5VDC.

+ RXD: chân nhận dữ liệu UART TTL (3.3VDC), dùng kết nối đến chân nhận TX của các module sử dụng mức tín hiệu TTL 3.3~5VDC.

+ GND: chân mass hoặc nối đất.

+ 5V: Chân cấp nguồn 5VDC từ cổng USB, tối đa 500mA.

+ DTR: Chân tín hiệu DTR, thường được dùng để cấp tín hiệu Reset nạp chương trình cho mạch Arduino.

+ 3.3V: Chân nguồn 3.3VDC (dòng cấp rất nhỏ tối đa 100mA), không sử dụng để cấp nguồn, thường chỉ sử dụng để thiết đặt mức tín hiệu Logic.

**IV. Phần cứng và phần mềm lập trình giao diện**

**a) STM32F407 DISCOVERY**

Kit STM32F407 Discovery với vi điều khiển hiệu suất cao STM32F407VGT6, cho phép người dùng dễ dàng phát triển các ứng dụng xử lý tín hiệu số (hình ảnh, video…). Nó bao gồm một công cụ ST-LINK tích hợp sẵn trên bảng mạch giúp nạp chương trình, gỡ lỗi nhanh chóng. Hiện nay, Kit STM32F407 Discovery là loại kit được sử dụng rất nhiều ở các trường đại học, cao đẳng trong giảng dạy vi điều khiển ARM.



Thông số kỹ thuật:

• Vi điều khiển chính: STM32F407VGT6 microcontroller featuring 32-bit ARM Cortex-M4F core, 1 MB Flash, 192 KB RAM in an LQFP100 package.

• Tích hợp sẵn mạch nạp và Debug ST-LINK/V2 with selection mode switch to use the kit as a standalone ST-LINK/V2 (with SWD connector for programming and debugging).

• Nguồn cấp từ cổng Mini USB qua các IC nguồn chuyển thành 3v3 để cấp cho MCU.

• Có sẵn các chân nguồn: 3 V and 5 V.

• Có sẵn cảm biến gia tốc: LIS302DL, ST MEMS motion sensor, 3-axis

• Có sẵn bộ xử lý âm thanh: MP45DT02, ST MEMS audio sensor, omni-directional digital microphone.

• Có sẵn bộ: CS43L22, audio DAC with integrated class D speaker driver.

• Có sẵn 8 Led và Led thông báo trạng thái nguồn.

• Có nút nhấn và nút Reset tích hợp.

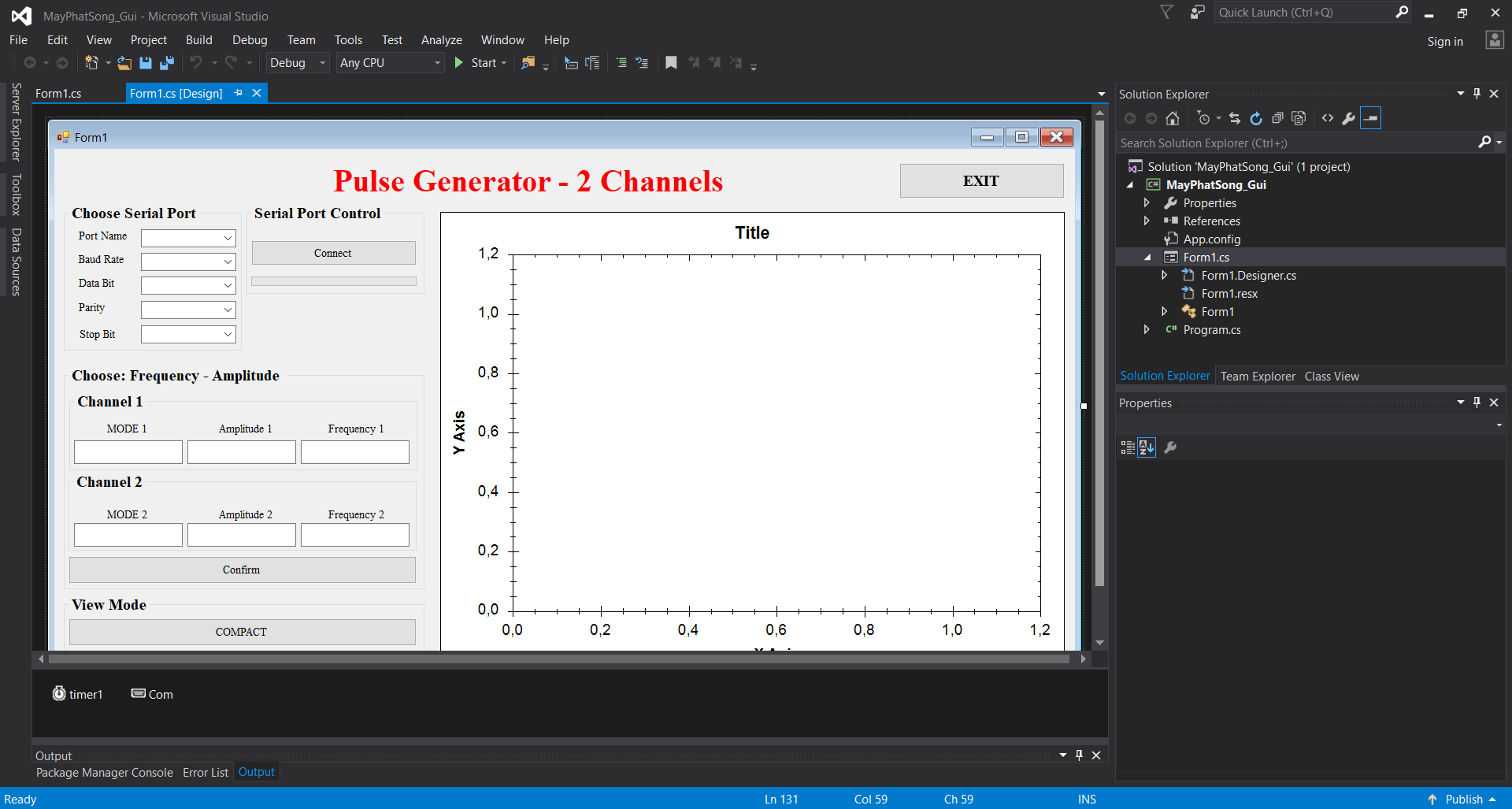
• Có cổng Micro USB OTG

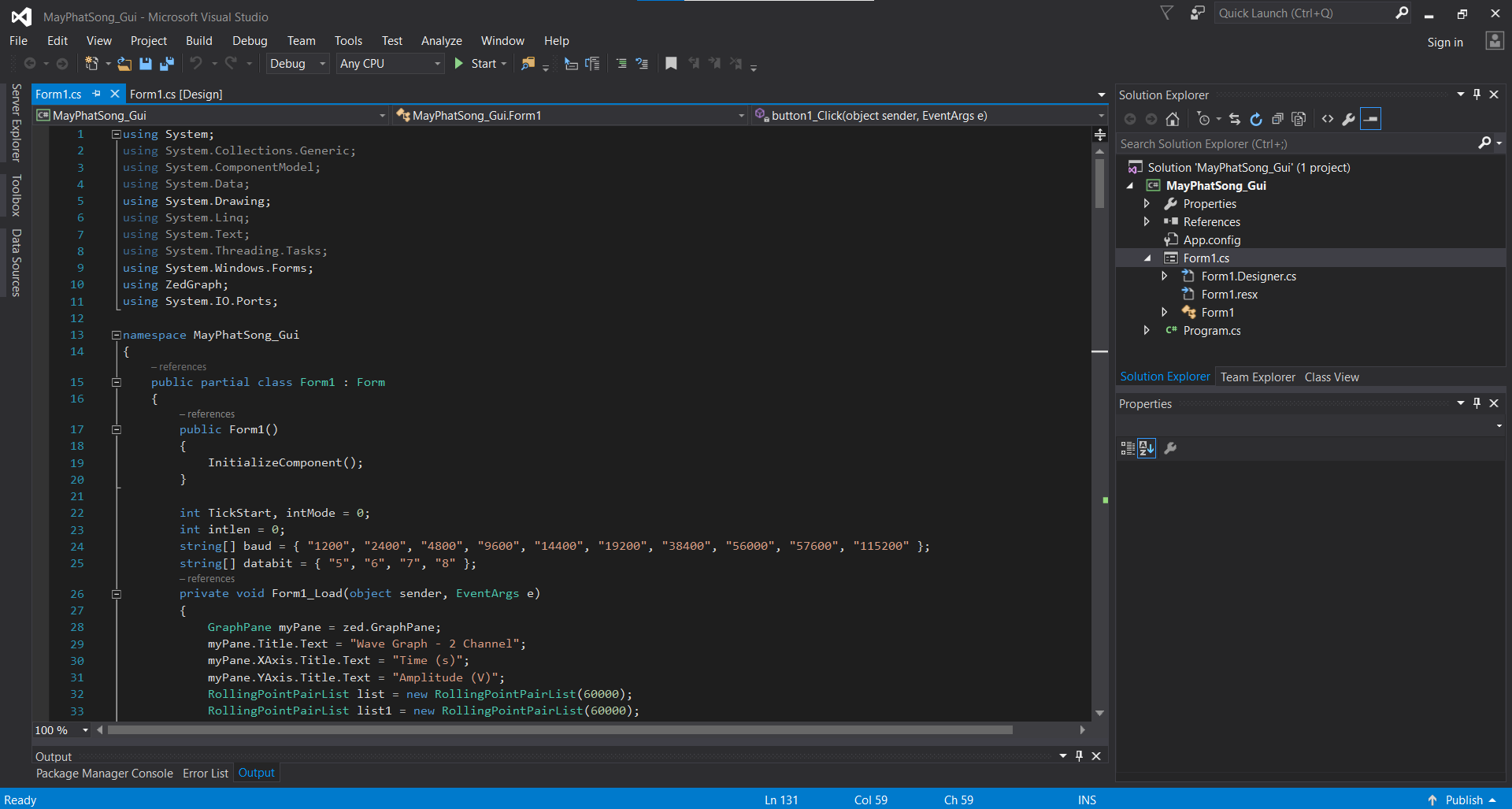
• DSP Application.

**b) VISUAL STUDIO**

Visual studio là một phần mềm hỗ trợ lập trình website do Microsoft phát hành. Hai ngôn ngữ chính sử dụng trong visual studio là VB+ và C#. Những ngôn ngữ này giúp người dùng có khả năng lập trình hệ thống một cách dễ dàng và nhanh chóng.

Nhóm sử dụng tính năng Windows Forms Designer: dùng visual studio với mục đích xây dựng GUI sử dụng Windows Forms, để xây dựng các nút điều kiện bên trong, đôi khi có thể khoá chúng vào bên cạnh mẫu.





**B. THỰC HIỆN GIẢI THUẬT**

**I. DAC và các chương trình tạo sóng**

Nguyên lý hoạt động: Giá trị điện áp được đẩy vào thanh ghi DAC\_DHRyyyD và sẽ tự động được chuyển vào thanh ghi DAC\_DORx sau 1 chu kỳ xung clock (với mode tự đông), khi thanh ghi DAC\_DORx có giá trị thì mức điện áp sẽ xuất ra tương ứng. Mức điện áp:

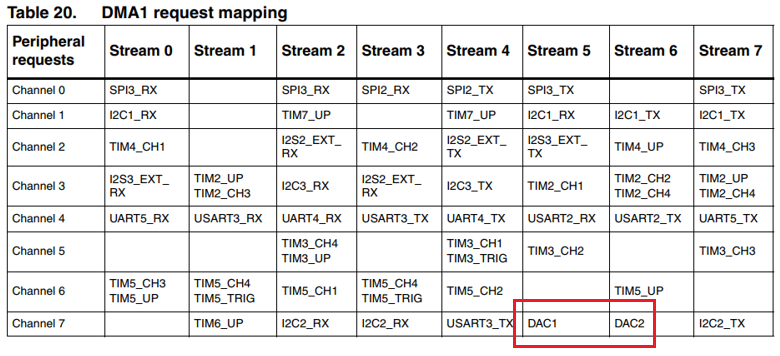
DACoutput = Vref x DOR/4095 (0 – 3V)

**1. Sơ lược về cấu hình DAC**

- Nhóm sử dụng hai kênh DAC, kết hợp với DMA và Timer để tạo sóng:

+ DAC1 (Pin: PA4): DMA1 – Stream 5 – Channel 7 – Timer 7

+ DAC2 (Pin: PA5): DMA1 – Stream 6 – Channel 7 – Timer 6



- Cấu hình cho một kênh DAC DMA để tạo sóng bao gồm các phần:

+ Cấu hình xung clock cho phép hoạt động DAC, DMA1, GPIOA

+ Cấu hình chân ngõ ra DMA (PA4, PA5)

+ Cấu timer trigger cho DAC (Timer 7, Timer 6)

+ Cấu hình DMA cho DAC: DMA\_Channel, DMA\_PeripheralBaseAddr, DMA\_Memory0BaseAddr, DMA\_BufferSize, DMA\_DIR = DMA\_DIR\_MemoryToPeripheral, …

- Minh họa cho cấu hình DAC1 (Pin: PA4): DMA1 – Stream 5 – Channel 7 – Timer 7

GPIO\_InitTypeDef GPIO\_InitStructure;

DAC\_InitTypeDef DAC\_InitStructure;

DMA\_InitTypeDef DMA\_InitStructure;

/\* DMA1 clock enable \*/

RCC\_AHB1PeriphClockCmd(RCC\_AHB1Periph\_DMA1, ENABLE);

/\* GPIOA clock enable (to be used with DAC) \*/

RCC\_AHB1PeriphClockCmd(RCC\_AHB1Periph\_GPIOA, ENABLE);

/\* DAC Periph clock enable \*/

RCC\_APB1PeriphClockCmd(RCC\_APB1Periph\_DAC, ENABLE);

// Cấu hình chân ngõ ra PA4 - DAC Channel 1

GPIO\_InitStructure.GPIO\_OType = GPIO\_OType\_PP;

GPIO\_InitStructure.GPIO\_Pin = GPIO\_Pin\_4;

GPIO\_InitStructure.GPIO\_Speed = GPIO\_Speed\_50MHz;

GPIO\_InitStructure.GPIO\_Mode = GPIO\_Mode\_AN;

GPIO\_InitStructure.GPIO\_PuPd = GPIO\_PuPd\_NOPULL;

GPIO\_Init(GPIOA, &GPIO\_InitStructure);

// Cấu hình trigger từ Timer:

DAC\_InitStructure.DAC\_Trigger = DAC\_Trigger\_T7\_TRGO;

DAC\_InitStructure.DAC\_WaveGeneration = DAC\_WaveGeneration\_None;

DAC\_InitStructure.DAC\_OutputBuffer = DAC\_OutputBuffer\_Enable;

DAC\_Init(DAC\_Channel\_1, &DAC\_InitStructure);

// Cấu hình DMA cho DAC: DAC1 sử dụng DMA1 Stream 5 Channel 7

DMA\_DeInit(DMA1\_Stream5);

DMA\_InitStructure.DMA\_Channel = DMA\_Channel\_7;

DMA\_InitStructure.DMA\_PeripheralBaseAddr = DAC\_DHR12R1\_ADDRESS; // địa chỉ thanh ghi chứa giá trị điện áp

DMA\_InitStructure.DMA\_Memory0BaseAddr = (uint32\_t)&value1;

DMA\_InitStructure.DMA\_BufferSize = 1000; // 1000 mẫu dữ liệu

DMA\_InitStructure.DMA\_PeripheralDataSize = DMA\_PeripheralDataSize\_HalfWord;

DMA\_InitStructure.DMA\_MemoryDataSize = DMA\_MemoryDataSize\_HalfWord;

DMA\_InitStructure.DMA\_DIR = DMA\_DIR\_MemoryToPeripheral;

DMA\_InitStructure.DMA\_PeripheralInc = DMA\_PeripheralInc\_Disable;

DMA\_InitStructure.DMA\_MemoryInc = DMA\_MemoryInc\_Enable;

DMA\_InitStructure.DMA\_Mode = DMA\_Mode\_Circular; // Mode Circular

DMA\_InitStructure.DMA\_Priority = DMA\_Priority\_High;

DMA\_InitStructure.DMA\_FIFOMode = DMA\_FIFOMode\_Disable;

DMA\_InitStructure.DMA\_FIFOThreshold = DMA\_FIFOThreshold\_HalfFull;

DMA\_InitStructure.DMA\_MemoryBurst = DMA\_MemoryBurst\_Single;

DMA\_InitStructure.DMA\_PeripheralBurst = DMA\_PeripheralBurst\_Single;

DMA\_Init(DMA1\_Stream5, &DMA\_InitStructure);

// Cấu hình cho phép hoạt động chức năng DMA, DAC, DAC DMA

/\* Enable DMA1\_Stream5 \*/

DMA\_Cmd(DMA1\_Stream5, ENABLE);

/\* Enable DAC Channel1 \*/

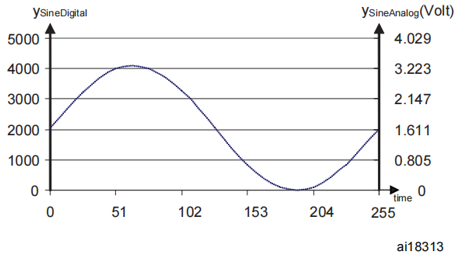
DAC\_Cmd(DAC\_Channel\_1, ENABLE);

/\* Enable DMA for DAC Channel1 \*/

DAC\_DMACmd(DAC\_Channel\_1, ENABLE);

**2. Các chương trình tạo sóng (sine, vuông, tam giác, sóng răng cưa)**

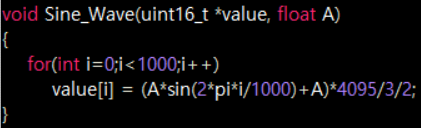
**a) Sóng sine**



Công thức tạo giá trị sóng sin cho bộ DAC:

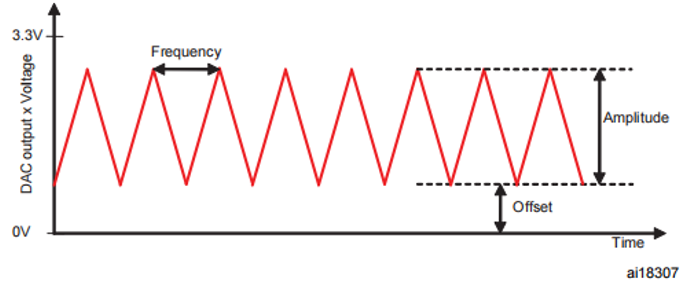


Với công thức trên, ta tiến hành dùng hàm sin trong thư viện math.h để khởi tạo một mảng giá trị tạo sóng sin gồm 1000 mẫu dữ liệu như sau:

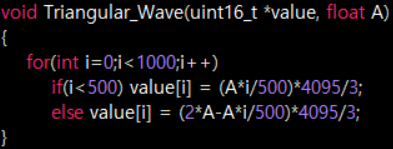


Với A là hệ số khuếch đại biên độ sóng, và value là mảng dùng để lưu các giá trị khởi tạo, mảng này có 1000 phần tử.

**b) Sóng tam giác**

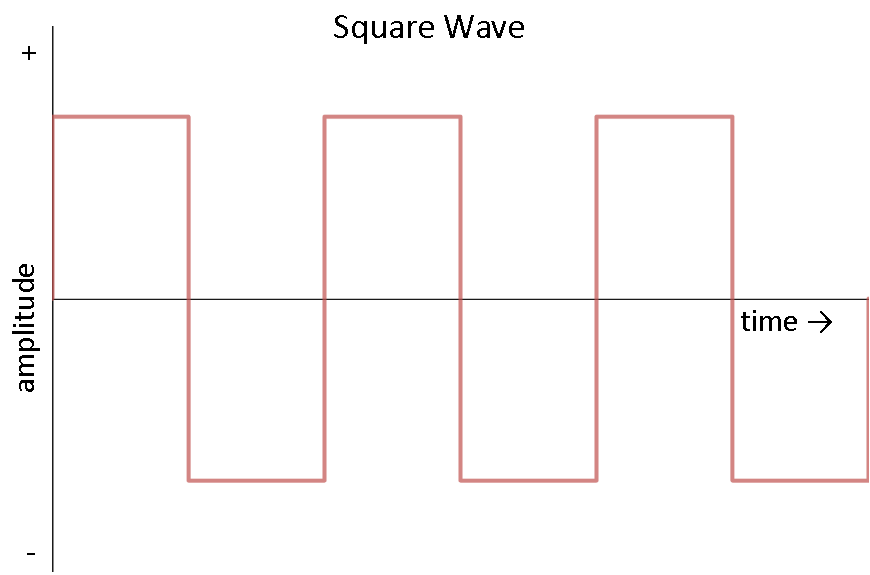


Hàm tạo sóng tam giác:

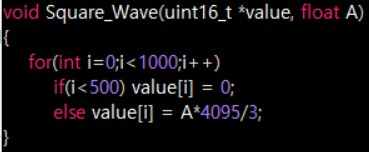


Với A là hệ số khuếch đại biên độ sóng, và value là mảng dùng để lưu các giá trị khởi tạo, mảng này có 1000 phần tử.

**c) Sóng vuông**

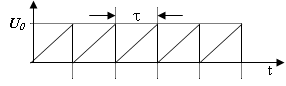


Hàm tạo sóng vuông:

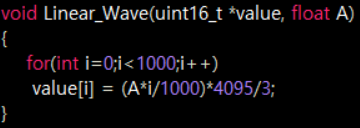


Với A là hệ số khuếch đại biên độ sóng, và value là mảng dùng để lưu các giá trị khởi tạo, mảng này có 1000 phần tử.

d) **Sóng răng cưa**



Hàm tạo sóng răng cưa:



Với A là hệ số khuếch đại biên độ sóng, và value là mảng dùng để lưu các giá trị khởi tạo, mảng này có 1000 phần tử.

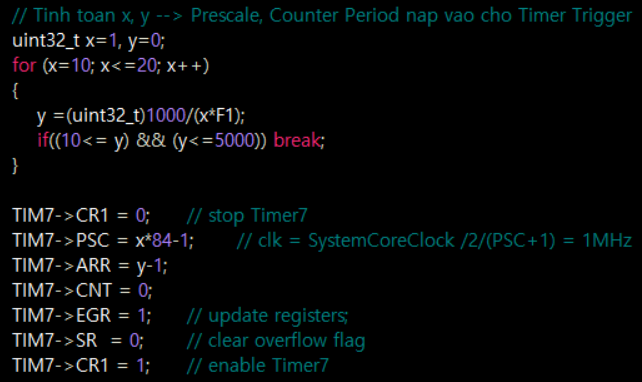
**❑ Về tần số của sóng tạo ra:**

- Để đặt tần số của tín hiệu sóng, người dùng phải đặt tần số () của đầu ra kích hoạt bộ định thời. Tần số của sóng tạo ra là:

- Với là tần số kích của Timer, và là số mẫu giá trị của sóng trong 1 chu kỳ của nó và bằng số giá trị khởi tạo sóng được lưu là 1000. Như vậy để điều chỉnh tần số cho sóng ta sẽ thay đổi giá trị tần số kích của timer () bằng cách thay đổi giá trị của 2 thanh ghi PSC và ARR cho phù hợp.

- Ta giả sử giá trị nạp vào thanh ghi PSC là 84\*x - 1 và giá trị nạp vào thanh ghi ARR là y - 1.

Ta tiến hành xác định giá trị x và y như sau:



Ta dùng bộ Timer 7 làm tín hiệu kích cho DAC1 và Timer 6 làm tín hiệu kích cho DAC 2 và cách tính toán giá trị nạp vào hai thanh ghi PSC và ARR là như nhau cho 2 timer.

**II. ADC đọc tín hiệu Analog từ hai kênh bộ DAC**

- Vì không có dao động ký nên nhóm đã sử dụng thêm ngoại vi ADC tích hợp sẵn trong vi điều khiển, tiến hành đọc tín hiệu Analog được tạo ra từ hai kênh của bộ DAC rồi giử dữ liệu để hiển thị lên giao diện trên máy tính.

- Nhóm sử dụng ADC1 trên chân PA6 và ADC2 trên chân PA7 của STM32F4. Do đó, để đọc được tín hiệu DAC xuất ra từ hai kênh DAC1 (PA4) và DAC2 (PA5) thì ta phải nối các chân như sau:

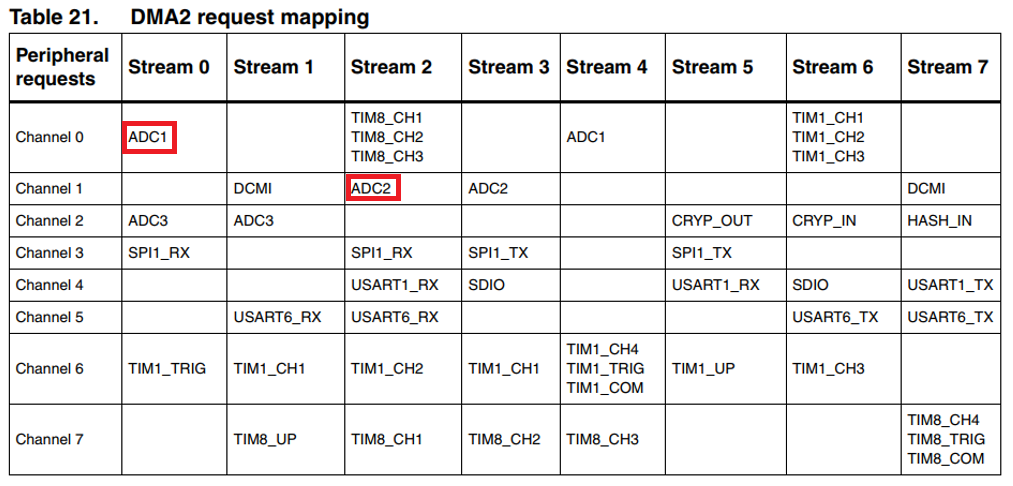
Chân PA6 (ADC1) nối với chân PA4 (DAC1)

Chân PA7 (ADC2) nối với chân PA5 (DAC1)

- Bên cạnh đó, sử dụng:

+ DMA cho ADC1: DMA2, Channel 0, Stream 0.

+ DMA cho ADC2: DMA2, Channel 1, Strem 2.



- Cấu hình cho hai kênh ADC1 và ADC2 bằng lệnh: CONFIG\_ADC\_Channel1 () và CONFIG\_ADC\_Channel2 ().

- Một số cấu hình cơ bản của ADC như sau:

+ Cấu hình clock cho ADC, GPIOA và DMA

+ Cấu hình GPIO chế độ Input (PA6, PA7)

+ Cấu hình chung cho ADC (ADC\_Mode\_Independent, ADC\_Prescaler\_Div4, ADC\_Resolution\_12b, ADC\_DataAlign\_Right …).

+ Cấu hình DMA cho ADC (DMA\_Channel, DMA\_PeripheralBaseAddr, DMA\_Memory0BaseAddr, DMA\_DIR = DMA\_DIR\_PeripheralToMemory, …)

- Minh họa cho cấu hình ADC1 (pin PA6), DMA2, Channel 0, Stream 0:

ADC\_InitTypeDef ADC\_InitStructure;

ADC\_CommonInitTypeDef ADC\_CommonInitStructure;

DMA\_InitTypeDef DMA\_InitStructure;

GPIO\_InitTypeDef GPIO\_InitStructure;

// Cấu hình xung clock cho ADC, GPIO, DMA

RCC\_AHB1PeriphClockCmd(RCC\_AHB1Periph\_GPIOA, ENABLE);

RCC\_APB2PeriphClockCmd(RCC\_APB2Periph\_ADC1, ENABLE);

RCC\_AHB1PeriphClockCmd(RCC\_AHB1Periph\_DMA2, ENABLE);

// Cấu hình chân PA6 ADC1

GPIO\_InitStructure.GPIO\_OType = GPIO\_OType\_PP;

GPIO\_InitStructure.GPIO\_Pin = GPIO\_Pin\_6;

GPIO\_InitStructure.GPIO\_Speed = GPIO\_Speed\_100MHz;

GPIO\_InitStructure.GPIO\_Mode = GPIO\_Mode\_AN;

GPIO\_InitStructure.GPIO\_PuPd = GPIO\_PuPd\_NOPULL;

GPIO\_Init(GPIOA, &GPIO\_InitStructure);

/\* ADC Common Init \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*/

ADC\_CommonInitStructure.ADC\_Mode = ADC\_Mode\_Independent;

ADC\_CommonInitStructure.ADC\_Prescaler = ADC\_Prescaler\_Div4;

ADC\_CommonInitStructure.ADC\_DMAAccessMode = ADC\_DMAAccessMode\_Disabled;

ADC\_CommonInitStructure.ADC\_TwoSamplingDelay = ADC\_TwoSamplingDelay\_5Cycles;

ADC\_CommonInit(&ADC\_CommonInitStructure);

/\* ADC1 Init \*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*/

ADC\_InitStructure.ADC\_Resolution = ADC\_Resolution\_12b;

ADC\_InitStructure.ADC\_ScanConvMode = DISABLE;

ADC\_InitStructure.ADC\_ContinuousConvMode = ENABLE;

ADC\_InitStructure.ADC\_ExternalTrigConvEdge = ADC\_ExternalTrigConvEdge\_None;

ADC\_InitStructure.ADC\_ExternalTrigConv = ADC\_ExternalTrigConv\_T1\_CC1;

ADC\_InitStructure.ADC\_DataAlign = ADC\_DataAlign\_Right;

ADC\_InitStructure.ADC\_NbrOfConversion = 1;

ADC\_Init(ADC1, &ADC\_InitStructure);

// Cau hinh DMA2, CHANNEL 0, STREAM 0

DMA\_InitStructure.DMA\_Channel = DMA\_Channel\_0;

DMA\_InitStructure.DMA\_PeripheralBaseAddr = (uint32\_t)&(ADC1->DR);

DMA\_InitStructure.DMA\_Memory0BaseAddr = (uint32\_t)&adc\_value[0];

DMA\_InitStructure.DMA\_DIR = DMA\_DIR\_PeripheralToMemory;

DMA\_InitStructure.DMA\_BufferSize = 1;

DMA\_InitStructure.DMA\_PeripheralInc = DMA\_PeripheralInc\_Disable;

DMA\_InitStructure.DMA\_MemoryInc = DMA\_MemoryInc\_Disable;

DMA\_InitStructure.DMA\_PeripheralDataSize = DMA\_PeripheralDataSize\_HalfWord;

DMA\_InitStructure.DMA\_MemoryDataSize = DMA\_MemoryDataSize\_HalfWord;

DMA\_InitStructure.DMA\_Mode = DMA\_Mode\_Circular;

DMA\_InitStructure.DMA\_Priority = DMA\_Priority\_High;

DMA\_InitStructure.DMA\_FIFOMode = DMA\_FIFOMode\_Disable;

DMA\_InitStructure.DMA\_FIFOThreshold = DMA\_FIFOThreshold\_HalfFull;

DMA\_InitStructure.DMA\_MemoryBurst = DMA\_MemoryBurst\_Single;

DMA\_InitStructure.DMA\_PeripheralBurst = DMA\_PeripheralBurst\_Single;

DMA\_Init(DMA2\_Stream0, &DMA\_InitStructure);

DMA\_Cmd(DMA2\_Stream0, ENABLE);

ADC\_RegularChannelConfig(ADC1,ADC\_Channel\_6,1,ADC\_SampleTime\_15Cycles);

/\* Start ADC1 \*/

ADC\_Cmd(ADC1,ENABLE);

/\* Enable DMA request after last transfer (Single-ADC mode) \*/

ADC\_DMARequestAfterLastTransferCmd(ADC1, ENABLE);

/\* Enable ADC1 DMA \*/

ADC\_DMACmd(ADC1, ENABLE);

- Nguyên lý hoạt động của ADC:

Sau khi cấu hình ADC cho hai kênh, ta kích hoạt bộ ADC của hai kênh hoạt động bằng lệnh ADC\_SoftwareStartConv(ADC1) và ADC\_SoftwareStartConv(ADC2).

Khi hai lệnh trên được kích hoạt, hai kênh ADC sẽ lấy dữ liệu lần lượt ở chân PA6 (ADC1) và PA7 (ADC2). Giá trị ADC sẽ được lưu vào thanh ghi ADC1->DR và ADC2->DR. Ta cài đặt DMA ở chế độ Circular nên khi kết thúc một lần chuyển đổi, bộ ADC sẽ tiếp tục thực hiện một lần chuyển đổi khác ngay lập tức.

Hai thanh ghi ADC1->DR và ADC2->DR sau khi nhận được dữ liệu sẽ gửi yêu cầu cho DMA chuyển dữ liệu này vào RAM ở địa chỉ của adc\_value [0] và adc\_value [1]. Dữ liệu từ adc\_value [0] và adc\_value [1] sẽ được gửi lên máy tính để vẽ dạng sóng.

**III. Truyền - nhận và xử lý dữ liệu qua UART**

**a) Sơ lược về cấu hình UART**

Sử dụng UART4 kết hợp DMA cho quá trình truyền và nhận dữ liệu. Một số cấu hình cơ bản của UART4:

+ Cho phép xung clock hoạt động UART4, GPIOA, DMA1

+ Connect UART4 pins to AF2

+ Cấu hình chân UART TX: PA0, chân UART RX: PA1

+ Tốc độ baud rate là 115200; 8bit dữ liệu; 1 stop bit và no parity; …

+ Cho phép UART4 hoạt động và cho phép UART4 DMA Rx&Tx hoạt động

+ Cấu hình DMA UART Rx: DMA1, Channel 4, Stream 2 (DMA\_Channel\_4; DMA\_PeripheralBaseAddr = (uint32\_t)&UART4->DR; DMA\_Memory0BaseAddr = (uint32\_t)rxbuff; DMA\_DIR = DMA\_DIR\_PeripheralToMemory; DMA\_BufferSize = BUFF\_SIZE\_RX; …)

+ Cấu hình DMA UART Tx: DMA1 Channel 4, Stream 4 (DMA\_Channel\_4; DMA\_PeripheralBaseAddr = (uint32\_t)&(UART4->DR); DMA\_Memory0BaseAddr = (uint32\_t)txbuff; DMA\_DIR = DMA\_DIR\_MemoryToPeripheral; DMA\_BufferSize = BUFF\_SIZE\_TX; …)

**b) Phương thức truyền dữ liệu từ vi xử lý lên máy tính**

**-** Sử dụng Timer 3 để tạo ngắt tiến hành truyền chuỗi. Quá trình truyền dữ liệu từ vi xử lý lên máy tính khi Timer 3 tràn.

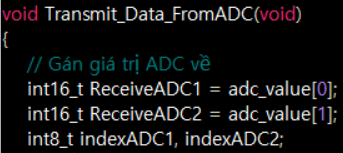
- Đầu tiên chúng ta đọc giá trị sóng tạo được về bằng cách nối bộ ADC vào chân tạo sóng DAC sau đó lưu giá trị ADC đọc về được vào giá trị cụ thể, ta sẽ lưu giá trị ADC đọc về vào 2 giá trị adc\_value[0] và adc\_value[1]. Sau đó ta tiến hành nạp cả 2 giá trị adc\_value này vào một chuỗi để truyền một lần cả hai giá trị này lên máy tính với cú pháp như sau:

start|<giá trị 1>|<giá trị 2>|end|

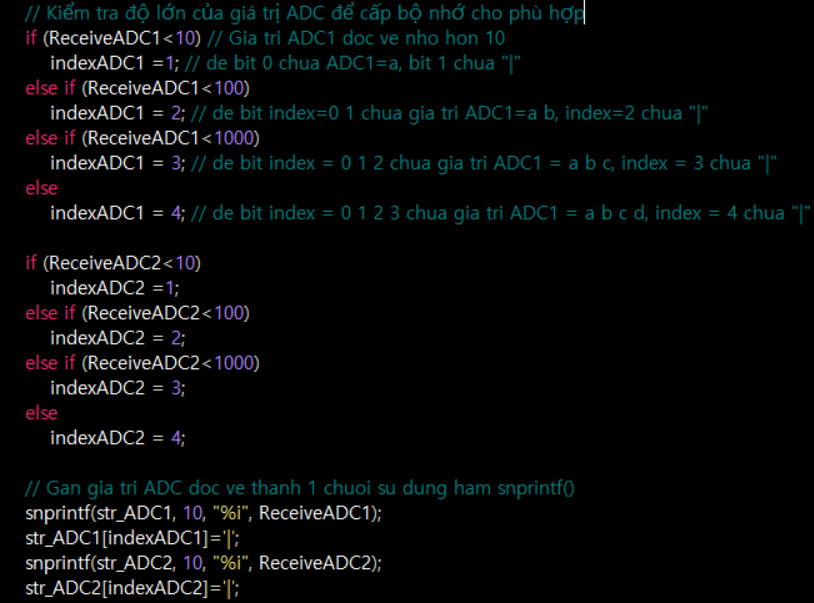
với <giá trị 1> và <giá trị 2> là 2 giá trị adc\_value [0] và adc\_value [1] sau khi đã được lưu thành dạng chuỗi ký tự.

- Chi tiết về hàm truyền: **void Transmit\_Data\_FromADC(void)**, các bước thực hiện:

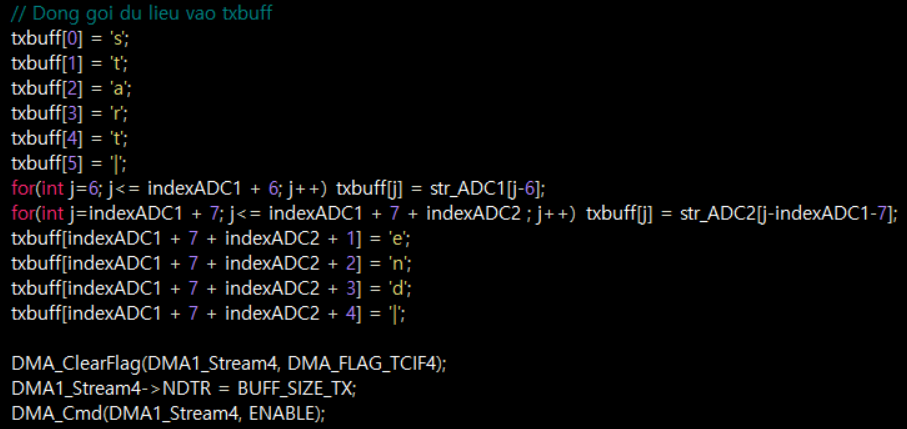
+ Đầu tiên, ta tiến hành lưu giá trị ADC vào 2 biến tạm để tiến hành chuyển thành dạng chuỗi:



+ Tiếp theo, tiến hành lưu 2 giá trị ADC này thành dạng chuỗi chuẩn bị cho quá trình truyền dữ liệu lên máy tính, nhằm tối ưu bộ nhớ và tốc độ truyền, ta sẽ tiến hành kiểm tra giá trị ADC trước để cấp bộ nhớ cho phù hợp:

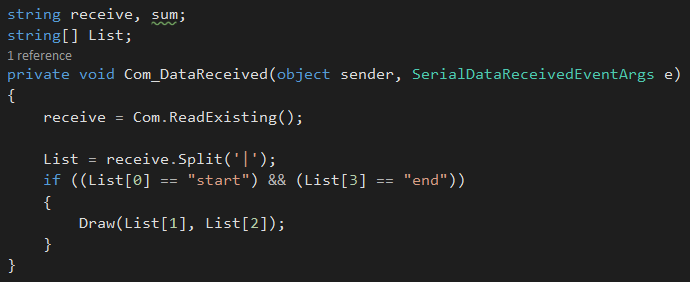


+ Sau khi đã lưu 2 giá tri ADC về dạng chuỗi, ta tiến hành lưu chúng vào mảng txbuff theo cú pháp start**|**<giá trị 1>**|**<giá trị 2>**|**end**|** và cuối cùng là tiến hành truyền mảng dữ liệu này lên máy tính bằng chế độ DMA (đầu tiên xóa cờ DMA\_Stream4 là DMA\_FLAG\_TCIF4 để cho phép truyền hay truyền tiếp lần thứ hai; nạp giá trị NDTR (thanh ghi chỉ số DMA) bằng số byte cần truyền; sau đó cho phép DMA, sau khi cho phép DMA thì DMA sẽ hoạt động ngay và yêu cầu truyền dữ liệu)



❑ **Xét về phương diện máy tính:**

- Khi nhận được chuỗi dữ liệu từ vi xử lý gửi lên sẽ qua bước tiến hành xử lý chuỗi dữ liệu đó để có thể vẽ đồ thị dạng sóng:



- Như đã trình bày, chuỗi dữ liệu gửi lên máy tính sẽ có dạng: start**|**<giá trị 1>**|**<giá trị 2>**|**end**|**. Do đó tiến hành cắt chuỗi dữ liệu này và lưu vào một List, với ký tự cắt chuỗi sẽ là “|”. Khi cắt xong, ta se xét nếu List[0] == “start”; List[3] = “end” thì List[1] và List[2] lần lượt là hai giá trị adc\_value[0] (ADC1) và adc\_value[1] (ADC2) của hai kênh ADC, sau đó ta gọi hàm Draw để vẽ đồ thị hai giá trị này.

- Chi tiết về hàm vẽ đồ thị được trình bày ở phần giao diện.

**c) Phương thức nhận dữ liệu từ máy tính gửi về vi xử lý**

**❑ Xét về phương diện máy tính:** Đầu tiên để thực hiện việc nhận dữ liệu từ máy tính về vi xử lý, ta sẽ xét cách xử lý dữ liệu và truyền từ máy tính xuống vi xử lý.

- Ở phần giao diện điều khiển, khi người dùng điền các giá trị MODE 1, Amplitude 1, Frequency 1, MODE 2, Amplitude 2, Frequency 2, sau đó nhấn nút Confirm, ta tiến hành thực hiện việc truyền các giá trị này về cho vi xử lý thực hiện. Giải thuật truyền dữ liệu từ trên máy tính như sau (lấy ví dụ truyền cho 1 kênh, kênh còn lại thực hiện tương tự):

string s;

if (pbConnect.Text == "Disconnect" && Mode1.Text != "" && Amplitude1.Text != "" && Frequency1.Text != "")

{

s = "|";

switch (Amplitude1.TextLength)

{

case 1:

Amplitude1.Text = "0" + "0" + Amplitude1.Text;

break;

case 2:

Amplitude1.Text = "0" + Amplitude1.Text;

break;

case 3:

Amplitude1.Text = Amplitude1.Text;

break;

}

switch (Frequency1.TextLength)

{

case 1:

Frequency1.Text = "0" + "0" + "0" + "0" + "0" + Frequency1.Text;

break;

case 2:

Frequency1.Text = "0" + "0" + "0" + "0" + Frequency1.Text;

break;

case 3:

Frequency1.Text = "0" + "0" + "0" + Frequency1.Text;

break;

case 4:

Frequency1.Text = "0" + "0" + Frequency1.Text;

break;

case 5:

Frequency1.Text = "0" + Frequency1.Text;

break;

case 6:

Frequency1.Text = Frequency1.Text;

break;

}

if (Mode1.TextLength >= 2)

{

Mode1.Text = "3";

}

}

else

{

MessageBox.Show("Vui long nhap thong so dieu khien", "Thong Bao", MessageBoxButtons.OK, MessageBoxIcon.Warning);

return;

}

- Giải thích:

+ Quy định chuỗi (MODE, biên độ, tần số của 2 kênh) truyền về cho vi xử lý là một chuỗi gồm 30 ký tự.

+ Vậy, quy ước cho phần chuỗi biên độ sẽ gồm 3 ký tự, tần số có 6 ký tự và MODE sẽ là 3 ký tự. Giữa những giá trị MODE, biên độ, tần số này với nhau, ta chèn các ký tự “|” để ngăn cách, do đó ở mỗi kênh cần thêm 3 ký tự “|”.

+ Vậy, số lượng ký tự của 1 chuỗi ((MODE, biên độ, tần số của 2 kênh) sẽ là:

(3+6+3+3)\*2 = 30 ký tự

+ Nếu biên độ và tần số nhập vào không đủ cấu trung khung quy định như trên, ta sẽ tiến hành chèn thêm các số “0” để đáp ứng đủ số lượng ký tự.

+ Sau đó thực hiện việc truyền dữ liệu từ máy tính về vi xử lý như sau:

Com.Write(Amplitude1.Text);

Com.Write(s);

Com.Write(Frequency1.Text);

Com.Write(s);

Com.Write(Mode1.Text);

Com.Write(s);

Com.Write(Amplitude2.Text);

Com.Write(s);

Com.Write(Frequency2.Text);

Com.Write(s);

Com.Write(Mode2.Text);

Com.Write(s);

int lensend = Mode1.TextLength + Amplitude1.TextLength + Frequency1.TextLength + Mode2.TextLength + Amplitude2.TextLength + Frequency2.TextLength + 6;

for (int a = 0; a < 30 - lensend; a++)

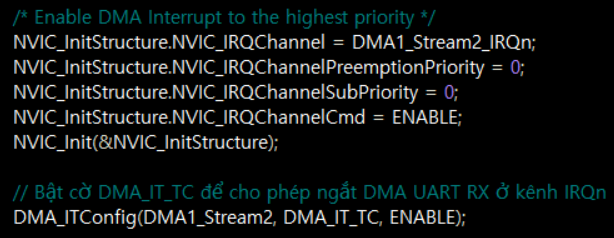
{

Com.Write(s);

}

**❑ Vi xử lý nhận chuỗi và xử lý dữ liệu:**

- Trong phần UART RX DMA, ta sẽ sử dụng ngắt, để khi nhận dữ liệu xong báo lên cho CPU biết dữ liệu đã xong:

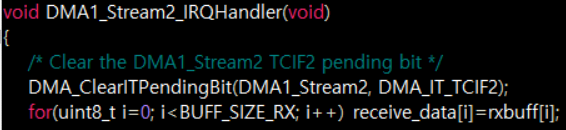


- Nếu ngắt DMA xảy ra thì nhảy vào kênh IRQn, để cho phép thực hiện phải bậc cờ DMA\_IT\_TC.

- Chương trình ngắt DMA1\_Stream2\_IRQHandler(void) khi cờ DMA\_IT\_TC bậc lên, ta sẽ vào ngắt này để nhận dữ liệu về và xử lý dữ liệu.

- Trong chương trình ngắt này:

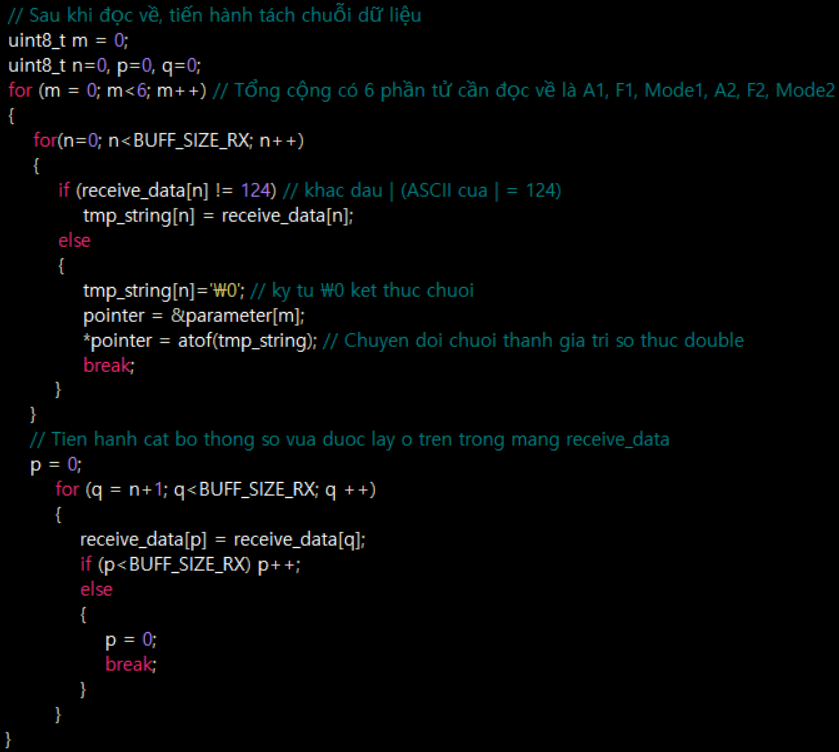
+ Đầu tiên, ta xóa cờ ngắt DMA\_IT\_TCIF2 đi và chép toàn bộ dữ liệu từ rxbuff về một mảng receive\_data:



+ Có thể thấy với cách truyền dữ liệu từ máy tính như trên, chuỗi rxbuff của ta sẽ có cấu trúc cơ bản như sau:

Amplitude1|Frequency1|Mode1|Amplitude2|Frequency2|Mode2|

+ Do đó, tổng cộng sẽ có 6 thông số cần đọc về và xử lý. Giải thuật tách từng thông số trong 6 thông số đó như sau:



- Giải thích:

+ Đặt một biến m là số thông số cần đọc về, dùng một vòng lập để tách từng giá trị Amplitude, Frequency, Mode của mỗi kênh ra từ mảng receive\_data.

+ Ý tưởng cho việc tách này là kiểm tra xem phần tử thứ n ở mảng receive\_data có khác ký tự “|” có giá trị ASCII là 124 hay không. Nếu không phải là ký tự “|” thì đưa giá trị này vào 1 mảng tạm. Nếu phải thì thêm ký tự “\0” để kết thúc mảng, gán giá trị từ mảng tạm vừa tách đó vào mảng parameter[m] tương ứng với thông số thứ m.

+ Sau đó tiến hành lấy ra các ký tự của thông số vừa tách ở trên trong mảng receive\_data ra và cứ lặp lại quá trình như thế cho đến khi m = 6 là ta đã có đủ 6 thông số về mode, biên độ, tần số của hai kênh từ máy tính gửi về.

- Với cách thức thực hiện như trên, sau khi tách chuỗi dữ liệu nhận về từ máy tính, ta sẽ có các giá trị biên độ tần số như sau:

A1 = parameter[0];

F1 = parameter[1];

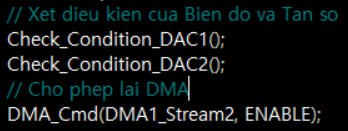
MODE1 = parameter[2];

A2 = parameter[3];

F2 = parameter[4];

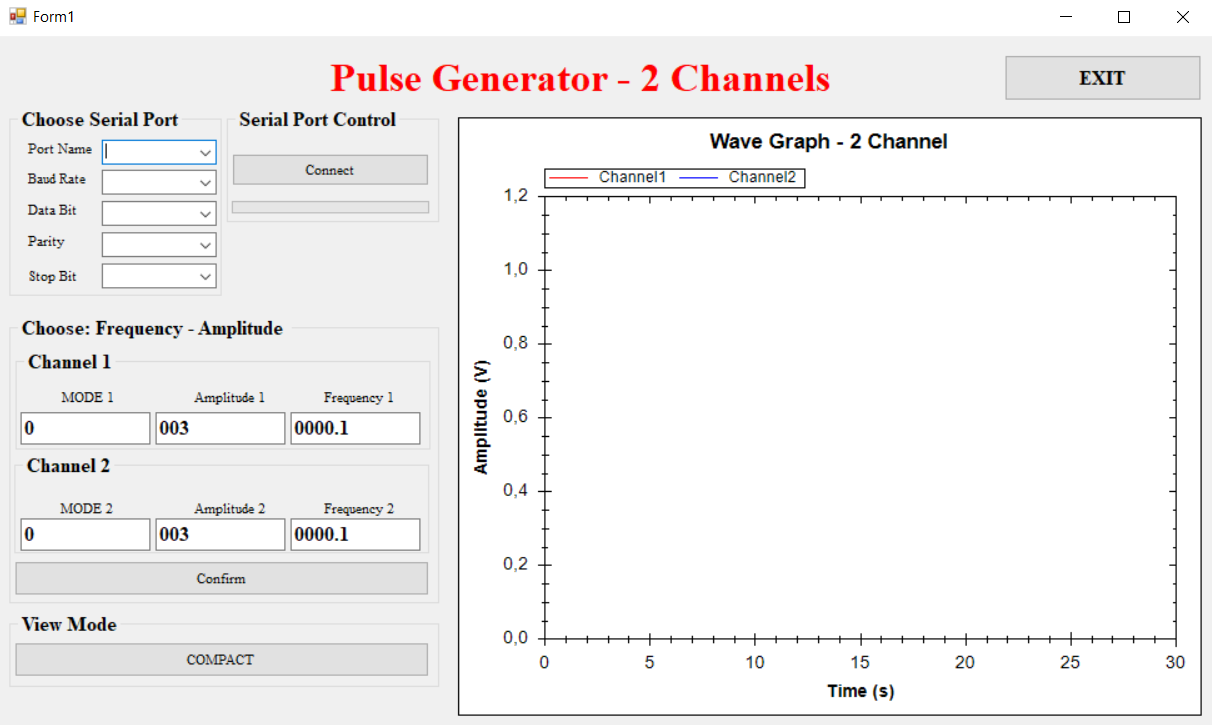
MODE2 = parameter[5];

- Tiếp theo ta sẽ dùng các giá trị A1, F1, MODE1 và A2, F2, MODE2 này để kiểm tra điều kiện và tiến hành vẽ sóng. Sau đó cho phép lại DMA bằng lệnh DMA\_Cmd(DMA1\_Stream2, ENABLE).



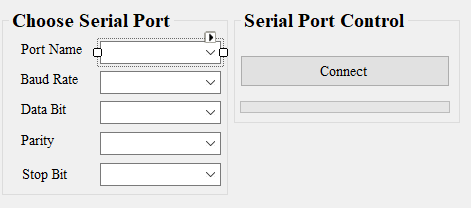
**IV. Thiết kế giao diện trên Visual Studio với C#**

**1. Tổng quan về giao diện**

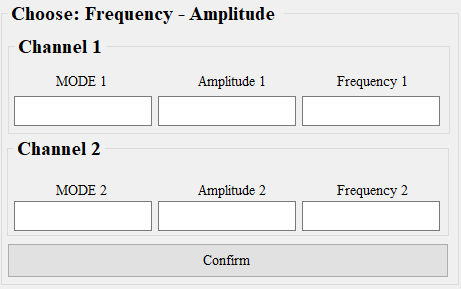


Trong đó:

- Chọn các giá trị Port Name, Baud Rate, Data Bit, Parity, Stop Bit, sau đó nhấn Connect để kết nối UART.

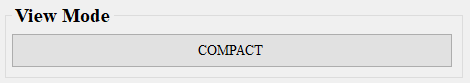


- Thực hiện việc cấu hình cho 2 chanel. Người dùng nhập giá trị biên độ, tần số cũng như Mode cho mỗi Channel, sau đó nhấn Confirm để thấy dạng sóng được vẽ.



MODE 0, 1, 2, 3 tương ứng với sóng sine, sóng vuông, sóng tam giác, sóng răng cưa.

- Chọn chế độ xem.



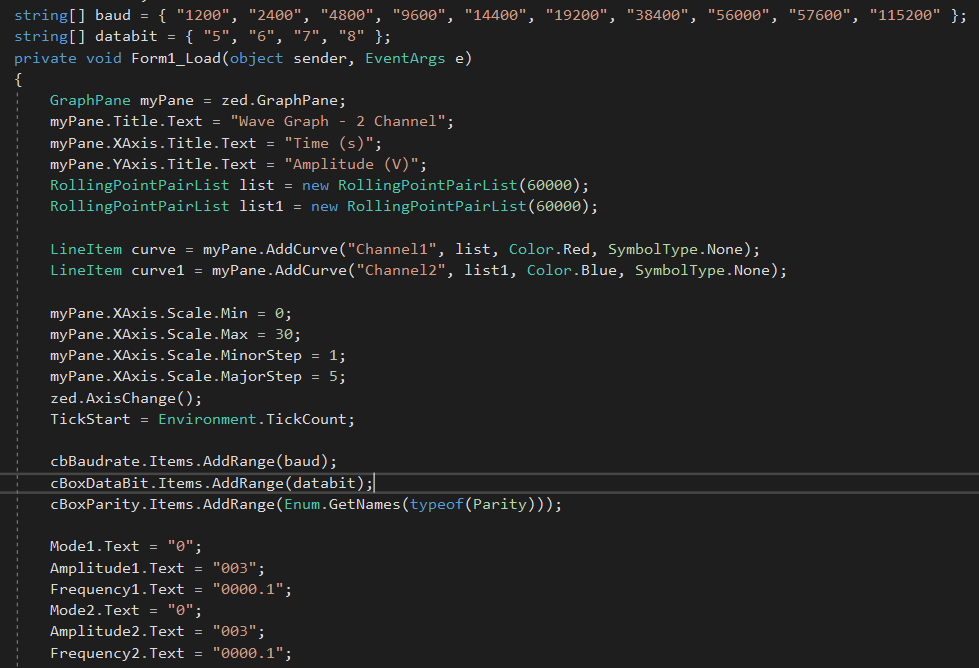
- Nếu ở chế độ COMPACT thì quan sát dạng sóng từ thời điểm t=0, chế độ SCROLL thì quan sát dạng sóng trong một khoảng thời gian nhất định.

**2. Sơ lược về giải thuật lập trình cho giao diện**

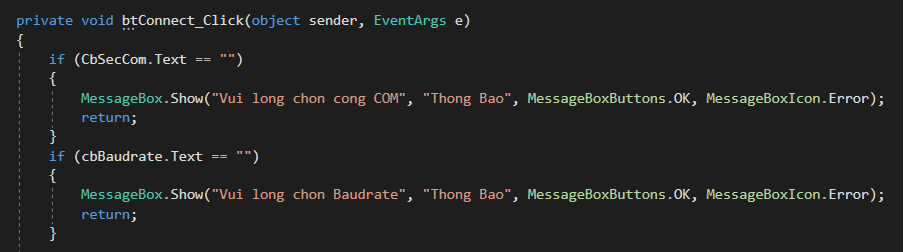
- Chúng ta cần 1 timer để liệt kê các cổng COM và cổng Serial Port để truyền nhận dữ liệu.



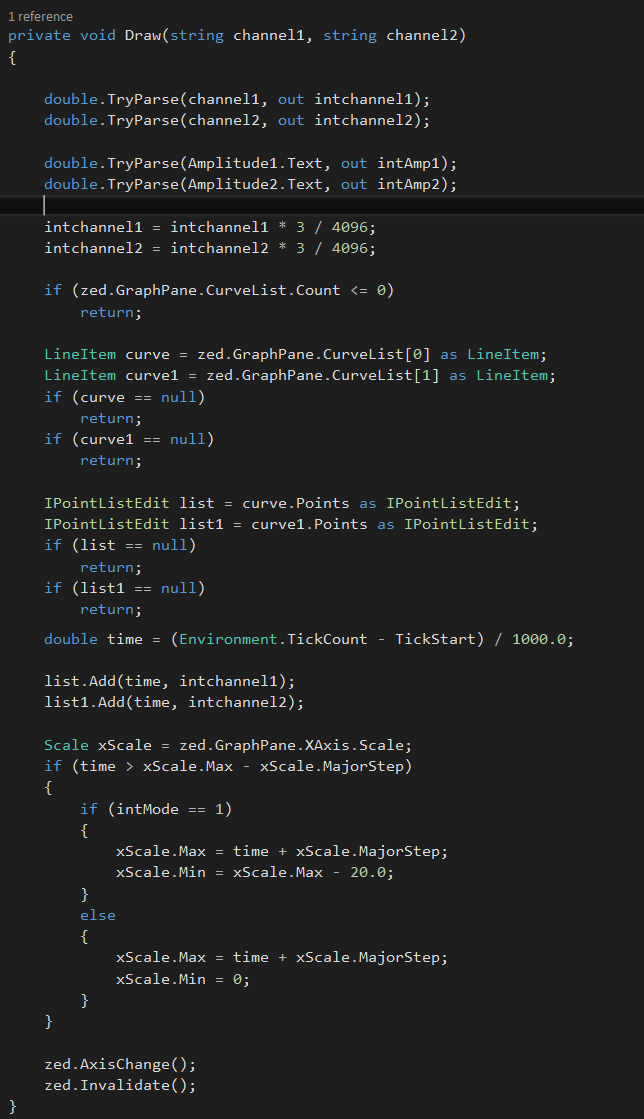
- Cài đặt các thông số bắt đầu như cổng COM, số bit truyền dữ liệu, MODE điều khiển và bảng hiển thị sóng.



- Thông báo lỗi khi nhập thiếu hay sai dữ liệu bẳng các MessageBox.



- Hàm Draw để vẽ đồ thị sử dụng ZedGraph:



**C. KẾT QUẢ VÀ NHẬN XÉT**

**I. Kết nối phần cứng**

Chân PA4 (DAC1) ⬄ chân PA6 (ADC1)

Chân PA5 (DAC2) ⬄ chân PA7 (ADC2)

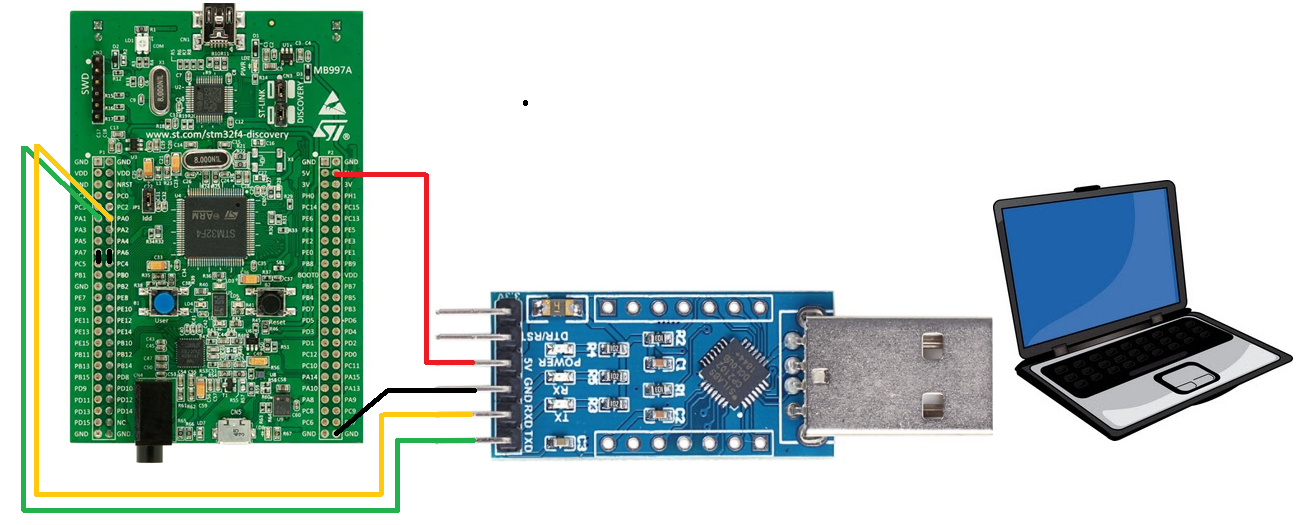
Chân TXD của module UART ⬄ chân PA1

Chân RXD của module UART ⬄ chân PA0

Chân 5V của module UART ⬄ chân 5V của STM32F407

Chân GND của module UART ⬄ chân GND của STM32F047

Kết nối cổng USB của modue UART với máy tính

****

**II. Kết quả hiển thị các dạng sóng trên giao diện**

|  |  |
| --- | --- |
| Mode1 = 0 (Sóng sine)  A1=3V  F1= 0.1Hz hay T1=10s | Mode2 = 0 (Sóng sine)  A2=3V  F2= 0.1Hz hay T2=10s |
|  | |

|  |  |
| --- | --- |
| Mode1 = 1 (Sóng vuông)  A1=2V  F1= 0.5Hz hay T1=2s | Mode2 = 2 (Sóng tam giác)  A2=3V  F2= 1Hz hay T2=1s |
|  | |

|  |  |
| --- | --- |
| Mode1 = 3 (Sóng răng cưa)  A1=2V  F1= 2Hz hay T1=0,5s | Mode2 = 0 (Sóng sine)  A2=1.5V  F2= 0,05Hz hay T2=20s |
|  | |

|  |  |
| --- | --- |
| Mode1 = 0 (Sóng sine)  A1=2.5V  F1= 0.25Hz hay T1=4s | Mode2 = 2 (Sóng tam giác)  A2=1.5V  F2= 0.5 hay T2=2s |
|  | |

|  |  |
| --- | --- |
| Mode1 = 0 (Sóng sine)  A1=2.5V  F1= 0.25Hz hay T1=4s | Mode2 = 1 (Sóng vuông)  A2=3V  F2= 10 hay T2=0.1s |
|  | |

**2. Nhận xét**

- Giao diện hiển thị khá tốt về các sóng, đồng thời cho phép người dùng có thể thay đổi giá trị biên độ, tần số theo yêu cầu mong muốn ngay trên giao diện và gửi dữ liệu xuống vi xử lý sau đó đồ thị trên giao diện sẽ được cập nhật rất nhanh.

- Hiển thị chính xác về các thông số biên độ, tần số của các dạng sóng.

- Với các trường hợp tần số lớn (từ 15Hz trở lên) thì dường như sóng không thể quan sát được trên giao diện mà dùng các thiết bị chuyên dụng như Oscilloscope, … Nguyên nhân của việc này có thể là do tốc độ truyền nhận chậm hơn tốc độ tạo tín hiệu.