

HOANG GIA NGUYEN

Chercheur & Développeur Sénior

✉ hoangia90@email.com ☎ 07 68 64 62 62
🌐 <https://lipn.univ-paris13.fr/~hoanggia.nguyen/>

✉ Appartement 22, 3 allée Léon Blum, 59260, Hellemmes, Lille, France 📍 Lille, France
in <https://www.linkedin.com/in/hoang-gia-nguyen/> 🌐 <https://github.com/hoangia90>

EXPÉRIENCE

Chercheur - Post-Doctorat

INRIA

📅 Nov 2018 – En Cours

📍 Lille, France

- Projet de Recherche: Design of Correct-by-Construction Self-Adaptive Cloud Applications Using Formal Methods
- Développeur Fullstack Java & Java Devops - Développement et Déploiement de la Plate-forme JavaBIP : Concevoir et développer les modèles formels en assurant la coordination de micro-services sur l'environnement multi-cloud (GCP, AWS, Azure, Heroku, etc.); Développer les mécanismes pour les systèmes de multi-cloud micro-services tels que les déploiement et les backup automatisés, le monitoring etc.

Doctorant - Ph.D. & Stagiaire

Université Sorbonne Paris Nord

📅 2014 – 2015 – 2018

📍 Villetaneuse, France

- Thématique: Efficient Parametric Verification of Parametric Timed Automata
- Développeur OCaml & MPI - Développement de la Plate-forme IMITATOR : Proposer, concevoir, optimiser et réaliser les algorithmes de synthèse de paramètres et ses versions distribuées sur des réseaux de supercomputers

Enseignant

Université Sorbonne Paris Nord & Freelance

📅 2015 – 2018

📍 Villetaneuse, France

- Cours: Application Informatique Dédicée aux R&T (Java), Bases de Données (Postgre), Bases des Services Réseaux
- Cours (Freelance): Traitement automatique des langues (Python, Java, classification, clustering)

Membre

SAVE Lab - École Polytechnique Universitaire de Ho Chi Minh Ville

📅 2014 – 2015

📍 Ho Chi Minh, Vietnam

- Chercheur : Travailler avec l'équipe de recherche SAVE en méthode formelle et AI; Aider à améliorer des algorithmes, des méthodes, des approches, des théories, etc.

Développeur

Hoang Cuong Electronic

📅 2010 – 2012

📍 Ho Chi Minh, Vietnam

- Développeur (C#, Microsoft SQL, Magento CMS) - Développement Une Partie de Système ERP de l'Entreprise

MES PHILOSOPHIES

*"Less is more &
Practice makes perfect"*

COMPÉTENCES

Responsable Dynamique Curieux

Vide de Connaissance

Fullstack Java Ocaml Python

C C++ C# ODBMS

SQL (Oracle, MySQL, Postgre, etc.)

JavaScript Shell Batch AJAX

Prolog HTML CSS XML

ASP.NET Hibernate

Analyse et Conception Orientées Objet

Programmation Orientée Objet UML

Méthodes Formelles Méthode B

Logique Temporelle Petri Nets

Automates Temporisés Paramétré

Model Checking & Theorem Proving

Altarica-Studio Rodin IDE PAT

IMITATOR SPIN Upaal

MPI/OpenMP akka

Git SVN

Télécommunication & Réseaux

LANGUES

Anglais ●●●●●●●●

Français ●●●●●●●●

Vietnamienne ●●●●●●●●

LOGICIELS

IMITATOR

Parameter Synthesis for Real-Time Systems

- <https://www.imitator.fr/>

JavaBIP

Coordination of concurrent Java components using a Java flavour of the BIP (Behaviour, Interactions, Priorities) framework

- <https://github.com/sbliudze>
- <https://github.com/hoangia90>

Autres Projets

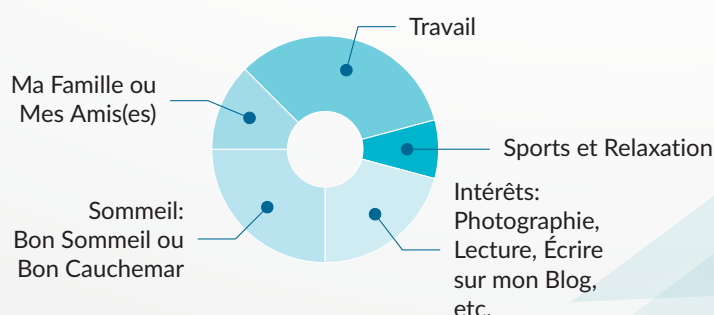
Mes nouveaux projets personnels seront mis en ligne sur GitHub

- <https://github.com/hoangia90>

PUBLICATIONS

- Étienne André, Hoang Gia Nguyen et Laure Petrucci. **Distributed non-Zenoness parametric model checking** (article de revues internationales). Soumis.
- Hoang Gia Nguyen, Laure Petrucci, et Jaco van de Pol. **Layered and Collecting NDFS with Subsumption for Parametric Timed Automata**. 23rd International Conference on Engineering of Complex Computer Systems, IEEE CPS ICECCS 2018
- Étienne André, Hoang Gia Nguyen et Laure Petrucci. **Efficient parameter synthesis using optimized state exploration strategies**. 22nd International Conference on Engineering of Complex Computer Systems, IEEE CPS ICECCS 2017
- Étienne André, Hoang Gia Nguyen, Laure Petrucci et Sun Jun. **Parametric model checking timed automata under non-Zenoness assumption**. 9th NASA Formal Methods Symposium NFM 2017
- Étienne André, Giuseppe Lipari, Hoang Gia Nguyen et Youcheng Sun. **Reachability Preservation Based Parameter Synthesis for Timed Automata**. 7th NASA Formal Methods Symposium NFM 2015
- Étienne André, Camille Coti et Hoang Gia Nguyen, **Enhanced Distributed Behavioral Cartography of Parametric Timed Automata**, 17th International Conference on Formal Engineering Methods ICFEM 2015

MA JOURNÉE HABITUELLE



ÉDUCATION

Ph.D. Doctorat Informatique

Université Sorbonne Paris Nord

📅 2015 – 2018

📍 LIPN Laboratoire

Master Informatique

Université de Bordeaux (Logiciel) & Université de Paris 6 (Télécommunications et Réseaux)

📅 2012 – 2014

📍 PUF

- M2: Étudiant de première classe avec une moyenne de 15.6
- M1: Étudiant de seconde classe avec une moyenne de 14.4

Licence Informatique

Université Hoa Sen

📅 2008 – 2012

📍 Ho Chi Minh, Vietnam

Élève Doué en Mathématiques, Physique et Chimie

Lycée Nguyen Chi Thanh

📅 2005 – 2008

📍 Ho Chi Minh, Vietnam

RÉFÉRENCES

Chercheur Simon BLIUDZE

@ Laboratoire INRIA

✉ Simon.Bliudze@inria.fr

Professeur Étienne ANDRÉ

@ Laboratoire LIPN - Université Sorbonne Paris Nord

✉ Etienne.Andre@univ-paris13.fr

Professeur Laure PETRUCCI

@ Laboratoire LIPN - Université Sorbonne Paris Nord

✉ Laure.Petrucci@lipn.univ-paris13.fr

Maître de Conférences Anne DICKY

@ Laboratoire LaBRI - Université de Bordeaux

✉ Anne.Dicky@labri.fr

Maître de Conférences Thanh Tho QUAN

@ Laboratoire SAVE - École Polytechnique Universitaire de Ho Chi Minh Ville

✉ QTTho@cse.hcmut.edu.vn