

Résumé

Hoang Gia NGUYEN

Date de Naissance: 22/09/1990
Adresse: Appartement 22, 3 allée Léon Blum
59260, HELLEMES, Lille, France
☎ +33 7 68 64 62 62
✉ hoanggia.nguyen@lipn.univ-paris13.fr
🌐 lipn.univ-paris13.fr/ hoanggia.nguyen
Nationalité: Vietnamiennne



Expériences

Professionnelles

- 2018-2020 **Post-doctorat**, *Laboratoire INRIA*, Lille, France..
Thématique: Design of Correct-by-Construction Self-Adaptive Cloud Applications Using Formal Methods.
- 2014-2015 **Stagiaire**, *Laboratoire LIPN - Université Paris 13*, Paris, France.
- 2014-2015 **Membre**, *Laboratoire SAVE (Laboratory of Systems Analysis and VERification)*, Ho Chi Minh, Vietnam.
- 2012-2010 **Développeur et Administrateur d'E-Commerce System**, *Hoang Cuong Electronic*, Ho Chi Minh ville - Vietnam.

Enseignements

- 2015-2017 **Moniteur**, *IUT - Université Paris 13*.
Cours: Application Informatique Dédiee aux R&T, Bases de Données, Bases des Services Réseaux.

Éducation

- 2012-2018 **Doctorat Informatique**, *Laboratoire d'Informatique de Paris Nord - LIPN*, Université Paris 13, Villetaneuse, France.
 - **Thématique:** *Efficient Parametric Verification of Parametric Timed Automata*
 - **Directeurs:** Prof. Étienne ANDRÉ and Prof. Laure PETRUCCI
- 2012-2014 **Master Informatique, Génie Logiciel (Génie des Télécommunications et Réseaux)**, *Université de Bordeaux (en coopération avec l'Université de Paris 6)*, PUF - Pôle Universitaire Français, Ho Chi Minh ville, Vietnam.
 - **M2:** Étudiant de première classe avec une moyenne de 15.6.
 - **Rapport:** *Efficient Parametric Verification of Real-Time Systems* - Nommé pour la Meilleure Thèse.
 - **M1:** Étudiant de seconde classe avec une moyenne de 14.4.
- 2008-2012 **Licence Informatique, Génie Logiciel**, *Université Hoa Sen*, Ho Chi Minh ville, Vietnam.
- 2005-2008 **Élève Doué en Mathématiques, Physique et Chimie**, *Lycée Nguyen Chi Thanh*, Ho Chi Minh ville, Vietnam.

Publications

- Étienne André, Hoang Gia Nguyen et Laure Petrucci. **Distributed non-Zenoness parametric model checking (article de revues internationales)**. Soumis.
- Hoang Gia Nguyen, Laure Petrucci, et Jaco van de Pol. **Layered and Collecting NDFS with Subsumption for Parametric Timed Automata**. 23rd International Conference on Engineering of Complex Computer Systems, IEEE CPS ICECCS 2018.
- Étienne André, Hoang Gia Nguyen et Laure Petrucci. **Efficient parameter synthesis using optimized state exploration strategies**. 22nd International Conference on Engineering of Complex Computer Systems, IEEE CPS ICECCS 2017.
- Étienne André, Hoang Gia Nguyen, Laure Petrucci et Sun Jun. **Parametric model checking timed automata under non-Zenoness assumption**. 9th NASA Formal Methods Symposium NFM 2017.
- Étienne André, Giuseppe Lipari, Hoang Gia Nguyen et Youcheng Sun. **Reachability Preservation Based Parameter Synthesis for Timed Automata**. 7th NASA Formal Methods Symposium NFM 2015.
- Étienne André, Camille Coti et Hoang Gia Nguyen, **Enhanced Distributed Behavioral Cartography of Parametric Timed Automata**, 17th International Conference on Formal Engineering Methods ICFEM 2015.

Logiciels

- **IMITATOR - Parameter Synthesis for Real-Time Systems**
<https://www.imitator.fr>
- **JavaBIP - Coordination of concurrent Java components using a Java flavour of the BIP (Behaviour, Interactions, Priorities) framework**
<http://risd.epfl.ch/javabip> ou <https://github.com/sbliudze>
<https://github.com/hoangia90> (Pour Les Services de Cloud)

Quelques Présentations

- **Efficient Parameter Synthesis Using Optimized State Exploration Strategies**, 22nd International Conference on Engineering of Complex Computer Systems - ICECCS 2017, Fukuoka, Japon.
- **Parametric Model Checking Timed Automata Under non-Zenoness Assumption**, 9th NASA Formal Methods Symposium - NFM 2017, California, États-Unis.
- **Enhanced Distributed Behavioral Cartography of Parametric Timed Automata**, SynCoP 2015, Londres, Royaume-Uni.

Compétences

Méthodes Formelles	Model Checking et Theorem Proving. <ul style="list-style-type: none">◦ Formalisms: Automates Temporisés Paramétré, Logique Temporelle, Petri Nets, Event-B (Méthode B).◦ Model Checkers: Altarica-Studio, Rodin IDE, IMITATOR, SPIN, PAT, Upaal.
Program. Parallèle	Conception d'algorithmes distribués en utilisant MPI/OpenMP, akka.
Langages	C, C++, C#, Java(EE), Ocaml, Python, Prolog, Batch, Shell, HTML, XML, CSS, JavaScript/AJAX, etc.
Bases de Données	Oracle Database, MS SQL, ODBMS, MySQL, Postgre.
ACOO/POO	Analyse et Conception Orientées Objet (ACOO), Programmation Orientée Objet (POO), Unified Modeling Language (UML).
Autres Compétences	LaTeX, Microsoft Office.
Télécoms & Réseaux	Forte connaissance de télécommunication et réseaux.

Références

Laboratoire LIPN - Université Paris 13, Villetaneuse, France

- **Professeur Étienne ANDRÉ**

- ✉ Etienne.Andre@univ-paris13.fr

- **Professeur Laure PETRUCCI**

- ✉ Laure.Petrucci@lipn.univ-paris13.fr

Laboratoire LaBRI - Université de Bordeaux, Bordeaux, France

- **Maître de Conférences Anne DICKY**

- ✉ Anne.Dicky@labri.fr

Laboratoire SAVE - University of Technology, Ho Chi Minh, Vietnam

- **Maître de Conférences Thanh Tho QUAN**

- ✉ QTTho@cse.hcmut.edu.vn

Langues

Vietnamien	Natif
Anglais	Courant
Français	Intermédiaire

Langue Maternelle

Tous les travaux sont effectués en anglais

Apprendre depuis 2015

Intérêts

- Recherche Model Checking et Verification, Calcul Distribué, Intelligence Artificielle, Big Data et Data Mining, Cloud Computing.
- Loisirs Exploration de Nouvelles Technologies, Photographie, Natation, Randonnée, Lecture, Voyage.